

MICROPROCESSEURS/MICRO-ORDINATEURS/INFORMATIQUE APPLIQUÉE
N° 12 Bimestriel – Juillet/Août 1980

15<sup>F</sup>



# 

Une nouvelle manière de concevoir les affaires **Nous importons** directement des U.S.A.

### **IMPRIMANTE COREX 800 FIABLE et ULTRA PERFORMANTE**

COREX

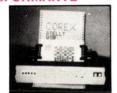




**POUR SEULEMEN** 

3397

3994 F/T.T.C.



- Bi-directionnelle
- Matrice 7 x 5.
  - 4 interfaces incorporées RS 232. PET. TRS 80. 20 mA.
- 60 lignes/minute 72/132 caractères/ligne.
- 75/19 200 bauds.
- Entraînement par ergot et friction.
- Contrôle de fonctions.
- Avance papier rapide. 96 caractères ASCII et caractères programmables par SOFT.

### **INTERFACE « IBM »**



POUR TRANSFORMER EN IMPRIMANTE MACHINES A ECRIRE IBM modèles 71, 72 ou 82 et REMINGTON SR 101

- ★ Interface montée testée.
- Microprocesseur 6502.
- Buffer 512 Bytes
- Vitesse de transfert 50 à 19 200 bauds.
- Vitesse d'impression 15 caractères/sec.
- Alphabet français.
- Tabulation, indicateur sonore de fin de ligne.
  Compatible PROTEUS, CHIEFTAIN, PET, TRS 80, SORD, etc.
- SEULEMENT
- 7197 F/T.T.C.

Pour vous assurer ces conditions uniques, nous importons directement ce matériel des Etats-Unis. Afin de bénéficier de ces avantages, nous groupons vos ordres. Le délai moyen de livraison est de l'ordre de 4 à 6 semaines.

Le matériel est dédouané et muni d'un certificat d'origine et de garantie. Toutes les formalités sont à la charge de PENTA US.

### **BON DE COMMANDE**

à retourner à PENTA US, 5, rue Maurice Bourdet, 75016 PARIS

□ de ......

- ☐ IMPRIMANTE COREX 800
- □ INTERFACE IBM

M.:..... Age:......

Code postal: ..... Ci-joint chèque

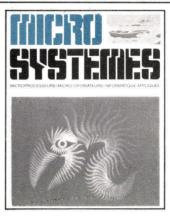
C.C.P.

□ de .....

PENTA US 5, rue Maurice-Bourdet, 75016 PARIS. Tél. : 524.23.16
Bus 70/72. Arrêt Maison de l'ORTF. Métro : Charles-Michels

### Sommaire no 12

	1 ages
Histoire de l'informatique : Naissance et évolution de l'industrie de l'informatique	15
Initiation: Une introduction aux microprocesseurs. Programmation d'un microprocesseur.	23 85
Le BASIC : L'analyse et la programmation en BASIC	30
<b>Télécommunications :</b> Les Codecs.	35
Fiches techniques: 10 microprocesseurs 8 bits.	43
Manifestation: Participez à la première course internationale de voitures-robots. N.C.C. 80.	50 63
Art et informatique : Art et informatique de Vincennes.	59
Jeux sur micro-ordinateur : 180 programmes de jeux à la carte.	65
<b>Réalisation :</b> Réalisez un clavier ASCII à touches sensitives	77
Programme BASIC:  La paye d'une P.M.E.:  Du bulletin de salaire jusqu'à sa comptabilisation	89
Presse internationale: les tendances.	97
Divers: Courrier des lecteurs. Informations. Petites annonces. Index des annonceurs. Service lecteurs, petites annonces, abonnement.	102 109 125 130 131



Pages

### Notre couverture:

Pour vous détendre... 180 programmes de jeux à la carte pour votre microordinateur (p. 65).

Exemple d'utilisation d'un programme d'animation pour produire des formes répétitives avec variations (p. 59).

Président-Directeur général Directeur de la publication : Jean-Pierre Ventillard

Rédacteur en chef : Alain Tailliar

Chefs de rubriques : Dave Habert

Secrétariat : Catherine Salbreux Danielle Desmaretz

J. Ferber J.-M. Durand

Ce numéro a été réalisé avec la participation de : E. Adamis, V. Chaix, J.-M. Cour, H. Cross, A. Garrigou, P. Goujon, M. Guerin, P. Jaulent, J.-P. Lamoitier, J.-L. Milhaud, E. Oder,

Rédaction:

15, rue de la Paix, 75002 Paris

Tél.: 296.46.97

Maquette: Josiane Garnier

Chef de Publicité:

(Advertisement Manager)

M. Sabbagh

S.P.E. - Tél. : 200-33-05

Abonnements: 2 à 12, rue de Bellevue, 75940 Paris Cedex 19. - Tél.: 200.33.05. - 1 an (6 numéros): 75 F (France), 100 F (Etranger).

Société Parisienne d'Edition

Société anonyme au capital de 1 950 000 F Siège social: 43, rue de Dunkerque, 75010 Paris Direction - Administration - Ventes 2 à 12, rue de Bellevue, 75940 Paris Cedex 19 Tél.: 200.33.05 – Télex: PGV 230472 F

Copyright 1980. - Société Parisienne d'Edition Dépôt légal : 3e trimestre 1980. - No éditeur : 865.

Distribué par SAEM Transports Presse.

Micro-Systèmes décline toute responsabilité quant aux opinions formulées dans les articles. Celles-ci n'engageant que leurs auteurs.

<sup>«</sup> La loi du 11 mars 1957 n'autorisant, aux termes des alinéas 2 et 3 de l'article 41, d'une part que « les copies ou reproductions strictement réservées à l'usage privé du copiste et non destinées à une utilisation collective » et, d'autre part, que les analyses et les courtes citations dans un but d'exemple et d'illustration, « toute représentation ou reproduction intégrale, ou partielle, faite sans le consentement de l'auteur ou de ses ayants-droit ou ayants-cause, est illicite » (alinéa premier de l'article 40). Cette représentation ou reproduction, par quelque procédé que ce soit, constituerait donc une contrefaçon sanctionnée par les articles 425 et suivants du Code Pénal. »

### Avec les stages évolutifs EFI,

### MAITRISEZ LA TECHNIQUE

### DES MICROPROCESSEURS

EFI (Études et Formation en Informatique) organise depuis 1977 des stages évolutifs de formation en micro-informatique, ouverts à tous, spécialistes ou néophytes, informaticiens ou électroniciens, gestionnaires ou techniciens

Ces stages s'appuient sur l'utilisation des microprocesseurs 6502, 6800, 9900, F8 et 8080 et répondent aux besoins respectifs suivants : aspects financiers et humains pour le Chef d'Entreprise, familiarisation aux microprocesseurs pour le néophyte, applications et programmation pour l'électronicien, manipulation des outils de développement pour l'informaticien...

Plus de 650 sociétés ont déjà bénéficié de nos méthodes de formation.

SENSIBILISATION

INITIATION VOUS CONCEVREZ UN AUTOMATISME A • Vous avez déjá suivi un stage d'initiation donnes bases en ce domaine.

• Vous avez déjá suivi un stage d'initiation des bases en ce domaine.

Programme du stage : 4 jours.

Och cepts nécessaires à la réalisation d'une la angue et matériel.

Langages d'automatismes. • Etude d'une automatismes. Prix du stage: 4 400 F net

VOUS CONNAITREZ LES MICRO-PROCESSEURS, LEURS MICRO-LEURS INTERCONNEXIONS ET VOUS ECRIREZ DES PROGRAMMES SIMPLES. Vous voulez vous perfectionner en microinformatique en suivant un stage évolutif informatique en suivant un stage évolutif
Programme du stage: 3 jours Langage de la l'assembleur. Come l'hexadécimal. Langage de la lordinateur. Architecture attende d'un micro-interfacer. Architecture d'un micro-d'un survey programmes Legischer d'un survey programmes. Logischer l'instructions auver programmes programmes l'assemble des données.

Prix du stage: 3 300 F net Prix du stage: 3.300 F net

VOUS ÉTABLIREZ LE COMPTE D'EXPLOITA-TION DE L'INTRODUCTION DES MICRO-PROCESSEURS DAMS VOTRE ENTREPRISE. Vous êtes chef d'entreprise (PME-PMI). Vous etes cher d'entreprise (PME-PMI).

Programme du stage: une journée.

Introduction aux concepts indispensables ordes des micro-

pour comprendre le rôle des micro-seures et le rôle des problèmes industriale des le rôle des micro-seures et le rôle de

divers produits

Examen des problèmes industriels dus à l'entreorise.

Tentreorise.

l'entreprise. Prix du stage: 850 F net.

APPLICATION

VOUS CONNECTEREZ UN MICRO.
ORDINATEUR A UN OUTIL DE PRODUCTION. Vous êtes un concepteur de systèmes connaissant le fonctionnement du micro-

COUPLAGE ET SYSTEMES

FORMATION EFI:

ENTREZ DES AUJOURD'HUI

DANS LE MONDE

DES MICROPROCESSEURS.

**PROGRAMMATION** 

VOUS CONSTRUISEZ DES ORGANIGRAMMES
MICROINFORMATIQUE.
LANGAGE Vous étes technicien, chef de projet, analyste, programmeur, responsable de réalisations.

Programmeur, responsable de realisations
Programme du stage: 5 jours.
Présentation générale de la construction
Structure répétitive et structures simples.
Structure de programme de vérité et leur Structure repetitive et structure alternative.

Structure complexe. Tables de vérité et leur Optimisation. Optimisation.
Traitement en alternatives complexes et

Traitement en alternatives compiexes e arborescentes. Exercices d'application. Prix du stage: 5.500 F net.

FMPORTF7~I FI

A la fin de votre stage, vous pourrez conserver ce micro-ordinateur et rentabiliser vos nouvelles connaissances. sans attendre!

Je désire recevoir le programme de vos stages. J'aimerais rencontrer un de vos responsables Nom Fonction

Adresse

Contacter M. O. HENRARD - EFI - 67, avenue Georges-Mandel 75016 PARIS - Tél. 504.80.98

processeur.

Prix du stage: 3.300 F net.

Programme du stage: 3 jours.

• Flectronique du stage: 3 jours.
série et parallèle, normes RS 232C..., bus

standards).
Organisation des échanges (introduction par d'un télétype et d'un clavier).
Généralisation à un nombre quelconque de a un teletype et a un clavier). • Généralisation à un nombre quelconque de

LES EQUIPEMENTS DE CONTROLE **AUTOMATIQUES** 

### **EN FABRIQUEZ-VOUS? EN VENDEZ-VOUS? EN UTILISEZ-VOUS?**

La 8 ème Manifestation Conférence et Exposition — Internationale Centre International de Paris 23-24-25-26-septembre 1980 à Paris

Cette manifestation est uniquement consacrée aux équipements de contrôle automatique dans le domaine des dispositifs électroniques et électromécaniques. Elle est la seule manifestation européenne entièrement consacrée au contrôle automatique et la vitrine la plus importante du monde pour ce genre d'équipement. Plus de 70 sociétés européennes, japonaises et de l'Amérique du Nord y seront représentées. L'Automatic Testing 80 accueillera des visiteurs de la plupart des nations industrielles.

MANIA

MACRODATA

La conférence internationale est aujourd'hui la plus importante dans le domaine du test, les plus grands spécialistes en provenance des pays d'Europe Occidentale d'Amérique du Nord et d'Europe Orientale y présenteront des exposés allant du test des composants jusqu'aux applications à l'aérospatiale et à la défense.

Pour recevoir des détails sur les modalités d'inscription aux conférences et recevoir une entrée gratuite à l'exposition, veuillez prendre contact avec notre bureau en France, en Angleterre ou en Allemagne:

### EXPOSANTS:

**ADAR** ADRET **AEROSPATIALE** ALKAN ANALOG DEVICES **BAZELMANS** BENDIX

BRITISH AEROSPACE

CONTREL

COLUMBIA AUTOMATION COMPUTER AUTOMATION DAYMARC

DECELECT

ENERTEC-SCHLUMBERGER

EUROPAVIA

EVERETT/CHARLES FAIRCHILD

FLUKE GOULD

GROUPE EQUIPEMENTS CIT ALCATEL TEKNIS

HEWLETT PACKARD 3H ELECTRONICS KONTRON

ITS

KEITHLEY INSTRUMENTS

LORLIN

MARCONI AVIONICS MARCONI INSTRUMENTS MARCONI SPACE & DEFENCE SYSTEMS MASTECH MEMBRAIN MICROTEST SYSTEMS MTL MUIRHEAD **OLIVETTI TECNOST** OSTBY & BARTON PHILIPS PRIMAT **RACAL-DANA ROHDE & SCHWARZ** SERIEM **SFENA** TECHNI-IMPORT

**TECHNOLOGY RESOURCES** TEKELEC TEKTRONIX TERADYNE TESTECH

THOMAS & BETTS TRACE INSTRUMENTS TRIGON WATKINS JOHNSON

ZEHNTEL

France: Madame Gin Piau, 272 rue du Faubourg Saint Honore, 75008 Paris, France. Tél: 766 75 06.

Royaume Uni: Network, Printers Mews, Market Hill, Buckingham, MK18 1JX, Angleterre. Tél Buckingham (02802) 5226/5227. Telex: 83111.

Allemagne: Network GmbH, An der Friedenseiche 10,

D-3050 Wunstorf 2, Steinhude, FRA Tél: 05033-8333. Telex: 924545.



ANTONATIC TESTING BO

ÆÑ

A Look of the death of the death

0

0

### **NOS MICRO-ORDINATEURS VOS MEILLEURS OUTILS**

### MODELE



A partir de

3.495 TTC

24.995

 Nouvelle présentation · Prêt à l'emploi

TVA incl.

### SYSTEME DE BASE EXTENSIBLE

Micro-ordinateur complet, le TRS-80 Modèle I est un instrument nécessaire pour l'initiation à la microinformatique. Extensible, il peut, dans sa version maximale, assumer les tâches de comptabilité, gestion de stocks, de fichiers, tous travaux d'analyse des PMI et PME. De nombreuses autres applications, telles que robotique, enseignement, laboratoires, sont déjà connues.

#### CARACTERISTIQUES

Comprend: unité centrale avec clavier à 53 touches, vidéo de 30 cm, cassettophone, bloc d'alimentation, manuel détaillé en français, une cassette de jeux et une cassette vierge. Langage BASIC Niveau I ou Niveau II avec mémoire RAM 4 K ou 16 K. Possibilité de connecter de nombreux périphériques (imprimantes, minidisquettes) et d'utiliser de nombreux logiciels (programmes pour les entreprises et l'enseignement, programmes récréatifs, T-BUG et Editor/ Assembler).

### MODELE II



Capacité

de mémorisation de 2 millions de caractères A partir de

149.950 **20.950** 

TTC

TVA incl.

### NOUVEAU MODELE

Nouvelle génération de micro-ordinateurs, le TRS-80 Modèle II est spécialement conçu pour assurer la gestion complète des petites et moyennes entreprises. Sa très grande rapidité d'exécution, sa vaste capacité de mémorisation et sa complète autonomie de fonctionnement permettent de l'adapter à toute fonction ou d'en faire un instrument de liaison idéal entres divers départements d'une même société.

#### CARACTERISTIQUES

Clavier professionnel à 76 touches, unité centrale équipée du microprocesseur Z-80A, langage BASIC Niveau III, écran vidéo à haute définition, affichage de 24 lignes de 40 ou 80 caractères, minidisque incorporé (500 K). Mémoire RAM 32 K ou 64 K. Modèle équipé de trois connecteurs d'extension (2 RS-232C Serial Interface Ports et 1 Expansion System Drive), pour la connexion d'imprimantes, tables traçantes, modems téléphoniques. Editor/ Assembler intégré au Disk Operating System. Possibilité d'utiliser d'autres logiciels - langages.

- Cours de langage Basic
   Leasing ou financement sur demande
- Salles entièrement équipées de tous nos matériels pour séminaires Service technique autorisé.

### **VENEZ VISITER NOS COMPUTER CENTERS**

**PARIS** 

23, Rue du Château 92200 NEUILLY tél.1/745.80.00

207, Rue des Pyrénées 75020 PARIS tél. 1/358.27.27

**BRUXELLES** 35, Bd. de la Cambre 1050 BRUXELLES

LIEGE 3c, Bd. Frankignoul 4020 LIEGE tél.041/41.35.99

**ANVERS** 194, Amerikalei 2000 ANVERS tél.031/16.21.99

tél.02/647.23.75 Les articles TRS-80 peuvent être commandés dans tous les magasins Tandy.



### le LABORATOIRE PORTABLE

de cours d'initiation à la micro-informatique

est prêt à l'emploi...

... pour résoudre vos problèmes de formation microprocesseurs, micro-ordinateurs

### DEUX COURS INDIVIDUELS D'INITIATION :

(1) Microprocesseur Matériel/Logiciel (cours 525A), (2) Interfaces en temps réel des Microprocesseurs (cours 536A)

#### DANS UNE MALETTE COMPACTE ET PRATIQUE :

■ Facilement Transportable ■ Intégré et Commode ■ Protégé dans une Valise Robuste.

#### Le Laboratoire Portable comprend :

- Les Manuels Pédagogiques Microprocesseur Matériel/Logiciel et Systèmes d'Interfaces en temps réel. 1600 Pages de cours en Français
- Un Système complet Un Micro-ordinateur pédagogique (avec son Alimentation) et Une Carte d'Initiation aux Interfaces
- Accessoires expérimentaux Capteurs Optique et Thermique. Moteur. Haut-parleur et autres composants montés sur circuit imprimé pour faciliter les Montages
- "Firmware" Moniteur Pédagogique prévu avec le cours 525A, plus 3 X 1K Mémoire PROM additionnels comprenant des Programmes de Contrôle en Boucle Fermée. Calibration Optique et Thermique. Génération de Signaux et Affichage
- Malette Portable Le Matériel est monté d'une façon Permanente dans une Malette Portable. Robuste Compacte et fermant à clef



Pour une documentation complète

Veuillez compléter le coupon réponse et l'envoyer à :

ICS France 90 Ave. Albert 1er 92500 Rueil-Malmaisor France



PARIS 749 40 37



### **COUPON RÉPONSE**



### 52 EDUCATION IS OUR BUSINESS

INTEGRATED COMPUTER SYSTEMS, fondé en 1974 par un groupe d'ingénieurs spécialisés en micro-électronique/ micro-informatique, a pour objectif l'élaboration de programmes de formation de haute qualité conçus pour les techniciens les ingénieurs et les cadres.

Initialement, nos cours étaient essentiellement consacrés aux applications des micro-processeurs et des microordinateurs. Nous avons ainsi formé plus de 8.000 ingénieurs, scientifiques et techniciens. Nous avons ensuite étendu la gamme de nos cours à un large choix de sujets tels les systèmes de communication digitaux, les fibres optiques, le traitement digital du signal, le traitement graphique par ordi-

Notre équipe d'experts suit de très près l'évolution des nouvelles techniques et de leurs applications directes. De ce fait, nous avons toujours maintenu nos efforts pour développer l'aspect pratique de ces techniques.

١	10	TR	F	Δ	n	R	F	9	9	F
١		חו		H	U	n		J	J	

TITRE		
SOCIETE		
ADRESSE		
-		
CODE	VILLE	

TELEPHONE ( ) \_\_\_\_

☐ Vous êtes intéressé par les cours dans votre société



RATED COMPUTER SYSTEMS FRANCE

## ORDINATEUR MODULAIRE STANDARD EURO-CARTE



### Pourquoi choisir un ACORN

Pour sa puissance, sa modularité et son prix.

- Dans la version SYSTEME 1, le micro-ordinateur ACORN est constitué de 2 cartes superposées formant un système compact et complet. Il convient à l'initiation et aux applications industrielles.
- Versions SYSTEME 2 et SYSTEME 3 comportant les cartes-mémoires, vidéo, contrôleur de disquettes. Le rack du système 3 comporte une mini-disquette.

### ACORN SYSTEME 1

- Microprocesseur 6502. 1 MHz.
- Mémoire RAM, 1 K.
- · Touches de fonction, point d'arrêt et lecture-écriture de cassette.

  • Interface cassette 300 bauds.
- 16 lignes E/S extensibles à 32.
- · Clavier 25 touches, afficheur 8 di-

#### **OPTIONS**

- Carte mémoire 8 K RAM + 8 K ROM.

- Carte E/S supplém
- Contrôleur de disquette.
  Rack standard.

### IG/COM-Z



\*\*\*\*\*\*\*\*\*\*\* .....

**TOUTES LES CARTES EXTENSION** 

SONT UTILISABLES SUR NASCOM 1

OU NASCOM 2.

### LE KIT Z 80 par excellence

- BASIC 8 K Microsoft en PROM. 8 K RAM utilisateur (ou 8 K ROM)
- Moniteur NAS-SYS, 22 comm
- Microprocesseur Z 80 A, 4 MHz.
   Interface vidéo et TV.
- Interface cassette 1200 et 300 bauds.
- E/S série RS 232 et parallèle.
- Clavier alphanumérique.
- Générateur de caractères graphiques (option).

#### OPTIONS

Carte mémoire 16, 32, 48K Carte E/S supplémentaire Alimentation Assembleur ZEAP Désassembleur Traitement de texte (Eprom) Documentation en français

CARTE Z 80 montée, ou en kit pour les applications industrielles ou l'initiation.

NASCOM 1 en kit 1692 FIH.T. (1990 F/TTC)

### **Imprimante** imp nascom



4380 F/T.T.C.

- Interface RS 232, 110 à 9600 bauds.
- 80 colonnes, 60 limn.
- Impression bi-directionnelle.
- Papier ordinaire 9,5"
- Entraînement par friction ou picots.
- Compatible tous systèmes.

### KIT OU SYSTEME TOUT MONTE

Le montage d'un kit est plus formateur. Il vous fait entrer dans l'intimité de votre micro-ordinateur.

Le montage en est-il difficile? NON. Il suffit d'un peu de patience et d'un fer à souder. Toutes nos notices de montage sont claires, explicites et en FRANCAIS. En cas de difficultés, nous sommes-là pour vous conseiller.

Les systèmes tout montés? Il suffit de les brancher et les voilà partis. Ils conviennent donc aux utilisateurs peu intéressés par le hardware.

Les performances des 2 types d'appareils peuvent être voisines. Quelle que soit l'option que vous choisissez, nous avons dans notre gamme le système qui vous convient.



DONT LA REPUTATION **N'EST PLUS A FAIRE** 

APPLE II 16 K

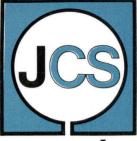
7285 F/T.T.C.

APPLE II 32 K avec apple-soft, moniteur vidéo incorporé et clavier numérique supplémentaire. CAB 65

en français

H.T. 9000 F/T.T.C.

L U	SUPER BOARD	Maria 129 a
	Système monté testé. Microprocesseur 6502	
	2125 <del>F.</del>	en the Bash
	2500 F/T.T.C.	• manufacture • Constitution
П	documentation complète	



computer services

### LE BON CHOIX INFORMATIQUE... ET L'EXPÉRIENCE EN PLUS

Nous sommes l'un des pionniers de la micro-informatique en France. Nous distribuons un grand choix de matériel dans nos trois points de vente à Paris et dans la région parisienne.

Pourauoi JCS?

Pour le choix. Peu de distributeurs présentent une gamme aussi étendue que la nôtre, du kit d'initiation jusqu'à l'ordinateur de gestion.

Pour l'expérience. Nous connaissons parfaitement les appareils que nous vendons et nous pouvons vous guider dans votre choix.

Pour le service. Nous vous aidons et assurons la mise en route de votre système. Nos techniciens sont là en cas de besoin. Notre service de logiciel de gestion sait répondre à votre attente.



### **EN EXCLUSIVITÉ** 🦃 pour faire du vrai graphisme!

**EN KIT** 1990 F/T.T.C.

Basic super rapide et assembleur 6502. Graphique haute définition. Effets sonores programmables. Interface vidéo-télévision. Possibilité de couleur. Interface cassette avec recherche de label.

**OPTION EXTENSION: Basic scien**tifique. Mémoire RAM supplémentaire. Interface imprimante. Toutes les cartes extension ACORN sont directement utilisables. Bus accessible à l'arrière de l'appareil. Coffret robuste et élé-

### (x commodore

CBM 3016.3032

MICRO-ORDINATEUR DE PETITE GESTION



CBM 3016 - 16 K RAM 7997 F/T.T.C. **CBM 3032 - 32 K RAM** 9760 F/T.T.C.

SHARP

**MZ-80K** 



MICROPROCESSEUR Z 80 BASIC étendu 14 K. ROM 4 K. Mémoire 20 K RAM, extensible jusqu'à 48 K. Effets musicaux program-



précision cerclez la référence 108 du « Service Lecteurs



computer

services

### DEPARTEMENT INFORMATIQUE DE BUREAU

25, rue des Mathurins, 75008 PARIS Tél.: 265.42.62 - Télex: 280 400

### INITIATION ET ORDINATEURS PERSONNELS

25, rue des Mathurins, 75008 PARIS Tél.: 265.42.62 35, rue de la Croix-Nivert, 75015 PARIS Tél. : 306.93.69 2, bd du Sud-Est, 92000 NANTERRE Tél.: 721.63.81

> IMPORTATEUR/DISTRIBUTEUR EXCLUSIF Agents à Paris et en Province

Documentation sur demande, précisez le matériel qui vous intéresse. LEASING et CREDIT POSSIBLES.

Nos prix sont TTC Cherchons jeune vendeur sédentaire pour PARIS EST à partir de Septembre.

Nous serons présents au SICOB Boutique en Septembre



Tarif sur demande

Imprimante à traction

PET 2001 (8K) = 5800F. CBM 3008 (8 k) = 6630F. CBM 3016 (16K) = 8150F. CBM 3032 = (32K) = 9925F.

CBM 3022 = 6620F. Extension PET 24K = 3640F.

PET/CBM

**KIM** 

SYSTEMES D'OCCASION

mise en relation

gracieuse Ach/Vend.

Demandez

notre TARIF

général GRATUIT

Lecteur enregistreur = 576F.

CBM 3040 (double floppy) = **9900F.** 5 logiciels de gestion disponibles!

NOUVEAU: Programmateur pour AIM (EPROM 2716-2758) = 1740F.

AIM 1K = 3390F. AIM 4K = 3800F.

Assembleur = 790F. Basic = 940F.

Carte 4 à 16K Ram statique \ Voir nos cartes 6800 Carte 4 PIA



**DISPONIBLE!** 

Le GOUPIL

Micro-ordinateur 100% français avec liaison téléphonique (MODÉM) incorporée! piloté par 6802

● 16K à 48K RAM ● Basic ● Clavier 104 touches ● TTC en 16K: 9640F.

Carte 16k octets de RAM statique supplémentaire: 1528F.

Boitier 2 floppys 5p. - 1 drive 5020F.

Boitier 2 floppys 5p. 2 drives 7200F.

NASCOM: 4 Carte d'extension RAM compatible ajoute 16,32 ou : 48K de RAM + 4K d'EPROM

En kit: composants pour 16K = 870F. Carte 599F. Notice: 50F.

Du côté des EPROM



Lampe à UV pour effacer tout type d'EPROM (6 à la fois) effaçage rapide, sûr, et puissant!

PE 14F (sans minuterie) = 676F. PE 14TF (avec minuterie) = 911F.

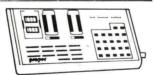
Autres modéles : nous consulter.

port: 30F.

Programmateur pour 2708, 2716 **PROPER** (piloté par uP 8085 A) 2732, 2758...

Liste, programme, duplique, corrige, vérifie «check sum», séquence et diagnostic

Prix TTC=7708F. option: TTY-RS 232-ASCII



### RTES 6800 6502

#### Cartes réalisées par CODELEC:

- Cartes à wrapper d'essais
- RAM statistique 4K à 16K: à partir de **3410F.** (compatible AIM.6502)
- RAM dynamique: 16 à 48K
- CPU-RAM-EPROM
  - 4 PIA: compatible AIM.6502
  - Cartes complètes 6800-6802-6809
- Cartes «à la demande»
- <u>Etudes spéciales</u>: micro informatique, électronique, télématique.

### CODELEC

Une expérience : 5 années dans le domaine de la micro informatique et de l'électronique.

Une équipe à votre service :

ingénieurs, techniciens d'études, responsables commerciaux, gestionnaires

Des références : Automobiles Peugeot, Centre d'Etudes Nucléaires de Saclay, RATP, Education Nationale, P et T. et 1500 autres clients qui nous font confiance.

### MEMOIRES - COMPOSANTS

Kit 16KO de RAM dynamiques (4116-200nS) = 616F. T.T.C.

pour APPLE1'TRS802,SORCERER3,MS1 .TAVERNIER

Notice d'installation (aisée) envoyée sur demande avec les mémoires.

RAM dyn. 16K×1 - 4116 200ns. plast.

céramique

RAM stat. 1K×4 - 2114L 300ns. Re-PROM 1K×8 - 2708 450ns

Re-PROM 2K×8 - 2716 450ns +5V

Re-Prom 4K×8-2532 450ns.+5v.

1 à 7 8 à 16 77.00 90.00F 99.00 84.00 60,00 69,00 80.00 75,00 215.00 215,00 530 00 530 00

COMPOSANTS 6800,6500,74LS,linéaires,régulateurs, supports, quartz

#### POUR COMMANDER

Démonstrations, vente par correspondance, vente en magasin: ORSAY (20mn. de Paris par Autoroutes ou Métro )

Fermé le samedi et dimanche (sauf R.V.) Participation aux frais de port : 15F. (sauf gros matériel) Prix spéciaux par quantités

Nous pouvons vous rendre visite (sur RV)

Bibliothèque liste sur demande technique:

### PERIPHERIQUES

### **MONITEURS VIDEO SSV**

THT: 15 Kv. Dirst.: < 2% B.P: 15MHz Alim. 12v. 9 ou12 pouces



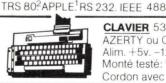
TERMINAL TVI 912 Majus. /minus. double densité

- 24 lignes de 80 caractères
- caractéres 7×10 (résolution 12×10)
- Inversion video programmable
- Gestion curseur. Auto-test. Mode protégé
- Curseur adressable TTC 6426F.

TV1920: 6944F

Mosaïque de points. 80 colonnes **IMPRIMANTE** 150 caractères/seconde 1 copie entrainement à traction TTC: 5938F. Interfaces multiples: Centronics.





CLAVIER 53 touches type machine à écrire ASR 33 AZERTY ou QWERTY Code ASCII compatible TTL Alim. +5v. -12v. idéal pour MS1, TAVERNIER, etc... Monté testé: 790F.

Cordon avec connecteur: 59F

**CLAVIER** 58 ou 74 touches A EFFLEUREMENT ASCII parallèle bufferisée 7 bits + parité Compatible CMOS-TTL - immunité aux parasites +5V - voyant LED Signal audio (HP incorporé)

Face avant étanche-Boitier compris 102 ou 128 caractères ASCII (commutable) Majuscules-Minuscules - 2 touches fonctions 59F.

Nouveau 58 touches réf 601 564F 74 touches réf 611

**ALIMENTATION** Entrée: 220v. Sortie: +5v. 3A. -5v. 1A. +12v. 1A. -12v. 1A UNIVERSELLE Masses séparées(possibilité +24v.) Régulée et protégée

montée testée: 590F.

Nos prix sont TTC et valables jusqu' au 30/8/80

Marques:1) Apple Inc. 2) Tandy corp

REVENDEUR: WERTS 4 Av. A. QUINSON 94300 Vincennes 2 328.09.68

Pour plus de précision cerclez la référence 109 du « Service Lecteurs »

Tuluninininininininininininininini

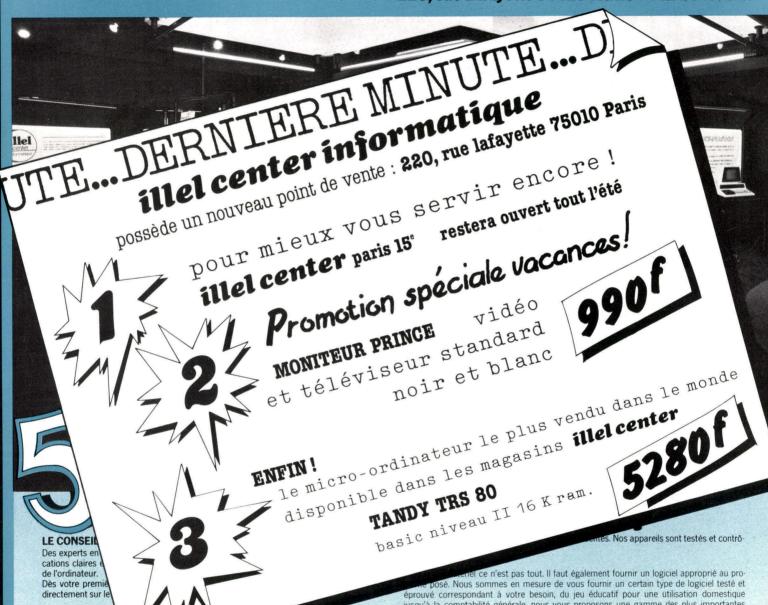
ompatibles

EXORCI



# UN SPECIALISTE

143, avenue Félix-Faure, 75015 PARIS. Tél.: 554.83.81 220. rue Lafavette 75010 PARIS - Tél. 208.61.87



#### LA FORMATION

Acquérir un micro-or de notre création "Fo Deux formules possibl

- Stage accéléré d'une journee : à la suite de quoi vous êtes à même de programmer en BASIC - les mercredis 2/06/80, 7/07/80, 25/08/80.

- Stage de formation à la micro-informatique et au langage BASIC avec un support de cours très complet, durée 5 jours du lundi au vendredi (de 9 h 30 à 12 h 30 et de 14 h à 17 h). A la fin de ce stage vous êtes en mesure de réaliser un programme "Fichier Clients" avec

sa mise à jour et sa consultation. Dates des sessions : du 7 au 11/07 et du 25 au 29/08/80

Prix de la journée 500 F H.T

Prix du stage de 5 jours : 3.500 F H.T.

Ces sommes sont déductibles des budgets de la Formation Permanente.

Nous vous proposons un des plus grands choix en micro-ordinateur, tout en ayant fait une

jusqu'à la comptabilité générale, nous vous proposons une gamme des plus importantes en Soft. De plus, des programmes originaux peuvent être concus par nos programmeurs

#### L'IMAGE D'UN SPÉCIALISTE :

Nous possédons désormais une clientèle fidèle, qui vient nous rendre visite amicalement, se tenir au courant des nouveautés, feuilleter les dernières revues françaises ou étrangères du mois, consulter la liste des nouveaux programmes disponibles, ou nous exposer leurs problèmes. Nous formons ainsi un "Mini-club Illel" où toute discussion reste ouverte sur les questions que chaque utilisateur peut se poser.

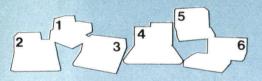
Parmi nos clients se trouvent des experts-comptables, des médecins, des commercants, des ingénieurs, des informaticiens et des particuliers bien sûr. Venez nous rendre visite et nous vous aiderons à résoudre votre problème si particulier soit-il

Nous vous montrerons les services que peuvent vous rendre les micro-ordinateurs et l'étendue de leurs possibilités

Si vous êtes trop loin, téléphonez-nous ou écrivez-nous, nous vous répondrons avec le

Vous avez besoin d'un micro-ordinateur, nous sommes en mesure de vous le fournir.





#### **CBM - PET COMMODORE**

Avec sa nouvelle série 3001, COMMO-DORE met les remarquables performances du PET à la portée des PME.

En effet, son nouveau clavier type machine à écrire est plus adapté à une utilisation professionnelle.

L'unité centrale est un 6502 équipé d'une mémoire RAM extensible jusqu'à 32 K octets. Le moniteur vidéo est intégré et affiche 25 lignes de 40 caractères graphiques.

Le clavier comporte 73 touches (clavier numérique séparé)

L'interpréteur BASIC est un des plus rapides et permet de traiter les chaînes de caractères, les variables entières et les variables en virgule flottante.

L'assembleur et l'héxadécimal sont également disponibles.

Les entrées/sorties sont multiples, grâce à l'interface d'instrumentation IEEE - 488 (HP-IB), 8 lignes d'E/S programmables.

Une double unité de mini-disquettes vient encore augmenter la puissance du CBM en

portant sa capacité de stockage à 360 K octets. Une imprimante complètera cet ensemble que vous pourrez utiliser dans un but professionnel ou personnel.

### SHARP MZ - 80 K

### Un chef d'œuvre de technique

2 Basé sur un microprocesseur à 8 bits (Z - 80), cet ordinateur personnel vous permet d'aborder la programmation, sans aucune formation initiale à l'informatique.

C'est un ordinateur compact qui peut être étendu en mémoire, en périphériques et en logiciels. Ses principales caractéristiques sont :

- Une unité centrale Z.80:

Une Mémoire utilisateur de 20 K octets extensible à 48 K octets;

- Un écran vidéo de 25 lignes de 40 caractères, un magnéto-cassette intégré, une interface sonore, un clavier de 78 touches comprenant les majuscules, minuscules, caractères graphiques et contrôle du curseur, une horloge interne...

De plus, le BASIC est étendu et comprend 9 commandes de fichiers, 36 instructions BASIC, 11 opérateurs logiques, 13 fonctions mathématiques, 8 fonctions alphabétiques et 8 fonctions de tabulation

Le SHARP est également programmable en assembleur et en héxadécimal.

En conséquence, le MZ - 80 K se présente comme un outil très efficace pour l'initiation, et une programmation plus évoluée. C'est en outre, un excellent système pour les travaux de recherche.

### HEWLETT-PACKARD Capricorne HP 85.

Le nouvel ordinateur professionnel individuel HP. 85 est un système de calcul complet, dans une unité compacte. En effet l'ensemble portable comprend un clavier, un écran de 12,7 cm de diagonale, une imprimante thermique bidirectionnelle et une unité à cartouche de bande. Il faut préciser que le tout ne pèse que 8 kg.

Sur le HP. 85 il existe deux modes d'affichage: l'affichage alphanumérique et l'affichage graphique. Le premier permet de visualiser 16 lignes de 32 caractères (en réalité il y en a 64 en mémoire). Le second permet d'obtenir une résolution graphique de 250 x 192 points. La cartouche de bande magnétique permet de stocker jusqu'à 42 fichiers (210 K de données ou 195 K de programmes).

Le système d'exploitation du HP. 85 et le langage BASIC, sont stockés en permanence dans la machine sous forme de ROM, ainsi l'utilisateur dispose de toute la puissance du HP. 85 dès

sa mise sous tension.

La machine possède de grandes facilités d'extension tels qu'interface HP. IB, RS 232; possibilité de mettre des floppy disk, de traceur de courbes ou d'imprimantes rapides (180 CPS). Il existe d'ores et déjà une bibliothèque de programmes d'application dans de nombreux domaines : statistiques, mathématiques, finances, traitement de textes, jeux, formation etc.

- Le HP. 85 possède :
- 42 fonctions BASIC.
  65 instructions BASIC.
- 20 ordres directs BASIC.
- 16 instructions graphiques.

### **EN MICRO INFORMATIQUE**



### **APPLE II - ITT**

#### L'ordinateur personnel

Le micro-ordinateur APPLE II est un appareil aisément transportable possèdant de remarquables possibilités graphiques, polychromes et sonores.

L'utilisateur peut connecter à l'unité centrale de nombreux périphériques : téléviseurs couleur ou N & B, imprimantes, tables traçantes, disques souples ou disques durs, tablette graphique, interfaces vocales, modem, terminaux etc.

APPLE II dispose d'un éditeur de texte sur 40 colonnes permettant une correction rapide et simple de vos programmes. Le mode haute - Résolution autorise des tracés en couleurs avec une résolution de 280 x 192 points.

APPLE II standard, possède un BASIC à nombres entiers de 6 K très rapide. APPLE II PLUS, dispose d'un BASIC MICROSOFT de 12 K travaillant en virgule flottante sur 9 chiffres significatife.

Vous pouvez également utiliser un compilateur pascal par l'intermédiaire de la carte langage. La connection de l'APPLE aux périphériques se fait sans soudures par l'enfichage de différentes interfaces :

Parallèles pour imprimantes RS 232 C, IEEE 488, communication (modem), secam pour utiliser votre téléviseur couleur, entrées/sorties digitales/analogiques.

### COMPUCOLOR II

#### Simplement puissant

Avec COMPUCOLOR II, de nombreuses entreprises ou cadres de professions libérales vont enfin accéder à l'informatique à un prix raisonnable.

Disposant d'un BASIC étendu, vous apprendrez facilement à l'utiliser dans un but professionnel, culturel et éducatif; pour les affaires, les applications de calcul ou la récréation.

De plus, la couleur apporte une dimension supplémentaire aux graphiques.

Le COMPUCOLOR II est construit autour d'un puissant microprocesseur : le 8080 (2 microsecondes de cycle de base).

Sa mémoire utilisateur est de 16 Koctets, extensible jusqu'à 32 K octets.

Son écran de 33 cm de diagonale, possède 8 couleurs programmables, 32 lignes de 64 caractères et une matrice de 128\* 128.

Le clavier regroupe 117 touches (clavier numérique séparé).

L'unité de disquette est intégrée.

De nombreuses E/S sont disponibles (dont l'interface RS 232).

Le BASIC du COMPUCOLOR est très puissant : 

– 9 fonctions de traitement de chaînes de caractères.

- 18 fonctions mathématiques.
- 27 ordres BASIC.
- 11 commandes de fichiers.

Que ce soit pour une élaboration de budget, une réalisation automatique de planning, une gestion scientifique de stock, une édition d'états comptables, ou une utilisation personnelle,

### SANYO - SANCO 7000

### L'ordinateur à la mesure des PME

Enfin un mini-ordinateur accessible aux petites et moyennes entreprises, cabinets comptables, gérants d'immeubles, médecins, pharmaciens, avocats, architectes, garagistes, artisans, etc.

Le SANCO 7000 est compact (0,36 m²) et trouve donc sa place partout, il est modulaire, et peut donc grandir en fonction de vos besoins. Le SANCO 7000 est bâti autour d'un microprocesseur Z-80. Sa mémoire utilisateur est de 32 K octets, extensible jusqu'à 64 K octets. Son écran comporte 24 lignes de 80 caractères (maiuscules et minuscules)

(majuscules et minuscules).
Son clavier est de type AZERTY et comprend
48 touches alphanumériques, + 32 touches
numériques et de fonctions bufférisées.

Sa mémoire de masse est une double unité de mini-disques souples de 560 K octets extensible à 4 Mg octets.

Il possède une interface RS 232 C. (de 75 à 19 200 bauds), et une interface imprimante parallèle

De nombreux périphériques sont disponibles en option : disque souple de 8 pouces, système POWER-FAIL, imprimante de 45 à 600 caractères/seconde, introducteur frontal.

Le SANCO 7000 peut être programmé en plusieurs langages : BASIC, assembleur, fortran et cobol

De par son excellent rapport Prix/Prestations, c'est l'instrument de travail idéal, et la réponse au choix informatique que vous allezvous poser.

### **NOS PROMOTION**







L'ENSEMBLE

1 APPLE II 32 K PLUS 1 MONITEUR N et B 1 FLOPPY 116 K 10 DISQUETTES VIERGES 100 PROGRAMMES DIVERS 13000 Ettc



### **COMMODORE**

L'ENSEMBLE

1 CBM 3016 1 TRENCOM 100 + INTERFACE 1 MAGNETO C2N 5 ROULEAUX DE PAPIER THERM. 20 CASSETTES VIERGES 10 CASSETTES JEILY



### SHARP

L'ENSEMBLE

1 SHARP MZ 80K 20K 1 IMPRIMANTE OKI et 5200 + INTERFACE

10 CASSETTES VIERGES 2000 FEUILLES PAPIER BLANC



1 APPLE 16K PLUS 1 MAGNÉTO CASSETTES 15 CASSETTES VIERGES 1 CARTE SECAM

L'ENSEMBLE

CRÉDIT 4 à 24 MOIS - LEASING 36 et 48 MOIS - VENTE PAR CORRESPONDANCE

### MICRO-ORDINATEURS

		one one
	APPLE	PRIX HT
3	APPLE II 16 K	6580.00 F
S	APPLE II 32 K	7280.00 F
	APPLE II 48 K	7980.00 F
H	FLOPPY + CONTROLEUR	3400.00 F
ı	FLOPPY SANS CONTROLEUR	2800.00 F
	ENSEMBLE DOUBLE FLOPPY	6000,00 F
VA	LANGAGE PASCAL	2600 00 F
	MONITEUR COULEUR + RVB	3300,00 F
м	INTERFACE SECAM	980 00 F
ij	INTERFACE RVB	780,00 F
H	INTERFACE / IMPRIMANTE	1250,00 F
3	INTERFACE APPLE SOFT	1250,00 F
n	INTERFACE BASIC ENTIER	1250 00 F
	SUPER TALKER	2470,00 F
	CARTE MUSICUE	1900 00 F
ď	TABLETTE GRAPHIQUE	4250,00 F
5	ROM MAJ/MIN	420,00 F
	EXTENSION 16 K	700,00 F
ğ	CARTE PROTO (à , wrapper)	145,00 F
	PROCESSEUR ARTHMETIQUE DOUBLE PRECISION	
6	TIMER PROGRAMMABLE	990,00 F
K	CARTE GPIB/IEEE 488	1800,00 F
1	CONVERTISSEUR A/D	990,00 F
	PET COMMODORE - CBM	
83	PET 2001/8	4950,00 F
	CBM 3008	
-	CBM 3016	6050 00 F

### CBM 3032 8450,00 F 5650,00 F IMPRIMANTE 3022 8450,00 490.00 F **EXTENSION SONORE** WORLD PROCESSOR (traitement de texte)

### MZ 80 K 20 K . MZ 80 K 32 K . MZ 80 K 48 K . 5950,00 F 6800.00 F 7650,00 850,00 F 68,00 F SUPER INVADEUR . . . GESTION DE STOCK . COMPLICOL OR DISQUETTE VIERGE FORMATEE ..... SANCO 7100 ...... SANCO 7200 ..... **EXTENTION 32 K** 4980.00 F DOUBLE FLOPPY SUP. 2 x 280 K ... DOUBLE FLOPPY SUP. 2 x 1000 K . HEWLETT - PACKARD

### 19380,00 F HP 85 ...... HP 82903 A 16 K SUP..... PROG. COUR BASIC PROG. STATISTIQUES PROG. JEUX 587,00 F 587,00 F 587,00 F ROULEAUX PAPIER THERMIQUE CARTOUCHES 107.001

### **IMPRIMANTES**

CENTRONICS: 730 (80 COL. 50 CPS)	PRIX HT 4500,00 F 8775,00 F
701 (132 COL. 60 CPS) 702 (132 COL. 120 CPS) 703 (132 COL. 180 CPS)	12485,00 F
TRENCOM: 100	
AXIOM: EX 810 EX 820 (graphique)	3050,00 F
OKI: MICROLINE (80 COL - 80 CPS)	4800,00 F
COMMODORE: CBM 3022 (80 COL - 90 CPS)	5650,00 F
DIVERS VIDEO 100 12'	PRIX TTC
DISKETTE VERBATIM	35.00 F
DISKETTE PAR 10	
DISKETTE PAR 20	
DISKETTE DYSAN	45,00 F
DISKETTE PAR 10	40,00 F
DISKETTE PAR 10	40,00 F 35,00 F
DISKETTE PAR 10	40,00 F 35,00 F 8,00 F
DISKETTE PAR 10 UISKETTE PAR 20 CASSETTE VIERGE CASSETTE VIERGE PAR 10	40,00 F 35,00 F 8,00 F 7,00 F
DISKETTE PAR 10	

#### BON DE COMMANDE EXPRESS ILLEL-CENTER (micro-ordinateur ou logiciel) 143, avenue Félix Faure à découper, à remplir et à retourner à ILLEL CENTER INFORMATIQUE service vente par correspondance 75015 PARIS

Je désire recevoir le matériel suivant soit :

= TOTAL TTC

N° téléphone DOMICILE :

+ TVA 17,60 % \_

BUREAU:

Mode de règlement : Comptant □ Crédit\* □ Leasing\*\* □

Je verse au comptant la somme de (20% minimum pour le crédit)

CODE POSTAL

Ci-joint : Chèque bancaire □ CCP □ Mandat-carte □ NOM

PRÉNOM

**ADRESSE** 

\*Conditions de crédit :

au prix HT de F

- être salarié,
- 20% minimum au comptant, solde arrondi à la centaine supérieure. pas de versement comptant, loyer réparti sur 48 mois.
- \*\*Conditions de leasing:
- être salarié,

### Naissance et évolution de l'industrie informatique

V Evolution des périphériques



temps et de l'espace a posé et pose encore aujourd'hui les problèmes les plus ardus.

Par nature, un organe « périphérique » est le lieu où s'opère la communication physique entre deux univers aux dimensions en principe incommensurables. C'est la zone privilégiée de passage de l'information entre l'univers de l'homme et celui de la machine. L'échelle des temps saute plusieurs ordres de grandeur : de la seconde ou de la milliseconde à la microseconde, voire à la nanoseconde.

En outre, l'information subit une transformation rendue nécessaire par le principe supports physiques appropriés : papier, carton, même du calcul électronique : il s'agit de la

C'est avec les périphériques que le contrôle du rendre exploitable du point de vue de la machine, et du point de vue de l'utilisateur.

> Ainsi, au problème de la disparité des échelles de temps vient s'ajouter celui de la lisibilité, c'est-à-dire celui de la compréhension mutuelle. condition nécessaire d'une communication efficace entre les deux univers.

> Pour compliquer les choses il faut en plus résoudre des problèmes de coût et de fiabilité (les périphériques ont été pendant très longtemps et sont encore dans une large mesure des machines mécaniques) ainsi que des problèmes d'encombrement liés aux techniques d'enregistrement de l'information sur des mylar, etc.

MICRO-SYSTEMES - 15 Juillet-Août 1980

Cinq facteurs principaux marquent l'évolution des périphériques : vitesse, coût, fiabilité, lisibilité et facilité de manipulation avant ou après traitement. Aux débuts, les constructeurs ne savaient pas toujours optimiser ces facteurs et les périphériques constituaient longtemps le point faible des systèmes de traitement de l'information, surtout en ce qui concerne les coûts, aujourd'hui encore préoccupants si on considère la diminution constante du prix des mémoires et des unités centrales.

Il convient sans doute d'analyser l'évolution des périphériques en se plaçant du point de vue de leurs fonctions. On peut considérer qu'elles sont au nombre de trois :

- entrée des informations brutes ;
- sortie des informations exploitables par l'utilisateur;
- stockage intermédiaire.

Toutes ces fonctions sont assurées par des équipements extrêmement divers dont nous n'examinerons pas ici les caractéristiques en détail. Ordinairement, le terme « périphérique » désigne l'ensemble des machines qui se chargent des deux premières fonctions (entrées/sorties). Nous y adjoing drons arbitrairement des organes de stockage comme les bandes magnétiques, les tambours ou les disques, habituellement classés comme « mémoires de masse » ou « mémoires auxiliaires ».

### L'entrée des informations

Les principes qui ont présidé à la conception et à l'utilisation des dispositifs chargés de cette fonction ont été marqués pendant des décades par l'éternelle carte perforée. C'est dans ce domaine que l'héritage de la mécanographie est le plus manifeste. A l'époque de la construction des premiers ordinateurs se posait le problème de l'introduction des données dans la machine, et, sauf exceptions, on se tournait naturellement vers les méthodes de la mécanographie, œ qui conduisit à des installations assez insuffisantes, côté périphéri-

ques. Au début des années 50. IBM dominait le marché de la carte perforée. Pendant longtemps les autres constructeurs auront du mal à s'affranchir du monopole bien établi du leader américain. Ce fut le cas de Remington, par exemple, lors du lancement de l'UNIVAC I, en 1951. Cette machine devait recourir à un équipement de conversion de carte à bande, et ceci, dans un format imposé par IBM (80 colonnes) parce que le Bureau de Recensement utilisait le matériel mécanographique d'IBM. Or Remington Rand travaillait normalement sur 90 colonnes!

Bien sûr d'autres techniques pouvaient être employées, telle que la bande perforée. Mais si l'usage de la bande perforée pouvait répondre aux besoins du calcul scientifique, il apparut très vite que le procédé était inadéquat pour les applications de gestion. Par ailleurs, la fiabilité des équipements laissait à désirer. On demeura donc fidèle à la carte perforée, et encore aujourd'hui, malgré le développement des terminaux et des méthodes nouvelles d'acquisition des données, les bacs à cartes continuent de circuler dans les salles d'ordinateurs. Les performances des lecteurs de cartes se sont régulièrement améliorées depuis les premiers équipements. De 150 cartes à la minute (IBM 701, 704), en 1956, on atteint aujourd'hui des vitesses de l'ordre de 1500 cartes par minute, voire 2000 (Fujitsu Série Facom). Toutefois, ces machines ont quand même perdu le rôle prépondérant qu'elles avaient encore il y a une quinzaine d'années, au profit des dispositifs d'entrée directe par clavier.

L'intérêt de ces dispositifs est apparu vers 1965, à une époque où on commençait à trouver les cartes encombrantes et peu économiques. Un des premiers systèmes (développé par Mohawk Data Science) consistait à entrer les données à partir d'un clavier et par l'intermédiaire d'une unité à bande magnétique (\*). Un enregistrement complet était stocké dans une mémoire tampon avant d'être

transféré sur bande. La méthode facilitait la détection et la correction des erreurs au moment même de la « frappe ».

En 1968, plus de 8 compagnies développaient des produits de ce genre aux Etats-Unis. Vers 1969, vinrent les systèmes clavier vers disque (Computer Machinery Corporation, par exemple).

En 1970, toujours aux Etats-Unis, plus de 30 compagnies commercialisaient de tels systèmes. Comme on le comprend aisément, ces systèmes ont ouvert la voie au traitement réparti où les utilisateurs de fin de chaîne disposent de systèmes présentant des capacités de prétraitement avec des fonctions de guidage de l'opérateur (« prompting ») d'insertion de données, de formattage et même de programmation.

### La sortie des informations traitées

C'est dans ce domaine que les progrès réalisés en 30 ans, et tout particulièrement au cours des dix dernières années, ont été les plus remarquables. Progrès dans les techniques, les performances, mais aussi différenciation fonctionnelle progressive des équipements, selon les systèmes et les applications

Initialement, il s'agissait simplement d'imprimer des résultats à l'aide de machines dérivées des tabulatrices ordinaires et les opérations s'effectuaient « on line », sans simultanéité avec les opérations de l'unité centrale et sans mémoire tampon. C'est dire que le problème de l'incompatibilité des temps se faisait sentir cruellement et que les performances globales des systèmes en souffraient. Aussi, dès 1956 (les vitesses d'impression étaient alors de l'ordre de 150 lignes par minute), a-

<sup>(\*)</sup> Remington Rand, avec l'UNIVAC, dans ses versions ultérieures, avait déjà appliqué ce concept. Malheureusement, la vérification et la correction des erreurs ne pouvait généralement s'effectuer qu'après coup, ce qui avait une incidence facheuse sur les performances du système.

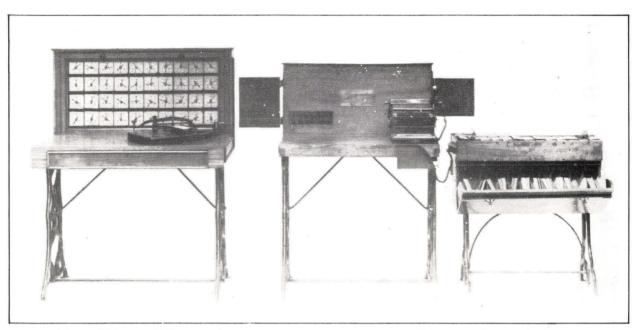


Photo 1. – Machine Hollerith de 1882. Premier équipement de la machine à cartes perforées. Un langage codé pouvait être lu par la machine et des résultats étaient restitués en langage clair.

t-on commencé d'étudier sérieusement le problème.

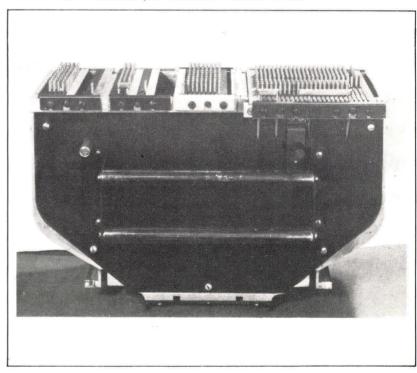
Plusieurs solutions furent proposées :

- traitement « off-line » des opérations d'impression grâce aux sorties temporaires sur bande magnétique (c'étaient les débuts du « batch processing »);
- utilisation des mémoires tampon (les mémoires devenaient plus fiables et meilleur marché : tores de ferrite) :
- simultanéité des opérations d'entrée/sortie avec l'unité centrale grâce à la notion de canal (IBM 709, 1958).

En même temps, d'ailleurs, les vitesses propres des imprimantes s'amélioraient d'année en année. En 1963 des vitesses de l'ordre de 600 lignes par minute étaient courantes (Honeywell 200, GE 415, IBM 1403-2); en 1964, on atteint 1100 lignes par minute (IBM 1403-N1). En 1969, on arrivera à des vitesses dépassant 1500 lignes par minute (NCR Century 200, dont l'imprimante pourra même, dans certaines conditions, fonctionner à 3000 lignes par minute).

On assistera alors à une évolution impressionnante (si l'on peut s'exprimer ainsi) des techniques d'impression. Les imprimantes

Photo 2. - Boîte de connexion pour tabulatrice 40 colonnes (1950).



rapides à chaîne ou à rouleaux (type IBM 1403) dont le fonctionnement est fondé sur un procédé d'impact et dont les performances sont tout de même limitées par des considérations d'ordre mécanique, cèderont progressivement la place

à des équipements sans impact, aux technologies variées et capables d'opérer à des vitesses extrêmement élevées. En 1974, Xerox lance le Xerox 1200 qui fut la première imprimante électrostatique (4000 lignes par minute), suivie, en

1975, par le « Page Printing System » d'Honeywell (18 000 lpm) et par l'IBM 3800, imprimante à laser (jusqu'à 13 000 lpm). La première imprimante opérationnelle à jet d'encre est probablement l'IBM 6640 (1976) qui entre dans la composition du Système 6 d'IBM (92,4 cps). On assure que des machines de ce type peuvent fonctionner à des vitesses allant jusqu'à 45 000 lpm, et ceci, dans un environnement totalement silencieux.

En fait, l'évolution se caractérise par un besoin accru de souplesse dans les paramètres qui déterminent les conditions d'impression: souplesse dans le choix des caractères (qui ne sont plus « préformés » sur des supports frappant le papier, mais « construits » au moment de leur emploi à partir de modèles préenregistrés; des PROM spécialisées contiennent les images des séries de caractères choisies), souplesse dans le choix des formats, des espacements, des vitesses d'impression.

L'évolution des applications, et, en particulier, le développement des opérations à distance, les interrogations de fichiers, les systèmes interactifs (sans parler des activités de traitement de textes, de plus en plus répandues) ont créé un besoin spécifique : des imprimantes aux performances variées capables de s'intégrer dans des équipements périphériques évolués, à base de microprocesseurs, comportant des mémoires tampon et offrant des facilités étendues de contrôle des caractéristiques d'impression. Ces imprimantes sont de types très variés : simples machines à écrire connectées, à 15 caractères par seconde, imprimantes « à marguerite » (daisy-wheel printer), imprimantes à double tête d'impression, imprimantes bi-directionnelles,

### Les équipements de stockage intermédiaire

### Les bandes magnétiques

Une fois de plus, il faut citer l'UNIVAC I de Remington Rand.

Cette machine fut en effet la première à utiliser des unités de bandes magnétiques capables de lire dans les deux sens (avant et arrière) à des vitesses comparables à celles atteintes 15 ans plus tard. De plus, le système possédait déià des mémoires tampon. Il est intéressant de signaler qu'à cette époque (vers 1950) IBM ne croyait pas du tout à l'avenir des bandes magnétiques, qu'elle jugeait peu fiables. Il faut dire que le monopole qu'IBM détenait alors dans le domaine des cartes perforées influençait naturellement sa politique en matière de périphériques. Ce ne fut qu'en 1955 qu'IBM consentit à munir son IBM 702 de bandes magnétiques; mais le système était rudimentaire: sans mémoire tampon et doué seulement d'une possibilité de lecture avant.

Bientôt, le besoin d'équipements périphériques « off-line » se fera sentir (multiplication des utilisateurs d'une même machine. batch processing). Il faudra développer des outils de conversion de carte à bande et de bande à imprimante, fiables, efficaces. IBM se ressaisira vite. Après les problèmes du 705 (problèmes concernant la conversion des codes de caractères, problèmes de contrôle de parité dans les opérations bandepériphériques) on arrivera aux conceptions qui ont fait le succès du 7090, après les tentatives effectuées sur le 709 (1958) où l'accès à la mémoire était partagé dans le temps entre l'unité centrale et 6 canaux. A la même époque (1956). RCA lançait avec le Bizmac un concept nouveau : un système muni d'un grand nombre d'unités à bandes magnétiques à très bon marché (il v en avait plus de 100). Les bandes n'étaient pratiquement jamais démontées, elles demeuraient sur le dérouleur, ce qui simplifiait considérablement les problèmes de manipulation. De plus, les bandes pouvaient être interconnectées, principalement pour les opérations de tri. Un concept qui sera utilisé plus tard au sein des grands systèmes dont la configuration est fondée sur le partage d'un grand nombre d'unités périphériques par plusieurs unités centrales à travers un centre d'interconnexion. Mais le Bizmac fut néanmoins un échec commercial.

Aujourd'hui les unités de bandes magnétiques présentent des caractéristiques très variées tant en ce qui concerne les densités (de 200 bpi à plus de 6000 bpi) qu'en ce qui concerne les vitesses de transfert des données, sur 7 ou 9 pistes, avec de multiples dispositifs (contrôle de redondance verticale, longitudinale, cyclique, NRZI, modulation de phase, etc.).

### Tambours et bandes magnétiques

L'importance des tambours et des disques est apparue très tôt dans l'histoire de l'informatique. C'est Eckert qui, dès 1944, recommandait l'utilisation de ces appareils comme support mémoire (\*) et les premiers plans de l'EDVAC tenaient effectivement compte de ce genre de recommandation.

Jusqu'en 1950 toutes les machines développées faisaient intervenir des tambours magnétiques (Manchester, Harvard, IBM Defense Calculator, etc.). Mais l'intérêt des tambours (et, plus tard, des disques) tenait surtout au fait qu'ils permettaient de résoudre le problème de la fiabilité, alors mauvaise, des mémoires (surtout les mémoires électrostatiques: IBM 701, Remington Rand 1103). En 1953 IBM annonce le fameux 650, système muni d'un tambour magnétique qui tournait à 12 500 tours par minute. Mais, cette unité n'offrait qu'une capacité mémoire modeste: 2000 mots de 10 digits. Plus tard, la capacité sera étendue à 4000 mots avec un temps d'accès moven de l'ordre de 10 ms.

Les tambours magnétiques, qui présentent sur les bandes magné-

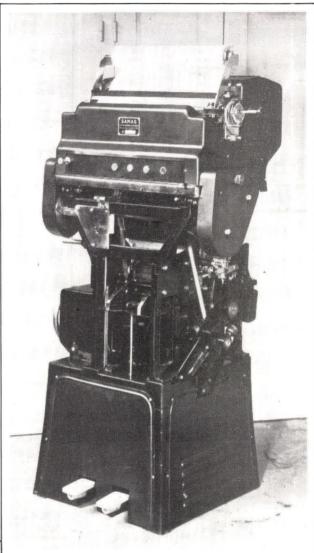
<sup>(\*)</sup> Eckert Jr, J.P. – A survey of digital computer memory systems. Proc. IRE 41 (1953) cité par « Computing Surveys ». The Survey and Tutorial Journal of the ACM. Vol. I. Number 1. March 1969, dont nous nous sommes beaucoup inspiré pour la préparation de cet article.

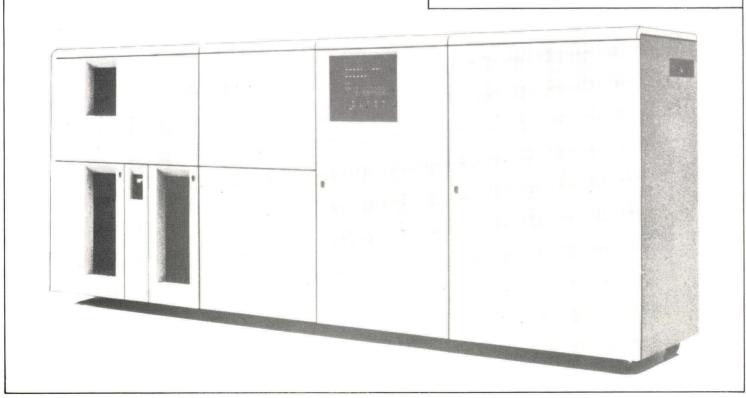


▲ Photo 3. – Imprimante à cartes magnétiques IBM 4640.

Photo 4. - Imprimante 65 colonnes de 1949.

Photo 5. – Imprimante ultra-rapide à laser (IBM 3800). Elle imprime ▼ jusqu'à 13 000 lpm.





Juillet-Août 1980 MICRO-SYSTEMES - 19

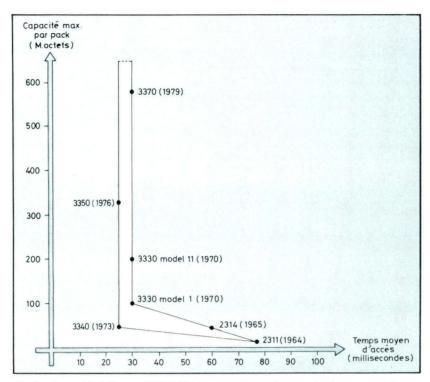


Fig. 1. – Les unités à disques d'IBM : l'évolution en 15 ans des caractéristiques capacité/temps moyen d'accès.

Ce schéma reflète bien l'évolution caractéristique des performances des unités à disques dans la double perspective du contrôle du temps et du contrôle de l'espace : de 1964 à 1970 environ on se préoccupe d'améliorer en priorité les temps d'accès. Le début de cette période coïncide avec l'introduction des premiers circuits intégrés à base de transistors TTL ; il s'agit donc d'abord d'harmoniser au mieux les temps CPU et ceux des mémoires auxiliaires. Puis, à partir de 1970 (époque des circuits LSI/MOS) on se préoccupe cette fois d'accroître les capacités de stockage pour un temps moyen d'accès fixé entre 25 et 30 ms. C'est la période de l'enregistrement haute densité avec un coût par octet régulièrement décroissant. Cette période correspond chez IBM à l'introduction de la série 370 et à la généralisation du concept de mémoire virtuelle, concept exigeant, comme on le sait, la présence de mémoires de masse importantes.

tiques l'avantage d'être adressables et bon marché pour des performances tout à fait honorables seront toutefois progressivement remplacés par les disques.

Beaucoup de raisons expliquent cette évolution, une évolution qui, d'ailleurs, caractérisera ultérieurement les unités de disques ellesmêmes. Ces raisons sont évidemment liées à l'évolution des techniques de traitement de l'information et à celle des applications. Le besoin croissant d'espace mémoire, d'abord, comme nous l'avons vu, pour assurer la sauvegarde des informations stockées en mémoire en cas de défaillance. puis, pour offrir une simple extension de l'espace mémoire originel, exigeait des caractéristiques d'adressage, de vitesse d'accès et de volume que seuls les disques pouvaient offrir. L'adressage direct, en particulier, qui présentait la souplesse nécessaire pour la gestion de fichiers aux structures de plus en plus diversifiées.

Il est indéniable, à cet égard, que les disques ont eu un rôle prédominant dans l'évolution des applications et des systèmes (bases de données, multitraitement, systèmes conversationnels, machines virtuelles, etc.).

La complexité croissante des systèmes d'exploitation exigeait également de recourir à un espace mémoire additionnel fiable, rapide et modulaire : seuls les disques pouvaient satisfaire à ces conditions en libérant ainsi une partie de la mémoire centrale au profit des programmes utilisateurs et en reléguant les programmes les moins fréquemment appelés (ou alors pour des tâches bien définies, les compilateurs, par exemple) sur des volumes auxiliaires.

C'est ce genre de considération, qui, en 1974, a conduit UNIVAC à repenser sa philosophie des mémoires auxiliaires. Jusqu'à cette époque, UNIVAC avait tout misé sur les tambours magnétiques.

Mais il fallut bien admettre que les tambours ne pouvaient offrir les mêmes possibilités que les disques. Pour combler son retard, UNIVAC se rendit acquéreur, en 1974, d'une firme spécialisée, l'Information Storage System.

De son côté, IBM, sans abandonner complètement les tambours, avait au contraire choisi assez vite une politique fondée sur les disques. Dès 1957, ce fut le RAMAC, qui équipait le 650. C'était une unité à tête mobile. On sait que deux conceptions principales coexistaient en matière de disques : les unités à tête fixe et à disques fixes, et les unités à disques amovibles et à têtes mobiles. Cette dernière conception fut illustrée par exemple par le 1311 (1963). Puis vinrent les 2311, associés à la série 360, et, en 1965, les 2314 DASF qui faisaient appel au concept de « disk pack » : à l'objectif de croissance de l'espace mémoire disponible (plusieurs fichiers sur un même volume) venait s'ajouter un nouvel objectif, la modularité. En 1970 le 3330 apparaît (pour le Système 370) dont la capacité est environ 3 fois celle du 2314 pour un temps d'accès moyen réduit de moitié (cf. schéma). Depuis, la famille s'est accrue d'unités comme le 3340 (nouvelle innovation: le pack scellé, comportant à la fois la surface d'enregistrement et les mécanismes de lecture et d'écriture). puis le 3350 (1967). Enfin, avec le Système 4300 apparaît le 3370 dont la technologie est basée sur les films minces.

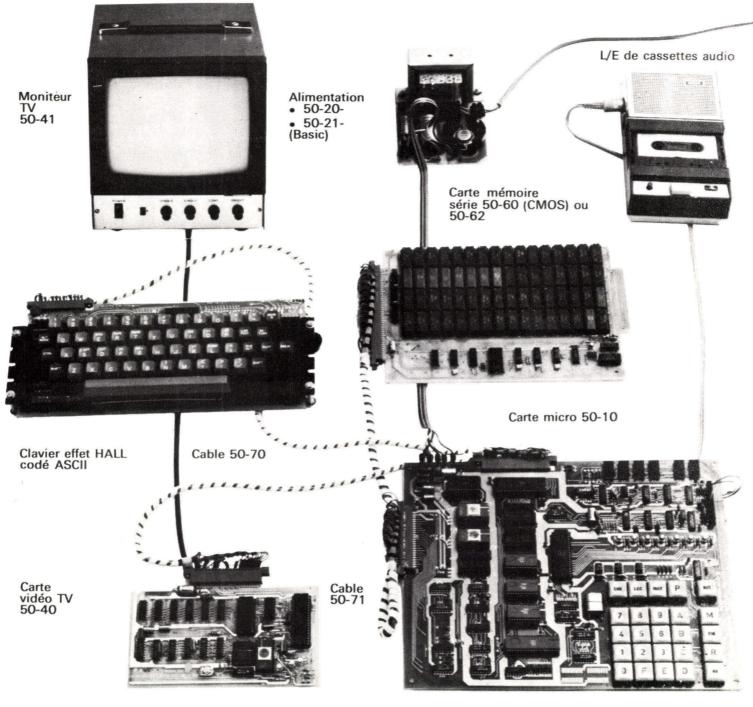
Tous ces matériels sont essentiellement destinés à entrer dans la composition des grands systèmes. Parallèlement, et depuis une dizaine d'années, on a vu s'ouvrir un nouveau marché de disques concus pour les mini et micro-systèmes. Ces matériels sont de types et de technologies extrêmement variés: minidisques 8", disques durs, disques souples, technologie « Winchester », etc. Une étude détaillée des caractéristiques de ces unités nous éloignerait du sujet de notre analyse, aussi ne les mentionnerons-nous que pour mémoire (si l'on ose dire...).

P. GOUJON \*

20 - MICRO-SYSTEMES Juillet-Août 1980

<sup>(\*)</sup> Ingénieur en informatique.

# LE SYSTEME FRANÇAIS POUR DEMARRER VOTRE EDUCATION EN MICRO-INFORMATIQUE



Le Kit d'initiation microprocesseur 6800 MAZEL II de Project - Assistance Informatique possède aujourd'hui le BASIC

	<b>GEDIS</b>
U	
7	V

53, rue de Paris 92100 BOULOGNE Tél. 604.81.70

1	Nom					 	 		1
1	Société					 	 		1
1	Adresse					 	 		d
í			Tél			 	 	0.00	1
1	Désire recevoir	<ul><li>☐ Notice MAZEL II</li><li>☐ Catalogue cartes systèmes</li></ul>	Notice valise de test     Catalogue composants	МО	S				nes section
1									





# Devenez celui que l'entreprise recherche.

Le choix d'une carrière nécessite un conseil individuel sérieux. Grâce à l'expérience acquise depuis de nombreuses années, les conseillers de l'Institut Privé Control Data sont qualifiés pour examiner votre cas personnel et pour vous orienter face à un marché du travail où les offres sont permanentes pour les vrais professionnels, même débutants.

### Les Instituts Control Data

Depuis plus de 15 ans, dans le monde entier, les Instituts Control Data ont pour vocation de former des professionnels aux carrières de l'informatique. Cette formation, à titre privé, est une rare opportunité offerte par un grand constructeur, qui contribue ainsi d'une manière importante au développement continu de l'industrie informatique.

De très nombreux séminaires Control Data sont ouverts dans le monde chaque année.

Tous les Instituts Control Data fonctionnent sur le même modèle. C'est la preuve du succès de cette formule originale mais sûre.

### Les relations industrielles

Control Data est en contact permanent avec les entreprises qui utilisent l'informatique ou fabriquent et entretiennent des calculateurs.

Cette connaissance des marchés permet d'assurer une formation toujours adaptée aux besoins en spécialistes recherchés. Ainsi, en rendant nos élèves immédiatement opérationnels, ils obtiennent un taux de placement exceptionnel à Paris et en province.

### La formation

Elle est intensive et de grande qualité. Nous obtenons ce résultat en privilégiant la pratique et la technique. Pas de superflu: tout ce qui est enseigné est directement utilisable. La diversité des produits et des matériels expérimentés (C.D.C. et I.B.M.) ouvre à nos élèves le plus large éventail d'employeurs.

### Les métiers

Les deux formations principales offertes : la programmation et l'entretien des calculateurs, sont à la base de tous les métiers de l'informatique, car elles concernent les aspects fondamentaux qui permettent de maîtriser cette technique en profondeur.

### Les techniciens

### de la programmation

Ils connaissent les langages utilisés par les ordinateurs afin

d'exécuter une tâche donnée : paye, gestion d'un stock, etc. Seuls de nombreux travaux pratiques permettent d'acquérir le professionnalisme, c'est-àdire la maîtrise de l'outil. Sur nos ordinateurs (C.D.C., I.B.M.) les élèves sont confrontés aux problèmes réels. Ils deviennent vite des professionnels. Formation en 19 semaines.

### Les techniciens de maintenance

Ce sont eux qui mettent au point, entretiennent, dépannent l'ordinateur. Ils ont une responsabilité importante, compte tenu de la valeur du matériel qu'ils ont entre les mains. Le technicien de maintenance est le spécialiste sur lequel toute l'installation repose. Formation en 26 semaines.

Dans l'une ou l'autre spécialité, notre enseignement vous donnera une vraie formation qui vous ouvrira l'avenir que vous souhaitez.

Nous sommes à votre disposition pour vous faire bénéficier d'un conseil d'orientation, sans engagement de votre part. Pour cela, prenez rendez-vous en téléphonant au : 340.17.30 à M. Darmon.

### INSTITUT PRIVE CONTROL DATA

19, rue Erard 75012 Paris Téléphone : 340.17.30



Un grand constructeur d'ordinateurs peut vous former

Deman	de de	doc	ume	ntatior	ו <sup>י</sup>
Nom:	0.000.000.000.000.000.000.000.000.000.000	********			******************
Adresse :					
		*************			
				***************************************	*************

# Une introduction aux microprocesseurs

### IV L'unité de commande

Tout système à microprocesseur comporte au moins une mémoire dans laquelle sont conservées d'une part la « liste des choses à faire » (les instructions) et, d'autre part, les données nécessaires aux traitements des opérations.

Un microprocesseur est doté d'un registre particulier appelé compteur de programme qui délivre l'adresse des emplacements mémoire successifs.

Ainsi, selon le cas, la mémoire pourra envoyer, sur les fils (le bus) de données soit une instruction, soit une donnée.

Les données seront orientées vers le registre de données et les instructions vers le registre d'instructions. Il est donc particulièrement important de déterminer si l'information présente à la sortie de la mémoire est une instruction ou une donnée.

Par convention, on considère que la première information apparaissant sur le bus de données est une instruction et que les informations suivantes représentent une donnée ou l'adresse d'une case mémoire.

Les données seront traitées par l'Unité Arithmétique et Logique (ALU) qui réalisera sur elles un certain nombre d'opérations élémentaires : addition, soustraction, décalage, ET logique, complémentation...

Les instructions seront examinées par l'Unité de Commande.

Dans ce qui suit, nous désignerons par Unité de Commande (UC) l'ensemble des circuits de gestion des instructions, c'est-à-dire :

- Le registre d'instructions,
- Le décodeur d'instructions,
- La mémoire de microprogramme
- Le séquenceur
- L'unité de contrôle.

Les objectifs de ces circuits sont les mêmes : coordonner tous les transferts d'informations, décider de la suite complète des différentes opérations élémentaires qui concourrent à l'exécution d'une instruction, contrôler les circuits extérieurs au microprocesseur.

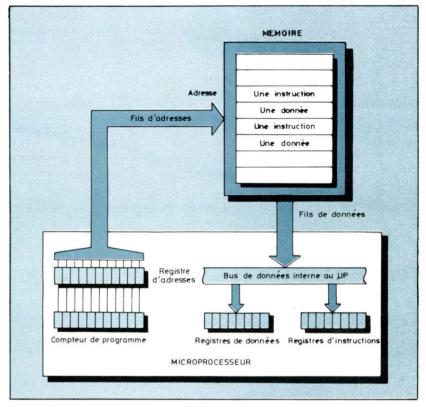


Fig. 1. – La mémoire contient une série d'informations binaires représentant des instructions ou des données. Selon le cas, les instructions seront dirigées vers le registre d'instructions et les données vers le registre de données. La première information sélectionnée par le compteur de programme dans la mémoire est toujours une instruction. Elle sera donc aiguillée, via le bus de données interne, vers le registre d'instructions.

### Comment cela se passe ?

Bien entendu, ce sont **vos** instructions que vous avez préalablement rangées en bon ordre dans la mémoire qui conditionnent l'ensemble des opérations réalisées par le microprocesseur.

Essayons de regarder ensemble comment cela se passe en pratique.

Vous désirez organiser un système autour d'un microprocesseur. Ce système doit effectuer un ensemble de tâches bien précises que vous avez défini au moyen d'une liste d'instructions et de données : c'est votre programme.

Ce programme, vous l'avez placé dans une mémoire de façon à ce que le microprocesseur ne soit pas limité lors de son exécution par une contrainte quelconque de la part de l'homme, ce qui serait évidemment le cas si vous deviez introduire une à une ces instructions au fur et à mesure de leur

traitement. Il en résulterait une perte de temps considérable pour le microprocesseur.

Lors de la mise sous tension, le microprocesseur doit aller chercher en mémoire la première information stockée. Cette information doit, nous l'avons vu, être une instruction.

L'opération est très simple et vous est désormais familière. Initialement, le contenu du compteur de programme représente l'adresse de la case mémoire contenant la première instruction de votre programme. Lors d'un accès mémoire, le contenu de ce compteur est transmis dans le registre d'adresses, le compteur de programme est ainsi à nouveau libre et peut être incrémenté (on ajoute 1) de façon à permettre l'adressage de la case mémoire suivante.

Le mot binaire représentant l'adresse sélectionnée est maintenant présent sur les fils d'adresses (le bus d'adresses). La mémoire est La première information stockée en mémoire doit être une instruction.

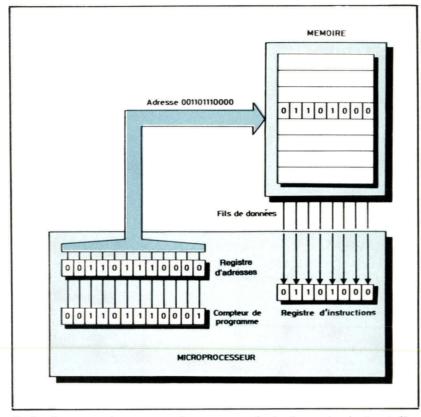
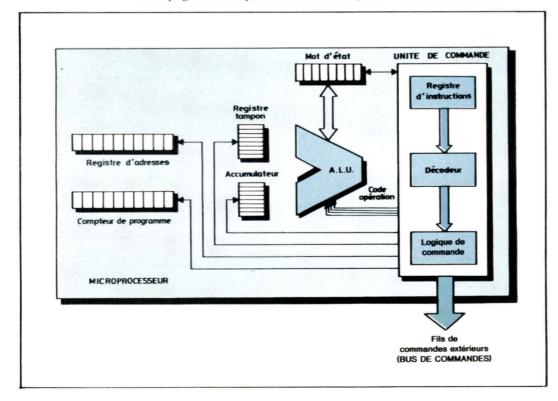


Fig. 2. – Le compteur de programme adresse une case mémoire. Lorsque la mémoire est sélectionnée, le contenu de la case mémoire est transféré sur les fils de données de la mémoire. Si ce contenu est une instruction, elle sera orientée vers le registre d'instructions. Le code binaire de cette instruction pourra signifier une opération d'addition par exemple. La longueur du compteur de programme est ici purement arbitraire. Le registre d'instructions traite des mots de 8 bits.



donc ainsi en mesure de délivrer sur ses fils de sortie (le bus de données) la première instruction.

Examinons le cheminement de cette instruction. Nous avons déjà vu qu'une donnée, en provenance du boîtier mémoire est orientée vers un registre interne au microprocesseur : le registre de données.

De la même façon, les instructions sont conservées de façon temporaire en vue de leur traitement dans le registre d'instructions.

La figure 1 représente ces deux registres connectés en « parallèle » sur le bus de données interne au microprocesseur. Selon le type d'information présente sur ce bus, un des deux registres prendra en compte le mot binaire correspondant et le mémorisera.

La première instruction de votre programme est stockée dans le registre d'instructions.

La figure 2 montre la sélection d'une instruction et son transfert de la mémoire vers le registre d'instructions.

Le microprocesseur peut désormais examiner cette instruction qui, ne l'oublions pas, est représentée dans le registre d'instructions sous la forme d'un mot binaire d'une longueur correspondante au format des mots traités par le microprocesseur. Un microprocesseur 8 bits aura donc un registre d'instructions de 8 bits.

Notons cependant que certaines instructions peuvent être d'une longueur supérieure à celle des mots traités et, par conséquent, il sera nécessaire d'effectuer plusieurs aller et retour en mémoire (souvent 2 ou 3) pour disposer de l'instruction complète.

Fig. 3. – L'unité de commande reçoit dans son registre d'instructions, le mot binaire représentant l'instruction à exécuter après décodage. En fonction de cette instruction, l'unité de commande active les circuits concernés et guide l'ensemble des transferts d'informations entre circuits. C'est elle aussi qui applique sur les fils de commande de l'ALU le code opération correspondant à l'instruction.

Le registre d'instructions contient maintenant le code binaire représentant l'instruction à exécuter.

Ainsi, nous sommes « allés chercher » l'instruction en mémoire, la première phase de traitement de l'instruction est terminée. Cette phase de recherche de l'instruction est aussi appelée fetch (aller chercher).

### Le décodage de l'instruction

Reste donc à votre microprocesseur, la « lourde tâche » d'examiner cette instruction, de l'analyser, de la décoder et enfin de décider quels vont être les différents circuits concernés par son exécution.

Naturellement, selon leur fonction et leur catégorie chaque instruction est codée de façon particulière.

L'unité de commande doit donc coordonner tous les éléments à mettre en jeu pour exécuter d'une façon complète l'instruction : guider l'ensemble des transferts d'informations entre circuits et distribuer les tâches (fig. 3).

Dans ce but, et partant de l'instruction initiale demandée par le programmeur l'unité de commande génère un certain nombre d'ordres ou d'opérations élémentaires qui représentent ce que l'on pourrait appeler autant de « sous-instructions ». Chacune de ces « sous-instructions » gérant le fonctionnement d'un des organes du microprocesseur : registre, bus, unité arithmétique et logique, accumulateur...

Généralement, ces « sous-instructions » sont appelées microinstructions. Bien entendu, et heureusement, l'utilisateur n'a pas accès à ces micro-instructions qui sont à la fois fonction de l'instruction exécutée et du microprocesseur utilisé.

De même qu'une suite d'instructions constitue un programme, nous dirons qu'ici, dans le microprocesseur, une suite de microinstructions constitue un « microprogramme ». Poursuivons l'ana-

logie. Nous savons désormais que, pour être exécuté de façon convenable, un programme doit être stocké en mémoire. Bien sûr, cela signifie que notre suite de microinstructions doit être elle aussi conservée dans une mémoire. C'est en effet le cas, le microprocesseur est doté d'une mémoire interne dans laquelle est stocké le microprogramme.

Cette mémoire porte le nom de **mémoire de microprogramme.** Le rôle de la mémoire de microprogramme est de mémoriser l'ordre logique d'apparition des micro-instructions. L'exécution de l'ensemble des micro-instructions réalisant finalement la fonction globale définie par une instruction.

Précisons-le à nouveau, tout ceci est « transparent » à l'utilisateur en ce sens que le programmeur spécifie une instruction et c'est tout. C'est l'unité de commande et elle seule qui décide quelles micro-instructions seront utilisées et comment coordonner leurs actions afin d'aboutir à la réalisation de l'instruction recherchée.

Ainsi, le microprogramme est mémorisé dans la mémoire de l'unité de commande et génère l'ensemble des microcommandes dans l'ordre nécessaire à l'exécution de l'instruction.

Naturellement, les ordres de commandes des différents cheminements des informations dans le microprocesseur sont fournis à l'unité de commande à partir de la sortie décodée du registre d'instructions.

Un registre d'instructions permettant de disposer de :

 $2^8 = 256$ 

combinaisons différentes, c'est-àdire 256 instructions distinctes. Dans ce cas, chacune des 256 lignes de sortie du décodeur est en mesure d'activer une séquence de micro-instructions correspondant à l'exécution de l'instruction recherchée.

Ce type de décodeur est appelé « décodeur microprogrammé ». Un décodeur microprogrammé est donc constitué d'un système qui détermine quand et quelles microinstructions doivent être générées

(c'est le séquenceur de microprogramme) et d'une mémoire qui stocke ce que sont les micro-instructions (la mémoire de microprogramme).

En poursuivant notre analogie entre traitement d'un programme par une suite d'instructions et traitement d'une instruction par une suite de micro-instructions, il est possible d'imaginer que le décodeur ne génère non pas un code destiné au séquenceur mais bel et bien une adresse de la mémoire de microprogramme (de la même façon que le compteur de programme génère l'adresse de la première instruction). Cette adresse désigne l'emplacement de la première micro-instruction correspondant à l'instruction décodée.

Pour mieux nous fixer les idées, prenons l'exemple d'une séquence de micro-instructions correspondant à une instruction. Schématiquement, la suite des opérations élémentaires est la suivante :

- lecture du compteur de programme et transfert dans le registre d'adresses :
- incrémenter (augmenter de 1) le contenu du compteur de programme ;
- recherche de l'instruction en mémoire ;
- transfert de l'instruction dans le registre d'instructions;
- exécution de l'instruction;
- stockage du résultat...;
- lecture du nouveau contenu du compteur de programme...

Dans les microprocesseurs 8 bits habituels, la séquence des opérations élémentaires correspondant au traitement d'une instruction est définie par le constructeur. Les circuits nécessaires à son exécution comprennent une mémoire morte qui est programmée par masque lors de l'intégration et dont le contenu est fonction du jeu d'instructions spécifique du microprocesseur. Le nombre et les fonctions des différentes micro-instructions sont donc figés dans la mémoire de microprogramme. On dit que ce type de microprocesseur est microprogrammé.

Le logiciel stocké dans la mémoire de microprogramme est

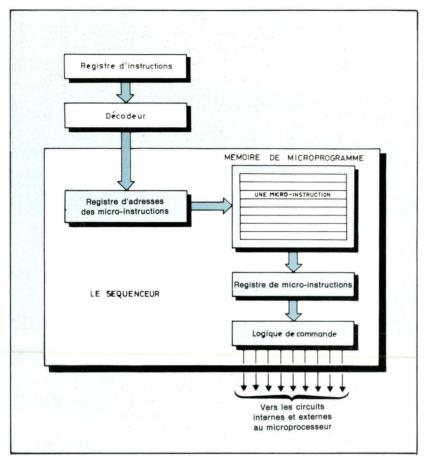
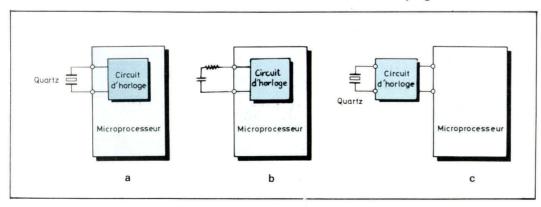


Fig. 4. – Une unité de commande comporte un registre d'instructions, un décodeur et un système complexe : le séquenceur. Chaque instruction est définie par une suite de petites instructions élémentaires appelées micro-instructions. Le rôle du séquenceur est de cadencer l'apparition des micro-instructions et de générer à la fois les commandes destinées aux circuits du microprocesseur et aux circuits extérieurs.

Fig. 5. – Trois exemples de circuits d'horloge : a) horloge intégrée aux microprocesseur avec quartz de référence.

b) avec circuit RC comme référence. c) circuit d'horloge extérieur au microprocesseur. néanmoins un logiciel figé et intégré dans des circuits câblés. Ce n'est donc pas à proprement parlé du logiciel puisque le programme (ici le microprogramme) ne peut être modifié ni, tout à fait, du hardware. Il existe un nom anglo-saxon définissant ce type de logiciel microprogrammé qui n'a pas encore, à notre connaissance, été traduit : le **firmware**.

La **figure 4** nous montre ce que peut être l'organisation d'un décodeur microprogrammé.



Ainsi, et pour nous résumer, retenons que le traitement complet d'une instruction exige trois phases bien distinctes:

- 1<sup>re</sup> phase: la recherche de l'instruction en mémoire (fetch).
- 2<sup>e</sup> phase : le décodage de l'instruction (decode).
- 3<sup>e</sup> phase : l'exécution de l'instruction (execute).

### Timing

Informaticiens et électroniciens désignent généralement sous le nom de timing tout ce qui a trait aux questions relatives avec le temps.

L'exécution d'un programme correspond, nous l'avons vu, au traitement d'une suite plus ou moins longue d'instructions et de données. Chaque instruction donnant elle-même naissance à une chaîne de micro-instructions. Une telle suite d'événements nécessite une gestion rigoureuse et une synchronisation parfaite des opérations élémentaires pour que chaque micro-instruction, transfert d'information ou commande, apparaisse exactement au bon moment. Tout système à microprocesseur comporte donc des circuits capables de délivrer des impulsions de synchronisation. L'ensemble de ces circuits apporte la notion de temps au microprocesseur, pour cette raison ils sont appelés: circuits d'horloge ou tout simplement horloge.

D'ailleurs, bien souvent, et surtout parmi les microprocesseurs les plus récents, l'horloge est intégrée directement dans le boîtier et fournit des impulsions régulières à l'unité de commande. Cependant, il est tout de même indispensable de connecter sur 2 broches du microprocesseur des éléments de références qui détermineront la rapidité avec laquelle apparaissent les impulsions (la fréquence) et leur durée. Ces éléments pourront suivant la précision désirée, être un quartz ou un circuit RC. Bien entendu, le quartz a une précision supérieure et sera particulièrement adapté aux applications industrielles de précision. Les figures 5a et

Fig. 6. - Exemple d'impulsion générée par un circuit d'horloge. L'horloge est souvent référencée par le symbole Ø (Phi).

5b représentent ces deux exem-

D'autres microprocesseurs ne disposent pas de circuits d'horloge intégrés. Il faut donc les réaliser avec les movens de l'électronique. Les constructeurs commercialisent des circuits intégrés concus pour ce type d'application et proposent des circuits d'horloge compatibles avec leurs microprocesseurs. Nous pouvons citer, à titre

d'exemple, le 8224, circuit d'horloge du microprocesseur 8080 de Intel ou le 6875 de la famille du microprocesseur 6800 Motorola (fig. 5c).

Naturellement, il est aussi envisageable si le besoin de l'application l'exige de synchroniser notre microprocesseur sur un oscillateur extérieur.

Ainsi, les impulsions d'horloge sont utilisées par l'unité de commande pour synchroniser l'apparition des micro-instructions. Chaque micro-instruction apparaît au rythme de la fréquence d'horloge. Un tel fonctionnement est dit synchrone. Actuellement, tous les microprocesseurs fonctionnent dans un mode synchrone.

Rappelons, si besoin est, que la durée séparant deux impulsions successives est appelée la période. La période d'horloge étant l'inverse de la fréquence d'horloge.

Par exemple, pour une horloge délivrant des impulsions à une fréquence F de 1 MHz (106 Hz), la période T sera de :

$$T = \frac{1}{F} = \frac{1}{10^6} = 10^{-6} \text{ s}$$

soit

PÉRIPHÉRIQUES POUR MICRO-ORDINATEURS

$$T = 1 \mu s$$

La figure 6 donne un exemple d'impulsion d'horloge.

L'horloge « cadence » le fonctionnement intime du microprocesseur.

Dans notre prochain article, nous aborderons ces problèmes de cadencement et d'ordre d'apparition des micro-instructions. Nous essaverons ensuite, compte tenu de tout ce que nous avons vu dans cette série, de reconstituer un microprocesseur complet. Nous serons ainsi en mesure d'examiner comment y circulent les informations.

sur papier ordinaire



IMP 100 - IMPRIMANTE ALPHANUMÉRIQUE — Jeu de 96 caractères ASCII

IMPRIME à 120/960 lignes minute en 80 · 40 · 20 colonnes sur papier électro-sensible de 127 mm · (PRIX : 29 F TTC les 100 m)

Préciser à la commande : IMP 100 - IMP 200 - APPLE II ou PET ou TRS 80

Tél. 320, 68, 75

**AGENTS AGRÉÉS** 

RECHERCHONS d'autres DISTRIBUTEURS sur TOUTE LA FRANCE Ecrire à M. LANDAIS - AUCTEL

38 Grenoble DOM ALPES -

63 Clermont-Ferrant

Tél. 522.70.66 IMPACT - Tél. (73) 93.95.16

SYMAG -

**PROVINCE** 

Tél. (76) 87.16.2

Tél. (76) 54.57.20

### IMPRIMANTE HARD COPY

### IMP1 - IMP2

La série IMP AXIOM est une nouvelle génération d'imprimantes de recopie matricielles à faible coût. Son mécanisme très robuste garantit une utilisation permanente. Son profil stylisé est sobre et élégant, il s'intégrera facilement dans votre environnement.

### Caractéristiques

- Imprimante matricielle à impact bidirection nelle Matrice 7x7, 96 caractères (ASCII) modifiable et extensible
- Papier ordinaire 80, 96 et 132 colonnes, 2 tailles de caractères
- Alphanumérique et Graphique
- IMP1entraînement Friction (papier largeur 21,5 cm). Rouleau ou feuille par feuille. Papier 21,6 cm ou 24 cm - Jusqu'à 3 copies. IMP2 entraînement Friction et tracteurs à
- Picots réglables. Vitesse d'impression 50/60 lignes/minute.
- Mémoire 512 K caractères extensible à 2K. 3 Interfaces : parallèle, RS232C, CL 20mA (50 à 1200 Bds) Interface APPLE II, PET, TRS80
- également disponible Alimentation 115/230V, 50/60Hz, 100W. Dimensions 445x222x89 cm - Poids 6.



IMP1 4 350 F UHT IBADO 4 070 F ....

	0		<b>U</b> 1	_			_			, -	_	9	_										ıv		-2		_	J	_	,		_	4	"							1	GER	ľ
A	0 0	1	>																						e G				36	.8	92 7.0	32	0	CI	hâ	til	lo :	n/ 2(	8/	Ba 87	1g1 78	nei F	u:
A	0							16	Z	m	e	fa	ii	e	p	ar	ve	n	ir	V	ot	re	d	0	cur	ne	an	ta															
Nom	(e	n	n	na	ju	ISC	cu																																				
no .						F	Ru	ıe						٠		٠		•		•			ě								٠											è	
																									él.																		
Ville																						C	00	le	po	st	al																

14e COMPOKIT -

Se SIVEA .

15e ILLEC Center -

PARIS

## Pour MICROMATIQUE ••••Europe's.a. l'important c'est... le matériel, mais aussi le logiciel.



### F1 (LERTIE)

- MONOCARTE 2 Thomson Efcis
- RAM 64 K
- Disgues 2 millions octets



### X1 (SOE)

- Microprocesseur 6800
- RAM 32 K ou 48 K octets
- Disgues 140.000 ou 256.000 octets.

### Périphériques

• Imprimantes Facit - Qume...

### Service Comptable

Comptabilité Générale

- Saisie contrôlée
- Journaux
- Consultation compte à compte
- Balances globales ou sélectives
- CEG
- Bilan

### Service du personnel

### Paje

- Bulletins
- Journaux
- Charges patronales
- Etats de fin d'année

### Service commercial

### Mailing

- Gestion d'un fichier d'adresses
- Courrier
- Etudes et réalisations de logiciels spécifiques.
- Maintenance.

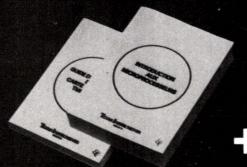
- Formation des utilisateurs.
- Fournitures (disques-listing...)

### MICROMATIQUE

**Europe s.a.** 82-84 Bd des Batignolles 75017 PARIS 387.59.79 +

Demande de document	ation à renvoyer	à MICROMATIQUE	Europe S.A.	82-84 t	d des	Batigno	lles	75017 I	Paris
M					X. 1			Compta.	
Fonction					F. 1			Paie	
Société					Impri	mantes		Mailing	
Adresse		ΤέΙ			Autro	C			

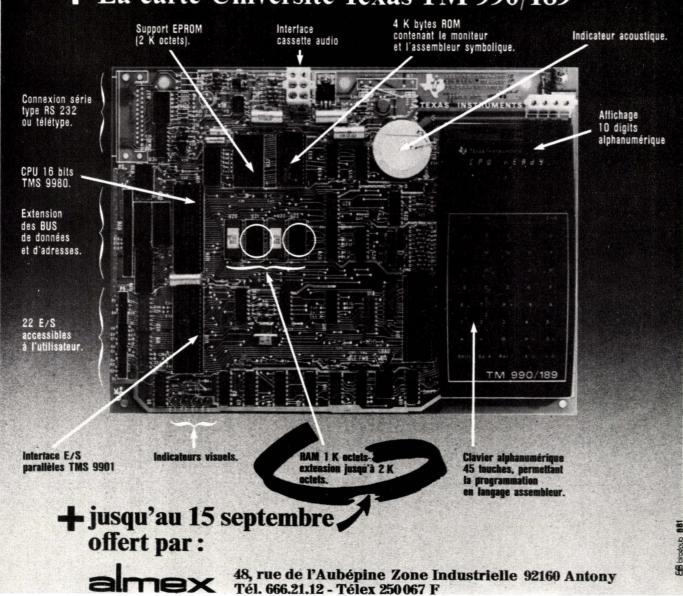
### **Programme** microprocesseur Université Almex



Le cour d'enseignement : "Introduction aux Microprocesseurs" 600 pages en français

Le manuel d'utilisation 300 pages en français

+ La carte Université Texas TM 990/189



# L'analyse et la programmation en BASIC

Nous abordons, au cours de cet article, des méthodes classiques en calcul numérique permettant la résolution d'équations, telles que la méthode de « dichotomie » ou la méthode de la « tangente ».

Afin d'illustrer cette étude, nous appliquerons ces méthodes à la résolution d'un problème célèbre : le problème de l'échelle. Il s'agit de déterminer la ou les pentes possibles pour qu'une échelle de longueur L touche le mur et le sol en passant par un point M dont les coordonnées sont (a, a). Les axes sont représentés respectivement par le mur et par le sol.

### L'équation

Nous allons déterminer l'expression mathématique de la pente « p » d'une échelle de longueur L passant par un point de coordonnées (a, a).

Pour cela, il nous faut partir de l'équation d'une droite passant par ce point. Pour exprimer cette relation considérons l'équation de la droite par rapport à un repère (X, Y), d'axes parallèles au mur et au sol, dont l'origine est le point M. Puisque la droite passe par l'origine de ce repère son équation s'écrit :  $Y = p \cdot X$  (p étant la pente de la droite).

Par rapport au repère (x, y) constitué par le mur et le sol, tout point X s'exprime par X = x - a et tout point Y par Y = y - a. L'équation cherchée est donc:

$$y - a = p (x - a)$$

Les points de contacts A et B de l'échelle avec le sol et le mur ont pour coordonnées :

A: 
$$(a(1-\frac{1}{p},0)$$

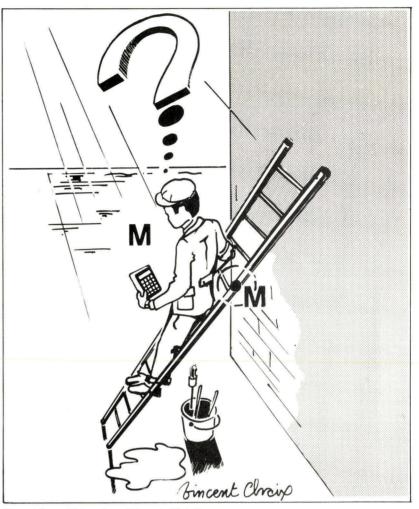
pour le sol,

pour le mur.

D'autre part, le théorème de Pythagore  $(OA^2 + OB^2 = AB^2)$  entraîne :

$$a^{2} (1 - \frac{1}{p})^{2} + a^{2} (1 - p)^{2} = L^{2}$$

où L est la longueur de l'échelle. En développant et en multipliant par p<sup>2</sup> cette expression, on obtient l'équation suivante:



Un problème célèbre : le problème de l'échelle..

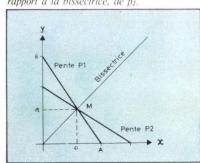
$$p^4 - 2 p^3 + (2 - \frac{L^2}{a^2}) p^2 - 2 p + 1 = 0$$

Il nous faut donc résoudre une équation polynomiale du 4° degré pour obtenir p.

De manière à pouvoir résoudre ce problème par une méthode informatique, nous allons essayer de l'analyser plus en détail. On s'aperçoit rapidement qu'une solution n'est possible que si l'échelle a une longueur suffisante. Aussi allons-nous chercher à déterminer la longueur minimale de l'échelle pour qu'il y ait une solution.

L'échelle étant appuyée contre l'axe des y, la pente de la droite cherchée est négative. De ce fait parmi l'ensemble des solutions possibles on ne retiendra que celles dont la pente est négative. D'autre part on peut constater que le problème présente une symétrie par rapport à la première bissectrice (fig. 1), le point M se trouvant sur celle-ci.

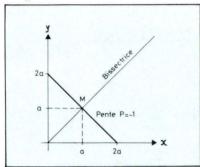
Fig. 1. – Le point M est sur la  $1^{re}$  bissectrice. Il existe donc une solution  $p_2$  symétrique, par rapport à la bissectrice, de  $p_1$ .



Ainsi, si la droite de pente  $p_1$  est une solution, il en existe une autre de pente  $p_2$  qui par symétrie est égale à  $1/p_1$ .

Lorsque la pente est égale à -1, les deux solutions sont alors confondues et la longueur de l'échelle est donnée par la relation  $L^2 = 8a^2$  soit  $L = 2a \sqrt{2}$  (fig. 2).

Fig. 2. – Solution « unique » lorsque la pente est égale à – 1.



Ainsi notre problème se ramène à l'étude de 3 cas qui se définissent de la manière suivante. Si :

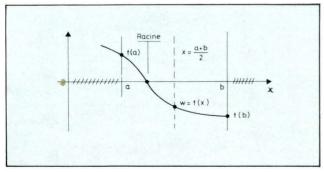
- L <  $2a\sqrt{2}$ : il n'existe pas de solution, l'échelle est trop petite.
- L = 2a  $\sqrt{2}$ : il existe une solution « double »  $p_1 = p_2 = -1$ .
- L > 2a  $\sqrt{2}$ : il y a deux solutions.

### La méthode de la dichotomie

La méthode de la dichotomie permet d'obtenir la valeur de la racine, si elle existe, d'une équation f(x) = 0 pour laquelle la fonction f(x) est définie et continue à l'intérieur d'un intervalle [a, b].

Le principe de cette méthode consiste à réduire l'intervalle qui

Fig. 3. – Illustration graphique de la méthode de dichotomie.



contient la racine lorsque celle-ci existe et lorsqu'elle est unique (autrement le problème est plus complexe). Les bornes f(a) et f(b) sont de signes contraires et leur produit est négatif (fig. 3). Si l'on divise cet intervalle en deux intervalles distincts, la racine cherchée se trouvera à l'intérieur de l'un d'entre eux, en fait dans celui pour lequel le produit des valeurs limites est négatif.

L'algorithme de cette méthode est donc le suivant :

- (1) Partir d'un intervalle [a, b] tel que  $f(a) \cdot f(b) < 0$ . Ceci assure l'existence d'une racine si f(x) est continue dans [a, b].
- (2) Calculer  $x = \frac{a+b}{2}$

et W = f(x).

(3) Si f(a). W > 0 alors poser a = x par contre si f(a). W < 0 poser b = x. Ceci permet de réduire pas à pas l'intervalle de départ afin de « cerner » la racine.

(4)  $Si |W| \le E_1$  ou  $Si |b-a| \le E_2$  arrêter les itérations ; dans le cas contraire, retourner en (2). Les valeurs d'arrêt  $E_1$  et  $E_2$  sont choisies aussi petites que l'on désire.

L'organigramme qui correspond à cet algorithme est représenté **figure 4.** Il vient s'intégrer en tant que sous-programme dans l'organigramme de résolution du problème de l'échelle de la **figure 5.** 

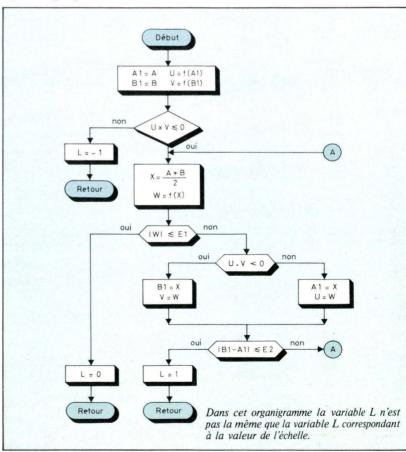
La figure 6 représente le programme complet dans lequel le sous-programme de dichotomie commence à la ligne 1 000. Il utilise la fonction FNE(p) qui est égale à

$$p^4 - 2 p^3 + K p^2 - 2 p + 1$$

où 
$$K = 2 - \frac{L^2}{a^2}$$

ce qui correspond à l'équation du quatrième degré que nous avons établie.

Fig. 4. - Organigramme de la méthode de dichotomie.



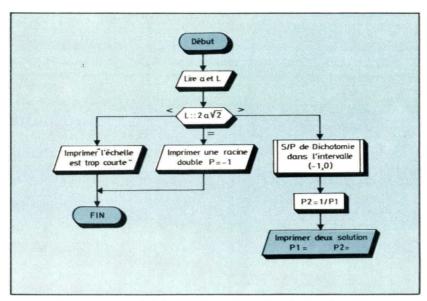


Fig. 5. - Organigramme général de la résolution du problème de l'échelle.

Fig. 6. – Programme de résolution du problème de l'échelle par la méthode de dichotomie ainsi qu'un exemple de son exécution.



### La méthode de la tangente

La méthode de la tangente permet par itérations de se rapprocher de la valeur de la racine cherchée.

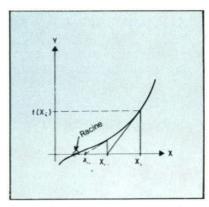
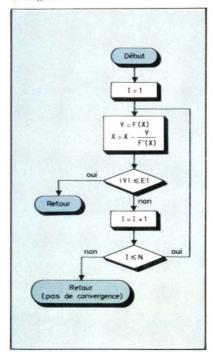


Fig. 7. – Illustration graphique de la méthode de la tangente (ou méthode de Newton).

La **figure** 7 montre la représentation schématique de cette méthode. Celle-ci consiste à calculer le point d'intersection entre la tangente à la courbe au point (x<sub>i</sub>, f(x<sub>i</sub>)), avec l'axe des x pour en déduire l'abscisse du nouveau point sur la courbe à partir duquel le processus sera répété.

Fig. 8. – Organigramme correspondant à la résolution d'une équation par la méthode de la tangente.



```
100 RE RESOLUTION OU PROPLEYE DE L'ECHELLE PAR LA METHODE DE NEMTON
110 DEL FERDPJ = ((P-2)*0*K)*0*2-2)*0*1
115 DEL FERDPJ = ((M*P-6)*P*2**(2*K))*P-2
120 INDULTOMMER A ET L";A,L
130 DE2**A*SCR(2)
110 11 LOD THEN 200
135 TI LED THEN 170
140 RETAUT "MAGE DE SOLUTION : L'ECHELLE EST TROP COURTE" :STOP
140 RETAUT "MAGE DE SOLUTION DOUBLE P= -1" :STOP
200 A=-1; P=0
210 E1=,000)
217 K=2-L*L/(A*A)
225 P=-5
210 COURT 1200
240 P1=
240
```

Fig. 9. – Programme de résolution du problème « de l'échelle » utilisant la méthode de Newton comme sous-programme de résolution de l'équation.

L'équation de la tangente au point  $(x_i, f(x_i))$  est donnée par la relation :

$$y - f(x_i) = f'(x_i) (x - x_i)$$

où  $f'(x_i)$  est la dérivée de la fonction au point  $x_i$ .

Afin de calculer le point d'intersection entre la tangente et la droite des x il suffit d'annuler y et de remplacer x par  $x_{i+1}$ . On obtient ainsi la formule d'itération dite « formule de Newton » :

$$x_{i+1} = x_i - \frac{f(x_i)}{f'(x_i)}$$

Ces considérations conduisent à l'organigramme de la **figure 8.** 

Cet organigramme limite à N le nombre maximum d'itérations.

Cette méthode peut en effet ne pas converger à cause de l'influence des erreurs d'arrondi et il est prudent de limiter le nombre d'itérations.

Pour l'application au problème de l'échelle, comme nous étions sûr d'obtenir rapidement une bonne convergence, nous n'avons pas pris de précautions particulières. Le listing du programme est présenté **figure 9.** 

Dans un prochain numéro nous vous présenterons des compléments concernant la résolution des équations et l'application aux calculs de racines carrées.

J.P. LAMOITIER \*

\*J.-P. LAMOITIER est ingénieur-conseil et auteur de nombreux ouvrages sur le BASIC.

### L'analyse et la programmation en BASIC scientifique

La programmation en BASIC scientifique a rencontré parmi nos lecteurs un vif intérêt.

Aussi, afin de mieux orienter cette série, notre auteur J.-P. Lamoitier vous serait reconnaissant de bien vouloir nous retourner le coupon ci-dessous dûment rempli, à :

MICRO-SYSTÈMES « BASIC Scientifique »

15, rue	de la Paix, 75002 Paris
Quels sont les types de sous-programm	es mathématiques que vous souhaitez voir publiés ?
☐ Statistiques ☐ Calcul d'intégrales définies ☐ Equations différentielles	☐ Résolution d'équations ☐ Systèmes linéaires ☐ Autres
Types de programmes d'applications ?	
☐ Génie civil ☐ Electronique ☐ Physique	☐ Recherche opérationnelle ☐ Calculs financiers - aides à la décision ☐ Autres
Quels langages de programmation com	naissez-vous?
☐ BASIC ☐ FORTRAN ☐ PASCAL	□ APL □ Autres
Quels micro-ordinateurs utilisez-vous?	
Avez-vous une petite imprimante?	
	***************************************
Nous vous remercions vivement de	votre collaboration.





### M. MEKEIRELE

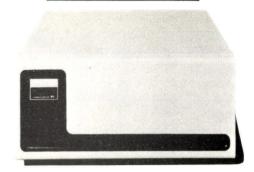
telex 85917 DERMEK

Stationsstraat 128

B-8560 VICHTE-ANZEGEM tel. 056/77.93.11







17 MEGB.

- HARDWARE: cpu z 80

ram 64 KB

ram 4 KB
monitor loader
Floppy disk 2 units 322KB
I/O: real time clock-DMA-interrupt.
SIO: (Rs232, current, TTL): 2 chanels
PIO: (TTL): 8 bits x 2 ports

IEEE

Optional: Windchester type disk memory

Digital: Cassette tape (3 unites) Floppy Disk (2 units) Light Pen

Color Display Printer - graphic Printer -XY Plotter

- SOFTWARE: Dosket: Fortran IV - Basic interpreter -

compiler

Cobol - Macro assembler etc. PL/3 - Pascal

CP/M: Fortran 80 - M. Basic - C. Basic Cobol 80 - PL/3 - Pascal etc.

TOUS MATERIELS COMMODORE PET - CBM ET PERIPHERIES

NOUS RECHERCHONS DES POINTS DE DISTRIBUTION POUR LA FRANCE.

### SYSTEM SPECIFICATIONS

CPU

Microprocessors

Twin Z80A's with 4MHZ Clock Frequency. One Z80A (the host processor) performs all processor and screen related functions. The second Z80A is "down-loaded" bij the host to execute disk I/O. When not processing disk data, the second Z80 may be programmed by the host for other processor related functions.

Floppy Disk

Storage Capacity

320K total bytes formatted on two MPI double density drives. Optional external 10-300 megabyte hard disk storage is available using optional S-100 bus adaptor.

Internal Memory

Dynamic RAM ROM Storage

64K bytes dynamic RAM. 1K bytes standard. Allows ROM "bootst-rapping" of system at power-on.

CRT

Display Size

12-inch, 20 MHZ

Communications Auxiliary Interface Parallel Interface S-100 Bus

Universal RS-232 asynchronous. Radio Shack TRS-80 compatible. Printed circuit edge connector provided for connection of optional S-100 bus adaptor. Half or Full Duplex

Addressable Cursor

Transmission Mode

System Utilities Disk Operating System DOS Software

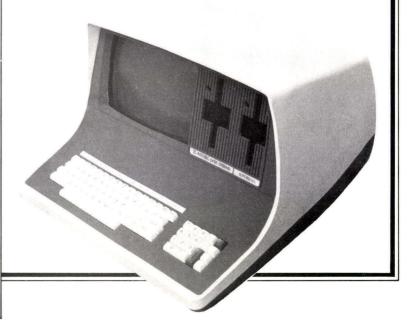
CP/M

solute addressing.

An 8080 disk assembler, debugger, text editor and file handling utilities.

Direct positioning by either discrete or ab-





### Les Codecs

L'avènement des transistors a permis aux administrations des télécommunications de nombreux pays de mettre en œuvre, et d'introduire progressivement, de nouvelles techniques de transmission.

Basées sur un principe développé en 1962. appelé Modulation par Impulsions Codées (MIC), ces dernières techniques font largement appel à un ensemble de composants spécifiques codeurs. décodeurs, plus généralement appelés CODECs.

Ces composants spécialisés bénéficient actuellement des progrès réalisés en matière d'intégration, et laissent entrevoir un marché fort prometteur. Aujourd'hui la plupart des codeurs-décodeurs qui équipent les centraux sont conçus en éléments discrets et chacun d'eux gère un paquet de 32 voies. Comme ces composants subissent une rapide évolution et qu'ils vont s'implanter massivement dans les systèmes de transmission, il n'est pas étonnant de constater que de nombreux fabricants de semi-conducteurs développent actuellement leurs propres CODECs.

Nous vous proposons, dans cet article, la description des différents circuits qui permettent de réaliser l'ensemble des fonctions d'un CODEC.

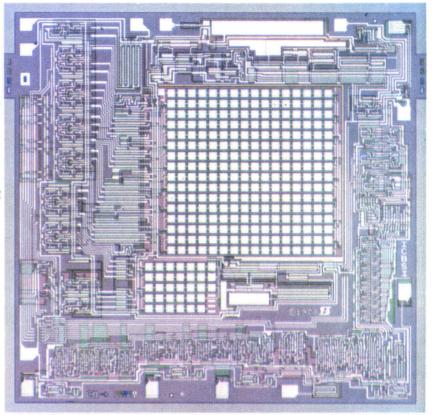


Photo I. — Microphotographie d'un décodeur (loi A).

### Les techniques de transmission

La technique de transmission des communications téléphoniques mise en œuvre par les Télécommunications qui reste encore la plus répandue est la transmission du signal analogique. Néanmoins, de plus en plus, se développe maintenant des systèmes de transmission numérique.

Dans un mode de transmission numérique, il est bien entendu nécessaire de coder le signal analogique téléphonique en signal numérique. Ce signal numérique, porteur d'information est ensuite transmis sur le support de transmission.

Lorsque l'on recherche à augmenter le nombre de voies transmises sur un même support, il est nécessaire de multiplexer\* l'ensemble de ces voies. Il existe deux types de multiplexage: le multiplexage en fréquence et le multiplexage numérique (ou tem-

porel) qui offre des débits d'informations plus élevés. Par exemple, le multiplexage numérique peut regrouper 30 voies sur une même

Quel que soit le type de multiplexage retenu, le flot d'information utilise comme support une onde dite « porteuse ». Si l'un des paramètres caractéristiques de cette onde (fréquence, phase ou amplitude) est modifié par le signal analogique ou numérique on dit alors que cette onde est « modulée ». Lors de la réception, un démodulateur restitue le signal initial, avant modulation.

Les systèmes numériques ont commencé à se développer grâce à la technique de Modulation par Impulsions et Codage (M.I.C.). C'est une technique de transmission multiplexée selon laquelle le signal analogique est échantillonné, mesuré, quantifié, transformé en un signal numérique et inséré dans une trame afin d'être transmis sur un support de télécommunication (câbles coaxiaux. faisceaux hertziens).

### Le codec dans une liaison téléphonique

Le codec contient un système codeur qui transforme un signal analogique en un signal digital et un décodeur qui effectue la conversion inverse. Le processus de codage\* opère selon une loi non linéaire généralement appelée « companding » qui n'est autre qu'une compression par le codeur et une expansion par le décodeur (fig. 1).

Dans le cas d'applications téléphoniques, ceci confère un degré d'intelligibilité élevé lorsqu'une

<sup>\*</sup> Multiplexage: Technique de transmission qui permet le transport simultané de plusieurs signaux sur une même ligne.

<sup>\*</sup> Codage: Représentation d'informations par d'autres informations selon un processus de correspondance donné (le code).

Le processus de codage et de décodage des informations conforme aux caractéristiques des lois A et  $\mu$  est appelé companding.

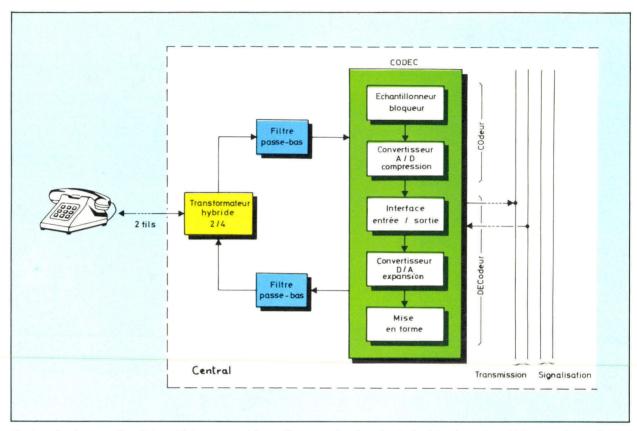


Fig. 1. — Configuration d'une liaison téléphonique numérique utilisant un codec. Pour plus de clarté, les circuits de multiplexage et de signalisation ne sont pas représentés.

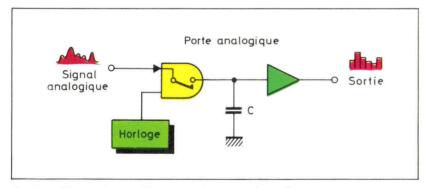


Fig. 2. — L'échantillonneur bloqueur. A chaque impulsion d'horloge, la valeur analogique d'entrée est mémorisée dans un condensateur.

personne parle à voix douce ou à voix forte dans le téléphone. Le choix d'une caractéristique de transfert linéaire aurait pour effet un déclin constant de la qualité de la voix au fur et à mesure de la réduction des niveaux de signal.

Dans un réseau téléphonique la voix du correspondant est acheminée sous forme d'un signal analogique de fréquence variable. La gamme de fréquence prévue par la normalisation internationale s'étend de 300 à 4300 Hz. Le codeur échantillonne le signal analogique émis, à intervalles de temps réguliers et uniformes. Les travaux de Shanon dans ce domaine ont montré que la conversion peut être effectuée sans perte significative d'informations dès que la vitesse d'échantillonnage est au moins égale au double de la plus haute fréquence à examiner.

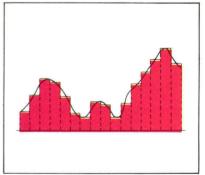


Fig. 3. – Lors de l'échantillonnage, le signal analogique est transformé en une succession de niveaux.

La fréquence d'échantillonnage universellement choisie dans le cadre des applications téléphoniques est de 8 kHz. On considère en effet qu'une fréquence limite de 4 000 Hz suffit à restituer assez fidèlement une conversation. Il est donc nécessaire dès l'entrée du système de codage de réduire la bande passante du signal à 4 kHz par un filtre passe-bas, ceci, pour éviter toute distorsion numérique-analo-

Les Codecs Télécommunications

gique due à la conversion puis analogique-numérique qu'introduirait le CODEC.

A la suite du filtre passe-bas, l'opération d'échantillonnage est confiée à un circuit appelé échantillonneur bloqueur (fig. 2).

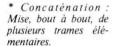
Ce circuit mémorise l'information analogique dans une capacité (C), entre deux commutations successives. Cette opération d'échantillonnage permet de transformer une information analogique continuement variable en une succession de niveaux constants. (fig. 3) de durées suffisantes pour effectuer ensuite leur conversion en un signal digital binaire. Selon la résolution (6, 7 ou 8 bits...) du convertisseur digital/analogique on obtiendra, pour chaque échantillon, un mot binaire constitué d'une succession de bits, ce choix étant fonction du niveau de distorsion jugé acceptable. Dans les applications de téléphonie, un codage sur 8 bits est universellement adopté. Le but de ce codage est de produire un code numérique à 8 bits qui représente la valeur comprimée (encadré 1) d'un échantillon analogique d'entrée. Conformément aux normes du CCITT (Comité de Coordination International des Télécommunications et Téléphonie) cette compression est réalisée dans le système Européen par une caractéristique de codage non linéaire connue sous le nom de loi logarithmique (encadré 2). L'information codée sous forme d'un signal digital est ensuite transmise en série. La vitesse de transmission adoptée pour le système européen est de 2,048 M bits/seconde.

Or, à la fréquence d'échantillonnage du signal analogique (8 kHz) nous avons un échantillon toutes les  $125 \mu s$  (T = 1/F).

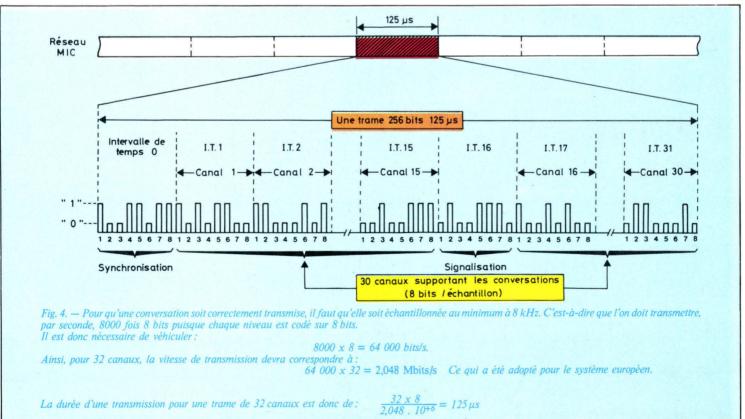
La vitesse de transmission du signal série (2,048 M bits/seconde) permet pendant cette période de 125 µs le passage de 256 bits soit 32 x 8 bits. Ainsi, moyennant certaines précautions, ce n'est pas une voie mais 32 voies qui pourront être acheminées en série sur la même paire de fils. La **figure 4** montre la concaténation\* de plu-

sieurs « trames » de 125 us et le partage de cette trame en 32 intervalles de temps composés chacun d'un mot de 8 bits correspondant à la valeur comprimée d'un échantillon analogique. Parmi ces 32 voies, 30 voies seulement supportent réellement des conversations téléphoniques, en effet, deux intervalles de temps sont alloués respectivement à la synchronisation (intervalle 0) et à la signalisation (intervalle 16). Il est clair que ces deux informations sont indispensables au niveau du décodeur et du système de réception afin d'effectuer la synchronisation et l'aiguillage corrects de chaque voie vers son correspondant respectif.

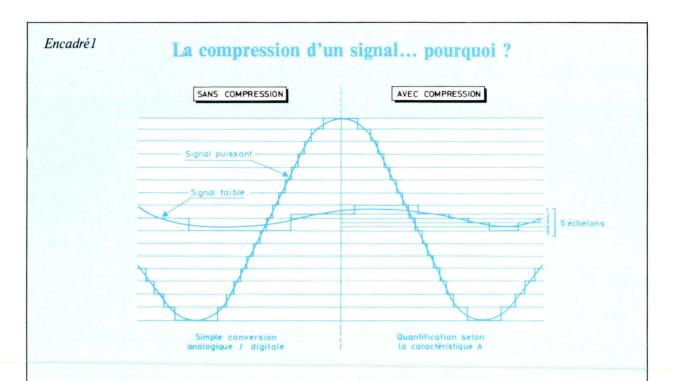
Les voies de transmission téléphonique utilisant le procédé MIC sont acheminées par 4 fils afin de fonctionner en duplex intégral\* (2 paires pour chaque sens de transmission). Ce n'est en effet qu'au niveau du circuit d'abonné qu'une paire supporte simultanément les 2 sens de transmission. La séparation des signaux : deux fils différentiels – quatre fils non



\* Duplex intégral : Transmission sur un circuit de données exploité dans les 2 sens simultanément.



Pour maintenir le rapport signal/bruit à peu près constant on effectue une compression du signal suivant une loi logarithmique.



L'amplitude de chaque échantillon du signal analogique est codée par un mot de 8 bits ce qui permet de distinguer 256 niveaux. L'erreur faite en assimilant un échantillon à la valeur la plus proche parmi ces 256 niveaux est considérée comme un bruit dit de quantification. Si tous les échelons étaient égaux, l'imperfection de codage serait d'autant plus grande en valeur relative que l'amplitude du signal analogique serait faible. Aussi opère-t-on préalablement une compression du signal suivant une loi logarithmique afin de maintenir un rapport signal/bruit de quantification à peu près constant en fonction du niveau...

La compression effectuée lors de la conversion analogique/digitale (codage) est obtenue en utilisant les espacements non uniformes des niveaux (les premiers échelons étant plus resserrés). Les signaux de faibles amplitudes sont mieux « définis » par ce type de quantification. La **figure A** illustre le codage d'un signal faible quantifié par 5 échelons alors que le même signal n'est « défini » que par deux niveaux quand on effectue une simple conversion analogique digitale.

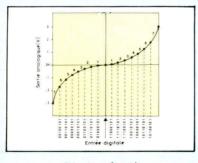
La loi de compression du standard européen est appelée **loi logarithmique A.** 

Le codage correspondant à la loi A fait appel à des segments de part et d'autre de l'axe horizontal 0 V. Ces segments constituent une approximation de la loi A. Le facteur de compression (rapport du plus grand intervalle/le plus petit intervalle de codage) est de  $2^6 = 64$ .

L'amélioration apportée par le companding (compression-expansion) pour les petits signaux est de 24 dB.

La **figure B** montre les caractéristiques de transfert du codage et du décodage ainsi que la fonction de transfert globale d'un codec.

Fig. B. - Caractéristiques de transfert global d'un codec (entrée analogique/sortie analogique).



3.10V 3.05V 3.05V VFX

Décodeur (loi A)

Codeur (loi A)

Transfert

Encadré 2

### La génération du signal MIC : Loi $\mu$ ou Loi A ?

Le CCITT (Comité de Coordination International des Télécommunications et Téléphonie) recommande actuellement deux systèmes M.I.C. et les deux ont été adoptés mondialement. Il s'agit des systèmes suivants :

- Le système à 30 canaux qui a été adopté par la majorité des administrations européennes (loi A).
- 2) Le système à **24 canaux** d'Amérique du Nord qui a été introduit pour remplacer le système d'origine Bell T1 (loi  $\mu$ ).
- Le système à **24 canaux CCITT** recommande 8 chiffres de codage suivant la loi logarithmique de compression suivante :

$$F(x) = \operatorname{Sgn}(x) \left[ \frac{\ln (1 + \mu | X|)}{\ln (1 + \mu)} \right]$$

avec 
$$\mu = 255$$
 et  $-1 \le X \le 1$ 

On utilise ce système à loi  $\mu$  en Amérique du Nord et au Japon. La vitesse de transfert série est de 1,544 M bits /seconde.

• Le système à **30 canaux CCITT** utilise également 8 bits de codage suivant la loi logarithmique A suivante :

$$F(x) = Sgn(x) \left[ \frac{1 + \log_{10} A | X|}{1 + \log_{10} A} \right]$$

pour  $1/A \le |x| \le 1$ 

$$F(x) = \operatorname{Sgn}(x) \left[ \frac{A |X|}{1 + \log_{10} A} \right]$$

pour  $0 \le |x| \le 1/A$ 

- x est le signal d'entrée
- Sgn (x) est le signe correspondant à la polarité du signal
- $-|\bar{X}|$  est l'amplitude (valeur absolue) de x

-A = 87.6.

La vitesse de transfert série est de 2,048 Mbits/seconde.

Ces équations constituent donc des méthodes pour modifier la fonction réellement logarithmique et mettre la fonction de compression dans les limites des possibilités d'étude et de fabrication.

Le processus de codage et de décodage qui est conforme aux caractéristiques de la loi A et de la loi  $\mu$  est connu sous le terme de **companding**.

symétriques est confiée à un transformateur hybride utilisé dans les centraux téléphoniques. Cette séparation 2 fils/4 fils, une paire par sens de transmission, facilite la mise en œuvre d'amplificateurs dans la plupart des liaisons intercentraux.

### Le rôle du codec

Outre les problèmes de standardisation dus à l'usage outre atlantique des normes différentes (AT et T American Telephone and Telegraph et Bell T1), l'étape critique du système CODEC est la transformation de chaque échantillon analogique en code numérique. Les signaux vocaux nécessitent un rapport signal/distorsion constant sur une gamme dynamique étendue, cette contrainte nécessite l'usage d'une loi de compression logarithmique. Une organisation véritablement logarithmique des mots binaires est impossible car ceci nécessiterait une gamme dynamique infinie et donc un nombre infini de codes. Une méthode consiste à approcher au mieux l'enveloppe de la courbe logarithmique par une succession de segments.

La conversion de codage (A/N) est réalisée par l'utilisation d'un algorithme de traitement par pesées ou approximations successives, et par des réseaux capacitifs ou résistifs. Un réseau contient des condensateurs (ou résistances) reliés sous forme binaire pondérée, ce réseau permet de déterminer le segment où se trouve l'échantillon analogique. Un comparateur effectue la comparaison entre l'échantillon analogique d'entrée et une tension de référence très stable via le réseau capacitif. Plusieurs valeurs de décisions du comparateur sont nécessaires pour définir le segment et le mot binaire correspondant. Lorsque la conversion A/N est achevée le mot de 8 bits est chargé dans le registre de décalage de sortie et un nouveau cycle de conversion peut commencer. Les informations numériques sont alors déchargées à la sortie du codeur pendant l'application d'une impulsion de synchronisation, simultanément, le codeur charge l'échantillon analogique suivant.

Le fonctionnement du décodeur est plus simple et plus rapide car il suffit de transformer le code 8 bits parallèles du registre à décalage interne en échantillon analogique. L'agencement de base du décodeur est néanmoins similaire à celui du codeur.

Alors qu'en Europe on utilise la loi de « companding » (compression-expansion) appelée loi A, aux Etats-Unis on fait appel à une caractéristique de codage logarithmique noté loi  $\mu$  255. En pratique, il y a peu de différences entre ces deux lois. Néanmoins, de nombreuses controverses existent afin de déterminer laquelle est la « meilleure ». Elles invoquent généralement des arguments variés au sujet de la position à l'origine (offset) de chaque loi. De toutes manières, les constructeurs de semi-conducteurs, conscients de l'ampleur du marché, fabriquent des codecs correspondant aux deux lois A et  $\mu$  de companding (parfois, dans le même boîtier, la sélection s'effectuant par une broche).

# Codec partagé ou codec monovoie ?

Certains systèmes partagent un codec pour 32 voies (fig. 5) les partisans de cette méthode concèdent volontiers qu'elle pose quelques problèmes, mais qu'en contrepartie elle offre de nombreux avantages tels que :

- une consommation par canal plus réduite,
- un coût par voie moins élevé.
- une meilleure approche quant à l'optimisation des divers circuits par l'usage de la technologie appropriée pour chaque fonction,
- un nombre de boîtiers par canal nettement inférieur.

Une deuxième méthode consiste à utiliser un codec par voie (fig. 6). Certes, le nombre de composants et la consommation augmentent mais globalement on pro-

Les signaux vocaux nécessitent un rapport signal/bruit constant sur une gamme dynamique étendue.

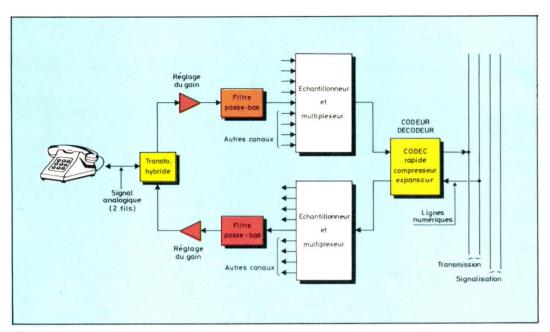
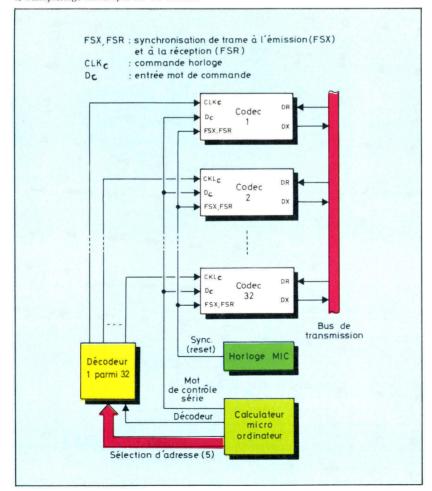


Fig. 5. — Synoptique d'une liaison utilisant un codec unique. Le codage numérique est réalisé pour un ensemble de 32 voies.

Fig. 6. — Organisation générale d'un système conçu autour de 32 codecs monovoie réalisant le multiplexage numérique sur 32 canaux.



fite de nettes améliorations parmi lesquelles :

- le codeur peut travailler à des vitesses inférieures puisqu'il dispose d'un intervalle de temps complet pour traiter un échantillon,
- l'élimination de la diaphonie (posée par l'usage d'un codec pour 32 voies).

Un avantage supplémentaire provient du fait que toute défaillance d'un codec rend inopérationnelle une voie, au lieu de 32. Certains constructeurs poussent en avant cette technique car elle permet de résoudre plus simplement les problèmes d'insertion dans la trame MIC, du mot binaire délivré par chaque codec.

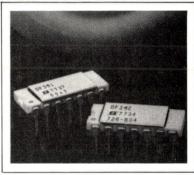


Photo 2. – Codeur (DF 341) et décodeur (DF 342) commercialisés par Siliconix.

C'est par ailleurs vers la solution du codec monovoie intégré que s'oriente actuellement la DGT (Direction Générale des Télécommunications) puisqu'une consultation a été lancée en juillet 79 pour le développement d'un codec monovoie à filtre intégré. Ces codecs monovoies entièrement intégrés contiendraient aussi le filtre actif nécessaire à l'émission et à la réception de chaque voie. La consommation en mode opérationnel ne devrait pas dépasser la centaine de milliwatts et descendre à moins de 10 mw en état d'attente (stand-by).

### Bibliographie:

- La téléinformatique de Vuitton, Leclercq et Bouvier, La documentation Pratique.
- Documentation Siliconix, Intel, Motorola.

Juillet-Août 1980

### PLAGELECTR **JEORMATIOL**

### **CLERMONT-FERRAND**

47. 49. rue Jules Verne - 63014 Tél.: (73)92.13.46 - poste 445



### CENTRONICS

Imprimantes séries 700

### **DIGITAL Equipment**

- Imprimantes LA 34 . LA 120
- Visues VT 100
- Série PDT 11

### LÉANORD

SILEX micro-ordinateur . 64 K . ASS . BASIC . PASCAL Graphique . DOS . Disque

### M.S.I.

Saisie autonome, lecture optique MSI 77-88 paramètrable et programmable

### PERKIN - ELMER

Visues BANTAM 550, Super OWL 1250

### **TEXAS Instruments**

- Imprimantes série OMNI 800
- SILENT 700, KSR 743
- Terminaux mémoires à bulles pour saisies portables, avec transmission des données sur ligne téléphonique par coupleur acoustique.
- Mini ordinateurs de gestion du 771 à la série des DS



Pour plus de précision cerclez la référence 120 du « Service Lecteurs »

# Formation continue à la micro-informatique

### Nous proposons 3 possibilités :



### M Journée d'initiation à la micro-informatique.

Elle a pour objet de montrer, à travers la programmation (avec travaux pratiques) et à travers des applications, les possibilités et les limites de la micro-informatique. Dates: lundi 25 août

lundi 20 octobre Prix de participation :

500 F HT

### ■ Stage de 1 semaine de programmation BASIC.

Avec travaux pratiques (un micro-système 48 K pour deux participants). En fin de stage, on sait établir un programme de gestion de fichier avec consultation en temps réel. Ce stage ne nécessite pas de connaissance de départ en informatique. Dates:

du 25 au 29 août du 20 au 24 octobre Prix de participation : 3 500 F HT

### ■ Stage de 3 jours disquettes consacré à l'organisation, à la

programmation et à l'exploitation de fichiers sur disquettes magnétiques. à travers l'étude du Disk Operating System APPLE II - ITT 2020. Travaux pratiques sur micro-systèmes (un 48 K + lecteur de disquettes pour deux participants). Ce stage nécessite

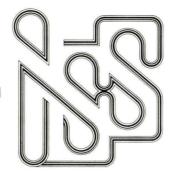
- soit d'avoir suivi le stage de
- 1 semaine de programmation au préalable ;
- soit d'avoir une bonne connaissance théorique et une sérieuse pratique de BASIC ITT 2020-APPLE II.

Date: du 15 au 17 décembre Prix de participation : 2 736 F HT

Le nombre de places pour chaque stage est strictement limité à la fois pour la qualité de l'enseignement et par les contraintes du matériel. Un support de cours très complet est fourni. Déjeuners pris en commun, compris.



### l'informatique douce Renseignements et inscriptions à KA - 6 rue Darcet 75017 Paris Téléphone 387.46.55



# étude, recherche, création, hard et soft, mini-micro...

Nous réalisons actuellement sur un système "clefs en main" des installations répondant à des besoins aussi spécifiquement différents les uns des autres que peuvent l'être, par exemple, ceux d'un Institut de Beauté ou d'un cabinet d'Assurances...

et nous avons effectué une "grande première"

avec le système vidéodisque Thomson géré par ordinateur H.P. 1000 réalisé pour l'Agence de Voyages CLUB ESPACE

INFORMATIOUE SYSTEME SERVICE

89, BOULEVARD DE SEBASTOPOL - 75002 PARIS TEL. 233 89 18 / 233 58 51 - TELEX : ISS 240 450 F

Pour plus de précision cerclez la référence 122 du « Service Lecteurs »

### serec s.a. à NANCY

a choisi pour vous les meilleurs systèmes micro-informatiques actuels

APPLE II + 48 K Mini disquette 116 K Nombreuses interfaces





vente - location analyse programmation maintenance technique

 ■ Imprimante traitement de texte

DYNABYTE

Multiutilisateurs jusqu'à 5 postes



UNITE CENTRALE: 48 K à 512 K
DISQUE SOUPLE: 630 K à 4.000 K
DISQUE DUR: 10 à 32 millions Octets



CLAVIER ECRAN TVI 1.920 caractères



IMPRIMANTE TI 810 150 c/s - Bidirectionnelle Optimisée

serec s.a. une équipe régionale à votre service

36, rue de Metz, 54000 NANCY - Tél. (8) 332.12.60

# Dix microprocesseurs 8 bits

En réalisant, pour vous, cette synthèse des dix microprocesseurs 8 bits les plus connus et les plus utilisés actuellement, nous avons voulu constituer un véritable ouvrage de référence et de travail offrant tous les points de comparaison.

Ainsi, pour chacun des microprocesseurs abordés, vous trouverez bien entendu des éléments de base comme les noms des constructeurs, les caractéristiques générales, le brochage, la configuration des registres, d'un système minimum... Ils constituent l'aspect « hard » de ces composants.

Mais nos efforts se sont aussi portés sur : l'aide à la mise au point, l'outil de développement, la carte d'évaluation et le support logiciel.

En effet, le support logiciel concerne les différents moyens de programmation qui offrent à l'utilisateur la possibilité de programmer en assembleur ou en langages évolués.

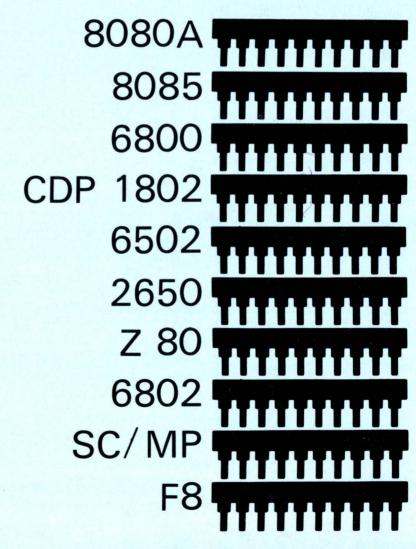
Ne nous y trompons pas, ceci est un des points fondamentaux et sans support logiciel il est souvent plus sage de renoncer à un microprocesseur.

Un autre aspect important de cette étude est certainement le tableau complet des jeux d'instructions permettant de traduire instantanément un mnémonique en code hexadécimal (et vice versa).

Enfin, pour ne pas lasser le lecteur, ces dix microprocesseurs ont été traités sur quatre numéros successifs.

Nous vous présentions, dans nos deux derniers numéros, les microprocesseurs : 8080 A, 8085, 6800, CDP 1802, 6502 et 2650.

Aujourd'hui, vous trouverez les fiches techniques des microprocesseurs Z 80 et 6802.



# MICROPROCESSEUR 6802

Introduit sur le marché peu après le 6800, le microprocesseur 6802 de Motorola a bénéficié des progrès réalisés en matière d'intégration. En effet, le 6802 intègre dans un même boîtier, un microprocesseur 6800, son circuit d'horloge et 128 octets de mémoire RAM. Ainsi, le 6802 est entièrement compatible au niveau logiciel avec le 6800. L'ensemble des signaux et la discipline de bus de ces deux microprocesseurs sont similaires.

Le 6802 est présenté dans un boîtier 40 broches, et cependant aucun signal n'est multiplexé.

En cas de coupure de l'alimentation, les 32 premiers octets de la RAM interne peuvent être sauvegardés grâce à l'existence d'une broche baptisée V<sub>CC</sub> S (Stand by).

### Caractéristiques générales

Constructeur: Motorola.

Secondes sources: Hitachi, Sescosem, Fairchild, AMI.

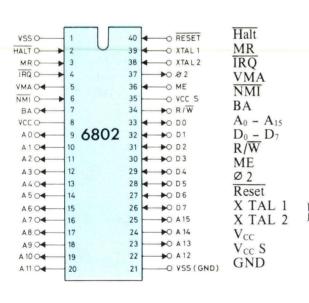
- Technologie: N-MOS gate Silicium.
- Capacité d'adressage : 64 K-octets
- Fréquence horloge interne : 1 MHz (Fréquence du quartz 4 MHz).
- Autres versions: 68A02 (1.5 MHz),

68B02 (2 MHz).

- Nombres d'instructions : 72.
- Modes d'adressage : Direct, relatif, immédiat, indexé, implicite, étendu, accumulateur.
- Alimentation unique: 5 volts.
- Interruptions : Logicielle (SWI) ; deux broches d'interruption dont une

prioritaire et non masquable (NMI).

- Particularités :
  - Mémoire RAM interne de 128 octets comprise entre les adresses 0000 et 007F.
- Les 32 premiers octets de cette RAM peuvent être sauvegardés en mode faible consommation.



### **Brochage**

Arrêt du microprocesseur.

Signal d'allongement (périphériques lents).

Demande d'interruption.

Validation de l'adresse mémoire.

Demande d'interruption non masquable.

Bus disponible

Bus adresses.

Bus données.

Lecture/Ecriture.

Validation de la mémoire interne.

Phase 2 du signal d'horloge.

Entrée de réinitialisation.

Broches du Quartz

(4 fois la fréquence de l'horloge interne).

- + 5 volts.
- + 5 volts(tension de sauvegarde.)

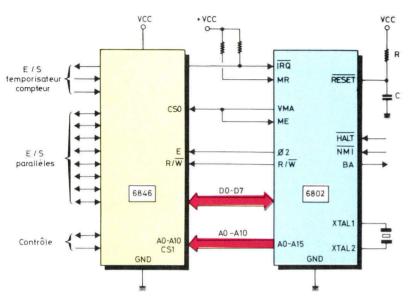
Masse.

### Tableau des codes « opération »

1	0	1	2	3	4	5	6	7	8	9	A	В	C	D	E	F
0		NOP inh			*	*	TAP inh	TPA inh	INX inh	DEX inh	CLV inh	SEV inh	CLC inh	SEC inh	CLI inh	SE1 inh
1	SBA	CBA				*	TAB inh	TBA inh		DAAinh		ABAinh				
2	BRA rel		BHI rel	BLS rel	BCC rel	BCS_rel	BNE rel	DEQ rel	BVC rel	BVS rel	BPL rel	BM1 rel	BGE rel	BLT rel	BGT rel	BLE rel
3	TSX inh	INS inh	PUL A	PUL B	DES inh	TXS inh	PSH A	PSH B		RTS inh		RTI inh			WAI inh	SW1 inh
4	NEGA			COMA	LSR A	380	ROR 4	ASR A	ASL A	ROL.A	DEC A		INC A	TST A	*	CLR A
Š	NEGB			COMB	LSR B	*	ROR B	ASR B	ASL B	ROLB	DEC B	*	INC B	TST B		CLR B
6	NEG ind		3	COMind	LSR ind		ROR ind	ASR ind	ASL ind	ROL ind	DEC ind		INC ind	TST ind	JMP ind	CLR ind
7	NEGete	160	8	COMete	LSR ete		ROR ete	ASR ete	ASL ete	ROL ete	DEC ete		INC ete	TST ete	JMP ete	CLB ete
8	SUB A imm	CMPA imm	SBC A ir	ım ·	ANDA imm	BIT A imn	LDA A imm		EOR A imm	ADC A imm	ORAA imm	ADDA imm	CPX A imm	BSR rel	LDS imm	*
9	SUB A dir	CMP A dir	SBC Ad	r ·	ANDA dir	BIT A dir	LDA A dir	STA Adir	EOR A dir	ADC A dir	ORAA dir	ADDA dir	CPX A dir	*	LDS dir	STS dir
A	SUB A ind				ANDA ind	BIT A ind	LDA A ind	STA Aind	EOR A ind	ADC A ind	ORAA ind	ADDA ind	CPX A ind	JSR ind	LDS ind	STS ind
	SUB Aete									ADC A ete				JSR ete	LDS ete	STS ete
	SUB B imm									ADC B imm					LDX imm	
	SUB B dir									ADC B dir					LDX B dir	STX B dir
	SUB B ind				ANDB ind									*	LDX ind	STX ind
F	SUB B ete	CMPB ete	SBC B et	e .	ANDB etc	BIT B ete	LDAB ete	STA B ete	EOR B ete	ADC B ete	ORAB ete	ADDB etc			LDX ete	STX ete

MICRO-SYSTEMES Juillet-Août 1980

### Système minimum



La configuration minimale d'un système à base d'un 6802 est simple puisqu'elle ne regroupe en fait que deux circuits. Il s'agit du microprocesseur 6802 qui intègre déjà 128 octets de mémoire vive (RAM) et du boîtier combiné 6846.

Le 6846 comporte 2 048 octets de mémoire à lecture seule (ROM programmable par masque), associés à un système d'entrée-sortie bidirectionnel sur 8 bits et un compteur-temporisateur programmable (16 bits).

Une configuration équivalente réalisée à l'aide du 6800 aurait nécessité quatre boîtiers.

### Configuration des registres

### Configurations des 6 registres :

- 2 accumulateurs 8 bits A et B.
- 1 registre d'index IX sur 16 bits.
- 1 pointeur de pile SP sur 16 bits.
- 1 compteur ordinal PC sur 16 bits.
- 1 registre d'état sur 8 bits.

En plus de ces 6 registres internes, le microprocesseur 6802 contient une mémoire vive (RAM) de 128 octets. Cette RAM est implantée aux adresses comprises entre 0000 et 007F. Sa validation est confiée au signal ME (Memory Enable).

### RESET VCC S GND ACCA Accumulateur A DO-D7 ACCB Accumulateur B RIW LX Registre d'index PC Compteur programme HALT XTAL 1 SP Pointeur de pile XTAL 2 0000 1 1 H I N Z V C Registre d'état -128 -RAM Retenue (du bit 7) Dépassement NMI Zero. VMA ◀ Negatif Masque d'interruption IRQ 007F Demi-retenue (du bit 3)

### Interfaces et circuits spécialisés :

- 6820 : interface parallèle : 2 ports 8 bits (PIA).
- 6850 : interface série (ACIA).
- 6840: temporisateur programmable.
- 6844 : contrôleur DMA.
- 6846: Integre en un boîtier 2 koctets ROM, 8 E/S parallèles, 1 temporisateur-compteur programmable.

### Kits de base

### ou cartes d'évaluation :

KIT « D5 », MEX 6802-46.

### Outils de développement :

Ligne EXORCISER, Carte USE, SWTPC.

### Systèmes universels:

Tektronix, Genrad Future-Data,

Hewlett-Packard, Micmain...

### Le support logiciel :

- Assembleur.
- Interpréteur BASIC.
- Compilateur BASIC.
- Compilateur FORTRAN. Compilateur PL 1 (MPL).
- Compilateur COBOL.
- Compilé interprété : PASCAL.

# MICROPROCESSEUR Z 80

Commercialisé en 1976, le Z 80 n'est pas une amélioration du 8080. Sur une puce de l'ordre de 20 % plus grande que celle du 8080 A, le Z 80 intègre près de 8 000 transistors (4 500 sur le 8080 A).

Le jeu d'instructions du Z 80 est porté à 158 instructions (696 avec les différents modes d'adressage) et comprend toutes les instructions du 8080 A. Cette très nette amélioration au niveau software permet à l'utilisateur de bénéficier de 8 modes d'adressage, ainsi que d'instructions de recopie, d'entrée-sortie et de comparaison par bloc. Le code machine du 8080 est compatible avec celui du Z 80. Ainsi, un programme conçu pour le 8080 A tourne aussi sur le Z 80.

Un des points forts du Z 80 est son aptitude à gérer les interruptions grâce à ses 3 modes d'interruption, et, la structure d'interruption en « guirlande » de ses différents contrôleurs.

### Caractéristiques générales

Constructeur: ZILOG.

**Secondes sources:** MOSTEK, SGS, NEC, SHARP.

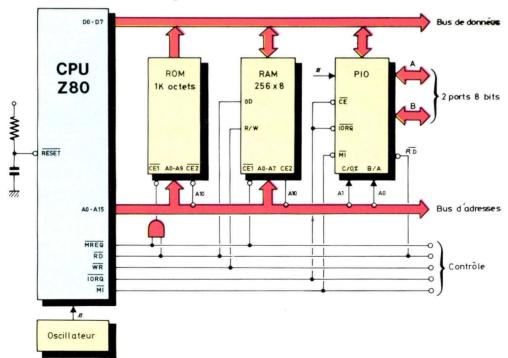
- Technologie: MOS canal N, porte silicium.
- Capacité d'adressage : 64 k-octets.
- Fréquence d'horloge : 2,5 MHz.
- Autre version: Z 80 A (4 MHz).
- Nombre d'instructions: 158 (avec les différents modes d'adressage: 696).
- Modes d'adressage : implicite, immé-

diat, relatif, direct, par registres et indexé.

- Alimentation : + 5 volts.
- Interruptions: 2 broches d'interruption: INT (masquable) et NMI (non masquable). Trois modes de réponses différents. Tous les périphériques acceptent la configuration en « guirlande » (Daisy-Chain).
- Particularités :
- Entrées/sorties spécialisées (possibilité d'adressage 256 ports).

- Compteur et logique de rafraîchissement (7 bits) pour les mémoires dynamiques.
- Instructions de manipulation et d'adressage au niveau du bit (registre ou mémoire).
- Instructions de transfert E/S, de recopie et de comparaison au niveau d'un bloc.
- Deux jeux de registres (A; PSW; B,
   C; D, E; H, L) dupliqués.

### Système minimum



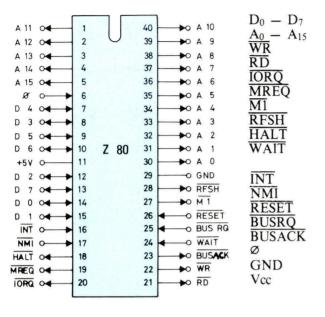
Le système minimum ci-dessus, organisé autour du Z 80, fait appel à 1 k-octet de mémoire ROM et 256 octets de RAM destinés à stocker des programmes d'applications et de données. Le coupleur d'entrée/sortie PIO Z 80 est connecté sur le bus de données et met à la disposition de l'utilisateur 16 bits d'entrée/sortie compatibles TTL.

L'horloge délivre un signal carré d'amplitude 5 V ; pour les systèmes travaillant à faible vitesse, un simple oscillateur RC peut suffire.

L'ensemble du système fonctionne avec une seule source d'alimentation de + 5 volts.

- MICRO-SYSTEMES Juillet-Août 1980

### **Brochage**



Bus de données Bus d'adresses Sélection d'écriture Sélection de lecture Opération d'entrée-sortie Demande d'accès à la mémoire

Premier cycle machine

Signal d'échantillonnage du rafraîchissement

Processeur en arrêt de traitement (exécution d'un HALT)

Demande de synchronisation avec les mémoires et périphériques

Demande d'interruption masquable

Demande d'interruption non masquable

Signal d'initialisation

Demande d'accès aux bus (DMA)

Acquittement de la demande d'accès aux bus

Horloge TTL à phase unique

Masse

Alimentation + 5 V

### Configuration des registres

### Configuration des 22 registres

Le Z 80 possède au total 22 registres accessibles à l'utilisateur. Parmi ces 22 registres, nous pouvons noter : deux jeux de registres équivalents contenant chacun un accumulateur, un mot d'état, six registres généraux 8 bits (ou 3 x 16 bits). Un seul jeu de registres (ou un accumulateur) étant disponible à la fois, le programmeur choisit de travailler sur l'un d'eux sachant qu'il peut passer de l'un à l'autre par une instruction d'échange.

- 2 accumulateurs A et A'.
- 2 mots d'état PSW et PSW'.
- 2 jeux de six registres généraux sur 8 bits ou (3 x 16 bits).
- Un compteur ordinal sur 16 bits : PC.
- Un compteur de rafraîchissement sur 7 bits : R.
- Un registre de pages d'adresse pour les interruptions: 8 bits (I).
- Un pointeur de pile SP sur 16 bits.
- Deux registres d'index IX, IY sur 16 bits.

### RESET PSW P/0 N C S Z AC SZ AC % N C MREQ IORQ Soustraction Parité ou débord D0-D7 1/2 retenue INT NHI A0 - A15 8 H BUSRQ RD В BUSACK 8 PC IX RESH SP IY HALT

### Interfaces et circuits spécialisés

PIO: Circuit d'entrée/sortie parallèle programmable (2 ports de 8 bits).

CTC: Circuit d'horloge programmable (4 compteurs décompteurs).

DMA: Circuit d'accès direct mémoire 2 canaux DMA.

SIO: Coupleur d'entrée-sortie série, programmable en mode asynchrone ou synchrone (procédure IBM, BiSync et SDLC).

### Kits de base ou cartes d'évaluation

Cartes Zilog Z 80 MCB, Mostek SD 80, SGS NBZ 80, Nascom, Kontron Z 80 ECP.

Outils de développement : Gamme Zilog ZDS 1, Mostek Système 80 FT, MDX Proto.

Systèmes universels: Tektronix, GEN-

RAD, Hewlett-Packard, PMDS Philips

### Le support logiciel

- Assembleur
- Interpréteur BASIC
- Compilateur BASIC
- Compilateur FORTRAN
- Compilateur COBOL
- Compilateur PASCAL
- Compilateur PL/1 (PL/Z).

# MICROPROCESSEUR Z 80

### Tableau des codes « opération »

Code hexa.	Instructions		Code hexa.	Ins	structions	Code hexa.	In	structions	Code hexa.	Instructions	
00	NOP		56	LD	D, (HL)	D7	RST	10H	ED 67	RRD	
01 уууу	LD	BC, data 16	5 Isss	LD	E, reg	D8	RET	C	ED 6F	RLD	
)2	LD	(BC), A	5E	LD	E, (HL)	D9	EXX		ED A0	LDI	
)3	INC	BC	6 Osss	LD	H, reg	DA ppqq	JP	C, addr	ED A1	CPI	
04	INC	В	66	LD	H, (HL)	DB yy	IN	A, (port)	ED A2	INI	
05	DEC	В	6 Isss	LD	L, reg	DC ppqq	CALL	C, addr	ED A3	OUTI	
06 yy	LD	B, data	6E	LD	L, (HL)	DD 00xx 9	ADD	IX, pp	ED A3	LDD	
07	RLCA	D, data	7 0sss	LD	(HL), reg	DD 21 yyyy	LD	IX, data 16	ED A8		
08	1	AE AE	76		(IIL), leg	Contract of the Contract of th			Comment of the second of the s	CPD	
	EX	AF, AF		HALT		DD 22 ppqq	LD	(addr), IX	ED AA	IND	
09	ADD	HL, BC	7 1sss	LD	A, reg	DD 23	INC	IX	ED AB	OUTD	
0A	LD	A, (BC)	7E	LD	A, (HL)	DD 2A ppqq	LD	IX, (addr)	ED B0	LDIR	
0B	DEC	BC	8 Orrr	ADD	A, reg	DD 2B	DEC	IX	ED B1	CPIR	
0C	INC	C	86	ADD	A, (HL)	DD 34 disp	INC	(IX + disp)	ED B2	INIR	
0D	DEC	C	8 1rrr	ADC	A, reg	DD 35 disp	DEC	(IX + disp)	ED B3	OTIR	
0E yy	LD	C, data	8E	ADC	A, (HL)	DD 36 disp yy	LD	(IX + disp), data	ED B8	LDDR	
0F	RRCA		9 Orrr	SUB	reg	DD 01ddd110 disp	LD	reg, (IX + disp)	ED B9	CPDR	
10 disp-2	DJNZ	disp	96	SUB	(HL)	DD 7 Osss disp	LD	(IX + disp), reg	ED BA	INDR	
11 уууу	LD	DE, data 16	9 1rrr	SBC	A, reg	DD 86 disp	ADD	A, (IX + disp)	ED BB	OTDR	
12	LD	(DE), A	9E	SBC	A, (HL)	DD 8E disp	ADC	A, (IX + disp)	EE yy	XOR	data
13	INC	DE	A Orrr	AND	reg	DD 96 disp	SUB	(IX + disp)	EF Sy	RST	28H
14	INC	D	A OITI	AND	(HL)	The second secon	SBC	A, (IX + disp)	The state of the s		
						DD 9E disp	-	The second secon	F0	RET	P
15	DEC	D dete	A 1rrr	XOR	reg	DD A6 disp	AND	(IX + disp)	FI	POP	AF
16 yy	LD	D, data	AE	XOR	(HL)	DD AE disp	XOR	(IX + disp)	F2 ppqq	JP	P, addr
17	RLA		B Orrr	OR	reg	DD B6 disp	OR	(IX + disp)	F3	DI	
18 disp-2	JR	disp	B6	OR	(HL)	DD BE disp	CP	(IX + disp)	F4 ppqq	CALL	P, addr
19	ADD	HL, DE	B 1rrr	CP	reg	DD CB disp 06	RLC	(IX + disp)	F5	PUSH	AF
1A	LD	A, (DE)	BE	CP	(HL)	DD CB disp 0E	RRC	(IX + disp)	F6 yy	OR	data
1B	DEC	DE	C0	RET	NZ	DD CB disp 16	RL	(1X + disp)	F7	RST	30H
1C	INC	E	C1	POP	BC	DD CB disp 1E	RR	(IX + disp)	F8	RET	M
1D	DEC	E	C2 ppqq	JP	NZ, addr	DD CB disp 26	SLA	(IX + disp)	F9	LD	
	LD		2250 7 7	1		Annual Control of the	SRA	(IX + disp)			SP, HL
1E yy		E, data	C3 ppqq	JP	addr	DD CB disp 2E			FA ppqq	JP	M, addr
IF	RRA	A 100 II	C4 ppqq	CALL	NZ, addr	DD CB disp 3E	SRL	(IX + disp)	FB	EI	
20 disp-2	JR	NZ, disp	C5	PUSH	BC	DD CB disp01bbb110	BIT	b, (IX + disp)	FC ppqq	CALL	M, addr
21 уууу	LD	HL, data 16	C6 yy	ADD	A, data	DD CB disp10bbb110	RES	b, $(IX + disp)$	FD 00xx 9	ADD	IY, rr
22 ppqq	LD	(addr), HL	C7	RST	00H	DD CB disp11bbb110	SET	b, (IX + disp)	FD 21 yyyy	LD	IY, data 16
23	INC	HL	C8	RET	Z	DD EI	POP	IX	FD 22 ppqq	LD	(addr), IY
24	INC	Н	C9	RET		DD E3	EX	(SP), IX	FD 23	INC	IY
25	DEC	Н	CA ppqq	JP	Z, addr	DD E5	PUSH	IX	FD 2A ppqq	LD	IY, (addr)
26 yy	LD	H, data	CB 0 Orrr	RLC	reg	DD E9	JP	(IX)	FD 2B	DEC	IY
27	DAA		CB 06	RLC	(HL)	DD F9	LD	SP, IX	FD 34 disp	INC	(IY + disp)
28 disp-2	JR	Z, disp	CB 0 1rrr	RRC	reg	DE yy	SBC	A, data	FD 35 disp	DEC	(IY + disp)
29	ADD	HL. HL	CB 0E	RRC	(HL)	5750	RST	18H		40 CON	The second second
	100000000000000000000000000000000000000	Secretary Second	1 1000 000			DF	2000		FD 36 disp yy	LD	(IY + disp),
2A ppqq	LD	HL, (addr)	CB 1 Orrr	RL	reg	E0	RET	PO	FD 01ddd110 disp	LD	reg, (IY + d
2B	DEC	HL	CB 16	RL	(HL)	E1	POP	HL	FD 7 0sss disp	LD	(IY + disp),
2C	INC	L	CB 1 1rrr	RR	reg	E2 ppqq	JP	PO, addr	FD 86 disp	ADD	A, (IY + dis
2D	DEC	L	CB 1E	RR	(HL)	E3	EX	(SP), HL	FD 8E disp	ADC	A, (IY + dis
2E	LD	L, data	CB 2 Orrr	SLA	гед	E4 ppqq	CALL	PO, addr	.FD 96 disp	SUB	(IY + disp)
2F	CPL		CB 26	SLA	(HL)	E5	PUSH	HL	FD 9E disp	SBC	A, (IY + dis
30 disp-2	JR	NC, disp	CB 2 1rrr	SRA	reg	Еб уу	AND	data	FD A6 disp	AND	(IY + disp)
31 уууу	LD	SP, data 16	CB 2E	SRA	(HL)	E7	RST	20H	FD AE disp	XOR	(IY + disp)
32 ppqq	LD	(addr), A	CB 3 1rrr	SRL	reg	E8	RET	PE	FD B6 disp	OR	(IY + disp)
33	INC	SP SP	CB 3E	SRL	(HL)	E9	JP	(HL)	FD B6 disp	CP	(IY + disp)
34	INC	(HL)	CB 01bbbrrr	BIT			JP	PE, addr	Company of the Compan		
			STATE OF THE PROPERTY OF THE PARTY OF THE PA	Company of the Compan	b, reg	EA ppqq	100,000	A Marie State Sold	FD CB disp 06	RLC	(IY + disp)
35	DEC	(HL)	CB 01bbb110	BIT	b, (HL)	EB	EX	DE, HL	FD CB disp 0E	RRC	(IY + disp)
36 yy	LD	(HL), data	CB 10bbbrrr	RES	b, reg	EC ppqq	CALL	PE, addr	FD CB disp 16	RL	(IY + disp)
37	SCF		CB 10bbb110	RES	b, (HL)	ED 01ddd000	IN	reg, (C)	FD CB disp 1E	RR	(IY + disp)
38	JR	C, disp	CB 11bbbrrr	SET	b, reg	ED 01sss001	OUT	(C), reg	FD CB disp 26	SLA	(IY + disp)
39	ADD	HL, SP	CB 11bbb110	SET	b, (HL)	ED 01xx 2	SBC	HL, rp	FD CB disp 2E	SRA	(IY + disp)
3A ppqq	LD	A, (addr)	CC ppqq	more to 12 mg	Z, addr	ED 01xx 3 ppqq	LD	(addr), rp	FD CB disp 3E	SRL	(IY + disp)
3B	DEC	SP	CD ppqq	CALL	addr	ED 44	NEG		FD CB disp01bbb110		b, (IY + dis
3C	INC	A	CE yy	ADC	A, data	ED 45	RETN	A CLEANING	FD CB disp10bbb110	RES	b, (IY + dis
3D	DEC	A	CF CF	RST	08H	ED 010nn110	IM	m	FD CB disp10bbb110	Daywood,	
			10000	2						SET	b, (IY + dis
3E yy	LD	A, data	D0	RET	NC	ED 47	LD	1, A	FD E1	POP	IY
3F	CCF	La Carte de la Car	D1	POP	DE	ED 01xx A	ADC	HL, rp	FD E3	EX	(SP), IY
4 Osss	LD	B, reg	D2 ppqq	JP	NC, addr	ED 01xx B ppqq	LD	rp, (addr)	FD E5	PUSH	IY
46	LD	B, (HL)	D3 yy	OUT	(port), A	ED 4D	RETI		FD E9	JP	(IY)
4 lsss	LD	C, reg	D4 ppqq	CALL	NC, addr	ED 4F	LD	R, A	FD F9	LD	SP, IY
4E	LD	C, (HL)	D5	PUSH	DE	ED 57	LD	A, I	FE yy	CP	data
		The second second	1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	1			The second secon		11	~1	

48 - MICRO-SYSTEMES

### FAITES CONFIANCE A UN RESEAU DE PROFESSIONNELS POUR VOUS EQUIPER EN MICRO-INFORMATIQUE

### Systèmes semi-intégrés **DYNABYTE DB 8/2**



- Unité centrale Z 80
- 48 ou 64 K RAM
- Interface parallèle et deux séries RS 232
- 2 mini disques souples de 315 K octets chacune.

Système extensible à 32 millions d'octets sur disque dur et jusqu'à 5 utilisateurs.

### Systèmes intégrés SD SYSTEM



- Unité centrale Z 80
- 64 K octets de mémoire RAM
- Interface parallèle et série
- Clavier alphanumérique et numérique
- 2 unités de disques souples standard : SD 100 = 1 million d'octets

SD 200 = 2 millions d'octets.

### Ecran de visualisation TELEVIDEO

- 24 lignes de 80 colonnes
- Clavier alphanumérique, numérique et touches de fonction
- Gestion complète du curseur
- Interface RS 232 (75 à 19200 b.)
- Bloc mode
- Deuxième page en option.



### Imprimante SUPER-BRAIN

- Matrice 9 x 7
- Majuscules/minuscules
- 120 CPS
- Bidirectionnelle
- Interface parallèle.



### Imprimante TI 810



- Matrice de 9 x 7
- Majuscules/minuscules
- 150 caractères à la seconde
- Bidirectionnelle optimisée
- Entraînement par picots
- Bande pilote électronique.

### Imprimante QUME



- Impression par marguerite
- 45 ou 55 CPS
- Avec ou sans clavier
- Possibilités de graphisme
- Idéale pour toutes les applications de traitement de texte.

Sur tous les systèmes : BUS S 100 - DOS compatible CP/M

FORTRAN - BASIC - COBOL - PASCAL - TRI - ISAM

Traitement de texte - Gestion PME - WORD/STAR - TEXT/WRITER.

### SEREC

36. rue de Metz **54000 NANCY** Tél. (8) 332.12.60 332.01.46

### IGP

9, rue Carpeaux 75018 PARIS Tél. (1) 627.71.43

### **EDR INFORMATIQUE**

Le Concorde 22, quai Bacalan 33000 BORDEAUX Tél. (56) 29.55.83

### CCRI

3. Grande Rue 69800 St PRIEST Tél. (78) 21.31.91

### MICROLOR

85, Bd St. Symphorien 57000 LONGEVILLE/METZ Tél. (8) 766.74.98

### **ICARE INFORMATIQUE**

41, rue Dupetit Thouars 49000 ANGERS Tél. (41) 88.68.73

### AUBE INFORMATIQUE

44, rue de la Paix 10000 TROYES Tél. (25) 43.03.24

Si vous voulez vous ioindre à notre réseau téléphonez au (85) 48.76.22 Demandez Monsieur REISDORF

# Avec MICRO-SYSTÈMES participez à la première course internationale de voitures-robots en construisant votre...

"Markey"



La « rançon » de la technologie LSI est l'abondance des liaisons...

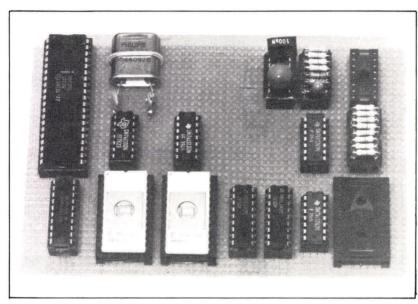
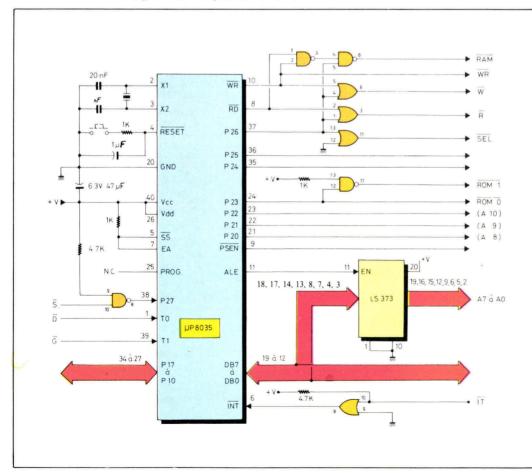


Photo 1. - Le module « Unité centrale » : dix circuits intégrés.

Fig. 1. - Le microprocesseur et son environnement.



### L'unité centrale

Notre montage définitif comporte au total **dix circuits intégrés**, à savoir :

- le microprocesseur 8035 luimême,
- un circuit « Latch » d'adresse 74LS373,
- deux mémoires EPROM 2716 (4 K programme),
- deux mémoires RAM 2114L (1 K octet données).
- deux circuits « drivers » de bus 74LS243.
- un quadruple NAND 74LS00.
- un quadruple OR 74LS32.

La rançon de la technologie LSI, est l'abondance des liaisons, comme le savent bien tous ceux qui ont dessiné ou assemblé un micro-ordinateur; c'est pourquoi il est souhaitable d'adopter, quand on le peut, des notations schématiques simplifiées.

Sur nos dessins, trois voies de circulation des signaux se prêtent à une telle simplification : le bus de données DB, le bus d'adresse A et le port d'entrée/sortie P<sub>1</sub>. Cependant, il est indispensable d'énumérer les broches des circuits concernées.

Pour ce faire, nous utilisons deux procédés :

- Lorsque les broches sont « naturellement » groupées, comme c'est le cas pour  $DB_7$  à  $DB_0$  du micro, nous mentionnons les broches « 19 à 12 », ce qui signifie évidemment que  $DB_7$  correspond à la broche 19,  $DB_6$  à la broche 18, etc.
- Quand il n'y a pas de numérotation évidente, nous précisons dans le même ordre les broches associées; ainsi, sur le latch LS373, DB<sub>7</sub> est relié à la broche 18, DB<sub>6</sub> à 17, puis DB<sub>5</sub> à 14, etc.

Ainsi le schéma, quoique synthétique pour certaines liaisons, donne-t-il toute l'information nécessaire, par exemple, à une réalisation en « wrapping » ou à l'implantation sur circuit imprimé.

### Le microprocesseur

Sur la **figure 1**, en haut et à gauche, sont groupés tous les « raccor-

Lors de la mise au point, le système d'émulation ne peut pas « suivre la voiture » sur le circuit...

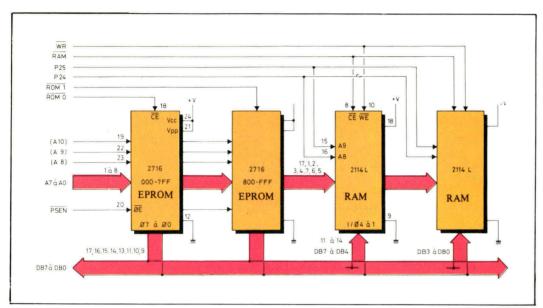
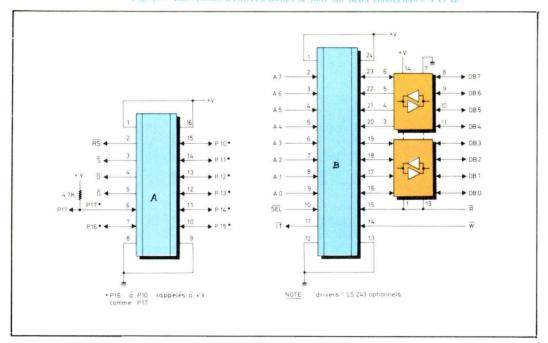


Fig. 2. - La partie « mémoire »,

Fig. 3. - Les renvois d'entrées/sorties se font sur deux connecteurs A et B.



dements d'intendance ». L'horloge comporte un simple quartz connecté entre les broches 2 et 3 ; sa fréquence recommandée se situera entre 4 et 6 MHz (le minimum est 1 MHz). Une instruction du répertoire s'exécute en 1 ou 2 cycles, le cycle ayant la période du quartz, divisée par 15 ; à 6 MHz, les instructions s'exécutent donc en  $2.5 \mu s$  ou  $5 \mu s$ .

Un pont RC, sur l'entrée RESET, garantit une restauration sans aléa à la mise sous tension. On notera la polarisation **obligatoire** de la broche EA du 8035, qui impose au micro l'accès à une mémoire de programme externe.

Pour les accès au programme (validés par PSEN) ou les entrées/sorties externes (validées par RD et WR), l'octet de faible poids d'adresse est recopié dans le latch LS373 par l'impulsion ALE.

Les forts poids d'adresse du programme sont délivrés sur les broches P<sub>20</sub> à P<sub>23</sub>; les trois premières sont re-baptisées (A<sub>8</sub>) à (A<sub>10</sub>) en conséquence, tandis que le signal sur P<sub>23</sub> sélectionnera les premiers 2 K-octets du programme (ROM0), tandis qu'inversé (ROM1), il désigne les derniers 2 K-octets. Cela dit, le montage des deux EPROMs 2716 se passe d'autre commentaire.

### Mémoire de données et entrées/sorties

Les quatre instructions d'un octet d'entrées/sorties sur bus s'énoncent, symboliquement, comme suit :

MOVX A, @R0 | provoquent l'échantillon-nage par RD

MOVX @R0, A | provoquent MOVX @R1, A | WR

L'échange a lieu entre l'accumulateur A et une source (resp. une destination) désignée par un octet d'adresse, préparé par le programme dans l'un ou l'autre des registres R0, R1; cette adresse est échantillonnée dans le latch LS373, grâce au signal ALE.

Ces instructions, dans notre montage, donnent accès:

- soit aux entrées/sorties du module d'interface.
- soit aux 1 K-octet de RAM construits avec deux boîtiers (1 K x 4 bits) 2114L (fig. 2).

La distinction est faite par la sortie P26. Un niveau bas désigne le module d'interfaces, via un « driver » (1/4 LS32), sous le nom de signal SEL, avec validation simultanée de deux « drivers » du même type pour renvoi des signaux RD (qui devient R) et WR (qui devient W).

52 - MICRO-SYSTEMES Juillet-Août 1980

... il faut faire « glisser » sous la voiture un morceau de piste fictif.

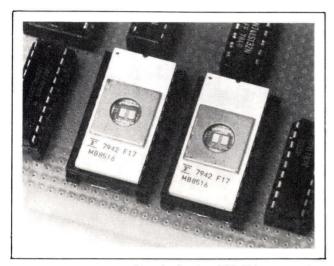
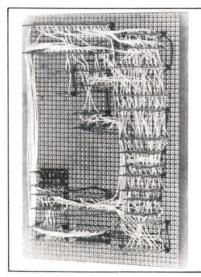


Photo 2. - Les deux EPROMs pouvant mêmo riser 4 K-octets de programme.

Photo 3. - Détails du « Wrapping ».



Un niveau haut sur P26, et la présence de RD ou WR (combinaison réalisée par deux NANDs) valideront la RAM par RAM; les deux sorties P24 et P25 seront utilisées par le programme pour délivrer à cette RAM les deux bits de poids forts d'adresse; ainsi, la RAM est divisée en quatre « pages » de 256 octets.

# Techniques de programmation

A titre d'exemples (dans le cours d'un programme réel, certaines valeurs sont « déjà » dans des

registres, ou une sortie sur P2 est « déjà » en place), nous donnons ci-dessous des séquences-type d'accès (\*):

signaux suivants sont renvoyés sur ce support :

 $\bullet$  sous le nom  $\overline{RS}$ , la restauration du processeur,

• « éteindre » la sortie 3 du 591 # 2

• « lecture » des capteurs liés au LS240 # 1

MOV R1, # 1 0 1 1 1 0 0 0 adresse MOVX A, @ R1 entrée

• Sous-programme d'écriture en RAM, « page » courante

On peut noter que s'il faut « plus d'instructions » nous ne sommes néanmoins pas pénalisés en **volume** de programme par rapport à d'autres processeurs.

## Les renvois d'entrée/sortie

Le renvoi de « bus » est conforme à celui décrit dans le numéro de mars-avril, au brochage du support à 24 points près ; nous avons en effet doublés et regroupés les renvois d'alimentation et de masse (fig. 3).

Deux « drivers » bi-directionnels LS243 ont été prévus ; ils ne sont en principe pas nécessaires pour notre module d'interface, mais ils donnent des signaux plus « sûrs », et préservent la possibilité de « fixer » d'autres interfaces plus exigeants. Cela coûte deux supports, sur lesquels (si l'on veut économiser les 100 mA maxi consommés), on installera de simples plate-formes de raccords « fil à fil ».

On notera par ailleurs que l'entrée d'interruption du processeur INT est relayée par la porte OR restant du 74LS32, avec une polarisation contre les aléas.

Un second support, de 16 points celui-là, reçoit le renvoi du « port » P<sub>1</sub>, avec autant de polarisations pour faciliter son emploi en « entrée » éventuel. En outre, les

- sous les noms  $\overline{D}$  et  $\overline{G}$ , ses entrées T0 et T1 (directement « testables » par des instructions du 8035).
- la ligne restante du port P<sub>2</sub>, montée comme entrée.

Les alimentations et masses sont doublées comme sur le précédent support.

# Pour la mise au point...

Pour vérifier le bon fonctionnement du montage, et, bien sûr, pour mettre au point nos programmes, nous utilisons le mini-système de développement MCT-48 de la RTC, avec sa sonde d'émulation (encadré).

Il va de soi que ce système ne peut pas « suivre » la voiture sur le circuit! Aussi faut-il rendre la voiture immobile, et faire « glisser » sous la voiture un « morceau de piste » fictif, simulant ainsi de façon rudimentaire le défilement de celle-ci, les droites, les virages, etc.

Ce système de développement a comme autre avantage d'avoir la fonction de programmation d'EPROMs; ainsi pourrons-nous également l'employer pour (très bientôt, espérons-nous) « lâcher la bride » de notre bolide...

J.-M. COUR\*

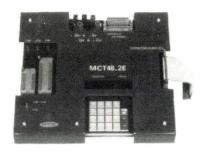
Juillet-Août 1980

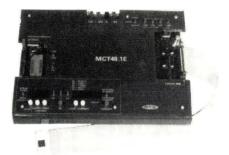


\*Jean-Michel Cour anime la section « Micro-informatique » dans la société d'ingénierie Gixi (Groupe CISI).

### Le système MCT-48 de la R.T.C.

par Jean-Michel Cour





Système de mise au point de la famille 8048 (micro-ordinateur en un boîtier). Le MCT48-1E réalise la fonction d'émulateur et se connecte grâce à un cordon ombilical à la place du circuit intégré. Le MCT48-2E est raccordé au MCT48-1E et comporte une mémoire RAM de 2 K octets pouvant se substituer à la mémoire des micro-ordinateurs.

### Un émulateur autonome...

L'idéal, au plan économique, est de pouvoir **séparer** l'émulateur du système de développement qui, par ailleurs, fournit les services de composition (édition de texte) et de traduction (assemblage, compilation, édition de liens).

En effet, les ressources (mémoire, terminal, disques souples) qui sont nécessaires pour le travail de préparation des programmes, sont sous-utilisées lors de la mise au point « sous sonde » ; et particulièrement, lorsque le montage est « minimum », comme c'est le cas avec les 8048, 8035, etc.

Avec le système MCT-48-1E, R.T.C. propose sous forme d'un **module électronique autonome** la fonction d'**émulation**; autrement dit ce module (connecté dans le montage final par le traditionnel « cordon ombilical » à 40 points) se comporte dans ce montage exactement comme un « micro » de la famille 8048.

Mais en outre, il est possible sur ce module :

- de remplacer sa mémoire-programme par une EPROM du type 2708 ou 2716;
- de travailler en « pas-à-pas », arrêt sur adresse, trappe...
- de synchroniser un oscilloscope (ou un analyseur), sur l'exécution d'une adrèsse de programme;
- de visualiser la mémoire « interne » (registres, etc.).

Déjà bien utile à lui seul pour la maintenance des systèmes « sur le terrain » (par substitution et exécution de programmes-tests), le MCT-48-1E doit être complété d'une mémoire de programme aisément accessible pour devenir un instrument de mise au point efficace.

### ... plus un module de mémoire RAM...

Conçu pour être raccordé au précédent, le module MCT-48-2E comporte essentiellement une mémoire RAM de 2 K-octets. Cette mémoire peut être **substituée à la ROM** interne (ou à la PROM externe) des micro-ordinateurs émulés par le MCT-48-1E.

Pourvue d'un clavier (hexadécimal + fonctions) et

d'un petit affichage à 7 segments, cette mémoire peut être consultée et modifiée rapidement selon un mode opératoire très proche de celui des « moniteurs » classiques.

La mémoire peut également être alimentée (ou recopiée) via une liaison V24/ RS 232 C, selon un format hexadécimal standard. Notons que l'on trouve dans le commerce des magnétophones à cassette qui présentent ce type d'interface, et qui remplacent (avantageusement) le traditionnel lecteur/perforateur de ruban.

Enfin, le module MCT-48-2E comporte deux supports à levier, pour la programmation d'EPROMs des types 2708, 2716/2758, et aussi de la version 8748 du micro-ordinateur.

### ... font un bon compromis

Le couple MCT-48-1E + MCT-48-2E ne comporte aucun élément réellement nouveau en soi. Cependant on notera qu'à l'exception de la « mise au point symbolique » (\*), les facilités de test, modification et sauvegarde sont semblables à celles des dispositifs équivalents, des « gros » systèmes. D'autre part que l'ensemble coûte entre cinq et dix fois moins cher qu'un système de développement classique (à peu près dix mille francs)!

Entre les « kits » aux possibilités vite limitées, et les systèmes de développement complets, les modules MCT-48 représentent un excellent compromis technique et économique.\*\*

La mise au point « professionnelle » de micro-systèmes est de ce fait à la portée d'à peu près toutes les entreprises : voire de certains amateurs (un peu fortunés tout de même).

54 - MICRO-SYSTEMES Juillet-Août 1980

<sup>\*</sup>Utilisation directe des noms de variables et d'étiquettes créés à la programmation, qui nécessite un fort logiciel, et par voie de conséquence un gros système.

<sup>\*\*</sup> Il faut en outre une alimentation généreuse en + 5 V; les tensions ± 12 V sont nécessaires avec la haison V 24; la tension + 28 V, pour programmer les EPROMs.

# Premier championnat international de « voitures-robots »

### Les prix

De très nombreuses sociétés se sont proposées pour doter ce championnat de prix et nous les en remercions vivement.

La liste que nous publions aujourd'hui concerne uniquement les prix qui nous sont parvenus à ce jour.

### 1er prix

Texas Instruments: Un ensemble informatique composé autour de l'ordinateur familial TI 99/4: 15 000 F.

### 2e prix

Heathkit: Un micro-ordinateur Heathkit H 88 en version de base: 8 664 F.

### 3e prix

Transcom: Un micro-ordinateur SORCERER: 8 110 F.

• 4e prix : ILLEL: Une chaîne haute fidélité Pioneer composée d'un amplificateur, d'un tuner AM-FM, d'une platine, d'une platine K7, de deux enceintes acoustiques de 30 W et d'un meuble rack : 4500 F. ● 5e prix : G.R. Electronique : Un micro-ordinateur AIM 65 avec son alimentation : 3574 F. ● Du 6e au 10e prix : R.T.C. : Cinq micro-ordinateurs Instructeur 50 : 2700 F. ● 11e prix : Sybex : Un « computeacher » micro-ordinateur d'études : 2 560 F. ● 12e prix : Procep : Un micro-ordinateur KIM 1 complet : 1750 F. ● 13e prix : G.R. Electronique : Un micro-ordinateur KIM 1 complet : 1750 F. ● 14e prix : Occitane d'Electronique : Un jeu vidéo couleur programmable OC 2000 avec un module Hobby Computer et une cassette course de voitures : 1 500 F. ● 15e prix : I.S.T.C. : Un moniteur vidéo noir et blanc : 1 400 F. ● 16e prix : E.M.R. : Une Unité Centrale EMR type UC 1003 : 1 150 F. ● Du 17e au 26e prix : R.T.C. : Dix kits 2650 KT 9500 SK à assembler : 940 F. ● 27e prix : Codelec : Un bon d'achat d'une valeur de 500 F à prendre sous forme de matériel...

### Le 1er prix de la technicité: 10 000 F

Offert par National Semiconductor, ce prix sera attribué à la machine dont les qualités techniques auront été jugées particulièrement intéressantes par le jury et les ingénieurs de National Semiconductor.

Ce prix consistera en produits National Semiconductor jusqu'à concurrence de 10 000 F.

### La « dotation Micro-Systèmes » : 10 000 F de prix

Les gagnants de ce championnat recevront de très nombreux prix et nous publierons, avec leur accord, la description détaillée des voitures-robots arrivées en tête de l'ensemble des épreuves.

Le but de la « dotation Micro-Systèmes » sera autre.

Nous voulons, d'abord, récompenser ceux d'entre vous qui ont fait l'effort de participer à ce championnat en développant leur propre formule et en concevant un système de gestion programmable original.

Dans cette optique, Micro-Systèmes offrira 10 000 F de prix, en espèces, qui seront attribués non seulement en fonction des performances et du comportement des voitures sur le circuit mais aussi et surtout en fonction de l'originalité et de l'élégance

des solutions adoptées pour :

- la saisie de l'information
- les routines de traitement de l'information (programmes)
- l'architecture du micro-ordinateur de bord
- les qualités de la réalisation de la partie purement électronique
- les qualités mécaniques du véhicule
- l'esthétique.

Nous pensons ainsi répartir plus équitablement l'ensemble des prix.

Toutes les voitures non éliminées sont concernées par cette dotation ; la voiture gagnante au même titre que celle arrivée dernière.

### Faites concourir votre voiture pour une marque

Plusieurs sociétés se sont proposées pour financer un véhicule construit par nos lecteurs. En contre-partie, bien entendu la marque et le sigle de la société devront figurer en bonne place sur la voiture qui portera son nom.

Ceux d'entre vous, intéressés par cette proposition, devront envoyer la description de leur projet à la rédaction de Micro-Systèmes, qui transmettra.

Juillet-Août 1980 MICRO-SYSTEMES - 55

# AUTONOMIE ET PUISSANCE INTÉGRÉES



### MINI-SYSTÈME "TOUT EN UN" Z89

### PRINCIPALES CARACTÉRISTIQUES

2 microprocesseurs Z 80, avec capacité mémoire.
16 à 48 kø utiles-stockage sur disques souples de 102 kø
-écran de 305 mm-clovier type machine à écrire,
touches numériques séparées, 8 touches programmables,
25 lignes de 80 caractères majuscules et minuscules
-double interface RS 232-langage BASIC, MICROSOFT
et DOS sur disquette, TECNOS multiconsole, CPM.

Disponible sur stock.

### la mini-micro de haut niveau

Instrument idéal de gestion entièrement autonome, le Z 89 élégant et robuste est rapidement mis en service dans chaque poste de travail. Le "tout en un" Z 89, un ensemble d'avantages. Facilités de programmation, puissance de traitement, gestion mémoire par le système d'exploitation, capacité de mémoire pratiquement sans limite, manipulation rapide, très bonne lisibilité sur grand écran, même en caractère minuscule.

Le Z 89 améliore les conditions de travail, réduit les coûts et les temps. Le plus performant des logiciels et synthèse des meilleurs dispositifs actuels.

# data systems

DIVISION DE HEATHKIT Centres de démonstration :
Paris 75006/84 ba Saint-Michel/Tel. 326.18.91
Lyon 69003/204 rue Vendôme/Tel. (78) 62.03.13
Bruxelles-1180-737/B7 Ch. d'Alsemberg/Tél. 344.27.32

Juillet-Août 1980

# la mini-micro de haut niveau

**789** MINI-SYSTÈME "TOUT EN UN"



de distribution et de maintenance sur toute la France

### PARIS:

HEATHKIT ZENITH 47 rue de la Colonie 75013 Tél.:(1) 588.25.25

LYON: HEATHKIT ZENITH

204 rue Vendôme 69003 Tél., (78) 62.03.13

LILLE:

HEATHKIT ZENITH 48 place Jacquard 59140 Tél. (20) 57.69.60

### CONCESSIONNAIRES EST:

HEGIE INFORMATIQUE 8 quai Choiseul 58000 Nancy Tél. (83) 36.79.45 **CEGESTI** 

20 rue de Bâle 68300 Saint-Louis Tél. (89) 67.86.18

**RHÔNE-ALPES** 

COGESMA 7 avenue Berthelot 69007 Lyon Tél., (7) 858.18.78

12 rue Duviard 69004 Lyon Tél. (7) 828.70.64

CENTRE-EST

F.F.D BP 238

51010 Châlons-s/Marne Cedex Tél.: (26) 64.35.72

### MIDI MÉDITERRANÉE :

MADIS

26 rue Georges-Claude Z.I. 13290 Les Milles Tél. (42) 26.71.33

### MIDI PYRÉNÉES:

CLEF

33 rue des Coutelliers 31000 Toulouse Tél., (61) 23.75.79

### OUEST:

RADIO SELL SIREVE 1r. Blaveau Port de Commerce 29200 Brest Tél., (98) 46.05.94 D.M.I. La Croix Georgette 72700 Allones Tél. (43) 28.34.28

### DISTRIBUTEURS

### CENTRE:

IMPACT

2 rue d'Amboise 63000 Clermont-Ferrand Tél. (73) 92.17.55

### SUD OUEST:

**OFFIDIS** 10 auai des Chartrons 33000 Bordeaux Tél., (56) 44.85.09

### OUEST:

**ORDIRAMA** 29 boulevard Guist'Hau 44000 Nantes Tél.: (40) 71.61.30

ENITH DIVISION DE data systems HEATHKIT

# **COMPOSANTS** vend digita **EFCIS**

Bordeaux

56.45 84 70 AQUITAINE COMPOSANTS S.A. Parc Industriel 33600 PESSAC Telex 550696F

**Toulouse** 

**61.42 78 82**AQUITAINE COMPOSANTS S.A.
119 Rue des Fontaines 31300 TOULOUSE

**Poitiers** 

49.886050

AQUITAINE COMPOSANTS S.A. 183 Route de Paris 86000 POITIERS

Rennes

**99.5401**53

**OUEST COMPOSANTS sarl** 57 Rue du Manoir de Sevigné 35013 RENNES Cedex Telex WESCOM 740 311F

**Paris** 

1.687 83 36

ILE de FRANCE COMPOSANTS S.A. 14 Rue du Morvan. Silic 525 94633 RUNGIS Cedex Telex 250 969

# avez-vous notre catalogue?

entreprise à l'attention de adresse



### **BOUTIQUE MICRO-INFORMATIQUE**

125 rue Legendre 75017 Paris - Tél.: (1) 627.12.43

OUVERT TOUS LES JOURS sauf le dimanche de 9 h à 19 h sans interruption - M° La Fourche

DÉMONSTRATION - VENTE SUR PLACE ET PAR CORRESPONDANCE - COMMANDE PAR TÉLÉPHONE - CRÉDIT CREG - CARTE BLEUE OU VISA ACCEPTÉES

- Nous possédons LE PLUS GRAND CHOIX DE LIVRES ET REVUES sur la micro-informatique (ouvrages français et étrangers).
- Nous avons DES CENTAINES DE PROGRAMMES pour PET, CBM, TRS-80, APPLE II (Fortran, APL, NEW DOS, etc.).
- Nous commercialisons les micro-ordinateurs PET, CBM, APPLE II. DISK DRIVE, les imprimantes OKI, EPSON, CENTRONICS, TRENDCOM, etc.
- INTERFACES sonores pour PET, CBM, TRS-80 (à partir de 85 FT.T.C. avec listing de programme), housses pour PET, TRS-80, APPLE (49 F T.T.C.).











### NOUVEAUTÉS

**TRS-80** 

APPLE

PET/CBM Interface musicale 4 voix: 650 F TTC

Interface haute résolution : 3.200 F TTC Editor-assembler plus microsoft : 295 F TTC

Compilateur Basic - Microsoft : 1.950 F TTC

Fortran compilateur - Microsoft : 995 F TTC Typing Tutor - Microsoft: 150 F TTC Z-80 Softcard - Microsoft : 3.200 F TTC

Adresse complète ..... désire recevoir votre catalogue complet gratuitement.

ENVOYER à : SIDEG 125, rue Legendre, 75017 Paris

Pour plus de précision cerclez la référence 128 du « Service Lecteurs »

# le kit microprocesseur à portée de tous les doigts

### caractéristiques électriques

alimentation continue	9 v
puissance de sortie maximum sur 50 ohms . 1,5	W
courant consommé au repos $\sim < 0.1 \rho$	, A
nombre d'airs	
contenu dans le microprocesseur	12

### c'est le TMS 1000 de Texas Instruments dans son application carillon de porte

Module carillon de porte livré en kit et utilisant le microprocesseur TMS 1000 de Texas Instruments.

Le KED 04 dispose de 12 airs différents déclenchés par 2 poussoirs. 10 airs sont affectés à un poussoir (porte principale) et 2 airs à un second poussoir (porte de jardin, de garage, etc...)

Le carillon fonctionne selon 2 modalités : mode aléatoire : 1 air est joué au hasard mode sélectif : 1 air particulier est choisi d'après la position du commutateur.

Prix TTC maximum relevé au 31.3.80 **140.00 F** 

### Coupon à nous retourner pour obtenir une documentation gratuite sur le KED 04 et le nom du revendeur le plus proche de votre domicile. Nom ..... Prénom .....

Adresse

### SEFAR

54, rue d'Alsace 92400 Courbevoie

Tél. 333.59.21 Telex 630 856 F

# Le Groupe Art & Informatique de Vincennes

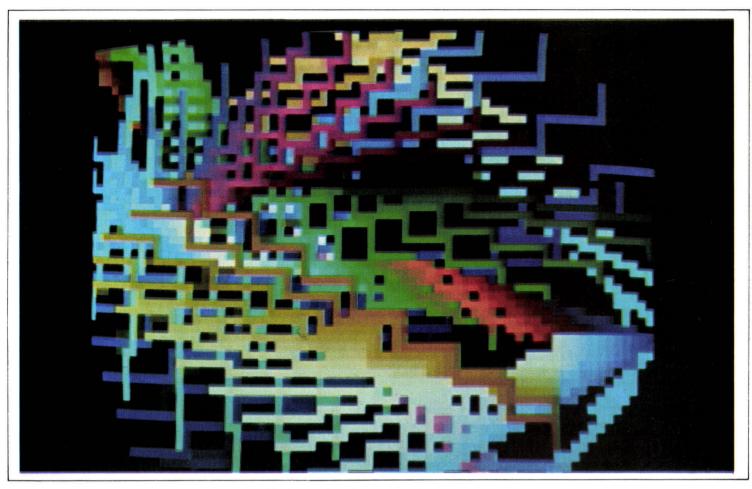


Photo I. - Chacune des formes est définie par un ensemble de paramètres de positions et de couleurs.

Le Groupe Art & Informatique de Vincennes ou G.A.I.V. a été formé en 1969 dans le cadre du Département d'Informatique de l'Université de Paris 8 - Vincennes, en liaison avec les départements de Musique et d'Arts Plastiques.

Il regroupe des artistes plasticiens, musiciens, autour d'une activité commune et d'outils communs: la programmation et les ordinateurs de l'Université. Ceci explique une des caractéristiques fondamentales du Groupe qui est que le travail de conception ou d'analyse d'une part, le travail de programmation d'autre part ne sont pas séparés en des mains différentes : il n'y a pas des artistes et des informaticiens, mais des artistes-informaticiens, ce qui fonde un type de pratique très particulier.

Les plasticiens du Groupe ont centré leur travail depuis 1975 \* autour du système « COLORIX 1 » construit par l'un de ses membres Louis Audoire. Ce système permet de générer par programme des images couleurs à partir de n'importe quel ordinateur.

### La définition de l'image

Le moniteur couleur du système « COLORIX 1 » possède 4047 pixels \* de définition, répartis en 71 colonnes et 57 lignes. La couleur de chaque pixel est déterminée par trois composantes : rouge, vert, bleu. L'intensité de chacune des composantes appartient à l'intervalle (0,15).

Un point de composantes 0, 0, 0 sera noir; un point de composantes 15, 15, 15 sera blanc.

Ainsi avec une couleur résultante codée sur 12 bits (4 bits pour chaque composante) le choix total des couleurs se situera parmi 212 possibles, soit 4096 teintes.

L'ensemble offre aux artistesinformaticiens un système de faible définition mais une palette de grande qualité.

Les fonctions de base de « COLORIX 1 » permettent de colorer un point du moniteur, d'adresse quelconque comprise dans l'intervalle (0,4047). Nous pouvons ainsi générer par programme des images point par point.

### Les options de travail

Il est possible d'utiliser le système suivant deux options:

La première en choisissant de commander « COLORIX 1 » à partir d'un micro-ordinateur, nous

<sup>\*</sup> Depuis juin 1979, le Groupe dispose d'un nouveau système: «COLORIXII», construit par Louis Audoire, comportant 256 lignes sur 512 colonnes de définition et 4096 cou-

<sup>\*</sup> Pixels: rappelons que les pixels sont des

générons des images en temps réel. Michel Bret et Louis Audoire se sont plus spécialement orientés dans l'exploration de cette voie.

### Temps réel et images animées

Des programmes, écrits en assembleur, permettent de faire évoluer une forme (définie par un ensemble de paramètres de positions et de couleurs) selon des paramètres de variation : on peut par exemple faire varier des paramètres définissant la forme entre des limites fixes (on a alors des pulsations créant des rythmes, photo 1), ou générer automatiquement une nouvelle forme à partir de la précédente dès que la limite est atteinte. On se donne ainsi une forme de départ et un processus de génération, nous appellerons cette procédure le mode automatique. Nous avons par ailleurs programmé un mode interactif: l'opérateur peut modifier en temps réel les paramètres du programme au vu des résultats obtenus en fournissant des informations à partir d'un clavier ou d'une tablette graphique (on peut ainsi modifier une dominante de couleur, une vitesse de variation ou même le type de variation). Nous utilisons ce mode pour générer des images en suivant une musique produite par les musiciens du Groupe à l'aide d'ordinateurs. Nous avons ainsi réalisé une sorte « d'instrument d'images » qu'un non spécialiste peut utiliser d'une façon intuitive.

La plus grande définition de « COLORIX II » nous permet depuis juin 1979 de produire des dessins animés en temps différé: une série de formes F1. F2.... sont stockées en mémoire et on fait évoluer une forme F de F1 à F2 suivant une trajectoire T, le logiciel supportant tous les calculs d'interpolation. Il sera ainsi possible de faire se mouvoir un objet dans l'espace à trois dimensions (ce qui suppose des programmes de mise en perspective, de calcul de lignes cachées et de coloration de surfaces).

L'autre option consiste à utiliser le système à partir d'un mini ordinateur programmé en langage LISP. Ce qui a permis à Monique Nahas et Hervé Huitric de développer un logiciel de génération et de traitement d'images à des fins artistiques.

### Les outils de base

Le point de départ fut la construction d'une image à l'aide de « séries continues ».

### La série continue

Chaque composante de la couleur en un point x,y de l'écran est définie par une fonction f(x,y) à des valeurs comprises entre 0 et 15. Une « série continue » est obtenue en choisissant des fonctions continues (suffisamment régulières). Elle est caractérisée géométriquement par les zones d'étalement de valeur fixée K de la couleur, définies par les équations  $f(x, y) = K \text{ avec } 0 \leq K \leq 15,$ autrement dit par un ensemble de lignes de niveau. L'intersection des trois ensembles de lignes de niveau (rouge, vert, bleu) produit l'image finale.

Les séries continues élémentaires sont construites à partir de cercles et de droites. Un exemple simple est celui de la fonction f(x,y) =

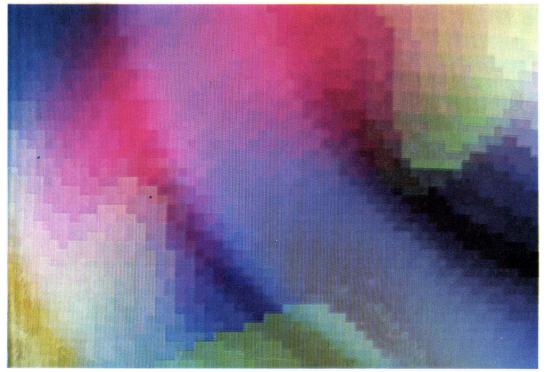
 $[(x^2 + y^2) / (70^2 + 56^2)] * 15$  qui répartit la couleur correspondante suivant des zones circulaires concentriques allant du noir à un sommet de l'écran à l'intensité maximum au sommet opposé.

### Génération d'une image de base

Les séries continues élémentaires se combinent ensuite dans des programmes LISP qui génèrent sur une même image plusieurs séries continues liées entre elles (photo 2).

Un programme construit par exemple une série continue élémentaire à l'intérieur d'un triangle quelconque. Une image plus complexe sera obtenue à l'aide de triangulations successives qui s'écrivent facilement grâce aux propriétés récursives du LISP (photo 3). Les images sont ensuite stockées sur disque et traitées ultérieurement.

Photo 2. - Séries continues obtenues par iteration de séries continues élémentaires



50 - MICRO-SYSTEMES Juillet-Août 1980

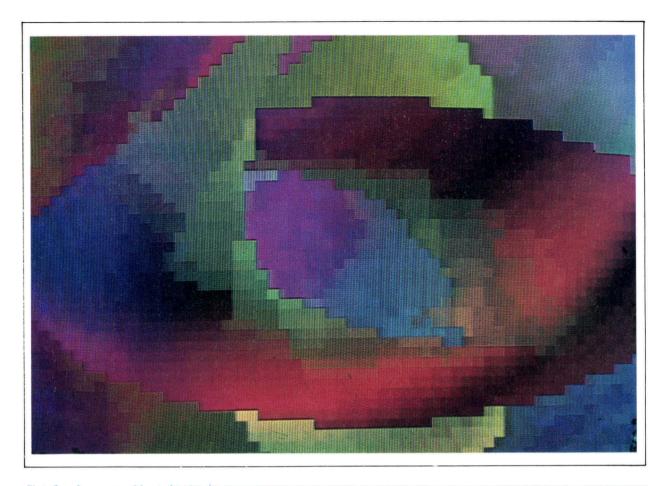


Photo 3. — Image engendrée par des triangles s'appuyant sur deux courbes.

Photo 4. — Image d'une suite construite au moyen d'un opérateur ayant le noir comme point fixe.

Photo 5. - Mélanges d'images.

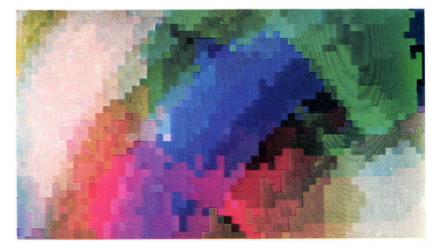
### Travail des images sur fichier : mixage et suite d'images

Les images sur fichier forment un nouvel espace de base avec lequel on travaille au moyen d'un ensemble d'opérateurs produisant des mélanges, des filtrages et des déformations d'image (photo 4).

Le mixage d'images est un exemple très simple \*: l'opérateur est de la forme : m  $(J_1, J_2) = (aJ_1 + bJ_2)/(a + b)$  avec  $a \ge 0, b \ge 0$  où  $J_1$  et  $J_2$  sont deux images. Il est défini terme à terme sur les fichiers : la couleur au point (x,y) de l'image résultante m  $(J_1, J_2)$  est la moyenne pondérée des couleurs au même point (x,y) des deux images  $J_1$  et  $J_2$ . On en déduit une suite d'images définies par :

 $J_n = m (J_{n-1}, J_{n-2})$ 





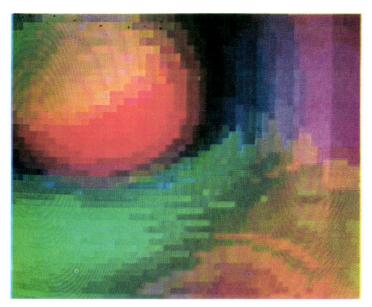
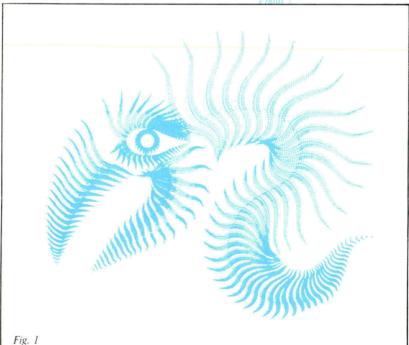




Photo 6



qui converge vers l'image  $[bJ_1 + (a + b) J_2] / (a + 2 b)$ 

Toutes ces images sont des séries continues dès que les deux antécédentes le sont. Du mélange résulte des effets de transparence et une plus grande diversification des teintes (photo 5).

Un effet inverse est obtenu en déterminant les antécédents d'une image donnée dans la suite précédente.

### Utilisation des techniques de théorie des images

Citons en particulier l'accentuation des contours et des contrastes qui s'obtient en égalisant l'histogramme de l'image.

Le développement de l'image en série de fonctions orthogonales ouvre d'autres possibilités. L'utilisation de séries de Fourier permet des effets de filtrage de hautes (ou

Photo 6. – Image dont le développement en série de Fourrier se réduit aux premiers termes (10 termes).

Photo 7. – Exemples de modulation de fréquence,

Fig. 1. — Exemple d'utilisation d'un programme d'animation pour produire des formes répétitives avec variations.

basses) fréquences produisant de nouvelles séries continues (photo 6). Des effets analogues, un peu moins souples, peuvent être obtenus par des développements en fonction de Walsh. D'autres fonctions peuvent être envisagées d'un point de vue génératif, spécifiques d'une répartition graphique donnée.

Notons que l'introduction d'un espace de fréquences spatiales dans le cas de développement en séries de Fourier permet de faire de la modulation de fréquence d'images (photo 7) au même titre que la modulation de fréquence habituelle en musique. En partant d'une image aux variations colorées sinusoïdales pures (en x et en y), on obtient par modulation de fréquence des séries continues très variées n'ayant plus de rapport avec l'image de départ.

En conclusion, nous dirons que l'utopie Art & Informatique formulée en 1969 est devenue une réalité, et même un enseignement actuellement dispensé à l'Université Paris VIII.

### NCC' 80



Disneyland Hotel, entrée du festival des ordinateurs personnels.

Anaheim, Californie, du 19 au 22 mai 1980, tous les aspects de l'industrie des ordinateurs étaient représentés au National Computer Conference plus connu sous le nom de NCC.

Organisé et financé par l'AFIPS (American Federation of Information Processing Societies), et en accord avec sa devise : « des Nouvelles Directions pour une Nouvelle Décennie », le NCC offre une vue complète de l'industrie des ordinateurs et constitue certainement une des plus importantes manifestations mondiales dans ce domaine.

L'exposition principale et les sessions et conférences techniques se sont tenues au « Anaheim Convention Center » tandis que le festival des ordinateurs personnels était présenté au Disneyland Hotel.

Naturellement, la liste des exposants était longue puisque plus de 1 600 exposants représentant 400 sociétés ont réservé un espace dans la « Convention Center ». D'autre part, 75 sociétés exposaient leurs produits, ordinateurs personnels et petits systèmes au Disneyland Hotel.

Le programme des conférences et séminaires comportait 100 sessions divisées selon les 8 grandes catégories :

- architecture des ordinateurs ;
- technologie des ordinateurs et micro-ordinateurs;
- bases de données et communications ;
- bureautique;
- simulation et technologie;
- le logiciel, les langages, la programmation;

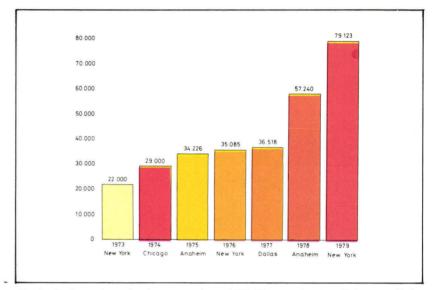


Fig. 1. – Evolution du nombre des visiteurs depuis 1973. (Sources: American Federation of Information Processing Societies.)

- dynamique sociale, et thèmes spéciaux;
- les ordinateurs et le traitement d'image en médecine.

Outre les habituelles conférences sur l'architecture des ordinateurs, de l'ordinateur personnel, la technologie, la programmation, l'ensemble de ces 100 sessions offrait des sujets originaux particulièrement intéressants comme : les ordinateurs et les événements sportifs, l'utilisation des ordinateurs pour les effets spéciaux dans les dessins animés et la télévision, le langage ADA, le traitement d'image en temps réel...

De 1977 à 1979, l'accroissement du nombre des visiteurs a été spectaculaire. Il est passé de 36 000 en 1977 au NCC de Dallas à 79 000 en 1979 au NCC de New York.

Si les 7 conférences passées permettent de tirer des statistiques, il en ressort que la majorité des visiteurs seraient venus de la côte Ouest des USA et principalement de la Californie. Lors du dernier NCC de Anaheim (1978), 69 % des visiteurs étaient Californiens.

De par son organisation, le nombre des exposants et la qualité des conférences présentées, le NCC constitue certainement une manifestation qu'il est important de visiter pour celui qui désire avoir une vue d'ensemble de ce domaine.

Un dernier point à noter, l'année prochaine, le NCC est prévu à Chicago (place Mc. Cormick) les 4, 5, 6 et 7 mai 1981. Pour plus de renseignements, vous pouvez écrire :

National Computer Conference P.O. Box 9658 1815 NO. Lynn St-Arlington VA 22209. U.S.A.

La Californie, Disneyland, Los Angeles, Hollywood, Sunset blv. et... le « Anaheim Convention Center ».

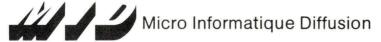


# votre micro-informatique!

Vous êtes industriel, chercheur, enseignant, particulier, membre de profession libérale.

Nous sommes une équipe d'ingénieurs ayant une position de leader sur le marché de la micro-informatique et nous avons une expérience unique en matière d'installation et maintenance de systèmes.

Nous sommes faits pour nous entendre.



47, AVENUE DE LA RÉPUBLIQUE, 75011 PARIS. TÉL.: 357.83.20. 64 – MICRO-SYSTEMES

- Micro-ordinateurs. Apple Commodore Pertec.
- Périphériques.

Floppys, disques durs, imprimantes, terminaux clavierécran, tables traçantes, tables à digitiser.

### • Interfaces.

Pour terminaux de tous types (V24RS232C, 8 bits parallèles). Entrées analogiques. Sorties analogiques. GPIB. Entrées BCD. Cartes base de temps horloge. Calcul rapide.

Ouvert de 9h à 12h et de 14h à 19h. Sauf le dimanche.

Pour plus de précision cerclez la référence 130 du « Service Lecteurs »

Juillet-Août 1980



### pour micro-ordinateurs Apple II, PET, TRS 80.

Microchess, Bridge Challenger, Black Jack, Graphic Games, Statistiques, Gestion de compte bancaire, Gestion de stock... autant d'exemples de programmes sur cassette et disquette développés aujourd'hui sur le marché de la micro-informatique.

Ils couvrent tous les domaines : professionnels, formation, pédagogie, mathématiques, simulation, jeux stratégiques et logiques et un grand nombre d'entre eux sont maintenant disponibles en français.

Devant cette abondance, nous avons voulu y voir un peu plus clair et tenter de recenser l'ensemble des programmes commercialisés dans chacun de ces domaines.

Nous comptions vous les présenter tous en quelques pages, mais cela a pris du ventre et, puisque les mois de juillet et d'août sont plutôt des périodes de détente et de loisirs; nous vous présentons aujourd'hui les programmes consacrés au jeu.

180 programmes sur cassette et disquette destinés aux applications ludiques des micro-ordinateurs réunis et classés par ordre alphabétique auxquels nous avons joint quelques lignes d'explication et de définition du programme, la place occupée en mémoire et un ordre de grandeur de leur prix de vente.

Nous remercions les sociétés Computer Shop Janal, Europe Electronique, ILLEL, Midi-Micro-Informatique, Selfco, Sivéa, Symag, Sybex et Tandy pour l'aide qu'elles ont bien voulu nous apporter dans l'élaboration de ce panorama.

Juillet-Août 1980 MICRO-SYSTEMES - 65



### **ACTION GAMES**

PET 8 K

• • 56 F

Six programmes: SPLAT - CAR RACE - BREAKOUT - BOWLING - SUBS - TANK.

### **ADVENTURE**

Apple II 48 K • • 255 F TRS 80 16 K • 150 F

Jeu d'aventures et d'exploration d'un labyrinthe de cavernes.

### **AIR FLIGHT SIMULATION**

TRS 80 4 K • • 80 F 16 K

Transformez votre TRS 80 en avion: simulation de décollage et d'atterrissage.

### ALERTE **AUX ROMULANS** • • 60 F PET 8 K

Univers dans lequel vous commandez un vaisseau spatial, toujours en alerte contre les patrouilles et les bases des Romulans. Vous ne pouvez que vous ravitailler en fuel et en munitions à votre base.

### **ALUNISSAGE**

PET 8 K

• • 80 F

Deux versions de jeu avec graphisme. Le plus complexe affiche l'altitude, la vitesse de descente et la distance du site d'alunissage. Avec trois niveaux de difficultés. Vous y contrôlez la poussée et le temps de combustion.

### APPLE II « 21 » Apple II 24 K • • 90 F

Jeu de blackjack en haute résolution. 1 à 3 joueurs contre le donneur. Application des possibilités graphiques de l'Apple II.

### **APPLE LIS'NER**

avec votre ordinateur par la parole en utilisant votre lecteur de cassette et un micro. Facile à utiliser occupe 1 K de mémoire pour un vocabulaire de 31 mots.

### **APPLE ORGAN** Apple II 16 K • 140 F

Une facon originale et astucieuse de transformer votre Apple II en un instrument de musique. Possède deux octaves. 18 fonctions disponibles pour l'utilisateur.

sage... 3 programmes: instructions, programme principal et un court programme qui introduit des effets de hasard: brouillard, coups de vent...

### **AUTOS TAMPONNEUSES**

PET 8 K

Jeu très rapide, reproduisant l'animation d'une fête foraine. Vous conduisez une auto-tamponneuse et essayez de heurter celle de l'ordinateur, tout en l'évitant. Attention aux obstacles disposés au hasard. 2 vites-

ses et 3 niveaux de difficulté.

déplace vos pions, suivant vos instructions. Si vous ne désirez pas vous mesurer au PET, faites le jouer contre lui-même. Ce sera une excellente démonstra-

### **BALLISTIQUE**

Apple II



Artilleurs à vos pièces! Un jeu d'adresse et de calcul.

### **BATTLE STAR I** Apple II 24 K • 140 F

Jeu en haute résolution dans le genre guerre spatiale.

BENEATH

Apple II 32 K

**APPLE MANOR** 190 F

Vous permet de jouer le rôle d'aventurier, explorant un monde souterrain de labyrinthes, corridors, pièces, passages secrets, tuant des monstres dangereux, et de trouver des trésors fabuleux. Jeu de stratégie complexe, avec représentation graphiaue.

# EOMLER 5 3\_4 6\_ \_7\_ \_8\_ \_9\_ \_10\_

### APPLE TALKER Apple II 16 K • 135 F

Le programme accepte la voix ou l'information audio par l'intermédiaire d'un mini-cassette et la transforme en bits stockés dans les RAM. L'information peut être transmise par le haut-parleur.

### **AWARI**

PET 8 K

• • 60 F

Un jeu dans lequel vous déplacez vos pions autour d'un damier. L'ordinateur améliore son niveau de jeu, en tenant compte de ses erreurs précéden-

### **BEST OF BISHOP**

Apple II 16 K

230 F

Cette disquette contient les programmes: STAR WARS ROCKER PILOT - SPACE MAZE - SAUCER INVA-SION - APPLE VISION -DYNAMIC BOUNCER.

### **ASTRO APPLE**

Apple II 48 K

PET 8 K



• • 60 F

Pour connaître votre thème astral, votre maison, vos planètes, peut faire des prévisions sur 30 jours et peut comparer votre personnalité avec d'autres pour en déterminer la compatibilité. Sortie sur imprimante ou écran.

**ATTERRISSAGE** 

Authentique simulation en temps réel d'un atterrissage d'avion. Le tableau de bord

vous indique la vitesse, l'alti-

tude, l'angle de descente, la dis-

tance de la piste d'atterris-

### **BABBLE**



Apple II 32 K • • 165 F

Babble est un langage de programmation comme Basic. Mais hautement spécialisé, et plus facile à utiliser; vous définissez les règles que l'ordinateur suivra pour créer des formes et des figures.

### **BACKGAMMON**

PET 8 K

• • 60 F

L'ordinateur lance les dés et

### **BIGGIS** Apple II 48 K • 70 F



16 programmes de jeu et démonstrations pour APPLE.

### **BLACKJACK**

Apple II 8 K PET



60 F 200 F

Jeu de casino sous le nom de « 21 ». L'ordinateur tient la banque et joue contre vous sans tricher.

Apple II 16 K • • 170 F

Vous permet de communiquer

66 - MICRO-SYSTEMES

### **BOARD GAMES I**

PET 8 K • • 75 F TRS 80 16 K

Cette cassette comprend 5 jeux: BACK GAMMON OUBIC - FLIP DISK - WUM-PUS AND II - MUGWUMP.

### **BOMBARDEMENT AERIEN**

PET

• • 60 F

Jeu graphique où vous défendez Londres avec une batterie antiaérienne. Vous gagnez 20 points pour une bombe détruite en vol, et, 30 points par bombardier détruit. Mais vous perdez 100 points par immeuble détruit.

### **BOMBER**

Apple II





Vous pilotez un bombardier aui attaque une colonne de tanks ennemis. La bombe suit une courbe parabolique comme dans la réalité. Si vous visez bien, vous verrez exploser le tank sous vos yeux.

### **BOURSICOTAGE**

PET 8 K



Chaque joueur a 50 000\$ à investir sur le marché. En gérant le portefeuille d'actions des sociétés que vous détenez et en serrant les prix de revient, vous pouvez devenir millionnaire.

### **BOWLING**

Apple II 4 K • • 80 F TRS 80 16 K



Le bowling comme si vous y étiez. Vous contrôlez la position et l'angle de tir.

### **BRAIN GAMES**

Apple II

• • 65 F

Cette cassette contient 7 jeux : NUCLEAR REACTION -DODGEM - DUELING DIGITS - PARROT - MID-POINTS AND LINES -TONES.

### **BREAKOUT**

PET 8 K



Jeu graphique consistant à détruire un mur de briques à l'aide d'une balle et d'une raquette. Jeu actif à partir du clavier, ou de paddle (poignée de jeu).

### **BRIDGE** CHALLENGER

Apple II 8 K • 130 F

PET **TRS 80** 



Bridge contrat à 4 : vous et le mort iouez contre l'ordinateur. Le programme distribue les cartes. Quand la partie est finie, vous pouvez revoir les levées, changer les cartes de main, ou rejouer les levées.





### **CAI PROGRAMS**

Apple II 16 K • • 75 F

Cette cassette contient quatre programmes: USMAPE (découvrez les villes et les Etats d'Amérique) - SPELLING TEST (apprenez l'orthographe américaine) - MATH DRILL (problèmes arithmétiques) WITH CARRY (méthode de calcul avec niveaux de difficultés).

### **CANTER DOWN**

Apple II 24 K • 175 F





Course de haies, les chevaux sont représentés en haute résolution. 2 joueurs.

### **CARDS**

TRS 80 16 K • • 80 F

Cette cassette contient 4 jeux: NO TRUMP - BRIDGE -

STUD POLER - DRAW POKER.

### CASINO I

PET 8 K **TRS 80** 

• • 80 F

Jeu de craps Las Vegas.

### CASINO II

PET **TRS 80** 



8 K • • 80 F

Roulette, Blackjack, très jolie présentation graphique.

### **CHARS**

PET 8 K



La bataille des Ardennes chez vous! Le premier programme totalement intéractif entre deux ioueurs. Six actions indépendantes permettent de commander simultanément le moteur de chaque char et les opérations de tirs. Programme sonore.

### CHASSE **AU LAPIN**

PET 8 K



Un lapin parcourt l'écran de façon aléatoire, disparaissant de temps à autre dans son terrier. Vous le chassez. Vous êtes jugé sur votre habileté.

### **CHASSE AUX SOUS-MARINS**

PET 8 K

• • 60 F

Un nouveau jeu de chasse au sous-marin, au graphisme changeant. Sauvez le convoi en détruisant l'ennemi à l'aide de grenades sous-marines.

### **CHECKERS BACCARAT**

PET **TRS 80** 

8 K • • 80 F

2 programmes: CHECKERS, jeu de dames à l'anglaise et BACCARAT.

### CIBLE MOBILE



Poursuivez une cible mobile, mais vous ne devez pas traverser votre propre traînée dont vous pouvez choisir la longueur en début de partie. Jusqu'à 9

joueurs peuvent y participer. Essayez de jouer contre la mon-

### COFFRE-FORT

Apple II



150 F

Trouver la combinaison.

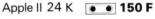
### **COMBAT DE PIONS ET MOIRE**

PET 8 K

• • 60 F

COMBAT DE PIONS se joue avec 2 séries de 3 pions sur damier de 3 x 3. Le but est d'atteindre la rangée opposée, ou d'immobiliser l'ordinateur. MOIRE: dessin sur l'écran d'un motif toujours renouvelé.

### **CONEY ISLAND**





Divers jeux de balles, 1 ou 2 joueurs, PONG, BOUMPER POOL, TARGET, SOCCER, HOCKEY.

### **CONTRY DRIVER**

Apple II 24 K • • 140 F

Simulation de conduite automobile avec les paddles.

### CORPLAN

TRS 80 16 K • 425 F

Jeu complet de simulation de gestion d'entreprise. Analyses de marché, rapports financiers, prises de décisions, étude des bilans.

### **COURSE D'AUTOS**

Apple II PET 8 K • • 74 F 200 F



Simulation de course de voitures. Vous contrôlez la vitesse, le freinage et la direction. Très beau graphisme.

### COURSE **DE CHEVAUX**

Apple II 8 K PET 8 K



Rencontrez « Jean Tuyeaux » l'ami des parieurs. Vous disposez de 1000 F pour tenter votre

### CUBIK

Apple II



Jeu en trois dimensions de Tic Tac Toc joué sur 4 panneaux de 4 lignes et 4 colonnes. Le but est de placer 4 figures en ligne, colonne en diagonale. On peut jouer contre l'ordinateur ou contre un autre joueur.



### DAME CHALLENGER TRS 80 16 K • • 195 F

Programme de Dames, règles françaises, entièrement écrit en langage machine, 10 niveaux de jeu, analyse jusqu'à 10 coups d'avance. Déplacement des pièces sur le damier par mouvement de curseur.

D.C.A.

Apple II



C'est le BLITZ. Chasseurs et bombardiers attaquent.

### **DECISION**

Apple II 16 K • • 80 F



Ce programme vous permettra de sélectionner un investissement ou un type d'action selon vos critères. DECISION vous aidera à choisir votre prochaine voiture, votre appartement...

### **DERBY**

Apple II PET



• • 60 F



Jeu en couleur basse résolution, simule un terrain de courses. Peut prendre des paris dans plusieurs courses.

### **DERNIER CARRE**

Apple II



Une version informatique du jeu des allumettes, mais vous pouvez jouer contre l'ordina-

### **DOCTEUR DALEY** SOFTWARE

Apple II 16 K • 450 F

50 programmes variés. Jeux. éducation, gestion compte bancaire, animation...

### **DOCTEUR ELIZA** • • 123 F

PET 8 K

Dialoguez avec une psychiatre. et elle vous répondra intelligemment. Elle vous aidera peut-être à résoudre vos problèmes, mais... ORD.: Quel est votre problème? VOUS: Je déteste ma mère. ORD.: Pourquoi détestez-vous votre mère? VOUS: Elle ne m'aime pas. ORD.: Qu'est-ce qui vous fait dire cela? VOUS: Et vous, détestez-vous votre mère? ORD.: Si vous permettez, c'est moi qui pose les questions! Et ainsi de suite...

### **DRIEGSPIEL** PET 8 K

• • 100 F

Version pour deux joueurs, du fameux « WAR GAME » transposé sur un échiquier. Chaque joueur dispose d'un échiquier, mais ne voit pas les pièces de son adversaire. L'ordinateur se charge du score et de l'arbitrage, et montre à chacun son propre jeu.

### **DUNDGEON** CAMPAIGN

Apple II 48 K • • 130 F



Jeu d'aventures dans un monde souterrain. Mesurez votre force contre de nombreux obstacles et monstres des ténèbres.

### **EVOLUTION DES ESPECES**

**ESPERANCE** 

**DE VIE** 

A partir de 50 questions concer-

nant votre santé, votre hérédité,

et votre mode de vie, l'ordina-

teur calcule votre espérance de

vie. Ce programme utilise les

critères en vigueur dans les

assurances.

• • 86 F PET 8 K

Programme écrit en langage machine, et simulant l'évolution des cellules. Vous programmez des cellules de base, puis regardez leur évolution.

### **ECOLOGY** SIMULATIONS I

TRS 80 16 K • 150 F

Quatre jeux : POP : modèles de croissance de population STERL: utilisation des pesticides - TAG: population aquatique - BUFFALO: gestion d'un troupeau de buffles.

### **ELECTRIC** PAINTBRUSH

TRS 80 4 K • 130 F 16 K

Permet d'exécuter, toutes sortes de figures en écrivant des programmes, à l'aide de commandes graphiques simples.

### **ELLO**

PET 8 K



Version informatisée du fameux jeu « EDWARD DE BONO ».

Des heures durant affrontez votre ordinateur dans des parties acharnées.

### **ENCERCLEMENT**

PET 8 K



Vous devez enfermer votre adversaire électronique par un mur infranchissable mais attention c'est aussi l'unique volonté du micro-ordinateur. Un jeu de stratégie et de réflexes à trois niveaux de difficultés.



### **FLIPPER**

Apple II 16 K • • 40 F

Jeu de flipper, avec bonus et parties gratuites.

### **FLYING SAUCERS** TRS 80 16 K • 49,50 F

Abattez le maximum de soucoupes volantes.

### **FORTE**

Apple II 16 K • • 170 F

Forte est un langage interpréteur voué à l'exécution musicale. Un programme écrit en FORTE est facile à entrer, lister et éditer. FORTE joue de la musique en utilisant la commande appropriée.

L'opérateur peut faire sortir les sons du haut-parleur ou d'une sortie cassette, pour enregistrement sur une chaîne HiFi connecter au port de sortie de l'ordinateur.

### **FUSEE**

Apple II 8 K



200 F

Décolez et alunissez sans dommages.

68 - MICRO-SYSTEMES Juillet-Août 1980

**GAMES 1** 

TRS 80

• • 56 F

Cette cassette regroupe 5 jeux: BATTLING DEATHSTARS -HANGMAN - LUNAR LAN-DER - MATH RACE -CHECKERS.

**GAME PACK 1** 

**TRS 80** 

• • 139 F

Ensemble de six jeux. On peut jouer aux dames, à l'OXO, piloter un chasseur, une fusée interplanétaire, régner sur le rovaume d'Hammurabi et faire des dessins géométriques.

**GOLF** 

Apple II 4 K PET 16 K **TRS 80** 

• • 80 F 180 F

Jouez au golf chez vous. Suivant votre adresse et votre entraînement, choisissez la taille de votre club, votre ballant et votre handicap.

**GRAND PRIX** 

• • 86 F

Les émotions d'une course de voitures chez vous! Pilotez votre voiture de course sur un circuit mondialement connu. N'oubliez pas que vous ne devez pas emballer votre monstre, sous peine de sortir de la route.

**GRAPHICS GAMES** • • 75 F

PET 8 K

Cinq programmes: LEM -NUCLEAR REACTION -ARTILLERY - BOUNCE -CHECKERS - DODGEM.

> **GRAPHICS** (DAN FYLSTRA)

PET 8 K

• • 130 F

Quatre programmes: PLOT-TERGRAPHE jonction et donnée, résolution 80 x 50 points, échelle automatique et labels des axes. - BARPLOT produit des graphes horizontaux et verticaux avec labels. - LETTER affiche des messages en gros caractères. - DOODLER permet de créer des figures et de les sauver sur cassette.

### **GREMLIN**

PET 8 K

• • 60 F

Il est très difficile de décrire ce jeu où vous manœuvrez un tank, pour détruire tous les ennemis qui envahissent l'écran.

> **GRENADES SOUS-MARINES**

PET 8 K

• • 86 F

Votre mission est de nettover les routes maritimes, infestées de sous-marins ennemis. Cinq échecs apparaissent sur votre sonar. Pourrez-vous les détruire avec vos grenades sous-marines, avant que l'Angleterre ne manque de vivres?

**GUERRE CIVILE** 

Apple II PET





Développé à partir d'un jeu de guerre informatisé, joué au Pentagone, ce programme sophistiqué vous ramène au temps de la guerre civile anglaise. Vous devez contrôler une région entière, en envoyant des éclaireurs, en déplaçant vos troupes... Une partie dure environ 45 minutes.

> **GUERRE DES ETOILES**

PET **TRS 80** 

16 K • • 98 F

Version française des célèbres jeux de bataille de l'espace. Programme sonorisé.

> **GUERRE** SPATIALE

Apple II PET



Version en temps réel, du fameux « STARTREK ». Il v a maintenant 3 niveaux de jeu. Attention: il faut beaucoup d'adresse pour piloter le vaisseau « ENTREPRISE » à travers la galaxie infestée de « ROMULANS » et de « KLINGONS ».

**GUERRE SUR MER** 

Apple II



Oui l'emportera de la marine et de l'aviation... ou de l'ordinateur?

GUN

Apple II



Dans l'Ouest, le traditionnel duel au colt.

**IFR SIMULATIONS** Apple II 32 K • 140 F



Simulations d'atterrissage en haute résolution, représentation du tableau de bord sur votre

INVASION FORCE TRS 80 16 K • • 84,50 F

Aventure galactique. Repoussez les attaques dangereuses des envahisseurs pour sauver la galaxie.

IQ BUILDER

**TRS 80** 



A la fois un jeu et un outil de développement de votre quotient intellectuel.



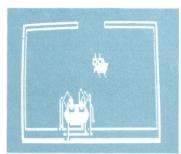
JEU D'ARGENT PET 8 K • • 60 F

Voici l'occasion pour vous d'investir à la bourse et sur les champs de courses. Par chance, vous héritez régulièrement d'un riche oncle d'Amérique. Vous devez vous arrêter à temps et vous retirer sans déclarer vos

gains, sans vous faire arrêter.

JEU DE DAMES PET 8 K • • 74 F

Affrontez votre ordinateur dans une partie de dames. Le damier et les pions sont visualisés sur l'écran, et tous les coups sont validés avant d'être joués.



JEUX D'ENFANTS

PET 8 K

• • 60 F

Ensemble de programmes comprenant « CHERCHEZ LE MOT » où vos seuls indices sont sa première lettre et son genre. « SNAP » un jeu de cartes enfantin, à plusieurs vitesses de jeu. « CONSEQUEN-CES » donne une série de phrases, générées au hasard, décrivant qui a vu qui, qui a fait quoi, avec les conséquences que cela entraîne.

> **JEUX GRAPHIQUES**

PET 8 K

.

5 jeux graphiques: ZAP: conduisez un tout-terrain sur une route semée d'embuches et tirez sur une cible. - SLOP MACHINE: très belle version du « tire-pognon » ou machine à sous. - QUICKDRAW AND TOUCHDRAW: testez vos réflexes face à un pistolero à la gâchette facile. - BLOC-KADE: vous êtes le capitaine du dernier vaisseau, défendant votre planète face au blocus.

> **JUPITER EXPRESS**

Apple II 24 K • • 85 F

Voyage intersidéral au milieu des météorites, attention aux collisions. 9 niveaux de diffi-



### **KNOW YOURSELF** Apple II 16 K • 75 F

Cette cassette contient les programmes: LIFE EXPEC-TANCY (espérance de vie) -PSYCHOTHERAPY (détermine votre état de santé mental) - COMPUTER LITE-RACY (teste le comportement) - SEX ROLE (êtes-vous androgyne?).

nom et la personnalité des chercheurs et de leurs antagonistes, ainsi que l'environnement de la

### LARZAC

PET 8 K

• • 74 F

Simule une bataille de tank avec graphique.

### LASER TANK BATTLE

Apple II 8 K • • 85 F

Bataille de chars pour 2 joueurs.

### LEM

Apple II 16 K ● 50 F



Simule un atterrissage sur différentes planètes en temps réel et haute résolution.

### **LE MANS** ET BLACKJACK

PET 8 K

• • 95 F

LE MANS: course de voitures. - BLACKJACK: jeu du 21.

### **LABYRINTHE**

gran pro, pro, pro, pro, pro, pro, pro

AR AR AR AR AR AR AR AR

Apple II PET



• • 60 F 180 F

Vous devez sortir d'un labyrinthe généré sur l'écran. Si vous vous perdez, l'ordinateur vous montrera le chemin de la sortie.

### LA PATROUILLE DE L'ATLANTIQUE

PET 8 K

• • 74 F

Un jeu naval passionnant où vous commandez un navire de guerre patrouillant le long des côtes de l'Atlantique. Votre mission consiste à couler le plus grand nombre de bateaux ennemis

### LA QUETE

PET 8 K

• •

Vous êtes à la recherche d'un certain objet, tel que l'Atlantide ou le Saint-Graal. C'est vous qui définissez les objectifs, le

### LE MUR

**DE BRIQUES** TRS 80 16 K • • 90 F

Jeu consistant à détruire un mur de briques à l'aide de 3 balles et d'une raquette. 8 joueurs possibles et 10 vitesses de balle.

### LE PRESIDENT

PET 8 K

• • 92 F

Simulation de gouvernement d'un état du Sud-Est Asiatique. En tant que président, vous serez confronté à de nombreux choix: politiques, économiques et humanitaires, dont vous supporterez les conséquences. La façon dont vous arriverez au terme de votre septennat. dépendra de la manière dont vous aurez dirigé votre pays.

### **LES ALIENS** REVIENNENT

PET 8 K

• • 60 F

Vous êtes lâchés dans l'espace, face à des gouverneurs hostiles,

des pirates de l'espace, des aliens alliés et de mortels essaims de météores.

### LES **ENVAHISSEURS**

Apple II 16 K • 110 F

Seul contre les envahisseurs vous devez en abattre le maximum avant qu'ils atterrissent ou qu'ils ne détruisent votre base. Vous possédez 3 bases au départ.

### **LES POEMES DU PET**

PET 8 K

• • 60 F

Poèmes générés à partir de don-

### LES X-WING **ATTAQUENT**

PET 8 K • • 74 F

Version très rapide du combat à mort entre les vaisseaux rebelles « X-WING » et les vaisseaux réguliers « TIE ». L'ennemi ne peut être abattu au'au ravon laser, et, seulement lorsqu'il se trouve dans votre collimateur.

### L'ETOILE **DE LA MORT** • • 86 F

PET 8 K

Programme écrit par un ingénieur de l'Aérospatiale, pour simuler la séquence finale de « La guerre des étoiles ». Pilotez avec adresse un chasseur rebelle « X-WING » pour lancer une torpille sur le point faible de la base, tout en évitant le tir des chasseurs alliés. Un tir au but produit un effet sonore.

### **LE TRIO** • •

PET 8 K

L'ordinateur choisit 9 mots. Vous en tirez chacun un, à tour de rôle, et vous devez en réunir

3. Le PET réalise ceci en 138 coups. Ferez-vous mieux?

### **LIBRAIRY 100**

TRS 80 16 K • • 450 F

Constituez votre programmathèque de base avec 100 programmes sur 5 cassettes en coffret avec manuel d'instructions de 45 pages : BUSINESS AND FINANCE - EDUCATION -GRAPHICS - HOME (DOMESTIQUE) - GAMES (JEUX).

### L'INVASION **DES ALIENS**

PET 8 K

• • 60 F

Les aliens disposent de canons à radiations, et vous, d'un laser au cobalt. Les vaisseaux aliens doivent ouvrir leur champ de force pour tirer. C'est le seul instant où ils sont vulnérables.

### **LOGIC GAME 1**

PET 8 K

• • 75 F

Six programmes: AWARI -BAGELS - CHOMP - FLIP-FLOP - HEXAPAWN - HIO.

### **LOGIC GAME 2**

PET 8 K

• • 75 F

Six programmes: ROTATE -STRIKE 9 - NIM - EVEN-WINS - HILO - BATNUM.

### **LUNAR LANDER**

16 K

TRS 80 4 K • • 80 F

Simulations d'atterrissage sur la lune.

### **MASTERMIND**

Apple II PET 8 K • • 70 F 150 F



Si vous n'avez jamais joué à ce jeu, sachez que vous connaîtrez avec précision vos capacités de déduction. Vos efforts pour trouver un nombre choisi au hasard, à l'aide de clés fournies par l'ordinateur, expriment votre

### **MATTIX**

TRS 80 4 K • • 60 F

Jeu de réflexion et de stratégie sur une grille où se trouvent répartis des nombres de - 10 à

+ 11. votre ordinateur et vous devez choisir ceux-ci suivant certaines contraintes. Celui de vous deux qui aura totalisé le plus grand nombre de points aura gagné.

### MAXIT

PET 8 K

.

Vous vous déplacez horizontalement sur un damier de 8 x 8, alors que l'ordinateur se déplace verticalement.

### **MELODIE**

Apple II 16 K • • 80 F





Vous permet d'entrer un morceau de musique et de le stocker sur disquette. A l'aide d'un tableau fourni. Vous indiquerez les notes et leur durée. Apple II vous jouera la Toccata! etc.

### **MICROCHESS**

Apple II 4 K • 150 F PET 8 K TRS 80 16 K

Pour jouer aux échecs avec votre micro-ordinateur. Respecte les règles du jeu d'échecs. L'échiquier est représenté graphiquement sur l'écran: 8 niveaux de difficultés de débutant à bon joueur. Réponse rapide: 2 minutes environ au niveau 8 (16 K).

### **MICRO-DAMES** 8 K • •

PET **TRS 80** 

Jouez aux dames contre l'ordinateur, avec ce programme écrit en langage machine. Si vous perdez, changez de camp ou faites jouer l'ordinateur contre luimême.

### MICRO MARQUEE

**TRS 80** 

• • 29 F

Faites vos titres à l'aide de ce générateur de caractères.

### **MICRO-MOIRE**

**TRS 80** 

• • 42 F

Faites vous-même vos dessins animés sur l'écran.

### **MICRO-MUSIC**

**TRS 80** 

• • 52,50 F

Ecrivez vos partitions, archivezles sur cassette, écoutez-les auand vous voulez.

### **MID WAY**

Apple II

• • 75 F

Vous êtes attaqué par l'aviation ennemie, essayez de la détruire en partant de vos quatre bateaux aux angles de tirs dif-

### MINES

Apple II



Détruisez votre adversaire avant qu'il ne vous détruise.

### **MOLONG**

Apple II 8 K • • 85 F

Célèbre jeu télévisé.

### MONOPOLY

Apple II



Le plus connu des jeux financiers sur ordinateur.

### MUSIC **KALEIDOSCOPE**

Apple II 16 K • • 90 F

Créer des jeux de lumières utilisant votre Apple II. En partant d'une cassette audio (musique enregistrée) affiche des formes colorées selon l'intensité musicale.

### MUSIQUE

PET 8 K

• • 60 F

Votre ordinateur contient un piano. Le clavier génère 4 octaves, la touche Shift donne les dièses.

### **NAVETTE SPATIALE**

PET 8 K



Pourrez-vous ramener votre

navette spatiale à la base avant de tomber en panne de carburant? Recommandé pour tous les amateurs de jeux de l'espace, sur ordinateur.

### NIM

PET 8 K



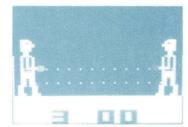
Jeu d'allumettes: forcez la machine à prendre la dernière allumette. C'est vous qui disposez les tas et qui décidez qui joue en premier. Vous pouvez également jouer contre un adversaire humain sous contrôle de l'ordinateur.

### NUMBER **GAMES 1**

PET 8 K



Cinq programmes: GUESS -23 MATCHES - PETTER NUMBER - TRAP - STARS.



### **OIL TYCOON** PET 4 K • • 80 F

Devenez un magnat du pétrole et essayez de contrôler le mar-

### **OREGON**

Apple II 32 K • • 40 F



Voyager à travers cet état au XIXe siècle; représente un parcours. Y parviendrez-vous?

### **ORION STARFLEET**

Apple II 32 K • 175 F



Défendez-vous contre une flotte

d'envahisseurs venant de la planète Orion.

### OSERO-SLALOM

PET 8 K

• • 70 F

Jeu de stratégie sur un tableau de 8 x 8. Vous commanderez astucieusement votre balle pour passer entre des portes de taille variable.

### **OTHELLO**

Apple II 24 K • 136 F



Jeu de stratégie. Vous jouez contre l'ordinateur, haute résolution de l'échiquier et des

### OXO et 3 DIM

• • 60 F

Jeu d'OXO sur une matrice à 3 dimensions: 4 x 4 x4.

### **PENDU**

Apple II 16 K • • 40 F

En français avec une centaine de mots. Possibilité d'étendre le nombre de mots.

### **PIRANHA**

PET 8 K

**TRS 80** 

• • 60 F

Tombé dans une mare infestée de piranhas et de méduses, pour vous en sortir vous devez les faire se dévorer entre eux.

### **POKER**

Apple II 8 K • 90 F PET

16 K

Vous n'avez plus besoin de par-

tenaire pour jouer au Poker!

Les cartes sont battues, puis dessinées sur l'écran. A vous de sélectionner vos cartes pour un gain maximum.

### POT OF GOLD I Apple II 32 K • 350 F



49 programmes de jeux : DRA-GON MAZE - TENNIS OTHELLO - PINDBALL -QUBIC - HORSERACE -ELIZA - SEA WARS - BIO-RITHM. ETC.

### POT OF GOLD II Apple II 32 K • • 390 F



50 programmes de jeux divers: PING PONG - TIC TAC TOC - SOLITAIRE - BASEBALL -BOWLING - AIRPORT TAX MAN - CATCH, ETC.

### **PUZZLE**

Apple II



Exercez votre sagacité sur ce petit casse-tête chinois.

### QUICK, WATSON • • 37,50 F **TRS 80**

A l'aide d'un détecteur de mensonges et de beaucoup de réflexion, trouver le (s) coupable (s).

### **RAMROM PATROL**

TRS 80 4 K • • 80 F 16 K

Trois programmes: RAMROM PATROL - TIE FIGHTER -KLINGTON CAPTURE.

### REBONDS PET 8 K

• • 86 F

Version intéressante d'un jeu de labyrinthe: vous devez diriger une balle qui rebondit sans cesse sur les murs d'un labyrinthe et sur différents obstacles. Vous choisissez le nombre d'obstacles en début de jeu, et votre score est affiché en fin de partie.

### RECETTES **DE CUISINE**

PET 8 K • • 50 F

Ce programme vous offre un choix de recettes, toutes plus allèchantes les unes que les autres, et mesure les proportions correctes des différents ingrédients du plat choisi, et vous guide pas à pas dans sa préparation.

### **RESTEZ-Y** • • PET 8 K

Une idée originale dans les jeux de labyrinthes : au lieu de chercher la sortie, essayez de rester à l'intérieur. Au fur et à mesure que vous vous déplacez, l'écran vous montre la représentation en trois dimensions.

### REUSSITE

PET 8 K

• • 74 F

Une version du « SOLI-TAIRE » beaucoup plus rapide. Chaque coup est validé et le PET ignore les fausses manœuvres. Vous disposez de 1000 F que vous misez comme bon vous semble. Chaque carte remise sur sa pile d'origine vous rapporte un dixième de la mise.

### REVEIL

PET 8 K

• • 60 F

Affichage de l'heure. Avertisseur visuel et rappel de différents messages.

### **RHINOCEROS**

PET 8 K

• • 74 F

Vous pouvez modifier la densité de la forêt, la férocité et le nombre de rhinocéros. Vous pouvez changer de direction aussi rapidement que vous voulez.

### ROULETTE

Apple II 24 K • • 170 F

Simule en haute résolution la table de casino, à vous de narier.

### SARGON II

Apple II 24 K • • 250 F **TRS 80** 

Mode d'emploi en français. Nouvelle version sept fois plus rapide que la version 1. Présentation graphique sur écran, peut iouer contre lui-même et vous aider à trouver votre coup. Niveaux 0 à 7.

### **SCRABBLE**

PET 8 K

• • 60 F

Jeu classique où l'ordinateur mélange les lettres, les distribue et compte les points. C'est l'adversaire qui valide votre mot. En cas de fausse manœuvre vous pouvez reprendre le contrôle du jeu.

### **SCREEN** MACHINE

Apple II 24 K • 170 F

C'est un générateur de caractère programmable. Vous pouvez créer l'alphabet grec, des figures d'échec, des jeux de cartes

### **SEAWOLF**

PET 8 K

. 70 F

Jeu graphique. Torpillage de navires. Se joue à partir du clavier ou de poignées de jeu.

### SENSATIONAL **SIMULATIONS**

PET 8 K

• • 80 F

Cinq programmes: ANIMAL -FUR TRADER - HAMMU-RABL - STOCK MARKET -VORD.

### SIMULATING **SIMULATIONS**

Apple II 16 K • 150 F

10 jeux de simulations tels que : Forest fire, Lost treasure, Crome fishing, Diamond thief. Du plus simple au plus complexe, jeux éducatifs recommandés aux enseignants. Livrés avec une brochure de 64 pages donnant les organigrammes, listings et modifications possibles.

### SKETCHPAD-MAZE PET 8 K • • 95 F

SKETCHPAD: permet de dessiner sur votre écran à l'aide du paddle. - MAZE: vous devez sortir d'un labyrinthe le plus vite possible.

### **SPACE GAMES I**

Apple II 16 K • 75 F TRS 80

Cette cassette contient 4 jeux: LE PILOTE DE FUSEE -INVASION DES SOUCOU-PES VOLANTES - LA GUERRE DES ETOILES -LA BALLE SAUTEUSE.

### **SPACE GAMES 3**

Apple II 16 K ● **75 F** TRS 80

Quatre programmes: ROMU-LAN - STAR WARS - STAR LANES - ULTRA TREK.

### **SPEED WAY**

Apple II 24 K • 140 F

Testez vos qualités de pilote auto. Jeu en haute résolution, déplacement de la voiture avec les paddles.

### **SPORT GAMES**

Apple II 8 K • • 80 F 16 K

Cette cassette contient 4 jeux : BASEBALL - LA COURSE DE CHEVAUX - SLALOM -FLECHETTES.

### STARTREK

Apple II



Tiré du feuilleton télévisé.

### STARWAR

Apple II

● ● 200 F

Jeu tiré de la guerre des étoiles.

# STRAGEGY GAMES Apple II 16 K • • 75 F

Cette cassette contient cinq programmes: Checkers (jeu de dames anglaises) - Skunk (jeu de dés) - UFO (jeu spatial) -Blockade (jeu de l'encerclement) - Genius (jeu des questions).

# SUBLOGIC 3 D Apple II 32 K • • 450 F



Permet de représenter des formes en 3 dimensions sur Apple II et de les animer. Exemple: vous êtes en avion et vous voyez la piste d'atterrissage sous différents angles, selon votre position, le package 3 D vous permet de les représenter et de voir immédiatement la nouvelle représentation selon le déplacement.

# SUBMARINE ATTACK

Apple II

• • 85 F

Vous devez abattre le maximum de sous-marins durant un certain temps. Les sous-marins ont des valeurs différentes, évitez leurs torpilles, elles vous font perdre du temps.

# SUPER INVADERS Apple II 24 K • • 190 F



Seul contre les envahisseurs vous devez en abattre le maximum avant qu'ils n'atterrissent ou qu'ils ne détruisent votre base. Vous possédez 3 bases au départ vous pouvez en acquérir d'autres au-delà d'un certain score. Mais de nouveaux envahisseurs réapparaissent à chaque fois.

### SUPER MORPION PET 8 K • • 75 F

Un morpion à quatre dimen-

sions. Toutes les règles habituelles et d'autres plus spécifi-

# SUPER MUR **DE BRIQUES**

PET 8 K

Cinq vitesses de jeu et possibilité de connecter des « paddle » gauche et droite. La difficulté augmente avec le score. Battrez-vous le record de 10789?

teau peuplé de monstres, nombreuses situations représentées graphiquement en haute résolution.

# **TEST DE PERSONNALITÉ**

PET 8 K

60 F

Le docteur « SINISTRE » vous pose 50 questions indiscrètes. Vos réponses lui permettront de tracer votre profil.

# TIC TAC **TALKER**

Apple II 24 K • 170 F

Est le premier d'une série de

tion: FLIPPER - CONDUITE DE NUIT - VOYAGE A TRA-VERS LES ASTEROIDES.

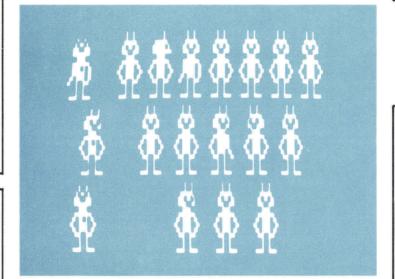
# **TUNNEL VISION** et MAZE CHASE

Apple II

• • 130 F

TUNNEL VISION: labyrinthe en trois dimensions.

MAZE CHASE: vous êtes une petite souris poursuivie par un vilain matou dans un labyrinthe, à vous d'en sortir avant qu'il ne vous attrape.



# **TALKING CALCULATOR**

Apple II 16 K • 170 F

Transforme votre ordinateur en calculateur parlant. Il prononce les dix chiffres.

# TANK

Apple II 16 K • • 50 F



Jeu en haute résolution avec paddles. Vous choisissez la forme et la dimension de votre tank

# **TEMPLE OF APSHAI** Apple II 48 K • • 260 F

Chasse au trésor dans un châ-

programmes conversationnels. Il contient un logiciel de reconnaissance et de réponse vocale pour créer un nouveau et passionnant moyen de communiquer avec votre ordinateur. Sur la face B: Spectrum analysis pour l'étude des phénomènes audio.

# TIME TREK

PET 8 K

• • 130 F

Nouveau STAR TREK, très performant en temps réel.

# **TRILOGY GAMES**

Apple II 32 K



295 F

3 beaux jeux en haute résolu-



# WILDERNESS CAMPAIGN

Apple II 48 K • • 150 F



Jeu d'aventures dans lequel vous entreprenez une croisade pour libérer le Royaume de Draconia. Vous dirigez votre ieu à travers une carte en haute résolution sur l'écran, très bon jeu graphique, de stratégie et de chance.



# **YAM**

Apple II 16 K • • 40 F



Jeu de dés.





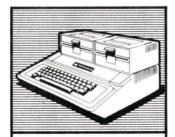
Pour plus de précision cerclez la référence 131 du « Service Lecteurs »

# POUR LA BRETAGNE ET LES PAYS DE LOIRE



### SHARP MZ 80 K

unité centrale Z80 - 2 MHz memoire 20 à 48 Ko ecran 25 lignes 40 colonnes générateur de sons Basic Assembleur disquettes 143 Ko



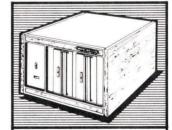
# APPLE II PLUS

unité centrale 6502 - 2 MHz mémoire 16 à 48 Ko graphiques haute résolution couleurs générateur de sons DOS - Basic - Pascal disquettes 116 Ko - disques durs



### **HEATHKIT WH 89**

unite centrale Z80 · 2 MHz memoire 16 a 48 Ko ecran 25 lignes 80 colonnes (gere par un deuxieme Z80) HDOS · CP/M Basic Microsoft disquettes 102 Ko



# INDUSTRIAL MICRO SYSTEMS

bus \$100 u.c. 280 - 4 MHz mémoire 48 a 256 Ko: CP./M - Basic interpreté ou compilé APL - Pascal - Fortran - Cobol disquettes 160, 320, 512 ou 1024 Ko multi-utilisateurs - disques durs

# AUTRES MATÉRIELS: DIABLO, TÉLÉVIDÉO, CENTRONICS, OKI...

ORDIRAMA PROPOSE: ① gamme de systèmes soigneusement sélectionnés ② démonstrations et conseils ③ logiciels standard ② portefeuille de prestataires de service pour les logiciels sur mesure ④ rencontre entre utilisateurs ⑤ stages de formation ② rayon librairie spécialisée ③ crédit ou leasing ⑨ contrats de maintenance.



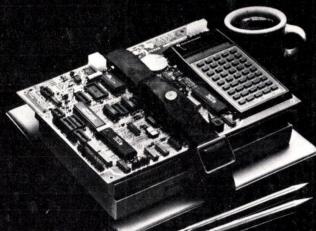
**29, bd. Guist'hau .44000 NANTES. Tél. : (40) 71.61.30** entrée libre du lundi au samedi de 10 à 12 h et de 14 à 18 h.



organise chaque mois un

# Séminaire d'initiation à la micro-informatique

avec travaux pratiques sur



LA CARTE
UNIVERSITE
DE TEXAS INSTRUMENTS

(alias "le Micro-professeur"!)



Il est destiné aux ingénieurs et techniciens, mais aussi aux amateurs qui veulent découvrir vraiment la micro-électronique, la programmation sur microprocesseur et les possibilités qu'elles vont leur apporter à titre professionnel ou individuel. 3850 F TTC.

Si vous souhaitez emporter la carte université avec vous et une importante documentation en français.

**1300** F TTC sinon (ces prix incluent les 2 déjeuners).

BULLETIN D'INSCRIPTION A RETOURNER A : OMNIBUS / 4, RUE DE LONDRES / 75009 PARIS / TEL. 526.24.15.

JE M'INSCRIS	☐ A titre individuel ☐ Au titre de mon employeur:
NOM LIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIIII	NOM L L L L L L L L L L L L L L L L L L L
VILLE CODE CODE	VILLE CODE CODE

POUR LES SEMINAIRES DES :

- 19/20 septembre 1980 - 14/15 octobre 1980 - 28/29 octobre 1980 - 18/19 novembre 1980

OMNIBUS (ITR S.A.) est agréé comme établissement dispensateur de formation sous le Nº 11/75/02931/75 et peut délivrer des CONVENTIONS DE FORMATION PERMANENTE

# L' INFORMATIQUE PROFESSIONNELLE À LA PORTÉE DU GRAND PUBLIC

SYSTEME X1: un matériel fiable, d'utilisation aisée, un BASIC très performant, des applications adaptées à vos besoins

# APPLICATIONS

- . Gestion des stocks
- . Traitement de commandes
- . Comptabilité
- Paie
- . Echéanciers
- . Traitement de textes
- . Etc...

# SERVICE CLIENTELE

 Un réseau de distributeurs complet est à votre service en tout point de la France





SOCIÉTÉ OCCITANE D'ÉLECTRONIQUE

119 chemin Basso Cambo 31300 TOULOUSE

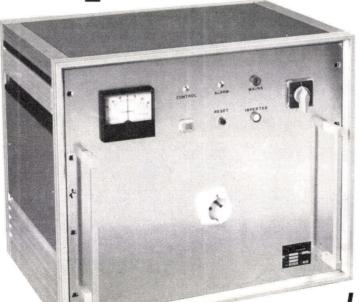
Telex 530094 OCCITEL

Pour plus de précision cerclez la référence 134 du « Service Lecteurs »

# plus de pannes secteur

Sortie 220 V Fréquence stabilisée à 1 % Tension régulée à 5 % Autonomie fonction des batteries

Insensible aux microcoupures



Appareils comprenant:
ONDULEUR SINUSOIDAL
CHARGEUR
ALARME
BATTERIES ETANCHES



FRANCE ONDULEUR SAPF

8, rue de la Mare 91630 - AVRAINVILLE Tél. 456.36.54

Recherchons distributeurs France et Etranger LA PLUS VASTE GAMME D'ONDULEURS ET CHARGEURS de 120 VA à 20 Kva

# Réalisez un clavier ASCII à touches sensitives

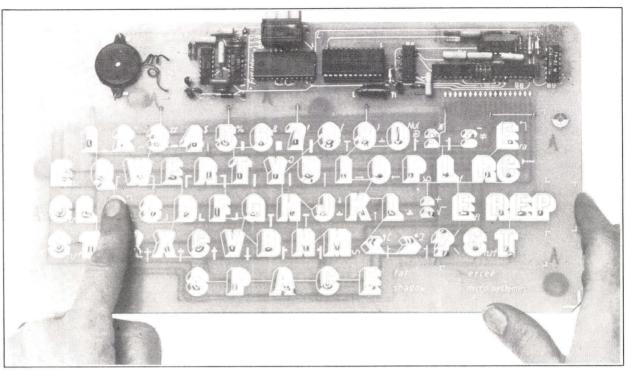


Photo 1. - Le circuit imprimé et ses composants. Remarquez la précision du dessin des caractères formant les « touches ».

La clavier est le dispositif le plus utilisé pour la communication entre l'homme et la machine. Associé à une visualisation graphique, ils forment un système de dialogue complet.

Nous vous proposons, ici, la réalisation d'un clavier ASCII, simple et robuste, dont l'originalité réside dans le fait qu'il ne comporte aucune pièce mécanique, les touches étant sensitives.

Ces touches sensitives détectent la présence du doigt de l'opérateur sur une zone imprimée qui les délimite physiquement, et agissent comme les touches classiques.

Ses principales caractéristiques sont :

- La génération d'un signal sonore au moment de la frappe.
- L'existence d'une touche « REPEAT » (répétition).
- La mémorisation du code correspondant à la dernière touche appuyée.
- Un jeu de codes générés permettant, en plus des lettres majuscules et minuscules, d'adresser des symboles graphiques.
- Une alimentation unique + 5 V compatible avec tous les micro-ordinateurs.

Avant d'aborder l'aspect pratique de cette réalisation, nous analyserons tout d'abord différents effets physiques utilisés pour déceler la présence d'un doigt sur une des touches du clavier, puis son principe de fonctionnement.

# Les touches sensitives

Plusieurs effets physiques sont utilisés pour détecter la présence d'un doigt sur une touche sensitive, les plus courants étant les effets de capacité et de résistance de la peau.

Tandis que les touches sensitives à effet capacitif reposent sur les variations d'une constante de temps R.C., celles de notre clavier utilisent l'effet résistif de la peau.

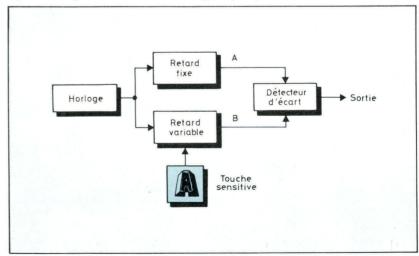
Cet effet est exploité par le biais de la haute impédance d'entrée des transistors à effet de champ C.MOS reliés aux touches.

# Les détecteurs à effet capacitif

Il existe plusieurs façons de concevoir un détecteur à effet capacitif.

Analysons le schéma de la **figure 1** qui en illustre une possibi-

Fig. 1. - Principe d'un détecteur utilisant l'effet capacitif.



Juillet-Août 1980 MICRO-SYSTEMES - 77

lité. Si un doigt est appliqué (ou non) sur la touche sensitive, un détecteur d'écart reçoit les tops d'horloge B en avance (ou en retard) de phase par rapport aux impulsions de référence A. Le

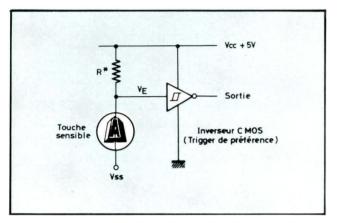


Fig. 2. – Principe d'un détecteur à effet résistif.

Fig. 3. – Schéma synoptique décrivant le fonctionnement du clavier. détecteur d'écart élabore alors la sortie en fonction de ces signaux A et B.

# Les détecteurs à effet résistif

Le principe de fonctionnement des touches sensibles à effet résistif est beaucoup plus simple. La **figure 2** en illustre le principe.

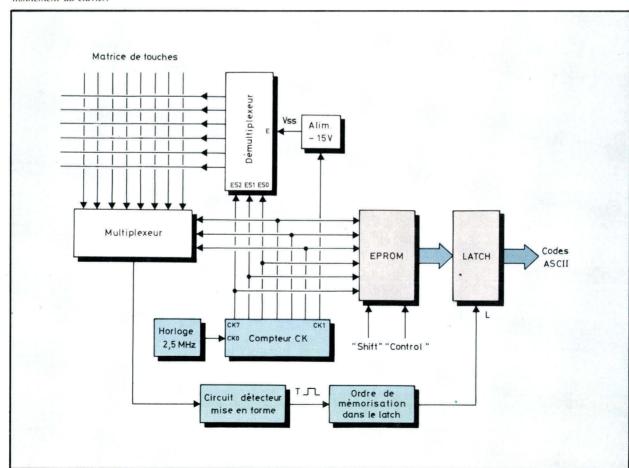
Une entrée d'un circuit logique C.MOS est reliée au + 5 V à travers une résistance R\* d'une part, et à l'une des bornes de la touche sensible d'autre part. Cette touche sensible est constituée par exemple de deux conducteurs parallèles sans liaison électrique, et placés à proximité l'un de l'autre.

Le doigt de l'opérateur assure alors une **liaison résistive** entre les deux conducteurs qui composent la touche. Il en résulte une baisse de la tension  $V_{\rm E}$ .

Si le circuit logique utilisé est un

trigger, les fronts du signal de sortie sont francs. S'il s'agit d'un simple inverseur, il faut prévoir en outre un circuit supplémentaire de filtrage et de mise en forme. La valeur de la résistance R\* est fonction de la surface de la touche, de la tension à ses bornes, et « du doigt de l'opérateur ». En effet, la valeur de R\* doit être d'autant plus grande que la peau de l'opérateur est sèche.

Mais plus  $R^*$  est élevée, plus l'immunité au bruit du circuit diminue \*. Il faut donc que  $R^*$  soit de valeur réduite. Ces considérations montrent bien que le choix de la géométrie du motif de la touche, ainsi que celui de la tension  $V_{SS}$  sont importants. Ainsi la tension  $V_{SS}$  est choisie négative par rapport à la masse ; sa valeur est souvent limitée à – 15 V par souci de compatibilité avec les valeurs de tension généralement disponibles sur les alimentations courantes.



\* Le bruit engendré par une résistance est en effet proportionnel à la valeur de celle-ci (Bruit = 4 K.T. Rdf).

# Le clavier

Son principe de fonctionnement est simple (fig. 3) et repose sur un balayage horizontal et vertical d'une matrice de touches, technique appelée «scanning». Pour cela un démultiplexeur de une à six lignes distribue sur ses sorties, à raison d'une ligne à la fois et d'une façon cyclique, la tension présente à son entrée E.

La sélection de la sortie de ce démultiplexeur s'effectue par les entrées de sélection  $E_{s0}$ ,  $E_{s1}$ ,  $E_{s2}$  reliées aux trois bits de poids fort d'un compteur binaire de sept bits. Le balayage des lignes « horizontales » est ainsi assuré.

L'entrée CK<sub>0</sub> de ce compteur est reliée à un générateur de signaux d'horloge et les trois bits de poids plus faibles à l'entrée d'un multiplexeur afin de réaliser le balayage « vertical » du clavier.

Le bit,  $CK_1$ , de plus faible poids du compteur, n'est pas utilisé au balayage, mais, nous le verrons, pour produire la tension négative  $V_{SS}$  (-15 V).

La sélection d'une touche se fait selon la séquence suivante :

- Le démultiplexeur impose la tension négative V<sub>SS</sub> à la première ligne horizontale.
- ② Le multiplexeur sélectionne l'une après l'autre les lignes verticales.
- 3 Le démultiplexeur impose la tension négative à la ligne horizontale suivante et l'on revient au cas ②
- ④ Le cycle ② = ③ continue jusqu'à ce qu'une tension négative apparaisse sur l'une des lignes verticales, ce qui correspond alors à la présence du doigt de l'opérateur à l'intersection de la ligne verticale sélectionnée par le multiplexeur et la ligne horizontale amenée à -15 V par le démultiplexeur.

Cette tension négative est alors transmise par le multiplexeur au circuit détecteur à effet résistif qui en assure une mise en forme en délivrant une impulsion T (touche).

Cette impulsion est donc délivrée, chaque fois que l'adresse

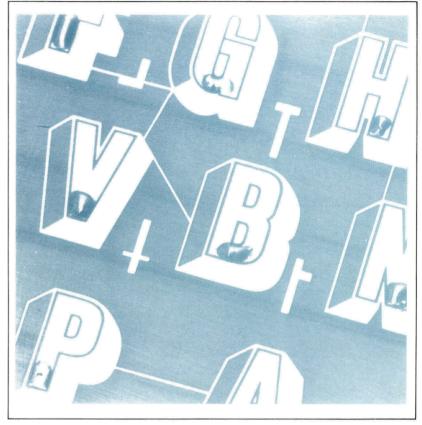


Photo 2. - Les touches en « détails »...

générée par le compteur correspond à la touche choisie.

Notons bien, à ce stade, qu'il faut une interconnexion adéquate des touches aux lignes verticales et horizontales pour obtenir directement, à la sortie du compteur, le code ASCII correspondant à la touche appuyée.

Ce câblage est très délicat si l'on désire réaliser un clavier complet, c'est-à-dire comprenant des majuscules, des minuscules et des codes générateurs de caractères graphiques. Pour cette raison, notre clavier utilise une petite mémoire morte (EPROM) de 512 x 8 bits.

L'utilisation de cette EPROM nous permet de disposer facilement des touches SHIFT (minuscules) et CONTROL (graphiques). Ces deux touches sont reliées à deux entrées adresse de l'EPROM. Chacune d'elles sélectionne une « page mémoire » parmi les quatre possibles. Chaque page contient  $2^6 = 64$  mots de 8 bits.

La répartition est alors la suivante :

- Première page: C'est la page « normale », c'est-à-dire qu'elle comporte les codes ASCII des lettres majuscules et des chiffres.
- Deuxième page : Elle est sélectionnée par appui sur la touche CTRL et contient les codes de contrôle (ex. : CTRL C).
- Troisième page: Adressée par la touche SHIFT, elle permet d'obtenir des symboles comme +, =, \*, etc.
- Quatrième page : Elle est adressée par appui simultané des touches CTRL et SHIFT et permet la génération de caractères graphiques.

Il faut donc que l'impulsion T déclenche la procédure de mémorisation dans un « latch » du code délivré par l'EPROM, elle-même adressée par le compteur 7 bits.

Ceci est très simplement réalisé grâce à deux circuits NAND(s) qui délivrent le signal L (latch), ordre de mémorisation du code ASCII.

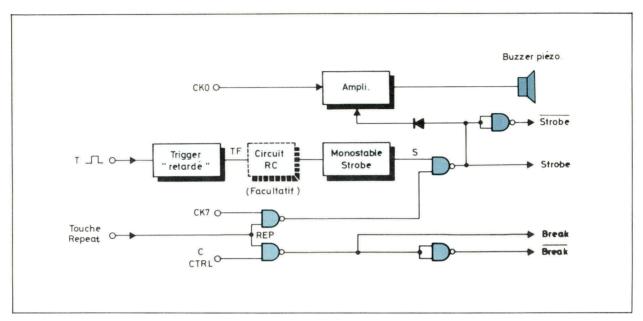


Fig. 4. - Synoptique décrivant la génération des signaux BREAK, STROBE, REPEAT et d'un signal sonore à la frappe.

# Génération des signaux « STROBE », « REPEAT », « BREAK » et signal sonore

Pour étudier les différents circuits qui engendrent ces signaux, reportons-nous à la **figure 4.** 

# Le signal « STROBE »:

Afin que le micro-ordinateur auquel sera relié ce clavier puisse prendre effectivement en compte le code ASCII émanant du clavier, celui-ci doit fournir un signal appelé « STROBE ».

Ce STROBE est obtenu de la façon suivante: l'impulsion T déclenche un trigger « retardé », c'est-à-dire un trigger qui ne délivre un signal à sa sortie qu'après avoir reçu au moins deux impulsions T, ce qui évite la génération de doubles caractères. Le signal à la sortie du trigger est appelé TF (Touche Filtrée). Lorsque TF passe à l'état haut, il « arme » un monostable qui ne se déclenche qu'à la descente de TF produisant ainsi le signal STROBE. Dans ce cas, le caractère n'est validé qu'au relâchement de la touche. Si l'on désire que le caractère soit validé avant le relâchement de la touche, il faut intercaler un réseau RC entre le trigger et le monostable. Sur le schéma du clavier, nous avons ajouté un inverseur pour obtenir STROBE.

# Fonction REPEAT:

Pour valider plusieurs fois de suite un même caractère, il suffit de créer autant de « STROBE(s) » que nécessaire. En effet, le dernier caractère est mémorisé dans un latch

La porte NAND délivrant « STROBE » est alors commandée par la touche « REPEAT », mais aussi par le signal CK₁ (≈ 20 Hz), bit de poids le plus faible du compteur CK.

Une ligne de l'écran peut être ainsi remplie en trois secondes lors de l'appui sur la touche REP (REPEAT).

# Le signal sonore:

Durant la présence du signal STROBE, le signal d'horloge CK<sub>0</sub> (2,5 kHz) commande, à travers un amplificateur, un « buzzer » piézo-électrique indiquant alors que le clavier émet un caractère.

# Le signal « BREAK »:

Deux circuits NAND(s) sont utilisés pour générer le signal « BREAK ». Le premier NAND reçoit sur ses entrées les signaux C et REP émanant des touches CTRL et REPEAT. Un second NAND est utilisé comme inverseur pour produire  $\overline{BK}$  à partir de BK. Pour générer le signal BREAK, il faudra donc agir simultanément sur les touches CTRL et REPEAT.

# Schéma général

Le schéma général du clavier est représenté **figure 5.** On y distingue les différents blocs étudiés jusqu'à présent, c'est-à-dire:

- Le compteur 7 bits CK: CD 4024.
- L'EPROM ou la PROM contenant les codes ASCII (74S474).
- Le LATCH effectuant la mémorisation du dernier caractère ASCII entré (74100).
- Le circuit de mise en forme produisant le signal T qui est en fait le détecteur à effet résistif. La valeur de la résistance R\* est à adapter suivant la sensibilité désirée. Sur le schéma, elle est fixée à R\* = 270 kΩ (R<sub>13</sub> sur le schéma).
- Le «trigger retardé» qui fait suite au circuit détecteur et qui fournit le signal TF.

80 - MICRO-SYSTEMES Juillet-Août 1980

Fig. 5. - Schéma général du clavier.

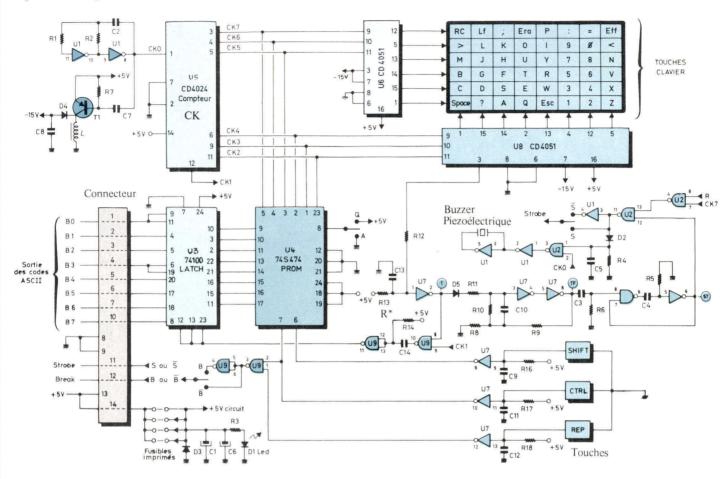
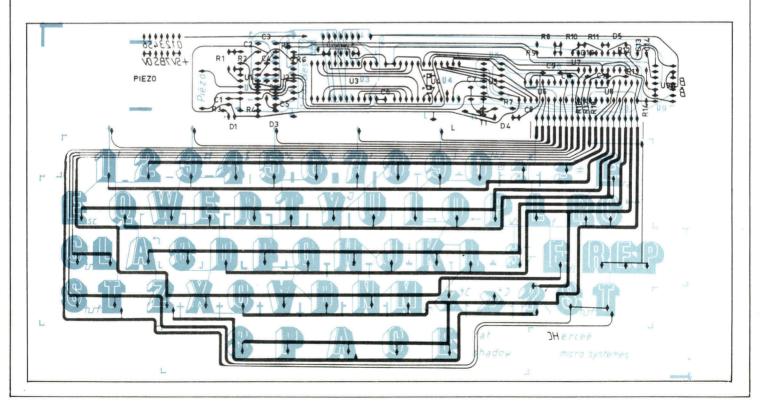


Fig. 7. – Circuit imprimé vu côté composants. Vous pouvez obtenir une photocopie de celui-ci à l'échelle 1 sur simple demande. Pour cela, il vous suffit d'envoyer une enveloppe timbrée et adressée à notre rédaction.



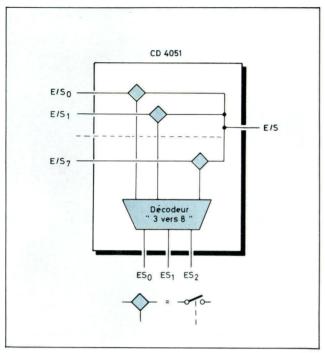


Fig. 6. – Le CD 4051 comporte des « switches » électroniques bidirectionnels lui permettant d'être aussi bien un multiplexeur qu'un démultiplexeur.

# L'alimentation négative

Le signal CK<sub>1</sub> issu du compteur CK produit des impulsions sur la base d'un transistor PNP (BC 556).

Ces impulsions sont transformées en impulsions de courant dans une self qui génère alors une sinusoïde « déformée » dont les alternances négatives transmises par une diode, chargent un condensateur de filtrage de 47 nF (C8). On obtient ainsi une tension d'environ — 15 V qui sera appliquée à l'entrée du démultiplexeur (V<sub>SS</sub>) et servira aussi à l'alimentation de certains circuits (4051).

# Le multiplexeur et le démultiplexeur

Un circuit C.MOS intéressant, le CD 4051, peut aussi bien être monté en multiplexeur qu'en démultiplexeur. En effet, il contient des «switches» électroniques bidirectionnels (fig. 6).

Ces « switches » peuvent acheminer aussi bien des niveaux logiques que des signaux analogiques. C'est cet aspect du CD 4051 qui est

Nature du composant	Référence constructeur	. Référence Micro-Système	QTE
Circuits intégrés	(NS) - CD 4069 (NS) - CD 4011 (TI) - 74100 Prom 74S474 (NS) - CD 4024 (NS) - CD4051	U <sub>1</sub> , U <sub>7</sub> U <sub>2</sub> , U <sub>9</sub> U <sub>3</sub> U <sub>4</sub> U <sub>5</sub> U <sub>6</sub> , U <sub>8</sub>	2 2 1 1 1 2
Transistors	(TI) BC 556 PNP, 100 mA, 60 V	T <sub>1</sub>	1
Self	50 spires fil Ø 0,2 à 0,3 mm sur noyau Ø 2 mm, l= 20 mm	L	1
Diodes	LED rouge Ø 3 1N4148 1N4007	D <sub>1</sub> D <sub>2</sub> , D <sub>4</sub> , D <sub>5</sub>	3
Condensateurs	15 μF (tantale) 47 nF (céramique) 10 nF (céramique) 1,2 nF (céramique) 330 pF (céramique)	C <sub>1</sub> (C <sub>6</sub> ) C <sub>10</sub> , C <sub>8</sub> , C <sub>2</sub> , C <sub>3</sub> , C <sub>4</sub> , C <sub>5</sub> , C <sub>9</sub> , C <sub>11</sub> , C <sub>12</sub> C <sub>13</sub> C <sub>7</sub> , C <sub>14</sub>	2 2 7 1 2
Résistances	1,2 kΩ (1/8 ou 1/4 W) 10 kΩ 15 kΩ 27 kΩ 270 kΩ 1 MΩ	R <sub>3</sub> , R <sub>7</sub> (R <sub>14</sub> ) R <sub>8</sub> R <sub>2</sub> , R <sub>11</sub> , R <sub>12</sub> R <sub>9</sub> R <sub>13</sub> ou R* R <sub>1</sub> , R <sub>4</sub> , R <sub>5</sub> , R <sub>6</sub> , R <sub>16</sub> , R <sub>17</sub> , R <sub>18</sub> R <sub>10</sub>	3 1 3 1 1 7
Buzzer piézoélectrique	(CCI) - EFBRC 24001		1

Tableau 1. - Nomenclature du matériel utilisé.

ici utilisé pour transmettre la tension négative  $V_{\text{SS}}$ .

# Réalisation

Tous les composants sont câblés sur un circuit imprimé double face \*, trous métallisés, représenté **figure 7.** Les protections sont assurées par la diode D3 et un fusible imprimé. Trois fusibles de rechange sont prévus lors de la conception du circuit.

La résistance R13 sera montée sur support, sa valeur étant fonction de la surface de la touche, de la tension à ses bornes, et du doigt de l'opérateur, comme nous l'avons vu.

Bien entendu, il vous faudra

programmer la mémoire (74 S 474) générateur de caractère. Nous tenons pour cela à votre disposition le listing complet de cette PROM (ou EPROM).

# **Options**

Des ponts de soudure sont prévus sur le circuit imprimé permettant le choix de la polarité des signaux STROBE (S ou  $\overline{S}$ ) et BREAK (B ou  $\overline{B}$ ).

Le **tableau** I donne la liste détaillée de tous les éléments nécessaires à la réalisation de ce clavier.

E. ODER H. CROSS

\* Ce circuit imprimé ainsi que l'EPROM ou une PROM fusible déjà programmées sont commercialisés par la société ERCÉE, 36-38, rue de Saussure, 75017 Paris. Tél.: 763.17.94.

# NOUS SOMMES DES PROFESSIONNELS

# **AMARSEILLE**

après 10 années d'expérience chez les grands de l'Informatique.

# LA MICRO-INFORMATIQUE

nous en faisons notre activité principale et nous avons sélectionné :

# **UN MATERIEL DE QUALITE**

# APPLE II

plus de 55 000 systèmes vendus son BASIC puissant permet l'appel de sous-programmes en langage machine.

C'est un système particulièrement extensible.

C'est un terminal de réseau intelligent.

le plus connu des systèmes individuels Son prix, ses options graphiques et sa conception le placent fort bien pour une utilisation par des amateurs éclairés.

# C.B.M.

les derniers systèmes de COMMODORE Système de gestion compact, fiable et performant.

des logiciels standards d'application compta. stocks, facturation...

toute la documentation micro-informatique. un service permanent (conseil, étude, analyse).

Que vous soyez professionnel, commercant. profession libérale, dirigeant de P.M.E. ou amateur, consultez-nous. Cette nouvelle technique vous concerne TOUS.

# PROVENCE SYSTEM

Le matériel en libre-service vous permet :

- d'orienter votre choix en toute liberté
- d'animer le "FORUM PERMANENT"
- de dialoguer avec des spécialistes.

PROVENCE SYSTEM • 74 rue Sainte - 13007 MARSEILLE tél.: (91) 33 22 33

(ouvert 9 h à 12 h et 14 h à 19 h) fermé le lundi matin

MICROSY5 1 MICROSYS Brillants débuts d'un trio prometteur MICROSYS/6800/SS 50 réuni pour former un Micro-Ordinateur FRANCAIS s'intégrant dans la Ligne EPI. Sa compatibilité logicielle (FLEX) et matérielle (SS50) en font un outil puissant de développement et d'application constamment actualisé. PACKAGE DE GESTION RECHERCHE-DEVELOPPEMENT Comptabilité Générale : BASIC Interpréteur 18K Grand Livre/Bilan BASIC Compilateur Analyses Financières PASCAL UCSD Comptes Clients/Fournisseurs Editeur/Processeur Relevés administratifs Assembleur/Désassembleur Facturation et Paye Tri/Fusion Simulateur/Emulateur 6809 Nouveau MINIPROM II Programmateur 2708/2716 . . . . 920 F 183 F EPROM 2708 .... Lampe UV (efface 4 EPROMs) EPROM 2716 ... Prix HT - Port en plus 75002 PARIS

Pour plus de précision cerclez la référence 137 du « Service Lecteurs »

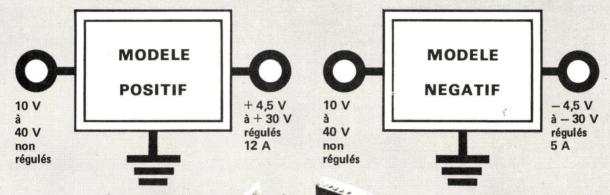
SELFCO, 31, rue du Fossé des Treize, 67000 Strasbourg PUNCH 425, Cours Emile Zola, 69100 Villeurbanne

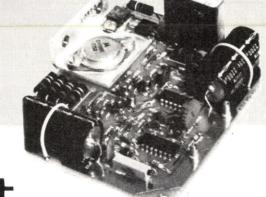
est représenté par

261.81.03

# 2 REGULATEURS à DECOUPAGE 3 bornes

pour réaliser facilement toutes vos alimentations à un prix imbattable





boschert

spécialiste mondial de la multisource à découpage sur carte

- tension et courant de sortie ajustables
- réalisation ultra-rapide de vos prototypes
- stock minimum sans risque
- dimensions:
  - $3 T 12 = 127 \times 102 \times 36$
  - $3 T 5 = 127 \times 133 \times 36$
- efficacité (typique) : 85 %
- MTBF: 120 000 heures

Pour en savoir plus, écrire ou téléphoner à TEKELEC-AIRTRONIC, Département Instrumentation Générale, BP № 2, 92 310 Sèvres, Tél. (1) 534-75-35, Télex: TEKLEC 204 552 F ● AIX-EN-PROVENCE: Tél. (42) 27-66-45 ● BORDEAUX: Tél. (56) 45-32-27 ● LILLE: Tél. (28) 41-65-98 ● LYON/RHONE/ALPES: Tél. (78) 74-37-40 ● RENNES: Tél. (99) 50-62-35 ● STRASBOURG: Tél. (88) 35-69-22 ● TOULOUSE: Tél. (61) 41-11-81.



# La programmation d'un microprocesseur

Les entrées-sorties

Programmer un système à microprocesseur nécessite, bien entendu, de savoir programmer le microprocesseur lui-même, mais aussi des boîtiers spécifiques : les circuits d'interface.

Ces boîtiers qui assurent la liaison entre l'unité centrale et le « monde extérieur » (les organes périphériques) sont au moins aussi difficiles à programmer que le microprocesseur lui-même.

L'étude détaillée de tels composants (PIA et ACIA) vous a déjà été présentée dans les numéros 4 et 9 de Micro-Systèmes. C'est pourquoi nous commencerons par un rappel de la structure de ces composants avant de détailler les méthodes permettant de commander des organes tels que des ampoules, des moteurs électriques ou des périphériques classiques.

# La programmation du PIA

Le PIA (Peripheral Interface Adapter) permet d'accéder au moyen de deux bus bidirectionnels, à la plupart des périphériques nécessitant 8 bits de données.

L'organisation interne d'un PIA est représentée à la **figure 1**.

Chacun des registres internes du PIA est considéré par le microprocesseur comme un emplacement mémoire adressable. Ils permettent le contrôle de deux bus bidirectionnels de 8 lignes, appelés respectivement « Port A » et « Port B ».

Chacune de ces lignes peut être programmée **individuellement** en entrée ou en sortie. Si l'on regarde cette organisation interne plus en détails, on constate que le PIA est divisé en deux parties symétriques et indépendantes composées chacune de trois registres : le registre de données, le registre « sens de transfert » et le registre de commande. L'adressage de ces registres internes s'effectue grâce aux deux fils RS<sub>0</sub> et RS<sub>1</sub>.

Il est important de remarquer dès à présent que seuls deux registres sont adressés **directement** grâce à ces deux lignes ; ce sont les registres CRA et CRB. Les quatre autres registres ORA, ORB,

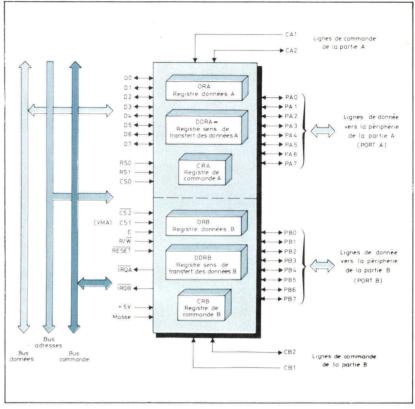


Fig. 1. - L'organisation interne et les broches d'un PIA.

DDRA et DDRB seront adressés en fonction de la valeur du bit n° 2 écrit au préalable dans CRA ou CRB. Cette solution permet une économie du nombre de broches utilisé par le constructeur : en effet l'adressage direct des six registres internes aurait nécessité 3 broches au lieu de deux.

RS1	RS0	CRA <sub>2</sub>	CRB <sub>2</sub>	Registre sélecté
0	0	1		ORA
0	0	0		DDRA
0	1	=	_	CRA
1	0	-	1	ORB
1	0	_	0	DDRB
1	1	_	_	CRB

Tableau 1. - Tableau d'adressage des registres internes du PIA.

Le **tableau 1** indique quel registre interne est adressé en fonction de l'état de RS<sub>0</sub>, RS<sub>1</sub> et du bit n° 2 de CRA (ou CRB pour le port B).

Nous allons examiner maintenant le rôle de chacun de ces six registres internes.

# Le registre de contrôle (CRA ou CRB): Control Register

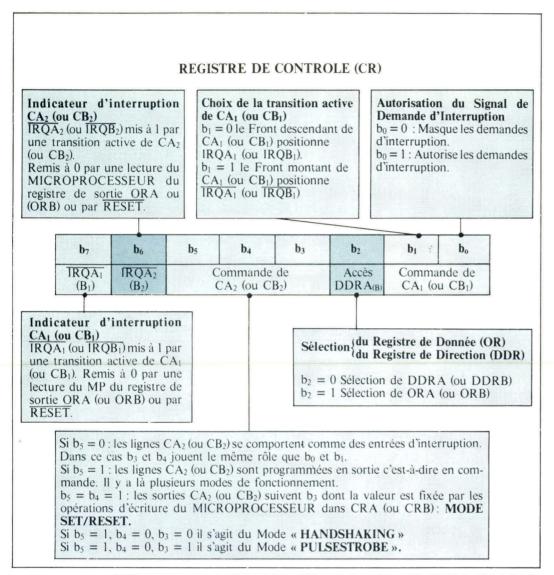
Ce registre est le plus complexe. En effet, en plus de la sélection des autres registres internes, qui comme nous l'avons vu est effectuée par son bit n° 2, le registre de contrôle assure la commande de quatre lignes CA<sub>1</sub>, CB<sub>1</sub>; CA<sub>2</sub>, CB<sub>2</sub> et la gestion des interruptions. Nous étudierons leur mode de programmation à l'occasion d'exercices, c'est-à-dire « par la pratique ».

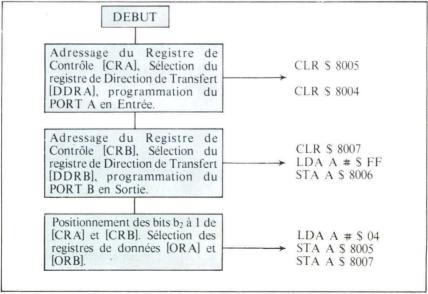
La structure du registre de contrôle est donnée en encadré.

# Le registre de direction de transfert (DDRA ou DDRB): Data Direction Register

Il sert à fixer le sens de l'échange des données.

La phase d'initialisation d'un PIA consiste à fixer le sens des échanges d'informations pour chacune des lignes des deux ports.

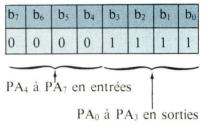




Chaque bit du registre DDRA (ou DDRB) détermine le sens (entrée ou sortie) de la ligne correspondante du port A ou B.

L'écriture d'un « 0 » configure la ligne en entrée, celle d'un « 1 » définit la ligne en sortie.

### **Exemple:**



# Le registre de données (ORA ou ORB): Output Register

Ce registre sert de « tampon » d'échange des données entre le microprocesseur et les organes périphériques. Comme nous l'avons vu, ce registre ainsi que le registre de direction de transfert sont considérés par le microprocesseur comme un seul emplacement mémoire. Leur adressage est défini par le bit b<sub>2</sub> du registre de contrôle.

# Notre premier programme

Après ces différents rappels théoriques, il est temps d'écrire notre premier programme. Celui-ci consiste à fixer le port A en « lecture » et le port B en « écriture » ; c'est la phase d'initialisation du PIA.

Nous savons maintenant que pour réaliser ceci, il faut remplir de « 0 » le registre DDRA et de « 1 » le registre DDRB. Le programme correspondant apparaît **figure 2.** 

Nous l'avons écrit pour qu'il « tourne » sur des cartes d'initiation équipées du moniteur « J-Bug » telles que le micro-ordinateur MAZEL II ou le MKD 2. Pour ces cartes, CRA est à

Fig. 2. – Programme fixant le port A en « lecture » et le port B en « écriture ».

l'adresse 8005 ; DDRA et ORA se partagent l'adresse physique 8004. D'autre part CRB est implanté en 8007 et DDRB ainsi que ORB se partagent l'adresse 8006.

Analysons donc le programme de la **figure 2.** Les instructions CLR \$ 8005 et CLR \$ 8007 permettent la mise à zéro du contenu des registres CRA et CRB. Leurs bits b<sub>2</sub> se trouvent alors à « 0 » et permettent l'accès aux registres DDRA et DDRB \*. L'instruction CLR \$ 8004 met à zéro les bits du registre DDRA. Le port A est donc maintenant programmé en « entrée ».

Pour fixer chaque ligne du port B en sortie, les instructions LDA A # \$ FF et STA A \$ 8006 sont utilisées.

Il nous faut maintenant permettre l'échange des informations entre le microprocesseur et l'organe périphérique qui serait connecté au PIA. Il suffit pour cela de charger l'accumulateur A avec la quantité \$ 04 puis de la ranger aux adresses 8005 et 8007 (c'est-à-dire ranger dans CRA et CRB la valeur binaire 0 0 0 0 0 1 0 0). Cette opération fixe les bits b<sub>2</sub> de CRA et de CRB à 1.

Cette séquence s'effectue grâce aux instructions LDA A # \$ 04, STA A \$ 8005 et STA A \$ 8007.

# Un second exemple

Nous vous proposons, à titre de second exemple, d'écrire un programme permettant le transfert d'une information mémorisée à l'adresse 00AA jusqu'à un organe périphérique connecté au port B du PIA dont les lignes seront programmées en sorties.

Cet échange est illustré par la **figure 3.** Le programme correspondant apparaît **figure 4.** 

L'instruction CLR \$ 8007 sélectionne DDRB. Le stockage de la quantité binaire 1 1 1 1 1 1 1 1 (ou \$ FF) dans la case mémoire 8006, entraînant la programmation du port B en sortie, est réalisé par l'instruction LDA A # \$ FF.

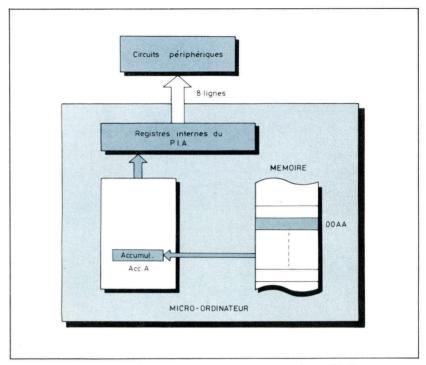


Fig. 3. - Illustration d'un échange MICROPROCESSEUR - PÉRIPHÉRIE.

Fig. 4. – Le programme permet de transférer des informations depuis le microprocesseur jusqu'à un organe périphérique connecté au port B.

Adresse	Code machine	Mnémonique	Commentaire
0 0 1 3	7F 80 07	CLR PIA CRB	00 → CRB, d'où b <sub>2</sub> = 0 pour Sélection du registre DDRB
	86 FF B7 80 06	LDA A # \$ FF STA A PIA DDRB	PORT B en sortie
	86 04 B7 80 07	LDA A # \$ 04 STA A PIA CRB	0000 0100 $\rightarrow$ A (A) $\rightarrow$ CRB d'où b <sub>2</sub> = 1 pour Sélection du registre $\rightarrow$ ORB
ngo ogo om gar	96 AA B7 80 06	LDA A \$ AA STA A PIA ORB	(M) → A Sortie de l'information mémo- risée en 0 0 A A sur le port B
0 0 2 5	3F	SWI	Interruption programmée

Le microprocesseur peut accéder à ORB grâce aux instructions LDA A # \$ 04 et STA A \$ 8007; LDA A \$ AA donne l'ordre à l'unité centrale de charger l'accumulateur A avec le contenu de l'adresse 00AA. L'instruction STA A \$ 8006 range ce contenu dans ORB, registre qui est en liaison avec le « monde extérieur » par l'intermédiaire du port B.

Dans un prochain article nous poursuivrons l'étude du PIA en étudiant ses différents modes de fonctionnement.

# P. JAULENT \*

\*Il faut remarquer que nous aurions pu procéder différemment. En effet, l'action sur la broche RESET du PIA pendant une durée supérieure à la microsconde positionne à « 0 » tous les bits des registres internes du PIA.

<sup>\*</sup>Patrick JAULENT est ingénieur-conférencier à la Société de formation continue MAELIG, 6, avenue G.-Clémenceau, 91300 MASSY. Tel.: 011.62.62.

# MICROORDINATEUR COMMODORE P.E.T. 2001



Un seul coffret intégrant l'écran. le clavier, le magnétophone.

# Pour l'enseignement, les bureaux d'études, l'instrumentation, les applications individuelles

- · Ecran incorporé à affichage très fin. · Basic étendu résident avec grandes facilités d'édition.
- · Langage machine accessible. • Interface IEEE 488. • Mémoire RAM disponible : 8 K octets
- bulletin P.E.T. / CBM Documentation en français
  - Réseau de distributeurs agréés
- séminaires de formation





95-97, Rue de l'Abbé Groult 75015 PARIS Téléphone : 532 29 19 + Télex : 204 875 F

Juillet-Août 1980

# La paye d'une PME

(Du bulletin de salaire jusqu'à sa comptabilisation)

Le programme que nous publions (environ 6 k-octets) a été conçu et réalisé sur un ordinateur personnel (un P.E.T.) et revêt surtout un caractère pédagogique.

En effet, son auteur, dirigeant d'une PME, a voulu apporter la preuve qu'un micro-ordinateur n'est pas un gadget, mais qu'il peut servir à l'élaboration de programmes éminemment utiles.

A preuve, ce programme qui sert, à partir de quelques données entrées au clavier, à établir la paye d'une P.M.E. depuis l'établissement du bulletin de salaire (sans limitation quant à l'effectif de l'entreprise) jusqu'à sa comptabilisation, dans le « Journal des Opérations Diverses ».

L'auteur nous précise que délibérément il n'a pas voulu prendre en considération TOUS les éléments sans exception que comporte généralement une paye mais que son programme était facilement extensible et que tout utilisateur intéressé pouvait facilement inclure les instructions nécessaires pour obtenir d'autres éléments tels que : frais de voiture, heures supplémentaires, congés payés, acomptes, primes de fin d'année, etc.

Pour nous en assurer, nous avons voulu tester nous-mêmes le programme. Nous l'avons donc fait fonctionner et les résultats nous ont agréablement surpris et convaincus, en effet, lors de l'écriture de celui-ci, son auteur n'avait en matière de programmation que quelques semaines d'expérience...

> Lors de l'établissement d'un bulletin de paye, certaines retenues doivent être effectuées sur le salaire initial (assurances sociales, retraite complémentaire...).

> Dans le **tableau 1** sont indiqués les divers taux pratiqués actuellement pour le calcul des retenues sur salaires et des charges sociales de l'employeur (avec les variables correspondantes utilisées dans le programme).

Ce tableau vous permettra de mettre à jour ce programme dans le cas où ces taux viendraient à être changés.

Il faut aussi tenir compte du plafond de la sécurité sociale qui est actuellement fixé à 4470 F. Ce plafond est représenté par la variable

BULLETIN DE SALAIRE NOVEMBRE 1979	
JEAN DUPONT DIRECTEUR SALAIRE DE BASE 10000 INDEMNITE REPAS 0	
SALAIRE BRUT 10000 BASE DES RETENUES	
SALAIRE TOTAL 10000 SALAIRE PLAFONNE 4470	
SALAIRE PLAFONNE 4470 SALAIRE TOTAL 10000	
TRANCHE TOTAL - PLAFOND 5530 SALAIRE PLAFONNE 4470	
MONTANT DES RETENUES S. S. MAL. S/SAL. TOTAL 350	
S. S. MAL. S/SAL. PLAF. 44. 7 S. S. VIEL. S/SAL. P. 210. 09	
ASSURANCE S/CHOMAGE 84  RETRAITE DES CADRES 341.75  RETRAITE COMPLEM 109.52	
RETRAITE COMPLEM. 109. 52  TOTAL DES RETENUES 1140. 06  SAL. NET IMPOSABLE 8859. 94	
INDEMNITE TRANSPORT 23 SALAIRE A PAYER 8882.94	

Fig. 1. - Instantanément, le micro-ordinateur délivre le bulletin de salaire d'un cadre.

Tableau 1			
Retenues sur salaires au titre de :	Taux %	Var cadres	iables employés
Sécurité sociale maladie s/salaire total Sécurité sociale maladie s/salaire plafond Sécurité sociale vieillesse s/salaire plafond Assurance chômage Retraite des cadres Retraite complémentaire	1 4,7 0,84 6,18	C C1 C2 C3 C4 C5	D D1 C2 C3 D4 D5

Les variables C sont initialisées à la ligne 70. Les variables D sont initialisées à la ligne 770. La variable D4 = 0 en raison du fait que les employés non cadres ne cotisent naturellement pas à la retraite des cadres.

Cotisations patronales au titre de:	Taux %	Variables
Sécurité sociale maladie	4,5	Н
Sécurité sociale maladie		H1
Sécurité sociale vieillesse	20,35	H2
Assurance chômage	3,01	H3
Retraite des cadres	10,06	H4
Retraite complémentaire cadres	3,95	H5
Retraite complémentaire employés		H6

Les variables H sont initialisées à la ligne nº 1720.

En plus de l'établissement des bulletins de paye, le programme effectue une comptabilisation dans le « journal des opérations diverses ».

« P » initialisée aux lignes n° 50 et n° 750.

Le programme complet est donné à la fin de cet article.

# Structure du programme

Le programme est structuré de la façon suivante :

### • PRINT « Clear »

que l'on trouvera aux lignes 10, 150, 420, 450, 690, 850, 1120, 1150, 1400, 1690, 1900, 2070 et 2320, a pour but d'effacer l'écran avant l'affichage d'une page de résultats.

# • WAIT 516,1

que l'on trouvera aux lignes 410, 440, 680, 1110, 1140, 1390, 1680,

Ligne nº	<b>Opération</b>
10	Entrée et calcul des données « cadres »
150	Edition du ou des bulletins de salaire « cadres »
450	Edition des totaux de la colonne « cadres »
690	Entrée et calcul des données « employés »
850	Edition du ou des bulletins de salaire « employés »
1150	Edition des totaux de la colonne « employés »
1400	Edition des totaux « cadres » + « employés »
1690	Editon du « Livre de paye »
1900	Edition des cotisations patronales
2070	Edition du « Journal des opérations diverses »
2320	Edition des cotisations totales dues pour le mois
430	Le « Goto 30 » renvoie à la ligne 30 dans le cas où l'entreprise
1130	compterait plus d'un cadre Le « Goto 710 » renvoie à la ligne 710 dans le cas où l'entre- prise aurait plus d'un employé

Lors de l'étude de ce programme, deux instructions peuvent vous paraître peu habituelles. Ce sont :

1890, 2060, 2310 a pour but de donner le temps éventuellement à l'utilisateur de recopier manuellement les résultats, page par page.

Pour relancer le programme, il faut, après chaque « wait », appuyer sur la touche « Shift ».

# Description générale du programme

Nous n'aborderons pas ici l'étude détaillée de ce programme. En effet, celui-ci occupe environ 6 k-octets de mémoire et une telle étude deviendrait vite ennuyeuse. Nous nous contenterons donc de décrire ce qu'il effectue lors de son exécution.

# Entrée et calcul des données « cadres »

A l'exécution du programme, les données à rentrer au clavier, pour chaque salarié, cadre ou employé non cadre, sont les suivantes:

- Paye du mois de?
- Nombre de cadres ?
- Nom ?
- Prénom?
- Qualification ?
- Montant du salaire de base ?

Fig. 2. — L'édition des totaux de la colonne cadre. Celle-ci est identique au bulletin de la figure 1 : en effet, un seul cadre est supposé ici travailler dans cette entreprise fictive.

TOTAUX COLONNE CADRES 1 0000 SALAIRE DE BASE INDEMNITE REPAS SALAIRE BRUT 10000 BASE DES RETENUES S. S. MAL. SZSAL, TOTAL S. S. MAL. SZSAL, PLAF. 1 00000 4470 S. S. VIEL, SZSAL, P. 4470 ASSURANCE SZCHOMAGE 10000 RETRAITE DES CADRES 5530 RETRAITE COMPLEM. 4479 MONTANT DES RETENUES 5. S. MAL. S/SAL. TOTAL 350 S. S. MAL. SZSAL, PLAF 44 7 S. S. VIEL, SZSAL, P. 210.09 ASSURANCE SZCHOMAGE 84 341, 75 RETRAITE DES CADRES RETRAITE COMPLEM. 109, 52 TOTAL DES RETENUES 1140.06 SAL NET IMPOSABLE 8859.94 23 INDEMNITE TRANSPORT 8882.94 SALAIRE A PAYER

Fig. 3. – Le bulletin de salaire d'une employée.

BULLETIN DE SALAIRE NOVEMBRE 1 CATHERINE DUBOIS SECRETAIRE	
CATHERINE DUBOIS SECRETAIRE  SALAIRE DE BASE INDEMNITE REPAS SALAIRE BRUT BASE DES RETENUES SALAIRE TOTAL SALAIRE PLAFONNE SALAIRE PLAFONNE SALAIRE TOTAL TRANCHE TOTAL - PLAFOND SALAIRE PLAFONNE MONTANT DES RETENUES S. S. MAL. S/SAL. TOTAL S. S. MAL. S/SAL. TOTAL S. S. VIEL. S/SAL. P. ASSURANCE S/CHOMAGE RETRAITE DES CADRES RETRAITE COMPLEM. TOTAL DES RETENUES SAL. NET IMPOSABLE INDEMNITE TRANSPORT	4800 156 4956 4956 4956 4956 4956 0 4956 173, 46 49, 56 232, 93 41, 63 0 121, 42 619 4337 23
SALAIRE A PAYER	4360

TOTOLIN COLONNE ENDLONES	
TOTAUX COLONNE EMPLOYES	4000
SALAIRE DE BASE	4800
INDEMNITE REPAS	156
SALAIRE BRUT	4956
BASE DES RETENUES	
S. S. MAL. SZSAL. TOTAL	4956
S. S. MAL. S/SAL. PLAF.	4956
S. S. VIEL. SZSAL, P.	4956
ASSURANCE SZCHOMAGE	4956
RETRAITE DES CADRES	0
RETRAITE COMPLEM.	4956
MONTANT DES RETENUES	
S. S. MAL. S/SAL. TOTAL	173. 46
S. S. MAL. SZSAL, PLAF.	49. 56
S. S. VIEL, SZSAL, P.	232. 93
ASSURANCE SZCHOMAGE	41. 63
RETRAITE DES CADRES	ø
RETRAITE COMPLEM.	1.21. 42
TOTAL DES RETENUES	619
SAL. NET IMPOSABLE	4337
INDEMNITE TRANSPORT	23
SALAIRE A PAYER	4360

Fig. 4. — Edition des totaux de la colonne « employés ». Une seule employée étant supposée travailler dans l'entreprise, cette édition est similaire à son bulletin de salaire.

- Indemnité de repas ?
- Indemnité de transport ?

Une fois ces données entrées au clavier, il s'ensuit l'édition des différents bulletins et opérations comptables.

# Edition du bulletin de salaire « cadres »

Comme on peut le voir sur la **figure 1**, le bulletin de salaire de chaque cadre comporte :

- Les données entrées au clavier en début de programme.
- L'affichage des bases sur lesquelles se calculent les retenues.
- Le montant de ces retenues ainsi que leur total.
- Le salaire net imposable, auquel s'ajoute éventuellement la prime de transport pour donner, enfin, en bas de page, LE SALAIRE NET A PAYER.

Et cela, page après page, nonobstant le nombre de cadres que peut compter l'entreprise.

# Edition des totaux de la colonne cadres

Une fois édités tous les bulletins de salaire des cadres, le programme affiche les totaux horizontalement, par rubrique, de la colonne cadres (fig. 2).

Cette même procédure se déroule pour l'entrée et le calcul des données « employés », l'édition du ou des bulletins de salaire « employés » (fig. 3), ainsi que l'édition des totaux de la colonne « employés » (fig. 4).

Ensuite, le programme effectue l'édition des totaux « cadres » + « employés » ainsi que l'édition du « livre de paye ».

# Edition des totaux « cadres » + « employés »

Il s'agit de l'édition des totaux cumulés, horizontalement, rubrique par rubrique, des totaux de la colonne « employés » et des totaux de la colonne « cadres », ces totaux devant servir aux divers calculs qui seront reportés sur les pages suivantes (fig. 5).

# Edition du « livre de paye »

Comme on peut le voir **figure 6**, le « livre de paye » est, en fait, un état récapitulatif de toutes les informations figurant sur les bulletins de paye précédemment établis.

Le « livre de paye » reproduit, outre les divers totaux des « retenues salariales » et des « cotisa-

Fig. 5. - Edition des totaux cadres + employés.

TOTAUX CADRES+EMPLOYES	
SALAIRE DE BASE	1.4800
INDEMNITE REPAS	156
SALAIRE BRUT	14956
BASE DES RETENUES	
S. S. MAL. SZSAL. TOTAL	1.4956
S. S. MAL. SZSAL, PLAF.	9426
S. S. VIEL. SZSAL. P.	9426
ASSURANCE S/CHOMAGE	14956
RETRAITE DES CADRES	5530
RETRAITE COMPLEM.	9426
MONTANT DES RETENUES	
S. S. MAL. SZSAL, TOTAL	523, 46
S. S. MAL. SZSAL, PLAF.	94, 26
S. S. VIEL, SZSAL, P.	443, 02
ASSURANCE SZCHOMAGE	1.25, 63
RETRAITE DES CADRES	341. 75
RETRAITE COMPLEM.	230, 94
TOTAL DES RETENUES	1759, 06
SAL. NET IMPOSABLE	13196, 94
INDEMNITE TRANSPORT	46
SALAIRE A PAYER	13242. 94

Fig. 6. — Le livre de paye. C'est un état récapitulatif des informations figurant sur les différents bulletins de paye.

LIVRE DE	PAYE		
SALARIES	SALAIRES	REPAS	TRANSPORT
CADRES 1 EMPLO. 1	10000 4800	0 156	23 23
TOTAL 2	14800	156	46
SALAIRES+	REPAS 1495	6	
RETENUES	SALARIALE	S	
GARP COHOM	SOCIALE) AGE) RAITES)	1060, 74 125, 63 572, 69	
REMUNERAT	IONS DUES	13242. 9	14
TOTAL CON	TROLE	15002	

Les divers taux, utiles au calcul des retenues sur salaires et aux charges sociales de l'employeur, peuvent aisément être réactualisés.

COTISATIO	NS PATRONA	LES
BASE	TAUXX	тинтиом
URSSAF(S.	SOCIALE>	
9426	. 045 . 082 . 2035	673. 02 772. 93 1918. 19
TOTAL UR:	SSAF	3364. 14
GARP (CHOM	AGE)	
14956	. 0301	450. 18
GRISS(RETE	RAITES)	
	. 1006 . 0395 . 0345	176. 57
TOTAL GR	ISS	903. 87

Fig.	7.	_	Edition	des	cotisations	patronale	S.
------	----	---	---------	-----	-------------	-----------	----

JOURNAL DES OPERATIONS DIVERSES LIBELLE DEBIT CREDIT COMPTE SALAIRES 14956 6120 INDEM TR 46 6130 13242.94 REM. DUES 4250 RETENUES SALARIALES URSSAF 1060.74 4630 GARP 125, 63 4634 GRISS 572, 69 4636 PART PATRONALE URSSAF 3364, 14 6172 GARP 450, 18 6178 GRISS 903, 87 6176 3364. 14 LIRSSAF 4630 GARE 450, 18 4634 GRISS 903.87 4636 CONTROLE TOTAUX DEBIT 19720, 18 CREDIT 19720.18

Fig. 8. — Le journal des opérations diverses. Toutes les opérations comptables sont directement enregistrées dans les comptes du plan comptable général.

tions patronales », le total en tête de page, des effectifs de l'entreprise, total subdivisé en « cadres » et « employés ».

# **Edition des cotisations patronales**

Cette page (fig. 7) affiche les charges sur salaires supportées par l'employeur :

- Les charges relatives à la Sécurité sociale (assurance maladie et assurance vieillesse).
- Les charges relatives à l'assurance chômage.
- Les charges relatives aux assu-

Fig. 9. — Edition des cotisations dues pour le mois de la paye. Dans notre exemple, il s'agit du mois de novembre 1979.

COTISATIONS DUES MOIS DE NOVEMBRE 1979

URSSAF 4424.89 CPTE 4630 GARP 575.81 CPTE 4634 GRISS 1476.56 CPTE 4636

TERMINE

READY

rances retraite. Les noms des organismes collecteurs sont l'URSSAF (Sécurité sociale), le GARP (chômage) et le GRISS (retraite).

# Edition du « journal des opérations diverses »

La comptabilisation des salaires et des charges sociales (salariales et patronales) se fait sur le « journal des opérations diverses » (fig. 8).

Les totaux des divers éléments

A l'examen de notre tableau, il apparaît que les salaires et les charges non fiscales sont portées dans le compte « frais de personnel », au débit des comptes :

6120 : rémunération du personnel 6130 : indemnités et avantages divers.

Les charges sociales découlant de la paye et calculées lors de l'établissement de celle-ci (voir bulletins de salaire et cotisations patronales) sont portées aux comptes suivants:

Débit	Crédit
6172 Cotisations Sécurité sociale 6176 Cotisations retraites	4630 URSSAF 4636 GRISS
6178 Cotisations chômage	4634 GARP

portés sur les bulletins de paye et reproduits ensuite sur le « livre de paie » sont enregistrés dans les comptes du plan comptable général.

Les numéros de compte reproduits sur notre tableau sont ceux de l'entreprise pour laquelle ce programme avait été conçu initialement. Chaque utilisateur pourra évidemment y faire figurer les siens. et, au crédit, du compte 4250, les rémunérations dues au personnel, c'est-à-dire le montant qui doit être effectivement payé.

Le programme effectue ensuite l'édition des cotisations dues pour le mois de la paye (fig. 9), c'est-àdire la somme des retenues salariales et des cotisations patronales.

E. ADAMIS

« La paye d'une PME »	940 E3-E2-41 950 REM 10-24 850 PRINT-18# ", D24	4720 XE1-12 XE1-12 424 + 24 - X2 = F8 + G8 - X3 = X + X1 - X4 = T9 + V4 + V2 - X1 - X
(Programme)	PRIM	
127 BESSER FREE FOR MOTOR OF A PRODUCTION	330 DEF FNA (R)=INT(R+100+ 5)/100	1731 L5=T7*H4:L6=Y8*H5:L7=28*H6
HTTPHYE BO MOIS DE TINPOIDES THTCOMEREN DE CROESTU, NIE N=0 THENGSO TINES INPUT NE PRINIPAS INPUTPS PRINIOSS	940 PRINTS24, E1:PRINTS24, E1	0 0
ITSO# INPUT S PRINTI# INPUT I PRINTI# INPUTII 20 9#945 94#9441	920 PRINTS34., £1:PRINTS24., £1. 930 PRINTX\$.X1	1770 PRINT 1780 PRINT"CADRES"; N. Y. Y1, F8
1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	940 PRINTS\$, E1 950 PRINT**R1\$	1790 PRINT"EMPLO."; N1, Z, Z1, G8 1800 PRINT; PRINT"TOTAL"; N2, K, K1, K2
1+1	960 FRINTCA., FNRCU) 970 PPINITCA., FNRCH)	1810 PRINT PRINT SALAIRES+REPAS", K3 1820 PRINT PRINT" RETENUES SALARIALES"
7F 1.MC:R1=P+C1:R2=P+C2:R3=S1*C3	986 PRINCES, FNRCUE	1830 DEF FNACKD = INTCR*100+ 50/100
XXC4 :RUHP*CD R+R1+R0+R3+R4+R5	1990 PRINTCAS, FNACOA)	1850 PRINTGS, FNRCUS)
531-R6 52+11	1818 PRINTCS#, FNR(US) 1820 PRINT""R2#, FNR(UE)	1860 PRINTGLS, FNH(KS) 1870 PRINT PRINT"REMUNERATIONS DUES", FNH(M9)
	1030 PRINTS4\$, FNR(E2)	1880 PRINT:PRINT"TOTAL CONTROLE",FNACK6)
NT:::0#::::::::02# NTP#:::::::,N#::0#	1050 PRINT "55\$, INT(E3*100+ 5)/100	1900 REM (1) THE THE PERSON OF
NT SB\$S PRINTI\$I	1060 22=22+E1-23=23+E1-24+E1-25=25+E1-35=25+E1-35=35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-35+E1-3	1910 DEF FNH(R)=INI(R*100+, 5)/100 1920 PRINT:PRINT"COTISATIONS PATRONALES"
FNHTROWNIN TRAINER OF LOS	U+62=62 0201	1930 PRINT PRINT BASE", "TAUXX", "MONTANT"
NT " "R\$	61=6	1946 PRINTS.H.FNBCL>
NTSOM: SI PRINTSOM: P		1960 PRINTT4, H1, FNR(L1)
X	1090 69=69+E3	1978 PRINTTS, H2. FNACL2)
NT ** PA1#	516	1990 PRINT PRINT" G\$
NICHE BNB(R)	1120 REM (1)	2010 PRINT PRINT" G1#
NTC2±, FNR(R2)	1149 WRIT516, 1	2020 PRINT:PRINTTZ H4, FNR(LS)
NTC3#FNR(R3)	1150 REM (1)	PRINTZ8, HG, FN
NTCS#FNR(RS)	1170 DEF FNRCR>=INTCR*180+, 5>/180	2050 PRINT: PRINT" TOTAL GRISS", FNACLS)
NITHERORY, FINCARCA	1180 PRINTSOM, FNR(Z)	2070 REN (1)
NTIL\$, 11	1200	2000 PRINT JOURNAL DES OPERATIONS DIVERSES"
NT *** S54 FNA (S2)	1218	2490 FKINI FKINI"LIBELLE", "DEBIT", CRECTT CONTRE 2400 PRINT:DEF FNRCR>=INTCR*100+, 55/400
CONTRACTOR AND	1238	2110 0=K4+L3:01=M3+L4:02=K5+L8
F1+R1,F2=F2+R2,F3=F3+R3	1240 PRINTC24, FNR(25)	2420 03#K3+K2+L3+L4+L8 2430 04#K4+W3+K5+W9+L3+L4+L8
10+11-11-11-11-11-11-11-11-11-11-11-11-11-	1260 PRINTC4#, FNR(27)	2140 PRINT SALAIRES", FNA(K3), " - ", "6120"
F9+53	1270 PRINTCS#: FNHCZ8:	PRINT"REM DUES", " - ";"
(T 516, 1	1290 PRINTOS. FNR(29)	PRINT"RETENUES SALARIALES"
1 (1)	1300 PRINTC1#, FNR(G1)	2180 PRINT"URSSRF "," = ",FNH(K4),"4630" ; 2190 PRINT"GRRP "," = ",FNH(N3),"4634"
T516.1	1320 PRINTC3#, FNR(G3)	2200 PRINT"GRISS "," - ",FNA(K5),"4636"
N THE THE	1330 PRINTC45.,FNH(G4)	2210 PRINT"PHRT PHTRUNHLE"   2220 PRINT"URSSAF ", FNACL3), " - ", "6172"
NTS@\$.,FNBCYD	1350 PRINT""R24, FNRG6)	2270 FRINT GRRP ", FNACL4)," - ", "6178"
INTIA: FNBCY10	1360 PRINTSA\$,, FNH(GZ)	2250 PRINT"URSSAF ", FNACL3), "4630"
NT ""R4	1380 PRINT "SS\$,, FNA (G9)	2260 PRINT"GRRP "," - ",FNR(L4),"4634"
NTO# FERSONS NTO# FIND (V4)	1390 WHIT 516.1 1400 REM (1)	2270 FRINT"GRISS "," " ",FNR(L8) "4636" 2280 PRINT"CONTROLF TOTALS"
INTC2\$, FNR(YS)	1418 T=Y+Z: T1=Y1+Z1: T2=Y2+Z2: T3=Y3+Z3	2290 PRINT PRINT DEBIT", FNR(03)
INICAB: FNBCPD	18=74+Z4	2310 WRIT 516, 1
INTCS#, FNR(Y8)	1430 MJFF1+61-MZFF2+62-MZFF3+63-M4FF4+64	2320 REM (1)
INI MILE INICA: JENR (99)	MO=TO+GC, MO=TO+GC, MI=TI-GC, MO=TO+GC	2340 PRINT PRINT URSSAF", FNA(O), "CPTE 4630"
INTC14, FNRCF1)	PRINT""12# DEF FNACR>=INTCR*100+, 5>/100	2358 PRINT"GHRP", FNH.0127, "CPTE, 4634, 2368 PRINT"GRISS", FNH.0227, "CPTE, 4636"
INTC34, FNA(F3)	PRINTSO#, FNR(T) DDINTT# DNO(TA)	2370 PRINT:PRINT" TERMINE" END
INICAS. FNACES	PRINTS14., FNR(T2)	2390 C*="S S MAL S/SAL TOTAL" C1*="S S MAL S/SAL PLAF"
INT "R24" FNR(F6)	PRINT***R\$ PRINTCE: PNR(TZ)	2391 C24="S. S. VIEL. S/SRL. P. "
INT 114. FNR(FS)	1528 PRINTCL\$, FNR(T4)	2410 C3#="ASSURANCE S/CHOMAGE": C4#="RETRAITE DES CADRES"
(NT""S5#, FNA (F9)	PRINICAS, FNRCT6>	2411 CS#="RETRHITE COMPLEM" 2420 I#="INDEMNITE TRANSPORT"
1 (1)	PRINTC4\$, FNRCTZ)	2430 S14="SALAIRE BRUT":S24="SALAIRE TOTAL"
PUT"COMBIEN D'EMPLOYES";N1:IFN1=0THEN1410 [NTN1*:INPUTN2*:PRINTP14:INPUTP2*:PRINT014:INPUT02*		2440 S3##"SALAIRE FLACONNE S4## SAL MEI MITOSOCCE 2441 S5##"SALAIRE A PRVER"
INTSO#: INPUT E	PRINTC#FNR(T9)	2450 1#="TOTAUX COLONNE CADRES": T1#="TOTAUX COLONNE EMPLOYES"  2451 12#="TOTAUX CADRES+EMPLOYES"
NTI1* INPUTAT	PRINTC2#, FNR(W2)	2460 X\$="TRANCHE TOTAL - PLAFONO"
1470: Z=Z+E: Z1=Z1+J +4	PRINTCS#1, FNHCM32 PRINTC4#1, FNHCM42	2480 R1#="MONTANT DES RETENUES"
035:D1=. 01:D2=. 047:D3=. 0084:D4=0:D5=. 0245	PRINTCS#, FNR(WS)	2490 R2\$="TOTAL DES RETENUES" 2500 U\$="URSSAF(S.SOCIALE)":G\$="GARP(CHOMAGE)":
E1 <p then="" x1="0&lt;/td"><td>PRINTS4*, FNR(W7)</td><td>G1\$="GRISS(RETRRITES)"</td></p>	PRINTS4*, FNR(W7)	G1\$="GRISS(RETRRITES)"
14*D:U1=E1*D1:U2=E1*D2:U3=E1*D3	PRINTIL#, FNACUS>	2505 B4="BULLETIN DE SALAIRE" 2510 RETURN
-X1+04 - U3-E1+03 -U+U1+U2+U3+U4+U5	WAIT 5	READY.

Juillet-Août 1980 MICRO-SYSTEMES - 93



# Editions Techniques et Scientifiques Françaises

niveau 1 : débutant — niveau 3 : amateur et technicien spécialisés

### INFORMATIQUE

D.J. DAVID

Cours d'initiation à l'informatique (ENS). Langages de programmation : Fortran. APL. Fonctionnement interne des ordinateurs. L'esprit informatique, modèles schématiques des applications, cartes-contrôle : IBM, CDC, UNIVAC, CII et Phi-

NIVEAU 2

PRIX: 66 F

# **ELEMENTS ESSENTIELS DE L'ELECTRONIQUE ET DES CALCULS DIGITAUX**

D. ULRICH

Logique électronique. Logique informatique. Calculateurs à circuits logiques. Réalisation des calculateurs. Le transistor en commutation. Mulvibrateurs. Montages logiques de base. Fonctions logiques. Algèbre de Boole. Calculs binaires. 304 pages.

NIVEAU 3

PRIX: 95 F

TECHNIQUE POCHE Nº 4

### INITIATION A LA MICRO INFORMATIQUE LE MICROPROCESSEUR

P. MELUSSON

Qu'est-ce qu'un ordinateur. Langages. Calcul binaire. Codages. Fonctions logiques. Technologie et organisation des microprocesseurs. Les mémoires. Circuits et systèmes d'interface. La programmation. 136 pages.

NIVEAU 1

**PRIX**: 28 F

# LE MICROPROCESSEUR **EN ACTION**

P. MELUSSON

Après un ouvrage de pure initiation au microprocesseur, à la portée de tous, le spécialiste qu'est P. Mélusson, propose ici une introduction pratique et simple à son emploi, articulé autour d'un type « monobit ». Pour faciliter la compréhension, il propose une série de manipulations sur une « carte » réalisable par l'amateur sans trop de difficultés. 152 pages.

**NIVEAU 2** 

PRIX: 48 F

# **LE HARDSOFT** ou la PRATIQUE des **MICROPROCESSEURS**

M. OUAKNINE et R. POUSSIN

Principes généraux. Fonctionnement et jeu d'instruction d'un système construit autour d'un microprocesseur 8080 A. Trois applications réelles avec schémas et programmes. Fonctionnement des dernières nouveautés 8048-Z80 - 8086. 254 pages

NIVEAU 3

PRIX: 83 F

# P. MELUSSON LE MICROPROCESSEUR EN ACTION CONFIGURATION of PROGRAMMATION annungung Samunda S

# LE BASIC PAR LA PRATIQUE

J.-P. LAMOITIER

Comme de nombreuses techniques l'apprentissage de la programmation nécessite de nombreux exercices pratiques. Les exercices de difficultés variables classés par rubriques ont été choisis en tenant compte de leur intérêt pédagogique et des applications concrètes. 200 pages.

**NIVEAU 2** 

PRIX: 66 F

Pour plus de précision cerclez la référence 140 du « Service Lecteurs »

# **Collection SYBEX**

# INTRODUCTION AUX **MICROORDINATEURS** INDIVIDUELS ET **PROFESSIONNELS**

R. ZAKS

Ce livre vous permettra d'évaluer si vous devez utiliser, l'un des nouveaux microordinateurs

Comment choisir son système. Définitions, pièges à éviter, programmation. Quel Basic?

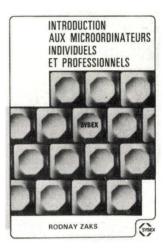
- Applications professionnelles et commerciales

Choix des périphériques.

272 pages.

**NIVEAU 1** 

**PRIX**: 54 F



### LEXIQUE MICROPROCESSEURS

Dictionnaire anglais-français 1 000 termes et abréviations. Définitions des composants par numéros, des signaux pour les bus S 100, RS 232C, IEEE 488. Adresses des fabricants et distributeurs. Table de conversion. Format Poche. 120 pages. NIVEAU 2 **PRIX** : 20 F

### LES MICROPROCESSEURS

ZAKS et LE BEUX

Ouvrage de base conçu pour la formation. Concepts et techniques. Principes de bases jusqu'à la programmation. Techniques « standards ». L'interconnexion d'un système « standard ». Les problèmes liés au développement d'un système. 320 pages

NIVEAU 2

PRIX: 98 F

# **TECHNIQUES D'INTERFACE AUX MICROPROCESSEURS**

LESEA et ZAKS

Comment connecter un système à microprocesseur aux périphériques, depuis l'unité centrale jusqu'au clavier, télétype, disque souple, écran de visualisation, et interfaces analogiques. Techniques de test. 416 pages.

**NIVEAU 2** 

PRIX: 126 F

### **PROGRAMMATION DU 6502**

7AKS

Ce livre vous enseignera la programmation des systèmes basés sur le microprocesseur 6502. Pour lire ce livre il n'est pas nécessaire de savoir programmer. Il sera une référence indispensable à toute personne désirant se familiariser avec le 6502. 280 pages.

NIVEAU 2

PRIX 98 F

# **INTRODUCTION AU BASIC**

P. LE BEUX

Cet ouvrage de base présente le langage et ses particularités ainsi que les versions actuelles qui sont disponibles sur les différents types de microordinateurs. Un texte complet, progressif et pédagogique pour l'apprentissage de la programmation en Basic. 300 pages.

Prix pratiqués par la LIBRAIRIE PARISIENNE DE LA RADIO, 43. rue de Dunkerque, 75480 Paris. Cedex 10

AUCUN ENVOI contre remboursement. Port: jusqu'à 30 F:taxe fixe 8 F. De 30 à 100 F:15 % de la commande (+ 4 F Rdé). Au-dessus de 100 F: taxe fixe de 19 F.

# microprocesseurs: les spécialistes

# boutique (Selfcoprocesseur

Kit d'initiation au microprocesseur 6800 D2 (MKD2 MOTOROLA)

- Microprocesseur 6800
- Interface K7, clavier et afficheurs HEXA
- 16 lignes d'entrée-sorties TTL disponibles

Ce kit est idéal pour l'initiation et l'étude d'automatismes.

Il est livré avec une abondante documentation. De plus, nous avons disponibles toutes les extensions pour transformer le Kit D2 en un véritable outil de travail professionnel ou en Kit 6809. (Demandez notre documentation)

Le Kit complet, monté, testé, garanti en état de marche . . . . . . . . . . 2.200,00 F TTC

-

### Extensions pour le Kit D2

Carte de visualisation Sescosem-Efcis 16 lignes de 64 caractères.

La carte montée et testée . . . 1.411,20 F TTC

### Egalement disponible pour Kit D2

- Editeur-assembleur
- Carte RAM
- Programmateur de Reprom MPU
- Effaceur de Reprom MPU

### Kit Extension No 1

Rajouté à votre Kit D2, cet ensemble vous permettra de dialoguer avec un terminal Vidéo en RS 232 (carte de visualisation Sescocem-Efcis par exemple). Il y a également des amplis de bus ce qui permet de rajouter d'autres cartes.

Le Kit comprend tous les circuits intégrés, les supports, prise, etc... ainsi qu'une notice très détaillée et une cassette de test avec listing.

L'ensemble. . . . . . . . . . . . . . 346,73F TTC

### Kit d'initiation au PIA

Pour tous ceux qui voudraient bien se servir du 2e PIA du Kit D2!

Le Kit se compose de 8 interrupteurs, 8 leds, 1 circuit imprimé, 1 connecteur, etc... mais surtout des explications, 1 cassette de programmes avec listing et notice.

Prix . . . . . . . . . . . . . . . . 250 F TTC

Carte fond de panier pour Kit D2 prévue pour 8 connecteurs.

Livrée nue, non percée, avec notice 176,40 FTTC Le connecteur pour carte fond de panier (contacts dorés) . . . . . . . . . . 64,70 F TTC

### **Carte Basic**

Carte 4K RAM plus 8K BASIC III spécial pour Kit D2

Basic étendu très performant calcul 9 chiffres plus 2 exposant

Montée, testée, avec notice . . . . 2.000 F TTC

# SELFCOBUG III

Moniteur de mise au point de programmes en HEXA sur visu et imprimante à partir du KIT D2. Il se compose de 5 REPROM 2708 + 1 notice détaillée. Selfcobug III travaille EN DIALOGUE avec l'opérateur et est beaucoup plus performant et plus simple à la fois que la plupart des autres moniteurs.

Il y a 25 commandes actives, et 9 sous-programmes sont à la disposition de l'utilisateur.

De plus, il gère le PROGRAMMATEUR DE 2708 de M.P.U.

SELFCOBUG III est bien entendu en Français.

Prix . . . . . . . . . . . . . . . . 809,08 F TTC

nouveau!

# un kit 6809 disponible pour 1250 francs

Kit 6809 pour MKD2: 1.250,00F TTC!

Le microprocesseur 6809 est le dernier-né et certainement le plus performant de sa catégorie. SELFCO vous propose en exclusivité le Kit complet FMS 6809-2 permettant de transformer votre Kit D2 en outil d'initiation et d'études 6809, avec toutes les fonctions du Kit D2 (P, L, N, V, M, E, R, G)

Le Kit se compose de: un circuit imprimé - un 6809 - les composants: quartz, supports, etc... - un logiciel 6809-BUG sur 2708 - une notice de montage - une notice 6809

Supplément pour montage sur votre Kit D2 (délai 15 jours) 250 F TTC

exclusif chez selfco

Tous les composants de la famille 6800 en qualité professionnelle exclusivement :

SFF 9 - 6800 (MPU) 99,81 F TTC
SFF 9 - 6802 (MPU) 141,76F TTC
SFF 9 - 6810 (RAM) 46,10F TTC
SFF 9 - 6821 (PIA) 56,24F TTC
SFF 9 - 6850 (ACIA) 47,25 F TTC
SFF 9 - 6871 1MHz (HORL.) 305,76F TTC
SFF 9 - 6880 (AMPLI) 23,04F TTC
SFF 9 - 6887 (AMPLI) 23,04F TTC
SFF 9 - 6364 (VISU) 190,51F TTC
SFF 2708 K (REPROM) 107,96F TTC
Et maintenant disponible:
Le microprocesseur 6809 300.00 F TTC



Micro-ordinateurs PET nouvelle version (CBM) avec grand clavier professionnel, écran vert, RAM dynamique:

CBM 3008 (8K) . . . . . Nous consulter S.V.P. CBM 3032 (32K) 9.930,00 F TTC

Double floppy COMPUTHINK PROFESSION-NEL pour CBM:

Clavier professionnel pour transformer votre PET 2001.

Livré avec cache. . . . . . . . 1.700,00 F TTC

### Pour

Interfaces, imprimante, RS 232,

Interfaces spéciaux et programmes spécifiques

Imprimantes: - CENTRONICS 779 - CENTRONICS 730

nous consulter S.V.PI.

# Outil de développement SWTPC de MPU

Pour applications professionnelles en 6800. Logiciels ultra-performants ENTIEREMENT EN FRANÇAIS spécial pour non-informaticiens étudiant des automatismes industriels. Nouveau: unité centrale 6809

Devis gratuit . nous consulter S.V.P.

# commandez aujourd´hui même!

# **Bon de Commande**

ou pour recevoir gratuitement une documentation

retournez ce bon dûment rempli à SELFCO - 31, rue du Fossé-des-Treize - 67000 Strasbourg

# ■ documentation

Oui, je désire recevoir, sans engagement de ma part, la documentation concernant les produits suivants:

Nom: (Société):

Code postal: . . . . . . . Tél: . . . . .

Signature: (commande seulement)

SELFCO

# **□** commande

Veuillez m'envoyer aux nom et adresse ci-contre les produits suivants :

Quant	Désignation	Prix

frais de port et d'emballage\* montant de la commande

\_\_ chèque joint

contre-remboursement (+ frais)

Tous les prix mentionnés sont TTC. Une participation aux frais de port et d'emballage est facturée en sus aux conditions suivantes:

- matériel Boutique Selfcoprocesseur + 20 F
- materiel Boutique Selfcoprocesseur +
  - + 50 F

# TRS-80 E.S. SERIAL I/O

 Can input into basic

 Can use LLIST and LPRINT to output, or output continuously . RS-232 compatible . Can be used with or without the expansion bus . On board switch selectable baud rates of 110, 150, 300, 600, 1200, 2400, parity or no parity odd or even. 5 to 8 data bits, and 1 or 2 stop bits. D.T.R. line . Requires

12 VDC 432 F No. 8010 C No connectors provided, see below



FIA/RS-232 connector Part DB25P 31 F, with 9'. B 100 F Part No DB25P9





ribbon cable with attached connectors to fit TRS-80 and our serial board 200 F Part No: 3CAB40

# RS-232/TTL INTERFACE

 Converts TTL to RS-232, and converts RS-232 to TTL . Two separate circuits . Requires - 12 and + 12 volts . All connections go to a 10 pin gold plated edge connector 50,40 F Part No. 232A.





# DISKETTES

Box of 10, 5" 29 F, 8" 47 F each

### COMPUCRUISE Put a computer in **OUTPUT BOARD** your car, which gives

you the most effective

and functionnal

cruise control ever

designed, plus com-

plete trip computing

fuel management

systems, and a re-

markable accurate

quartz crystal time

So simple a child can

operate, the new

CompuCruise com-

bines latest computer

technology with sta-

te-of-the-art reliabi-

lity in a package

which will not likely

be available on new

cars for years to come

Cruise Control

Time, E.T., Lap Timer,

Alarm • Time, Distance, Fuel to Arrival

• Time, Distance, Fuel

to Empty . Time,

Distance and Fuel on

Trip • Current or

Average MPG, GPH .

Fuel Used, Distance since Fillup . Current

and Average-Vehicle

Speed . Inside, Out-

side or Coolant Tem-

perature • Battery Voltage • English or

Metric Display.

**OPTO-ISOLATED** 

PARALLEL INPUT

**BOARD FOR** 

APPLE II

There are 8 inputs

that can be driven from TTL logic or any 5 volt source. The cir-cuit board can be

plugged into any of

the 8 sockets of your

Apple II. It has a 16 pin

socket for standard

dip ribbon cable

connection. Part No.

120A, 460 F

18556

1 590 F

system



This board has 8 triacs capable of switching: 110 volt, 6 amp loads (660 watts per channel) or a total of 5280 watts. 11 triac. 516 F output board. No. 210A

# APPLE II\* SERIAL I/O INTERFACE

**FOR APPLE II** 



Baud rate is continuously adjustable from 0 to 30.000 . Plugs into any peripheral connector . Low current drain. RS-232 input and output . On board switch selectable 5 to 8 data bits, 1 or 2 stop bits, and parity or no parity either odd or even . Jumper selectable address . SOFTWARE . Input and Output routine from monitor or BASIC to teletype or other serial printer • Program for using an Apple II for a video or an intelligent terminal. Also can output in correspondence code to interface with some selectrics. • Also watches DTR • Apple II serial I/0 316 F. No. 2A. assembled.

# TIDMA



Tape Interface Direct Memory Access . Record and play programs without bootstrap loader (no prom) has FSK encoder/decoder for direct connections to low cost recorder at 1200 baud rate, and direct connections for inputs and outputs to a digital recorder at any baud rate . S-100 bus compatible . Tidma 1 195 F Part No. 112.

### SYSTEM MONITOR

8080, 8085 or Z-80 System monitor for use with the TDMA board. There is no need for the front panel. Complete with documenta-

# **RS-232/TTY INTERFACE**



This board has two active circuits, one converts RS-232 to 20 mA. the other converts 20 mA to RS-232. Requires + 12 and - 12 volts. 50.40 F

# RS-232/20 mA **INTERFACE**

This board has two passive, opto-isolated circuits. One converts RS-232 to 20 mA, the other converts 20 mA to RS-232. All connections go to a 10 pin edge connector. Requires +12 and -12 volts. 98 F.



# T.V. TYPEWRITER

 Stand alone TVT 32 char/line, 16 lines, modifications for 64 char/line included Parallel ASCII (TTL) input . Video output . 1K on board memory Output for computer controlled curser · Auto scroll · Nondestructive curser Curser inputs: up down, left, right, home, EOL, EOS • Scroll up, down . Requires +5 volts at 1.5 amps, and -12 volts at 30 mA . All 7400, TTL chips • Char. gen. 2513 • Upper case only • Part No. 106 A 1 595 F



# **UART** & **BAUD RATE** GENERATOR

 Converts serial to parallel and parallel to serial . Low cost on board baud rate generator . Baud rates: 110, 150, 300, 600, 1200 and 2400 . Low power drain +5 volts and -12 volts required • TTL compatible • All characters contain a start bit, 5 to 8 data bits, 1 or 2 stop bits. and either odd or even parity. • All connections go to a 44 pin gold plated edge connector Part No. 101A. 252 F



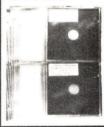
# **TAPE** INTERFACE

Play and record Kansas City Standard tapes . Converts a low cost tape recorder to a digital recorder • Works up to 1200 baud . Digital in and out are TTL-serial . Output of board connects to mic. in of recorder . Earphone of recorder connects to input on board . No coils . Requires +5 volts, low power drain Part No. 111A 299 F.



# DISK JACKET<sub>TM</sub>

Made from heavy duty 10095 matt plastic reinforced with grommets. The minidiskette version holds two 5-1/4 inch diskettes and will fit any standard three ring binder. The pockets to the left of the diskette can be used for listing the contents of the disk. Please order only in multitudes of ten. 78 F/10 Pack



16K RAMS

For the Apple, TRS-80 or Pet \$8 each Part No. 4116 67 F.

# DC POWER SUPPLY

 Board supplies a regulated +5 volts at 3 amps., +12, —12, and —5 volts at 1 amp. • Power required is 8 volts AC at 3 amps, and 24 volts AC CT at 1.5 amps • With parts excluding transformers 320 F Part No.



**ELECTRONIC SYSTEMS** est distribué en France par

PENTA 16 5, rue Maurice-Bourdet, 75016 PARIS. Tél.: 524.23.16 Bus 70/72. Arrêt Maison de l'ORTF. Métro: Charles Michels



# Presse internationale... les tendances.

par Pierre GOUJON.

En matière de presse micro-informatique, il n'est pas besoin de préciser qu'en Europe et aux Etats-Unis, les magazines se multiplient et leur contenu, aussi bien rédactionnel que publicitaire, s'étoffe chaque jour davantage.

Aussi nous a-t-il paru intéressant de dégager, parmi les nombreux supports actuellement sur le marché, les principales orientations et tendances de la presse anglo-saxonne.

Les sujets abordés ces derniers mois s'articulent autour de trois thèmes essentiels: le logiciel, les systèmes de communication, les problèmes d'éducation. On n'en sera pas surpris. Ce sont en effet les sujets de préoccupation les plus actuels, surtout en ce qui concerne les minis et les micros, aussi bien du point de vue de leur conception que de celui de leur utilisation.

# Le logiciel

« ... ceux qui développent les logiciels et les langages prennent trop de liberté avec les standards (Creative Computing)... »

Le **logiciel** fait l'objet d'analyses détaillées qui abordent des problèmes assez divers.

Si, en général, on admet, comme l'affirme CREATIVE COMPUTING (mars 1980), que la qualité du logiciel système pour les minis s'est améliorée depuis ces dernières années, on en est encore à regretter que ceux qui développent les logiciels et les langages prennent trop de libertés avec les standards.

Pour INTERNATIONAL SYSTEMS (avril 1980), cependant, il existe encore trop peu de bons langages de haut niveau adaptés aux micros. CREATIVE COMPUTING note pour sa part, en citant BASIC, qu'on a trop longtemps habitué les utilisateurs à s'accommoder des capacités souvent limitées de ce langage. C'est pourquoi on fonde beaucoup d'espoir sur COBOL, décrit comme un langage bien adapté aux micros et aux ordinateurs personnels, justement parce qu'il constitue un excellent standard, en particulier pour les applications de gestion.

CREATIVE COMPUTING décrit ainsi deux nouveaux COBOL récemment arrivés sur le marché : le COBOL-80 de Microsoft, et le CIS COBOL de MicroFocus, une société britannique. Ces deux langages peuvent être utilisés sur 8080/Z80 avec le système d'exploitation CP/M.

# Les systèmes de communication

« ... usage de plus en plus répandu de composants à base de fibre optique pour les transmissions à haute capacité (Electronic Design)... »

En ce qui concerne les SYS-TÈMES DE COMMUNICA-TION, on met l'accent sur l'évolution rapide de l'architecture des réseaux.

Selon COMPUTER AGE

(mars 1980) la tendance est au transfert des fonctions originellement assurées par un gros processeur central vers un ensemble de petits processeurs reliés entre eux par des liaisons à haute vitesse. On décrit ici, en exemple, un réseau, le « RING », développé à Cambridge d'après les travaux de Wilkes. Il s'agit d'une boucle simple : les données, injectées en un point donné de la boucle, circulent jusqu'à ce qu'elles soient sélectées par le nœud destinataire. Le système est capable de fonctionner à 10 Mbits/seconde, avec un taux d'erreur de 10<sup>-11</sup>

ELECTRONIC DESIGN (avril 1980) souligne que la nécessité de traiter un trafic de plus en plus dense (à cause de la complexité croissante des réseaux) conduit à une intégration plus poussée des composants de communication au niveau de l'utilisateur final (ce qui préfigure le bureau du futur), d'une part et, d'autre part, à l'usage de plus en plus répandu de composants à base de fibres optiques pour les transmissions à haute capacité. D'une manière générale, d'ailleurs, les fibres optiques sont à la mode : leur intérêt réside dans le fait qu'elles ne sont pas affectées par les interférences électromagnétiques. On pense en outre que les réseaux de micro-ordinateurs constituent la solution de l'avenir.

Dans cette perspective,

CREATIVE COMPUTING donne des exemples d'applications intéressantes. Ainsi, le système « The Source » de Telecomputing Corporation of America, qui offre une liste impressionnante de services, parmi lesquels le courrier électronique (échange de correspondance entre abonnés au réseau), le journal électronique (l'abonné devient son propre rédacteur en chef en sélectionnant les nouvelles qui l'intéressent), les petites annonces, un système original qui permet de dicter par téléphone une lettre à un opérateur, lequel entre le texte dans le système. Lorsque le destinataire se connecte ultérieurement au réseau, il reçoit un message l'informant que du courrier est en instance

DATAMATION (février 1980) décrit de son côté un logiciel de contrôle de réseau, le DEC-NET, développé par DEC et qui s'oppose au fameux SNA d'IBM. DECNET peut d'ailleurs s'interconnecter avec SNA. On insiste aussi sur la nécessité de pouvoir contrôler dynamiquement l'efficacité de réseaux (fiabilité, trafic), ce qui constitue un des principaux problèmes qui affectent les systèmes de communication, surtout lorsque ceux-ci sont construits à partir d'ordinateurs personnels (pertes d'information, mauvais temps de réponse en période de

MICRO-SYSTEMES - 97



# CHEMIMETAL S.A.

AVENUE BRUGMANN 403 1180 BRUXELLES

# UTILISATEURS DE DISQUETTES : PROTEGEZ VOTRE ORDINATEUR

Sachant que les unités à disquettes opèrent dans un environnement sale, où la poussière, les tissus, la cendre et la fumée de cigarettes peuvent contaminer les têtes d'écriture/lecture, occasionnant des problèmes de transfert de données.

CHEMIMETAL S.A. COMPUCLEAN offre un nouveau produit important: LA DISQUETTE AUTO-NETTOYANTE, utilisée régulièrement réduira le coût d'utilisation des unités à disquettes.

# SI VOUS ETES UN SERVICE TECHNIQUE:

Demandez un échantillon gratuit de CCL 150 Manchon Nettoyeur pour les disques et têtes magnétiques, présaturé avec 91 % d'alcool isopropylique à teneur spéciale convenant pour le nettoyage des disc packs et disques cartouches. Elimine le transport dangereux de l'alcool isopropylique ou de type fluor, en bouteille ou en aérosol.

# SI VOUS ETES UN UTILISATEUR :

Et vous prenez soin d'avoir un écran de visualisation propre et libre de toute contamination, demandez un échantillon gratuit de notre CCL 190 Tampon Nettoyeur pour Terminal CRT et CCL 170 Tampon Nettoyeur Universel des surfaces, afin de garder propre l'environnement de votre ordinateur et équipements de bureaux.

(	<b>X</b>
	Veuillez nous envoyer vos informations sur la Disquette Auto Nettoyante et vos autres produits «COMPUCLEAN».
	Veuillez nous envoyer gratuitement un échantillon du Manchon Nettoyeur CCL 150.
	Veuillez nous envoyer gratuitement un échantillon du Tampon Nettoyeur pour Terminal CRT, CCL 190 - un échantillon du Tampon Nettoyeur Universel des Surfaces, CCL 170.
	NOM ADRESSE
	TITRE
	TELEPHONE PAYS

Pour plus de précision cerclez la référence 143 du « Service Lecteurs »



# **Education** et formation

« ... En 1985, 50 % des écoles secondaires britanniques auront accès à l'informatique (Computer Age)... »

Le troisième grand thème abordé dans les revues angloaméricaines concerne les problèmes d'Education et de formation, considérés sous deux aspects: l'ordinateur pris comme outil pédagogique, et l'ordinateur pris comme objet de l'enseignement.

En fait, tout semble lié au remarquable développement des microprocesseurs. C'est l'avis de COMPUTER AGE, par exemple, qui indique qu'en 1968, déjà 25 % des écoles secondaires britanniques avaient accès à l'informatique et que les projections pour 1985 permettent d'affirmer que ce chiffre atteindra 50 %. On parle beaucoup à cet égard d'un « package » destiné à faciliter les relations entre l'étudiant et l'ordinateur. C'est le CAL (Computer Assisted Learning) dont l'objectif essentiel est de répondre aux besoins éducatifs des années 80.

Un autre article de COMPU-TER AGE, se référant toujours à la généralisation de l'informatique à l'école (ou à l'université), étudie les configurations les plus adéquates des systèmes d'aide à l'enseignement. Selon l'auteur de Presse internationale... Les tendances.

l'article, un micro-ordinateur doit pouvoir répondre à trois types d'applications: l'enseignement assisté par ordinateur, le calcul proprement dit, le traitement de texte. Les dispositifs de sortie des résultats constituent les éléments critiques des installations. Il faut également de grandes capacités mémoire (un package de grammaire peut exiger jusqu'à 1 Moctet). La tendance est aux systèmes disques avec de multiples terminaux.

Toujours dans l'optique éducation, MICROPROCESSORS AND MICROSYSTEMS (mars 1980) décrit l'organisation et le fonctionnement d'un laboratoire italien, le MIL, dont la vocation est multiple: conception de microprocesseurs et de microsystèmes, études théoriques sur les microprocesseurs, mise en œuvre d'applications originales, enseignement général à l'intention des particuliers ou des entreprises.

Citons pour terminer une application intéressante décrite dans CREATIVE COMPUTING. Il s'agit de programmes pédagogiques destinés aux tout petits enfants (2 ans – 4 ans), et basés sur des exercices de reconnaissance de caractères et de formes sur un écran de visualisation. Le principe est « semi-interactif » : un échange s'établit entre l'enfant (action sur un clavier, ou réponse à un stimulus) et l'ordinateur (réponse à l'action de l'enfant ou stimulus audio-visuel).

En plus de ces trois thèmes essentiels, nous avons aussi noté les signes d'un intérêt marqué pour les imprimantes. DATA-MATION, en particulier, présente un très intéressant article sur l'évolution technologique des imprimantes (comparaisons techniques, performances, schémas de principe). INTERNATIONAL SYSTEMS, pour sa part, se propose d'aider le lecteur lors du choix, toujours délicat, d'une imprimante réellement adaptée à ses besoins. Cependant cet article s'adresse plus au professionnel qu'au « hobbyiste ».

98 - MICRO-SYSTEMES Juillet-Août 1980

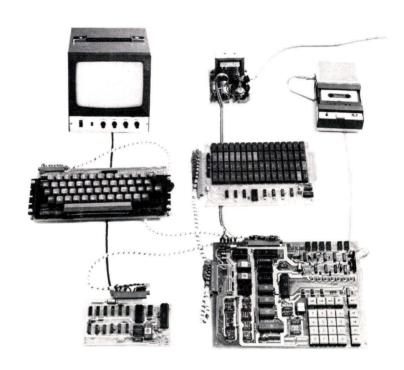
# CHRONIQUE DU MAZEL II

# Nouveau module:

# PROGRAMMATEUR DE REPROMS 2708

Le MAZEL II permet désormais trois approches différentes de la micro-informatique :

- Initiation au micro-processeur 6800 avec la carte de base 50-10.
   réalisation de petits systèmes par l'assembleur hexadécimal HEXEDAS.
- Initiation au BASIC avec les modules d'extension
- Avec l'Éditeur-Assembleur le MAZEL II constitue un SYSTÈME DE DÉVELOPPEMENT ÉCO-NOMIQUE



réf.	50-10	carte micro-ordinateur	Logiciel Systèm	ne:
	50-20	carte alimentation	50 HEX	Assembleur hexadécimal
	50-21	carte alimentation Basic		HEXEDAS (1 reprom 2708)
	50-40	carte vidéo TV	50 CVKM 1	gestion extensions
	50-41	moniteur TV		(1 reprom 2708)
	50-51	clavier codé effet hall800 F	50 BASIC 5 K	(1 cassette)
	50-60- 1 K	carte 1 K ram CMOS	50 BASIC 8 K	(8 reproms 2708)
	50-60- 8 K	carte 8 K ram CMOS	50 ED K	Éditeur (1 cassette)
	50-62- 8 K	carte 8 K ram/supports 16 K reprom 1800 F	50 ED R	Éditeur (reproms)
	50-62-16 K	carte 16 K ram/supports 16 K reprom 2500 F	50 AS K	Assembleur (1 cassette)
		programmateur reproms 800 F	50 AS R	Assembleur (reproms)
		lampe UV	(le logiciel mon	iteur de base BUG II est livré avec la carte 50-10)

# TOUTES DOCUMENTATIONS EN FRANÇAIS, LIVRÉES AVEC LES MATÉRIELS SANS SUPPLÉMENT DE PRIX

- Avec la carte de base : cours d'initiation à la logique, au 6800, à sa programmation avec exercices simples + notice, listing, schémas + manuels matériel et logiciel de la famille 6800.
- Avec les cartes d'extension : notice descriptive des connexions, schémas, mode d'emploi.



### Points de vente :

- Project Assistance 36, rue des Grands Champs 75020 Paris Tél. (1) 379.48.51
- Gedis 53, rue de Paris 92100 Boulogne Tél. 604.81.70
- Impact 41, rue des Salins 63000 Clermont-Ferrand Tél. (73) 93.95.16
- Punch 425, cours Émile Zola 69100 Villeurbanne Tél. (78) 68.78.95

# La micro-informatique pour tous.



# Le loisir intelligent de la famille.

Loisirs collectifs ou individuels : tous les ieux type Monopoly, scrabble, échecs, tennis, gue es étoiles, etc..., représentant un choix de 150 à 200 programmes

Comptabilité familiale : gestion de budgets, impôts, calcul d'intérêts, plan de financement, etc.

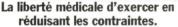
Le micro-ordinateur est un plaisir en soi, car il permet chez vous de concevoir vos propres programmes en faisant appel à la réflexion, à l'imagination, à la

Ainsi vous pouvez créer n'importe quel programme entrant dans vos passions : bibliographie, discographie, philatélie, gestion de réseau ferroviaire miniature.



# L'aide mémoire de la profession libérale.

Tous les jours, le micro ordinateur vous fait gagner du temps. Instantanément, vous avez accès à vos fichiers pour toutes informations, vous pouvez consulter en direct votre bibliographie ou vos rendez-vous plannifiés. D'autre part, le micro ordinateur permet la gestion affinée de votre cabinet ou de votre étude au niveau comptable (recettes, dépenses, banque, etc...). Vous avez envie de "déconnecter" quelques moments, alors la machine devient une compagne de jeux qui sait perdre ou gagner avec le



A tous instants, le micro ordinateur vous donne les informations professionnelles dont vous avez besoin consultations bibliographiques, fichiers clients avec antécédents, plannings, rendez-vous, etc.

D'autre part, vous pouvez demander au micro ordinateur de prendre en charge la gestion de votre Cabinet au niveau comptable (Recettes, dépenses, banque), etc...

Il existe pour toutes les professions médicales des programmes adaptés : softs généralistes et spécialistes, chirurgiens dentistes, biologistes, laboratoires, etc...



### La rapidité et la sécurité dans la gestion d'aujourd'hui.

En 1980, diriger une entreprise c'est se donner les moyens de la gérer d'une façon saine et réaliste. Dans tous les commerces modernes le micro ordinateur apporte une aide précieuse car il est capable à tous instants et en toute sécurité de réduire le poids des tâches administratives

Ce temps gagné est précieux, car il peut être utilisé à la vente le micro-ordinateur offre aux commerçants une tenue et une gestion de stock impeccable

une tende et une gestion de slock impeccatier. Ils peuvent à tous moments en apprécier la quantité et la valeur. Le micro ordinateur absorbe aussi la comptabilité de l'affaire journal des ventes, fichier clients et founisseurs,



# THE PARTY OF THE P

# Une assistance confirmée pour l'éducation et la recherche.

Enseignants, formateurs, commercants, professions liberales, passionnés d'informatique, venez nous exposer vos problemes professionnels ou votre cas particulier Laissez travailler votre imagination chez Triangle. Vous pouvez prendre directement en main

Enseignants, élèves, la micro informatique est le trait d'union qui accèlère la compréhension intellectuelle. Le micro-ordinateur permet de mieux assimiler et de mémoriser graduellement le sujet. Côté enseignants, c'est un gain de temps appréciable dans les domaines suivants : langues, mathématiques, sciences,



# Un nouveau défi pour les passionnés de technique.

uit ferroviaire, radio amateur, astrologie, modélisme, etc. le micro ordinateur est capable à lui seul le micro ordinateur est capable a lui seul de transformer une passion raisonnable en une passion déraisonnable. Pour les passionnes de technique c'est un défi qu'ils se lancent à eux mêmes, ils vont accéder à une passion supérieure, les hobbystes demandent au micro ordinateur de dépasser leurs propries limites dans beaucoup de depasser leurs propries limites dans beaucoup de depasser leurs propries limites dans beaucoup de domaines temps, comprehension, reflexion, calcul, etc. Ils élargissent ainsi leur possibilités de créer, de construire, d'animer, d'observer. Dans des proportions

# TRIANGLE informatique. Le pacte du bon choix.

# LA CONNAISSANCE APPROFONDIE D'UNE TECHNIQUE

Du particulier au professionnel, la micro informatique concerne chacun d'entre nous

Scientifique ou enseignant, membre d'une profession libérale ou commercante, dirigeant de PM.E., TRIANGLE INFORMATIQUE vous fait clairement comprendre la fonction professionnelle du micro ordinateur et le loisir que vous pouvez en obtenir

### UNE INFORMATION ADAPTEE A VOTRE BESOIN OU A VOTRE PASSION.

TRIANGLE INFORMATIQUE vous offre l'assurance du bon choix Par une information objective, nous vous aidons à ne pas vous tromper pour faire ensuite votre choix en toute independance.

Par la concertation, le dialogue, la prise en main des machines vous éviterez les risques d'un système mai adapte qui peut, a terme, se trouver depasse.

# UNE FORMATION ASSIMILABLE PAR TOUS.

Si vous désirez approfondir vos connaissances, nous vous offrons une formation basée sur des explications simples. TRIANGLE vous l'apporte, car seul un spécialiste connaissant bien ses systèmes peut en faire comprendre le bon fonctionnement, quelque soit votre metter ou votre loisir. (un stage basic de 5 jours vous est proposé pour 2 400 . F.H.T.; déductible du budget de formation

### LA VERITE DU SERVICE POUR UN MATERIEL DE PREMIER PLAN

TRIANGLE selectionne les meilleures marques de micro ordinateurs en fonction de leur fiabilité et

Tous nos systèmes sont exposés au magasin. Ils sont à votre disposition pour que vous puissiez les manipuler.

Avec l'assistance de nos spécialistes, vous allez les comprendre rapidement en vous initiant à leur fonctionnement. L'assistance TRIANGLE vous aide à développer vos programmes et réaliser



ou faire réaliser des softs spécifiques.

# TRIANGLE informatique

La micro-informatique à la portée de tous.

64, Bd Beaumarchais, Paris 75011. Métro Chemin Vert. Tél.: 805.62.00. De 9 h 30 à 12 h 30 et 14 h à 19 h 30.

# informatique vous assure une information objective

à la parution de cette revue, certains appareils peuvent ne pas être en stock



### SHARP MZ. 80 K

- Graphisme 79 x 39 programmable en X,Y nction "set"
- Hauf parleur
- programmable (fonctions

Drix 5950 F



- Memoire vive de 20 K a
- Basic etendu 14 Kinon resident
- Manuel d'utilisation
  - - Imprimante connectable sur IEEE 488



### COMMODORE **SERIE 3001**

- menques separees cran video incorpore lignes, 40 caracteres
- 64 caracteres ASC II.
   64 caracteres semi
- Basic etendu en Rom Deux interfaces cassette nterface IEEE 488



Entranement traction or

### APPLE II **APPLE II PLUS**

- vlicroprocesseur type 650,2 rloge 1 MHZ Javier ASC II sortie

- APLIET BIK ROM Basic Apile II Plus Basic etendu en rom et rom autostart
   Interface cassette 1500 baud (magnetophone)

- Graphique 16 couleurs 48 x 40 on 40 x 40 plus 4 lignes de texte



(PRIX TTC) APPLE

PET. CBM

SHARP

Cassette N 1

120 F

150

180 F

250 F

200 F

80 F

120 F

80 F

130 F

60 F 60 F 70 F 120 F 86 F 61 F 86 F

80 F

80 F

80 F

80 F

80 F 80 F 150 F

80 F

# • Gruphique fin & couleur 280 x 192 au 280 x 160 plus 4 lignes de texte

Trik	6580 F
37 K	7280 F
IS K	7980 F
Carte securi	980 F HT
Michael Hall N. B.	200 F H
Little R R	780 F HT
M interpretations	
man inter BUB	3300 F H
File Le	
nontroie a	3400 F
PRODUCED STORY	
or with thomas	2800 F ···
	2600 F H
interface par dele-	1220 F 11
otert a coverse	
RS 7370	1220 F 11
Interface V 24	1250 F HT
Interface IEEE 488	1480 F H

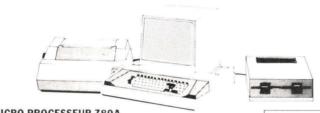


# ITT 2020 (Apple system)

- Microprocesseur type obl Moniteur 2 K octets Rolf Book observer
- Basic etendu. 10.K rieter sortie video texte 2.4 lignes. 10. ar i teres atrice 5 x 7).
- africe 5 x 7). Affichage rapide 1,000 i vie interessionales prophisme 40 x 38 our 40 x 40 plus 4 highes de texte

- . Hauf parleur incorpore programmable

a partir de 7800 F H



490 F

# MICRO PROCESSEUR Z80A

Super basic 16K en Rom. Assembleur editeur et dos en Rom. 16K ou 32K de nemoire vive. Clavier numerique separe. 6 touches de fonctions programmables cran N. B. integre. Mode texte 16 lignes de 32 ou 64 caracteres. Mode graphique 128 x 48 ou 128 x 96.

Floppy SBS 8110. 5 pouces double intensite 184K. (possibilité jusqu'à 4 floppy). Imprimante SBS 8830, 80 colonnes, Matrice 5 x 7, 128 cps. Interface paralleles SOFT DISPONIBLES

Payes: 3200 F HT

acturation, gestion, stock: 6000 F HT n cours : comptabilité générale, tichier, etc. le système complet

- Double Floppy SBS-8110-2 (2×1844)
- Imprimante SBS 8830 (80 col.)

24.800 F HT

PRIX UNITAIRE HT



- programmables

   Matrice 9 x 7,
- 96 caractères
- Interface parallèle,

Majuscule, minuscule prix: 4.800 F.H.T.



# MONITOR **VIDEO 100**

Ecran : 31 cm, tube 110° Bande passante 12 MHZ ± ± 3 dB

amplitude du signal Dimensions H.29 cm x prix 1250 F HT



# **CENTRONICS 779**

Interface parallele Entrainement a traction

prix 8400 F HT

### **VOUS POUVEZ COMMANDER ICI**

TRIANGLE INFORMATIQUE 64 bd BEAUMARCHAIS PARIS 75011

NOM ADRESSE

CODE POSTAL

REGLEMENT COMPTANT CREDIT (LEASING) JE VERSE AU COMPTANT (20%, MINIMUM POUR CREDIT)

**PROFESSION** 

IF COMMANDE

TVA 17-60 PRIX TOTAL TTC

CREDIT, LOCATION AVEC PROMESSE DE VENTE EN 36, 48, 60 **MENSUALITES** 

we restorn took or stubilité getter de to her oetit et fourties eur.

SOFTS

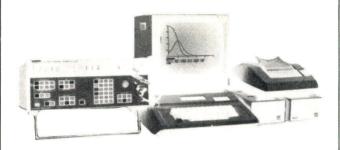
**PROFESSIONNELS** 

"Medical". The patient, Bibliographie are memoire

er stoott de k. an groot. PMI/PME

JE REGLE ☐ CHEQUE BANCAIRE ☐ CCP Juillet-Août 1980

# LE MICRO-ORDINATEUR DE L'ENSEIGNEMENT ET DE LA RECHERCHE





- Basic Etendu Pascal Assembleur
- Mémoire de masse à mini floppys disques 116 Kb
- Visualisation alphanumérique (24 lignes 40 colonnes) et graphique basse et haute résolution (280 x 192 points).
- Noir et blanc et couleur
- Nombreuses cartes d'interface (Timer, IEEE 488, Série, Parallèle, Processeur arithmétique rapide, carte PROM, CAD, CDA, etc).

# L'ensemble comprenant :

- 1APPLE II PLUS 48 Kb RAM
- 1 Unité de Mini Floppy Disques 116 Kb
- 1 Ecran de visualisation N et B alphanumérique et graphique 9 pouces
- 1 Imprimante alphanumérique et graphique HARD COPY AXIOM 820

### 17 950 Francs H.T.

• Option instrumentation scientifique Carte IEEE 488 - GPIB

1800 Francs H.T.



SYSTEMES MICROINFORMATIQUES ET APPLICATIONS 13, rue de la République / 38000 GRENOBLE Téléphone (76) 54.57.26 et (76) 54.45.62

# Courrier

# des lecteurs

# Langage APT

Je suis un lecteur assidu de votre revue « Micro-Systèmes » c'est pourquoi je me permets de vous demander un renseignement.

Dans le numéro 7 de septembre-octobre 79, à la page 62, vous énumérez dans le tableau les langages évolués. J'v relève notamment le langage APT (orienté vers la commande automatique des machines-outils).

Je souhaiterais, si cela est possible, que vous me fassiez parvenir les éléments nécessaires à la découverte de ce langage (ouvrages, constructeurs de micro-ordinateurs l'utilisant, etc.).

> Serge NANNI 83220 Le Pradet

Pour avoir des informations sur ce langage vous pouvez consulter le tome II du Guide Européen des produits logiciels (pages 477-479) édité par le CXP (Centre d'Expérimentation des Packages, 5, rue Monceau, 75008

Vous trouverez également dans ce guide une liste de spécialistes que vous pourrez contac-

# Formule $\mu$

concours Formule µ, je vous Périphériques et gestion de demande de bien vouloir me confir- fichiers) aux Editions du P.S.I., 9, mer les points suivants:

1) L'utilisation d'un microprocesseur est-elle obligatoire? (L'article 6 semble ne pas la rendre obligatoire par contre l'article 2 demande la présentation du programme).

2) L'utilisation d'un capteur à roulette est-elle autorisée dans la mesure où ce dernier n'assure qu'une prise d'information et n'a pas de fonction de propulsion ou de direction.

3) De quelle matière sera constituée la piste?

L'emploi d'un microprocesseur n'est pas obligatoire, vous sette et l'absence de compteur sur pouvez utiliser tout autre système électronique (la voiture souvent problématique. Sur des dans ce cas ne pouvant être présentée qu'une seule fois) à vingtaine de programmes, il faut l'exception de tout dispositif de alors se résoudre à une attente fastélécommande. La présentation tidieuse. d'un programme n'est obligatoire

que lors de l'utilisation d'un dispositif de conduite du véhicule à microprocesseur et dans le cas précis où deux concurrents utilisent la même voiture.

Nous répondons affirmativement à votre deuxième question qui concerne l'utilisation de capteurs à roulettes.

Nous n'avons pas encore déterminé la nature du revêtement qui constituera la piste. Nous procédons actuellement à différents essais, et vous trouverez dans notre numéro de septembre toutes les informations nécessaires en ce qui concerne la nature de la piste.

# **PET 2001**

Je vous serais reconnaissant de m'indiquer où je peux être documenté du point de vue pratique, sur les entrées-sorties du PET 2001 ainsi que sur l'utilisation des différentes interfaces permettant l'adaptation de périphériques.

Claude FORNI 13385 Marseille

Nous vous conseillons l'ouvrage de Daniel Jean DAVID intitulé « La pratique Ayant lu le règlement du du P.E.T./ C.B.M.» (volume 1, rue d'Orgemont, 77400 Lagnysur-Marne.

> Comme son titre l'indique, vous v trouverez des renseignements d'ordre pratique concernant l'adaptation et l'utilisation de périphériques pour le PET 2001.



# Mini programme de gestion pour PET

J'ai réalisé le petit programme Marc MIETTAUX ci-joint avec son commentaire, et je 69150 Decines crois qu'il pourrait rendre service aux possesseurs du PET 2001.

> L'accès séquentiel d'une casle magnétophone du PET 2001 est cassettes contenant parfois une

> > Ce petit programme enregistré

# Courrier

# des lecteurs

en tête de chaque cassette devrait essais successifs. Vous devrez pour permettre un gain de temps appréciable. Il a pour fonction de proposer un menu des programmes disponibles sur la cassette, puis de prépositionner en avance rapide, la mes, deux fois pour trois programbande au début du programme dé-

La case mémoire 519 renseigne sur l'état des touches du magnétophone. La case mémoire 59 411 fait démarrer ou stopper le moteur du magnétophone. Il suffit donc de les combiner, avec affichage sur tent le code ASCII des lettres coml'écran des commandes adéquates posant ces mots. à exécuter. Aux lignes 110 et 210. les valeurs « 650 » et « 1 215 » dépendent évidemment des programmes. Ces valeurs représentant le temps pendant lequel le magnétophone sera en avance rapide. Il son travail, nous publions cifaudra donc les déterminer par après son programme :

cela reproduire les lignes 100 à 120 autant de fois (moins une) qu'il y a de programmes sur la cassette. Une fois pour deux programmes, etc. En n'oubliant pas de modifier à chaque fois le temps spécifique en 110.

Les lignes 1110 à 1130 ont pour but de simuler l'appui sur les touches LOAD, RETURN, RUN, car les valeurs en « DATA » représen-

> Patrick CAZELES 18015 Bourges

Merci à Patrick Cazales pour

```
10 PRINT"CETTE CASSETTE CONTIENT 3 PROGRAMMES"
20 PRINT"1 ECHECS"
30 PRINT"2 STARTREN"
40 PRINT"3 BOURSE
 50 GET A$
60 IF A$="1" THEN 1100
70 IF A$="2" THEN 100
80 IF A$="3" THEN 200
30 GOTO 50
100 GOSUB 1080
110 IF TI-T(650 THEN 110
 120 GOTO 1090
 200 GOSUB 1080
 210 IF TI-T(1215 THEN 210
220 GOTO 1090
1000 PRINT"PRESSEZ LA TOUCHE STOP"
1010 IF PEEK (519) () 0 THEN 1010
1015 RETURN
1015 REIDRN
1020 PRINT"PRESSE7 LA TOUCHE F.SWD":RETURN
1030 POKE 519.52"FOR D=0 TO 10:NEXT D
1040 IF PEEK(519)=0 THEN 1030:RETURN
1050 POKE 59411!,53:T=TI:RETURN
1060 POKE 59411!,53:T=TI:RETURN
1070 PRINT"PRESSEZ LA TOUCHE PLAY":RETURN
1070 GOSUB 1000:GOSUB 1020:GOSUB 1030:GOSUB 1050:RETURN
 1090 GOSUB 1060:GOSUB 1000
1100 GOSUB 1070:GOSUB 1030
1110 FOR B=527 TO 535:READ C:POKE B,C:NEXT B
1120 POKE 525,9
1130 DATA 76,79,65,68,13,82,85,78,13
```

# Un manuel en français pour le KIM

Je possède depuis peu un microordinateur KIM 1. Aussi, j'aimerais pouvoir me procurer les manuels en français. Ceux-ci existent-ils?

> Jean-Luc SOISSON 42300 Riorges

Il existe en effet pour le KIM un manuel d'utilisation en fran-

çais. C'est la traduction du volume anglais avec en plus une introduction à la programmation en langage machine contenant quelques exemples de program-

Vous pourrez vous le procurer en écrivant à :

### **PROCEP**

97, rue de l'Abbé Groult 75015 Paris. Tél.: 532-29-19.

# 1<sup>re</sup> SOCIETE DE FRANCHISE \_\_\_\_ 100 % FRANÇAISE \_\_\_

(Secteur mini/micro Órdingteurs)

# RECHERCHE

des revendeurs entreprenants pour se joindre à la chaîne



# **TRIANGLE Informatique**

chaine en constitution sur l'hexagone régionalement limitée.

### POURQUOI ADHERER A UNE SOCIETE DE FRANCHISE?

- Tout en restant indépendant pouvoir profiter de l'originalité d'un marché en pleine expansion, dans le cadre d'une politique de groupe.
- Bénéficier des meilleurs conditions d'achat par une politique commerciale de groupe.
- Etre soutenu par une publicité régulière à l'échelon national et régional.

### LES AVANTAGES DE LA FRANCHISE?

- Une assistance technique et administrative pré-ouverture du magasin. (étude d'implantation, conception technique et décorative, montage financier, formation du personnel, etc.)
- Une assistance post-ouverture. Profiter d'une enseigne défendue sur le plan national par la publicité. Pouvoir recevoir une information technique, commerciale, marketing, administrative et juridique. Profiter des programmes de SOFT souvent existants déjà auprès de différents points de vente.

### LA PHILOSOPHIE COMMERCIALE **DES MAGASINS TRIANGLE Informatique**

- Pouvoir conseiller objectivement les clients sur les avantages des marques ou systèmes différents.
- Offrir en toute indépendance de marques un choix de matériels adaptés aux besoins particuliers du
- S'entourer de conseillers qualifiés pour développer la satisfaction grandissante d'une clientèle diverse.
- Une organisation efficace de S.A.V. De concert avec les fournisseurs et au sein du groupe.

# A QUI S'ADRESSE LA SOCIETE DE FRANCHISE?

- A tous revendeurs existants, propriétaires d'un ou plusieurs points de vente, prévoyant la nécessité de faire partie d'un groupe pour ouvrir "en force" un marché encore neuf.
- A tout investisseur particulier passionné par l'informatique et possédant un capital d'investissement.

Je désire entrer en contact avec Triangle Département	nent Franchise
Nom	
Rue	
Ville	n° tél
narconna à contactar	

retourner ce bon à TRIANGLE - Département Franchise 64, Bd Beaumarchais 75011 Paris

Pour plus de précision cerclez la référence 147 du « Service Lecteurs »



California Computer Systems

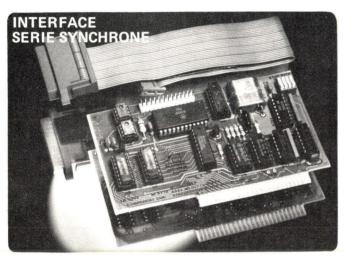
est distribué exclusivement

par

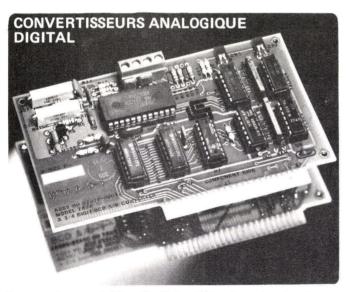
saari



# **POUR VOTRE**



Interface de communication synchrone pour liaisons Réf. 7712 A ordinateur sur longues distances.



Convertisseur A/D - 3 digits 3/4 - 1 voie simple ou différentielle - conversion en 100 ms. Réf. 7470 A

ET TOUJOURS POUR APPLE II\* : CARTE PROM. TIMER PROGRAMMABLE. CARTE HPIB, INTERFACE PIA, PRO-CESSEUR ARITHMETIQUE etc. . .

Nous nous réservons le droit de changer les caractéristiques techniques de modèles présentés sans préavis.

\* Apple II : Marque déposée de Apple Computer Inc.

saari - 2, Place MALVESIN - 92400 COURBEVOIE

# Courrier

# des lecteurs

# Micro-ordinateurs et résistance des matériaux

J'aimerais savoir dans quelle mesure il serait avantageux et possible d'utiliser les microprocesseurs et micro-ordinateurs pour la position des astres (Micro-Systèrésolution des systèmes d'équa- mes nº 7 et 8) a déjà fait couler tions de la résistance des matériaux, notamment par l'emploi de ment de ses réponses directes à méthodes telles que les éléments cet abondant courrier, son auteur finis, matrices transfert, méthode M. J. Dassié répond ici aux quesdes forces, etc.

et vous seriez obligés d'y répondre gramme Astronav et les modifisommairement. Pourriez-vous cations à apporter à celui-ci pour dans ce cas me donner des références bibliographiques éventuelles et mur vertical avec une orientation l'adresse de spécialistes pouvant différente de la direction Estme donner de plus amples détails? Ouest.

Jean-Pierre KHOUN Beyrouth (Liban) Date de référence

du CETIM (Centre d'Etude partir de laquelle on « remet les Technique des Industries Mécaniques) se tient à votre disposi- le plus possible les erreurs cumusujet.

# **CETIM**

15, avenue Félix-Louat, 60300 Senlis.

Tél.: (4) 453-32-66.

# PASCAL en APL

Je vous félicite pour votre article sur APL.

D'autre part, vous parlez du langage « Pascal ». Voici un programme minimal qui génère le triangle de Pascal en APL.

$$\nabla$$
 PASCAL  
 $N-1$   
 $N$   
 $N-(0, N) + N, O$   
 $\nabla - 2$ 

A. COPPÉ Ottignies, Belgique

plus rapide consiste à utiliser donne les valeurs des coeffi- sants. cients C

ainsi modifiée:

 $\nabla R$  - PASCAL 2 N  $\nabla R - \iota N^{\circ} \cdot ! \iota N$ 

inférieur est formé des coefficients du triangle de Pascal.

Le programme de calcul de la beaucoup d'encre. Indépendamtions les plus fréquentes concer-La question est peut-être vaste nant la date de référence du proétablir un cadran solaire sur un

La date de référence du pro-Le service de documentation gramme Astronav est la date à compteurs à zéro », afin d'éviter tion pour vous indiquer moyen- latives. Pour effecter ce travail il nant une « somme modique » la faut disposer d'éphémérides liste des ouvrages relatifs à ce détaillés, genre « Connaissance des Temps ». La précision des résultats est donnée à ± 1' d'arc pour une période de 2 ans à partir de la date de référence. Cette précision porte sur les calculs solaires, la précision sur les calculs stellaires étant infiniment supérieure.

> La précision des calculs stellaires, parallaxe négligée, est liée à la régularité de la rotation terrestre. On peut considérer celleci comme parfaitement stable, tout au moins dans le domaine de précision de ce programme. Il en est tout autrement pour la position apparente du soleil. En effet la position terrestre sur l'écliptique est la résultante des actions conjuguées du soleil et de tout le système planétaire sur le barycentre du couple terre-lune.

Les informations données par les éphémérides sont les résul-Une manière plus élégante et tantes de ces interactions, établies à partir de moyens astronol'opérateur «!» dyadique qui miques et informatiques puis-

Il est impossible, et il serait Voici la nouvelle fonction vain, de vouloir recréer ce travail et cette précision à l'aide d'une calculatrice de poche...

Nous avons traité un modèle Le résultat R est une matrice simpliste, l'orbite elliptique de la carrée N x N dont le triangle seule terre autour du soleil, et

# Courrier

# des lecteurs

années les résultats de notre programme avec les données officielles. Il en résulte une courbe d'erreur présentant de nombreuses perturbations cycliques (voir courbe sur 2 ans, Micro-Systèmes nº 7, p. 110) et le travail empirique d'alignement va ces d'informations automatisées consister à ramener les points d'erreur maximum à l'intérieur des limites spécifiées, en jouant sur l'origine et sur la pente movenne de la courbe. Le programme, réglé par cette méthode, fonctionne parfaitement et respecte la tolérance fixée, sur plusieurs années.

### Cadran solaire sur mur vertical avec orientation différente de la direction Est-Ouest

Nous n'avons pas personnellement expérimenté un tel France et dans le monde. (11 cadran, ayant la chance de dispo- numéros par an, 80 F). ser d'un mur non déclinant. Nous recommandons au lecteur ce centre une série de services intéressé l'ouvrage de J. Ful- sur mesure : études et rechercrand et P. Bourge, « Midi au ches à la demande effectuées par Soleil », chez P. Bourge, Obser- la documentaliste du Centre ou vatoire de Saint-Aubin-de-Cour- réalisées par ses correspondants. teraie, 61400 Mortagne.

Ce livre donne la formule à employer en ce cas et le programme Astronav modifié comporte assez de place libre pour l'y incorporer.

# Banques de données

Je cherche des renseignements sur le fonctionnement des banques de données et des systèmes divers de communications informatiques telles que le système « Antiope ».

Je vous saurais gré de bien vouloir m'aider ou me donner des adresses sur les organismes concernés.

Franck WOITTER 62100 Calais

Un centre d'information des banques de données vient d'ouvrir ses portes. Nous vous communiquons son adresse: 11, rue du Marché St-Honoré, 75001 Paris. Tél.: 261-45-17/27.

Il a été créé par Infotecture (bimensuel d'actualité des banques de données) pour répondre à une demande importante et reste inchangée.

nous comparons sur plusieurs diversifiée émanant aussi bien d'utilisateurs de banques de données plus ou moins expérimentés que d'étudiants, d'ingénieurs, de journalistes, de responsables d'entreprise.

> Le premier objectif du Centre est de faciliter l'accès aux souren mettant à la disposition du public les guides, annuaires, études et revues qu'il a rassemblés.

> Les documents commerciaux des bases et des banques de données, des serveurs d'information, des conseils et des fabricants de matériels spécialisés seront diffusés gratuitement.

> Le Centre éditera une lettre mensuelle où seront publiés les offres de stages d'initiation et de formation, les séminaires, colloques et congrès ainsi que les principaux ouvrages parus, en

Vous trouverez également à

# De SR 52 à TI 58

Disposant d'un programme de ieu pour calculatrices programmables SR 52 de Texas Instrument et voulant le transformer pour une TI 58, je vous serais reconnaissant de me dire la signification des touches suivantes:

INV \* if pos \* I... if pos + CLR HLT STO 99 HLT

Michel GARCIA 69200 Vénissieux

Au niveau de la calculatrice programmable TI 52, les tests s'effectuent par rapport à 0 (INV \* if > 0) alors qu'ils s'effectuent par rapport à un registre T sur la TI 58.

Pour rendre votre programme compatible avec la TI 58, il faut donner au contenu de T la valeur «0».

La touche HLT est remplacée par R/S (RUN/STOP) sur la TI 58 et STO (stockage mémoire)

# **ORDINATEUR** INDIVIDUEL **PROFESSIONNEL** HP-85

Un système de calcul complet dans une unité compacte.



Les distributeurs agréés HP de cet ordinateur individuel sont à votre disposition pour vous faire une démonstration:

13 MARSEILLE - CALCULS ACTUELS 49, rue Paradis - Tél. (91) 33.33.44.

31 TOULOUSE - SOUBIRON 9, rue J.-F.-Kennedy - Tél. (61) 21.64.39.

38 GRENOBLE - UNIC IDESS 8, rue Ampère - Tél. (76) 21.37.81.

59 LILLE - CATRY 38, rue Faidherbe - Tél. (20) 06.82.62.

67 STRASBOURG - MESCHENMOSER 35-37, rue Marché-aux-Vins-Tél. (88) 32.47.71.

69 LYON - D.O.M. 274-276, rue de Créqui - Tél. (78) 72.49.52.

75 PARIS 5° - LA RÈGLE A CALCUL 65, bd St-Germain - Tél. (1) 325.68.88.

75 PARIS 15° - FRANKLIN 2000 8, rue de l'Arrivée - Tél. (1) 548.32.60.

75 PARIS 17° - L.T.A. 154, rue Cardinet - Tél. (1) 627.23.57.

76 ROUEN - SCRIPTA 27, rue Jeanne-d'Arc - Tél. (35) 70.01.28.

92 BOULOGNE - COMPTA FRANCE 3, route de la Reine - Tél. (1) 603.76.40.



Pour plus de précision cerclez la référence 149 du « Service Lecteurs »

# DANS UNE GAMME DE 24 A 150.000 F. VOUS TROUVEREZ UN SYSTEME A LA MESURE DE VOS BESOINS!





### Sur tous les systèmes :

PASCAL, FORTRAN, COBOL, MBASIC interprété, compilé, CBASIC 2, APL, (CP/M, MP/M, AMEX, OASIS).

- Compatibilité pour fichiers IBM
- Toutes les RAM câblées sur supports
- Toutes les options (FPP-DMA) câblées
- Processeur arithmétique pour FORTRAN, PASCAL en option.

# Nombreuses configurations possibles :

Du mono-disque, mono-

Bureaux et vente : 360, rue des Pyrénées - 75019 Paris.

utilisateur... jusqu'à 2 disques durs, 4 utilisateurs multiprogrammation.

# Logiciels:

Gestion, comptabilité générale, stocks, fichiers, traitement de textes, etc...

Siège social : Tél. : 522.20.88. 5, rue de Rigny - 75008 Paris.



(R) ALTOS est une marque déposée par TRANSCOM.

# **L'ORDINATEUR POLY VALEN**





### **UN MATERIEL EVOLUTIF**

- de 32 Kb à 208 Kb de RAM
- du mono au multiutilisateurs (4 postes)
- du floppy disque 8 pouces au disque dur (de 256 Kb à 58 Mb)

### **UN LOGICIEL SOUPLE**

- CP/M, Basic, Pascal, Fortran, Cobol, APL, Assembleur
- Compatibilité IBM

### POUR LA GESTION

- Nos logiciels d'application packages
  - actuellement : comptabilité générale, gérance d'immeubles, gestion de copropriétés, transactions immobilières, cabinet médical, documentation automatique, mailing.
- prochainement: gestion de stock, facturation, paie, cabinet dentaire, laboratoire d'analyses médicales,

# ET LES APPLICATIONS SCIENTIFIQUES

 Processeur arithmétique rapide, contrôleur de DMA, carte IEEE 488, rack S 100, nos logiciels d'instrumentation.

# A DES PRIX COMPETITIFS

• Exemple de configuration : 1 unité centrale de 32 Kb, mémoire de masse : 2 x 512 Kb, console clavier écran 1920 caractères, CP/M, C BASIC 2, l'ensemble :

39 000 Francs H.T.



SYSTEMES MICROINFORMATIQUES ET APPLICATIONS 13, rue de la République / 38000 GRENOBLE Téléphone . (76) 54.57.26 et (76) 54.45.62

# **MARSEILLE EUROPE ÉLECTRONIQUE**

# APPLICATIONS INDUSTRIELLES - LABORATOIRES - FORMATION

Quelle que soit votre application dans le domaine du microprocesseur (remplacement de logique câblée, extension d'un système, développement autour d'un microprocesseur, utilisation de modules pour la réalisation d'ensembles d'automatisme ou de contrôle...) nos ingénieurs technico-commerciaux sont à votre disposition pour vous conseiller.

Nous vous fournirons les composants électroniques, les cartes d'évaluation, les outils de développement et les modules d'applications qui vous seront nécessaires.

CONTACTEZ-NOUS! Tél. 16 (91) 54.78.18 - Télex 430 227 F

### ROCKWELL

Famille du 6500 CPUs, 6502, 6512, 6513 - PIA, 6520 - VIA, 6522 - RIOT, 6532.

AIM 65 Pour le développement des systèmes à base de 6502

Système 65 Système de développement pour AIM 65 au format Exorciser avec

possibilité disque et langage de haut niveau.

### COMMODORE

CMB 3016/3032 Grâce à son bus I.E.E.E., il est particulièrement adapté aux utilisations en instrumentation. Extension possible aux applications

Sysmod 65 Ensemble de cartes au format Europe (100 x 160) basé sur la famille d'ERISTEL du 6500. Peut se connecter sur PET 2001, CMB 3016/3032 ou sur

# **TEXAS**

Une gamme de produits (basés sur un microprocesseur 16 bits) allant de la carte d'évaluation (carte TEXAS UNIVERSITÉ) aux Famille du TMS 9900

systèmes complets pour gestion et développement des microprocesseurs avec un logiciel compatible à tous les niveaux.

TMS 1000 Micro 4 bits avec Rom incorporée

# GESTION - COMPTABILITÉ

**CBM 3001** Ensemble composé d'un CMB 3016/3032 (unité centrale), d'un CMB 3040 (double unité de floppy), d'un CBM 3022/3023 (impri-

mante à traction ou à friction).

Forme un ensemble complet de gestion performant et économique.

**ALTOS** Système modulaire permettant de multiples configurations.

Possède plusieurs langages (Basic, Fortran, Cobol, Pascal...) et une mémoire de masse extensible de 256K à 58Mb.

Possibilité Multi-utilisateurs / Multitâches

Le système universel qui s'adaptera à tous vos besoins.

Pour toutes les applications courantes, nous vous proposons des programmes standards: fichiers clients, facturations, traitement de textes.

Nous pouvons également réaliser des programmes spéciaux à partir d'un cahier de charges

### **CONSULTEZ-NOUS!** ......

# NOUS DISTRIBUONS ÉGALEMENT :

Apple II Possède un graphisme haute résolution, possibilité de couleurs. Très facilement extensible grâce à des cartes s'insérant dans

Sorcerer

MZ 80 K Basic non résident. Micro-ordinateur basé sur le Z 80, avec 20K de mémoire RAM, interface sonore incorporée.

Le microprocesseur Z 80, sur lequel il est basé, lui confie une grande

puissance. Possède un graphisme haute résolution.

Axiom Imprimante IMP 100 (alphanumérique) et IMP 200 (graphique).

### DÉMONSTRATION PERMANENTE

# **EUROPE ÉLECTRONIQUE**

2. rue Châteauredon, 13001 Marseille Tél. (91) 54.78.18 - Télex 430 227 F

Ouvert de 9 h 30 à 12 h 30 et de 14 h à 19 h, sauf dimanche et lundi



DEPARTEMENT MICRO-INFORMATIQUE - Tél. 522.70.66 CENTRE DE DEMONSTRATION ET DE VENTE

OUVERT DU LUNDI AU SAMEDI DE 9 H 30 A 18 H 30 SANS INTERRUPTION

A compter du 1-7-80, le Centre monstration et de vente sera transféré au 31, bd des Baolles, 75008 Paris.

CRÉDIT . LEASING

VENTE PAR CORRESPONDANCE

Nous sommes un des premiers distributeurs APPLE II en France et nous maintenons un stock complet de matériel, périphériques, logiciels et documentation spécialisés.

L'APPLE II est un micro-ordinateur évolutif qui grandira selon vos besoins au meilleur rapport qualité prix. C'est un collaborateur efficace pour votre gestion, un calculateur prodige pour les scientifiques, un partenaire idéal pour les jeux et la gestion domestique.

> Apple-plus 16 K Ram : 7 300 F TTC Se branche sur tous TV N/B ou couleur avec carte Secam ou RVB

# OFFRE SIVEA

Apple plus 16 K 8 650 F moniteur vidéo N/B\* TTC 1 lecteur cassette

Moniteur N/B Astec 10"

Moniteur Vidéo 100 31 cm suppl

1 DISK II avec contrôleur : 3 550 F TTC



OFFRE SIVEA 1 Apple II plus 32 K 1 Moniteur N/B vidéo 100 Unité Disk avec contrôleur 12 450 F TTC

> Avec Apple plus 48 K 12 995 F TTC

# OFFRE SIVEA: SYSTEME P.M.E.

- 1 Apple plus 48 K
- 2 unités de disquettes 1 moniteur N/B vidéo 100
- 1 imprimante OKI et 5200 avec interface 80-132 col. graphique.

HT: 18 900 F - TTC: 22 226 F



# DIGITALIZER VERSAWRITER

# TABLETTE GRAPHIQUE

Le Versawriter est un digitaliseur avec son logiciel qui permet de créer des graphiques haute résolution, couleur. Facile à utiliser (suivre le tracé de l'image), le Versawriter se connecte à l'entrée/sortie jeux de l'Apple II.

1 995 F TTC (offre de lancement)

# Extensions spécialisées APPLE II

Carte horloge « Apple Time »	890 F TTC
Carte Super Talker	2 450 F TTC
Carte Rom plus	1 690 F TTC
Rom majuscules minuscules	495 F TTC
Carte programmeur D'eprom	995 F TTC
Carte couleur RVB	915 F TTC
Carte couleur Secam	1 150 F TTC
Extension 16 K Ram	700 F TTC
Imprimante TRENDCOM 100 avec interface Apple	3 500 F TTC
Imprimante OKI sans interface 80/132 col	4 900 F TTC
Imprimante Centronics 730 80/132 col	5 300 F TTC
NOUVEAU - Cartes 80 col. à l'écran - Sup. Terminal -	

Double vision - Vidéo - Carte Musique (MMI) .....

# PLUS DE 500 PROGRAMMES EN STOCK

chaque semaine nous recevons de nombreuses nouveautés

30 FIIC	Logiciels professionnels en français		Logiciels jeux	
50 F TTC				
90 F TTC			and the second s	
	Fichier client	250 F TTC	ASTRO Apple (en Franç	250 F TTC
95 F TTC	Fichier + Mailing	450 F TTC	Bridge	125 F TTC
95 F TTC	Editex	295 F TTC	Flight Simulator A2FS1	230 F TTC
15 F TTC	Gestion de stock	800 F TTC	A2 3D1 Sublogic logiciel	
50 F TTC	Gestion de stock et		graphismes animés en 3	
00 F TTC	gestion de magasin	995 F TTC	dimensions	450 F TTC
	Prévision et suivi		Apple Barrel 25 progr	250 F TTC
00 F TTC	du chiffre d'affaires	350 F TTC	Pot of gold I 50 progr	350 F TTC
00 F TTC	Comptabilité générale 1	250 F TTC	Pot of gold II 50 progr.	350 F TTC
00 F TTC	Compte bancaire	150 F TTC		
	100	1001110	Trilogy games 3 jeux	295 F TTC
	etc.		Temple of Apshar	250 F TTC
			BISMARK	400 F TTC
BIBLIOTHÈQUE SPÉCIALISÉE APPLE II, LIVRES, REVUES				



Nouveau Okigraph pour OKI et 5200 Soft et Hard pour graphique Hte résolution Apple II 300 F TTC

**DEMANDEZ NOTRE** CATALOGUE GRATUIT

Nouveaux programmes utilitaires de gestion américains très performants avec notice en Français.

VISICALC: Système de calcul rapide de tableaux, tarifs, bilan, etc. permet de reprendre un calcul en changeant simplement une formule. 990 F TTC.

CCA-DMS : gestion de base de données, définition des enregistrements, tri, totalisation, édition, etc.













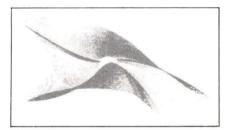




## MICRO SYSTEMES

## Cours de communication graphique

L'université de Nantes et l'INRIA organisent du 1<sup>er</sup> au 12 décembre 80 un cours placé sous l'égide de la Commission des Communautés Européennes et intitulé : « communication graphique avec un ordinateur ».



Les principaux thèmes abordés seront :

- Structure des logiciels graphiques interactifs.
- Conception de langages pour la programmation graphique interactive
- Liaison entre le graphique et le traitement d'images.
- Conception assistée par ordinateur.

La date limite d'inscription est fixée au 31 octobre 1980.

Renseignements:

**INRIA** 

B.P. 105, 78150 Le Chesnay. Tél.: 954.90.20.

Pour plus d'informations cerclez 1

## Stages de formation

E.P.S. organise trois stages de formation sur les thèmes suivants :

- Automates programmables et microprocesseurs: ce stage, d'une durée de 6 mois et agréé par l'Etat est réservé aux techniciens ou ingénieurs (demandeurs d'emploi ou salariés désirant bénéficier d'un congé-formation).
- Utilisation de la micro-informatique dans la P.M.E.: Présentation des différents micro-ordinateurs adaptés aux besoins d'une petite entreprise.

Ce stage est réservé aux responsables d'entreprises désirant s'équiper ou venant de s'équiper en informatique.

- Techniciens en microproces-

seurs: formation de 10 mois, (octobre 1980 à juillet 1981) réservée aux jeunes de niveau baccalauréat scientifique ou technique.

Ecole Professionnelle Supérieure 45-47 rue des Petites-Ecuries, 75010 Paris.

Tél.: 523.29.01 - 02.

Pour plus d'informations cerclez 2

## Formation microprocesseurs

Texas Instruments organise trois séminaires de formation microprocesseurs.

— Cours d'initiation: concept de programmation, réalisation d'un automate, analyse et écriture d'un programme en assembleur sur la carte université (deux journées).

Prix: 1 411,20 F TTC.

- Cours logiciel: présentation de la famille 16 bits, jeu d'instructions suivi d'exemple, réalisation d'un programme avec mise au point (trois journées).

Prix: 1881,60 F TTC.

— Cours A.M.P.L.: présentation du FS 990.4, programme d'aide à la mise au point du logiciel, langage de dialogue A.M.P.L., aperçu sur les langages de haut niveau (trois journées). Prix: 2 587,20 F TTC.

Texas Instruments 8-10 avenue Morane Saulnier, 78140 Velizy-Villacoublay. Tél.: 946.97.12.

Pour plus d'informations cerclez 3

## Stages micro-informatique

Le groupe Cegos développe 8 stages au cours du dernier trimestre 80 :

- Initiation pratique à l'utilisation des microprocesseurs (sur 6800). 4 jours : du 4/11 au 7/11.
- La pratique des microprocesseurs et de la programmation (sur 6805). 4 jours : du 9/9 au 12/9 et du 17/11 au 20/11.
- La pratique du basic. 5 jours : du 29/9 au 3/10 et du 17/11 au 21/11.
- Microprocesseurs et micro-ordinateurs dans les applications industrielles. 2 jours : du 7/10 au 8/10.
- Maintenance, mise au point et dépannage des systèmes à micropro-

cesseurs. 5 jours : du 24/11 au 28/11.

- Introduction aux techniques des micro-ordinateurs. 2 jours : du 14/10 au 15/10 et du 16/12 au 17/12.
- Systèmes de développement. 5 jours : du 3/11 au 7/11.
- La pratique du pascal. 5 jours : du 15/12 au 19/12.

Cegos,

33, quai Gallieni, 92152 Suresnes. Tél.: 772.31.32.

Pour plus d'informations cerclez 4

## La télécommande et ses applications

Cet ouvrage d'Etienne Lémery, journaliste de renom, aborde de façon simple et illustrée les techniques sans cesse évolutives de la télécommande.



'Plusieurs chapitres sont consacrés au modèle réduit qui en est un champ d'application important.

L'ouvrage invite également aux travaux pratiques : réalisation d'un émetteur et d'un récepteur permettant d'animer une petite maquette, bateau, avion, hélicoptère.

Au sommaire:

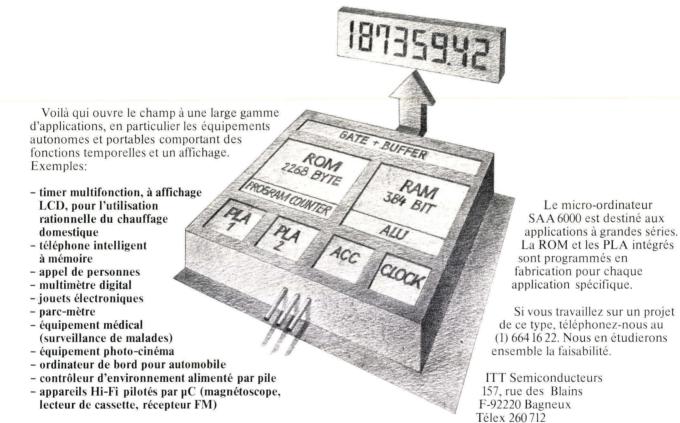
- Les movens de commande.
- La transmission des ordres.
- Emetteur et récepteur de radiocommande.
- Les ensembles commerciaux de radiocommande.
- Le mobile : choix et équipement.
- L'installation de la radiocommande dans la maquette.
- L'ensemble de radiocommande.
- La réglementation.

Etienne Lemery Hachette.

Pour plus d'informations cerclez 5

# Aucun micro-ordinateur monochip ne consomme moins que le SAA 6000!

Et aucun autre μC ne peut commander sans interface un afficheur LCD de 8 digits plus 8 symboles!



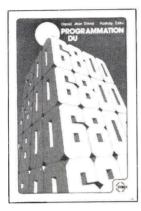
<u>Caractéristiques spéciales:</u> alimentation 3 V, consommation au repos 15  $\mu$ A, consommation en fonction 45  $\mu$ A, mémoire ROM de 2 k octets, mémoire RAM de 384 bits, répertoire de 54 instructions, horloge intégrée de 32 kHz, boîtier extraplat de 14  $\times$  14  $\times$  2 mm

semiconducteurs \_\_\_\_\_

## MICRO SYSTEMES

## Programmation du 6800

Ce livre a été conçu pour former un texte complet et autonome en vue de l'apprentissage de la programmation à l'aide du 6800.



Il peut être lu par un utilisateur qui n'aurait jamais programmé, le texte couvrant toutes les techniques élémentaires pour commencer à programmer de façon effective. Le lecteur est guidé pour aller du plus simple au plus complexe. De nombreux exercices facilitent un véritable apprentissage « par l'action ».

Pour les initiés, ce livre enseignera les techniques de programmation qui dépendent ou tirent parti des caractéristiques spécifiques du 6800.

Programmation du 6800.

Sybex: 98 F.

Daniel Jean David - Rodnay Zaks 18, rue Planchat, 75020 Paris.

Tél.: 370.32.75.

Pour plus d'informations cerclez 6

## La pratique du P.E.T./ C.B.M.



Ce livre est le second de la série consacrée au P.E.T./ C.B.M.

Faisant suite à la « Découverte du P.E.T. » qui était destiné à accompagner les premiers pas de l'utilisateur, il a pour but d'approfondir vos connaissances en basic pour tout ce qui concerne la manipulation des fichiers. L'ouvrage contient de nombreux programmes, écrits tant pour des applications personnelles que professionnelles. Un chapitre est consacré aux notions sur les bases de données et au système d'exploitation disque.

La pratique P.E.T./ C.B.M.
Volume I – Périphériques et Gestion
des fichiers
Daniel – Jean David
Editions du P.S.I.
9, rue d'Orgemont, 77400
Lagny/Marne.

Pour plus d'informations cerclez 7

## Introduction au BASIC sur micro-ordinateurs

On peut dire que le Basic n'est pas un langage d'information et que le développement des micro-ordinateurs rendant l'informatique accessible à toutes les professions favorise son extension.



Ce livre s'adresse au débutant et ne requiert donc aucune formation préalable aux techniques de l'informatique. Les différents concepts et techniques y sont présentés de façon progressive avec de nombreux exemples de programmes qui ont tous été testés sur des matériels de type micro-ordinateur.

Il constitue donc un ouvrage de référence couvrant tous les aspects du langage actuellement disponibles sur les différents matériels qui vont du micro-ordinateur aux systèmes de temps partagé.

Introduction au BASIC sur microordinateur

Pierre Le Beux, Sybex 18, rue Planchat, 75020 Paris. Tél.: 370.32.75.

Pour plus d'informations cerclez 8

## Le BASIC par la pratique



Le langage Basic connaît actuellement un grand développement en raison de l'apparition des micro-ordinateurs personnels ou professionnels. Il est utilisé aussi bien pour la gestion, l'acquisition de données, les calculs scientifiques, que pour les applications graphiques ou le contrôle de processus. L'apprentissage de la programmation en Basic ne peut se faire que par la pratique.

Cet ouvrage comporte 50 exercices complètement traités : énoncé et analyse d'un problème, organigrammes et commentaires, programmes, exemples d'exécution.

Le BASIC par la pratique Jean-Pierre Lamoitier, Sybex

18, rue Planchat, 75020 Paris. Tél.: 370.32.75.

Pour plus d'informations cerclez 9

## Opto 80

Sous l'égide du Comité Français de l'Optique, les Editions Masson organisent une série de conférences, au Palais des Congrès de la Porte Maillot à Paris du 30 septembre au 2 octobre 1980.

## MICRO SYSTEMES

Un comité d'organisation a fixé les orientations des conférences sur les points suivants

- Lasers: applications à la microélectronique et à la chirurgie.
- Fibres optiques: technologie et mesures, câbles et connecteurs, sources et détecteurs, systèmes.
- Visualisation: technologie des écrans; technologie et systèmes électro-optiques d'impression.

Masson

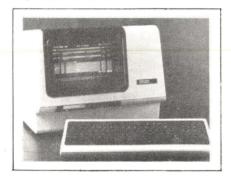
120, bd Saint-Germain, 75280 Paris Cedex 06.

Tél.: 329.21.60.

Pour plus d'informations cerclez 10

## Console de visualisation VT 103

Digital Equipment annonce une nouvelle console de visualisation baptisée VT 103.



Cette console a été conçue pour permettre aux utilisateurs de configurer les systèmes informatiques en fonction de leurs besoins en y intégrant les cartes de la gamme LSI-11 de leur choix.

La liaison entre la console et la configuration mise en œuvre par le client s'effectue en mode série asynchrone

Le prix de la console VT 103 dans sa version de base est de 17 760 F.

Digital Equipment

18, rue Saarinen, 94528 Rungis Cedex.

Tél.: 687.23.33.

Pour plus d'informations cerclez 11

## Mini système de gestion

Le RUF-DELTA développé par RUF France est un petit système de gestion et de correspondance combinant à la fois les travaux d'un miniordinateur de gestion et ceux d'une machine à écrire électronique.



L'unité centrale est constituée d'un microprocesseur, d'une mémoire de 14 K dont 2 K RAM et d'interfaces d'entrée/sortie.

Il dispose d'un clavier alphanumérique à 65 touches et d'un clavier numérique et de fonctions.

L'imprimante à sphère dont la vitesse d'impression est de 16 cps permet l'écriture de 182 caractères par ligne.

Le RUF Delta s'adresse aux P.M.E.-P.M.I., commerçants et artisans de tous secteurs.

RUF

38, bd Henri-IV, 75004 Paris. Tél.: 271.27.11.

Pour plus d'informations cerclez 12

#### Micro-ordinateur F1

Micromatique commercialise le nouveau micro-ordinateur français F 1.



Il comprend une mémoire vive de 64 K octets et 2 unités de disquettes 8 pouces double densité/double face d'une capacité de plus de 2 millions d'octets.

Une ligne asynchrone aux normes V 24 (RS232) à débit paramètrable (jusqu'à 9 600 Bauds) permet la connexion de nombreux périphériques (imprimantes à matrice, à aiguilles, à roues, à marteaux, etc.).

Le logiciel de base utilise un système d'exploitation EFDOS compatible Exorciser et un Basic compilé LERTIE. Il permet l'utilisation d'autres logiciels tels que : l'assembleur, l'éditeur de liens, le Cobol, le Fortran, le MPL.

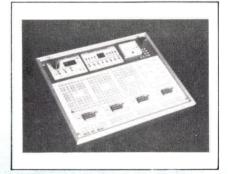
Micromatique 82, bd des Batignolles, 75017 Paris. Tél.: 387.59.79.

Pour plus d'informations cerclez 13

## Pupitre de simulation

Le RD 40 est un matériel pourvu de toutes les fonctions nécessaires au déroulement d'expériences.

Il se compose de 4 alimentations, d'un générateur de fonctions BF, d'un fréquencemètre à changement de gammes automatique, d'afficheurs hexadécimaux, et d'un commutateur électronique qui transforme un oscilloscope double trace en un 8 voies logiques. Un avertisseur sonore indique à l'utilisateur les courts-circuits éventuels.



Il permet de réaliser des travaux pratiques modernes, tels que des manipulations sur les transistors, FET, UJT, A.O., BIFET, C-MOS, TTL, linéaires.

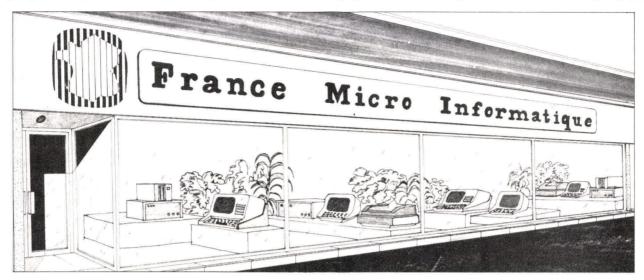
Le RD 40 est livré en plusieurs options dont certaines comprennent un manuel de travaux pratiques et un jeu de composants.

Data R.D.

21, rue Florian, 26000 Valence. Tél.: (75) 42.27.25.

Pour plus d'informations cerclez 14

## POUR UNE INFORMATIQUE A VOTRE MESURE



Indépendants de toute marque ou système nous vous conseillerons le matériel le mieux adapté à votre cas, tel que Alpha micro, Hewlett Packard 250, 1000 et 3000, Sanyo (Sanco 7100 et 7200) et Altos. Logiciel: Assurance, Expert Comptable... Facturation, gestion de stock, comptabilité, paie. Tarifs. Prix de revient.

Nous vous garantissons l'intégralité des prestations: étude, réalisation, installation, formation du personnel, mise en route, service après-vente. Nombreuses références de clients installés.



Venez choisir votre solution informatique 65 rue Chardon-Lagache 75016 Paris - Tél. 525.50.58.

Pour plus de précision cerclez la référence 155 du « Service Lecteurs »

# **Informatique Center** 2 manières d'aborder la micro-informatique

#### 1. COURS PAR CORRESPONDANCE

personnalisés pour ingénieurs, techniciens, enseignants, responsables d'entreprises.

## GESTION ET PROGRAMMATION BASIC ETENDU

sur PET, CBM, Apple II, ITT 2020

cours 10 fascicules et corrections d'exercices

cours + micro-ordinateur PET 2001

1.500F ht 5.250 F ht

### **AUTOMATISMES INDUSTRIELS**

microprocesseurs 6500 cours 10 fascicules et corrections d'exercices

+ micro-ordinateur sur carte KIM 1 2.800 F ht

#### **Formation Continue**

dans nos locaux. 1 micro-ordinateur pour 2 personnes, 1, 3 ou 5 jours.



informatique center 17, rue Nicolas Leblanc 59000 LILLE - Tél. (20) 54.61.01

#### 2. UN MAGASIN A LILLE

#### Systèmes de Gestion

complets avec imprimante et lecteurs disques pour PMI, PME, experts comptables, ingénieurs, professions libérales.

#### CBM 3001 (COMMODORE)

22.550Fht

logiciels Procep: ventes, facturation, stocks, comptabilité, paie, traitement de textes, fichiers, assurances.

Prix de 650 à 1.650F ht

#### APPLE II, ITT 2020

22,000 à 24,000 F ht

avec imprimante OKI Microline

#### Industrie et Université

Automatismes. Instrumentation. Devis industriels. Cartes SYSMOD 65. Syst. développement. Suivi production.

# INSAT SERVICE

Un concept nouveau



ETUDES
ANALYSES
CAHIER DES CHARGES
AUDITS D'INSTALLATION
PLAN DE FINANCEMENT



SERIE 1000 SERIE 2000 SERIE 3000

SYSTEME COMPLET 1000 AVEC LOGICIEL

DES: 65.000 FF H.T.



APRÈS-VENTE

EUREP EULOG

SERVICE «PLUS»

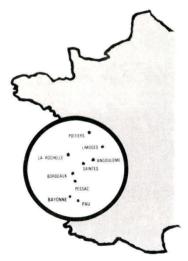
Recherchons distributeurs France-Suisse-Belgique

#### JAXTON INFORMATIQUE S.A.

La Levratte 18 1260 Nyon/Suisse Tél. 022/61 77 33 Télex 289 198 ICCU CH IMS INTERNATIONAL MARKETING SERVICE

Rue de Vintimille 22 75009 Paris/France Tél. 526 40 42 Télex 640 282

Pour plus de précision cerclez la référence 157 du « Service Lecteurs »





**OESO** 



Agences à

ANGOULÊME
BORDEAUX
LA ROCHELLE
LIMOGES
POITIERS
SAINTES

Pour tous renseignements s'adresser à :

C. E. B. INFOTECHNIC

Rue Monge - 33600 PESSAC - Tél. (56) 45.65.30



OFSO



## LES AVANTAGES DE LA GRANDE DISTRIBUTION DANS LA MICRO ET PÉRI INFORMATIQUE

MATÉRIELS DIFFUSÉS : Microordinateurs, Postes de saisie ON-OFF Line et Portables - Terminaux - Imprimantes - Automates Programmables Terminaux Portables - Micro et Mini Systèmes.

CONSTRUCTEURS REPRÉSENTES



C. E. B. INFOTECHNIC

Rue Monge - 33600 PESSAC - Tél. (56) 45.65.30

Pour plus de précision cerclez la référence 158 du « Service Lecteurs »

## MICRO SYSTEMES

## Mini-floppy

Tandon représenté par Technology Resources a créé sa propre ligne de production d'unités de mini-disquette 5" 1/4, la série TM 100.

Celle-ci consiste en deux modèles simple tête et deux modèles double tête. Le simple tête TM 100-1 a une capacité non formatée de 250 K octets sur 40 pistes et une densité de 5 535 bits/inch. Le TM 100-3 a une capacité non formatée de 500 K octets sur 80 pistes avec une densité de 5 535 bits/inch.

Les configurations double tête sur les TM 100-2 et TM 100-4 offrent respectivement des capacités non formatées de 500 K octets sur 80 pistes et 1 M octets sur 160 pistes par disquette. Les deux modèles ont une densité de 5 877 bits/inch.

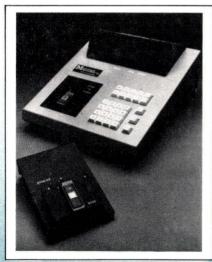
Les temps d'accès piste à piste sont de 5 ms pour les simple tête et de 3 ms pour les double tête.

Technology Resources 27-29, rue des Poissonniers, 92200 Neuilly-sur-Seine.

Tél.: 747.47.17 - 747.70.51.

Pour plus d'informations cerclez 15

## Programmateur universel de mémoires



Spetelec annonce la commercialisation du programmateur IM 1010 développé par International Microsystems.

L'IM 1010 programme les EPROM'S, les PROM'S bipolaires et les microprocesseurs monochip.

Il offre les facilités de l'édition et permet, entre autres, l'insertion, la suppression, le changement de champ de mots ou blocs de mots en RAM.

Avec une RAM de 4 K x 8 ou 16 K x 8 et 2 ports d'E/S il autorise, après chargement à partir d'un système informatique ou système de développement, la programmation d'un jeu complet de mémoires ou la programmation individuelle au clavier hexadécimal incorporé.

A partir d'un terminal, il permet d'obtenir les listings complets de contenu de mémoires ou des opérations sur la RAM. Il peut également être utilisé seul, les opérations en cours ou contenus RAM/PROM étant visualisés sur son afficheur alphanumérique à 14 digits.

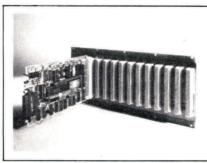
Le prix de l'IM 1010 est fixé à 18 300 F. H.T.

#### **Spetelec**

Tour Europa, 94532 Rungis Cedex. Tél.: 636.56.65.

Pour plus d'informations cerclez 16

## Cartes micro-ordinateurs



La famille des micro-ordinateurs 16 bits TM 990 Texas Instruments s'agrandit avec la nouvelle série TL 990/E de cartes réalisées suivant le format européen 100 x 160 mm.

La base de la nouvelle série E est un bus multi-processeur, appelé « Bus E », ne nécessitant qu'un unique connecteur à 64 broches et conçu pour les systèmes à 8 et 16 bits.

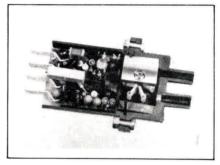
Son avantage: un faible nombre de liaisons, une structure d'interruption et une capacité d'adressage mémoire de 1 Mega octets.

Texas Instruments B.P. 5, 06270 Villeneuve-Loubet.

Pour plus d'informations cerclez 17

## Débitmètre électronique

Le transmetteur de débit distribué par Flumesure est un ensemble comportant une petite turbine tournant dans le fluide mesuré, et une électronique captant sa rotation et délivrant un signal à la fois analogique et digital.



Ce capteur est facilement adaptable à l'ordinateur. Il suffit d'entrer sa caractéristique, c'est-à-dire le nombre d'impulsions correspondant à l'unité de volume, pour que l'ordinateur connaisse le débit instantané et total à chaque instant.

La gamme complète des débitmêtres Litre Meter permet de mesurer des débits depuis une ou deux gouttes par seconde jusqu'à 22 m³ par minute.

Flumesure sarl Cidex 7 Surcy, 27510 Tourny. Tél.: (16) 32.52.30.27.

Pour plus d'informations cerclez 18

## Imprimantes à impression matricielle



Facit présente sa toute dernière famille de petites imprimantes Facit 4520 et la nouvelle Facit 4542 à impression matricielle permettant le

## MICHO SYSTEMES

graphisme, l'écriture à espace proportionnel et l'édition d'étiquettes.

Facit 308, rue Salvador-Allende 92707 Colombes Cedex Tél.: 780.71.17.

Pour plus d'informations cerclez 19

## Système d'acquisition de données à cartouche

Bryans présente une nouvelle série d'enregistreurs-lecteurs numériques Perifile 8000 fabriqués par Perex.

La particularité de ces enregistreurs-lecteurs est de compter dans un faible encombrement une électronique de commande à microprocesseur incorporée ainsi que l'interface série V 24/RS 232 ou parallèle 8 bits TTL, le tout implanté sur des cartes au format Eurocarte.

Le modèle 8051 permet l'acquisition et le stockage de données et peut fonctionner en boucle fermée continuelle.

Le modèle 8041 est orienté fichier. Chaque fichier est identifié par le numéro de piste et son propre numéro (de 1 à 99).

Les principales caractéristiques sont les suivantes : 4 pistes - Densité 1600 BPI, capacité 1,8 méga-octets -Vitesse lecture/écriture 30 IPS (76,2 cm/s), rembobinage 90 IPS -Blocs de 512 octets - Double buffer 2 x 512 octets.

**Bryans** 

8-10, av. de Rambouillet, 75012 Paris. Tél.: 340.59.57.

Pour plus d'informations cerclez 20



Power/Mate représenté par Auriema développe une nouvelle série d'alimentations de puissance régulées à découpage possédant cinq sorties DC indépendantes et une puissance totale nominale de 100, 200 et 300 watts.

Les tensions peuvent être fournies régulées et de 5 à 50 V pour les deux sorties semi-régulées.

#### Auriema

Z.A. du Marais, 1, av. de la Marne, 94120 Fontenay-sous-Bois. Tél.: 876.11.03.

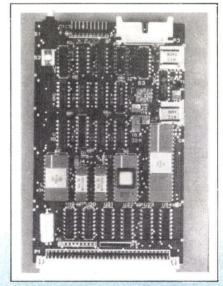
Pour plus d'informations cerclez 21

## Cartes microprocesseurs 6800/6809

Gespac représenté en France par Technology Resources introduit une gamme complète de cartes microordinateur au format Europe, autour du bus G 64.

20 cartes sont disponibles parmi lesquelles des cartes microprocesseurs 6800 et 6809, des cartes RAM jusqu'à 32 K octets, des cartes EPROM, des cartes E/S, des cartes contrôleur de disque souple, une carte programmateur, une carte convertisseur A/D 12 bits avec 16

entrées analogiques multiplexées, une carte contrôleur d'imprimante à marguerite et une carte contrôleur d'écran.



Gespac propose pour l'ensemble de ces cartes une famille d'outils de développement, les GESCOMP 700 avec unités de disquette et logiciel d'exploitation.

**Technology Resources** 27 rue des Poissonniers, 92200 Neuilly-sur-Seine.

Pour plus d'informations cerclez 22



Juillet-Août 1980



## Voici la 2 eme génération

Parce que vos besoins ne sont pas ceux des techniciens, Exidy a mis la technique à votre service. La dernière technique

Le Sorcerer a été conçu autour des meilleurs atouts des systèmes de la première génération, dits « ordinateurs personnels », avec beaucoup d'améliorations et plusieurs innovations.

Résultat : le Sorcerer est un microordinateur aux performances exceptionnelles, aux possibilités d'évolution illimitées, d'une souplesse d'emploi inégalée.

Pour ne plus subir la technique.

#### Le Sorcerer

## Vidéo haute définition = graphismes haute résolution

- 30 lignes de 64 caractères (1920 sur l'écran)
- 122 880 points dans un format de 512  $\times$  240
- 256 caractères : 128 ASCII et 128 programmables par Soft (8  $\times$  8)

## Clavier professionnel = utilisations professionnelles

 79 touches avec clavier numérique et majuscules, minuscules, graphiques et caractères de contrôle.

## Interfaces = communications, extensions, évolution

- 2 interfaces cassettes 300/1200 bauds avec télécommande des moteurs
- interface série (RS232), interface 8 bits parallèle
- connecteur pour le bus \$100

MICROINFORMATIQUE

Cartouches de mémoire morte enfichables = versatilité



- changement instantané des langages, logiciels et applications contenus en mémoire morte (ROM)
- jusqu'à 48 K de mémoire vive (RAM) disponibles, sans aucune adjonction extérieure

## **7 500 F H.T.,** version 16 K, avec BASIC standard en ROM

Cartouches disponibles pour Assembleur/Editeur/Debuggeur Z80 **Traitement de texte en français.** 

**Sorcerer version française:** clavier AZERTY standard machine à écrire et tous les caractères accentués sur l'écran.

Idéal pour éducation, développement/Z80, terminal intelligent (timesharing), télécommunications (morse, télétype, images TV), traitement de texte, facturation, etc...

## Transcom propose également...

## le VIDEO/DISK :

- écran vert 31 cm2 unités de
- disquettes 2 × 315 Koctets
- CP/M, BASIC étendu, compilé, FORTRAN, COBOL, PASCAL
- connexion directe sur Sorcerer
- système compact, esthétique pour : comptabilité, gestion, fichiers, mailing, composition de texte...

Des périphériques de la 2° génération également utilisables avec PET, APPLE, TRS 80

#### Imprimante rapide COMPRINT:

- 225 car/sec., 170 lignes/mn.
- 80 colonnes sur
   21 cm de largeur
- 96 caractères ASCII formés dans matrice 9 × 12
- minuscules descendantes
- 3 700 F H.T. parallèle,
   3 900 F H.T. en série

## Unité MECA de stockage digital sur cassette :

- se gère comme un disque avec performances similaires
- jusqu'à 1 Moctet avec 1 seul drive
- accès à un fichier en moins de 10 secondes
- vitesse de transfert 8000 bauds (option 16000 bauds)
- connexion sur porte parallèle
   (3 400 F H.T.) ou série

## Coupleur acoustique PENNYWHISTLE :

- 50 à
- 300 bauds

   connexion

beta-1

- standard RS 232
- half duplex/full duplex
- entrée/sortie sur cassette
- 1 600 F H.T.

## POSSIBILITÉS DE CRÉDIT ET LEASING

360, rue des Pyrénées, 75020 PARIS. Tél.: 358.47.01 - Télex 210 311 Publi 691

## UNE ÉQUIPE PLURIDISCIPLINAIRE

TRAITE EN PROFESSIONNEL

LES MICRO-ORDINATEURS INDIVIDUELS

MAITRISE LES SYSTÈMES PROFESSIONNELS

- réalise une analyse en profondeur et propose sa bibliothèque de logiciels
- conseille le micro-ordinateur adapté à vos besoins et ses périphériques
- organise la mise en service
- assure le suivi et la maintenance
- assure la formation de votre personnel



- 16 k 32 k 48 k graphique
- ses extensions spécialisées
- ses innovations
- ses interfaces : sciences enseignement...



- l'ordinateur évolutif 32 k à 208 k
- mono et multi-utilisateur
- CP/M, Basic, Pascal, Fortran, Cobol, APL, Assembleur.

## LOGICIELS D'APPLICATION SPÉCIALISÉS

- gestion comptabilité
- documentation mailing
- gestion fichiers
- gestion immobilière : location copropriété location saisonnière - analyses médicales
- cabinet médical



# votre avenir est dans l'informatique

- si vous êtes du niveau :
   BEP électronique BTS IUT...
- si vous avez le goût de la technique informatique et de la relation-clientèle.

L'INSTITUT SUPERIEUR DE TECHNOLOGIE INFORMATIQUE

prépare au métier de

## technicien de MAINTENANCE

de haut niveau en 6 mois (soit 720 h.)

- Cours intensifs et travaux pratiques sur matériel moderne et polyvalent.
- Technique d'entretien et sciences humaines (expression orale, relation-clientèle).
- Perfectionnement d'anglais adapté.
- PLACEMENT assuré en fin de stage.

tests d'admission sur R.V.

(1) 378.73.22.



31, cours des Juilliottes 94700 Maisons-Alfort métro les Juilliottes - nº 8

Pour plus de précision cerclez la référence 160 du « Service Lecteurs »

Pour plus de précision cerclez la référence 161 du « Service Lecteurs »

## MICHO SYSTEMES

## Testeur automatique de composants

Analog Devices développe un banc de test des composants linéaires piloté par microcalculateur, le LTS 2000.



Ce système permet le test des convertisseurs A/N et N/A ainsi que des amplificateurs opérationnels, des régulateurs et références de tension, des comparateurs, des amplificateurs d'isolement et des commutateurs analogiques C-MOS.

Le LTS 2000 peut être équipé d'un interface IEEE 488 ou RS 232 permettant de sortir sur écran cathodique, imprimante extérieure ou table traçante les résultats de tests, historiques de tests, analyses statistiques sous forme d'histogramme ou sous forme de courbes.

ANALOG DEVICES 12, rue Lecorbusier, Silic 204 94518 Rungis Cedex.

Pour plus d'informations cerclez 23

## Enregistreur à entrées numériques

Bryans développe un nouveau traceur XY numérique géré par microprocesseur, le Computagraph.

Il comprend une mémoire tampon de 2 K mots extensible à 4 K mots et dispose d'un interpolateur incorporé assurant une résolution meilleure que 0,1 mm dans les 2 axes.

Il possède un mode de digitalisation qui permet d'envoyer à l'ordinateur les coordonnées X et Y de n'importe quel tracé. Il dispose dans sa version standard des 2 types d'interfaces: interface IEEE/488 et interface série V 24 (RS 232 C) compatible liaison Modem ou boucle de courant.

Les cadences de transfert de l'information peuvent aller jusqu'à 9 600 bauds en liaison asynchrone.

Il peut se connecter derrière tous les systèmes de traitement d'information, en particulier les minis et micros ordinateurs.

En option, le Computagraph peut recevoir sur ses flancs un système d'avance automatique du papier programmable, permettant de dérouler des rouleaux d'une longueur de 30 mètres.

Bryans

8-10, rue de Rambouillet, 75012 Paris.

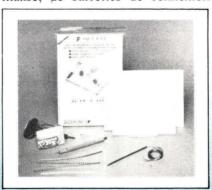
Tél.: 340-59-57.

Pour plus d'informations cerclez 24.

## Système KF module

Siceront KF développe KF module permettant la réalisation rapide des circuits électriques et électroniques sans produits chimiques, sans support cuivré et sans perceuse.

Ce système se composant de plaques rigides quadrillées au pas normalisé, de barrettes de connexion



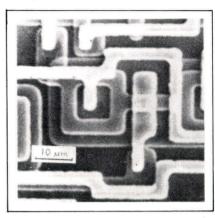
spéciales et d'une tresse étamée permet de fabriquer des prototypes et des montages d'expérimentation simples.

Siceront KF 304, bd Charles de Gaulle, 92390 Villeneuve-la-Garenne. Tél.: 794.28.15.

Pour plus d'informations cerclez 25.

#### Circuits SOS

ASEA-HAFO représenté par la Société CP Electronique vient de réaliser le premier circuit fabriqué à la demande (Custom Design) en technologie C-MOS sur saphir.



Il contient 6 000 transistors sur une surface active de 15 mm<sup>2</sup>. Le même circuit fabriqué avec le processus C-MOS standard aurait occupé une surface 4 fois plus importante.

CP Electronique 51, rue de la Rivière, 78420 Carrières-sur-Seine.

Tél.: (1) 914.61.36.

Pour plus d'informations cerclez 26

## Terminaux portatifs



Termiflex représenté par Coserm produit une gamme de terminaux portatifs qui se comportent comme une télétype.

## MICHO SYSTEMES

Tous les appareils Termiflex se composent d'un clavier de 23 touches, dont 20 sont porteuses, chacune, de 4 symboles.

Les écrans de visualisation ont des capacités différentes qui vont d'une ligne de 12 caractères alphanumériques à quatre lignes de vingt caractères.

Chaque appareil est relié à un ordinateur par une boucle de courant, ou bien par un interface V24 travaillant en asynchrone full duplex ou half duplex.

La plupart de ces terminaux sont conçus pour travailler dans des conditions extrêmement sévères et certains répondent aux normes MIL américaines, bien que leur poids ne dépasse jamais 540 grammes pour le plus lourd et 312 grammes pour le plus léger.

Coserm

3, place de la Balance, Silic 152, 94533 Rungis Cedex.

Tél.: 686-64-75.

Pour plus d'informations cerclez 27.

## Système de saisie

American Computers commercialise un système de saisie et d'enregistrement sur disquette fabriqué par 92 M, l'AS 10-15.



Il comporte un écran de visualisation avec clavier alphabétique classique et numérique du type machine à calculer, et une unité à disquette compatible IBM 3740.

Différentes options permettent d'élargir les possibilités de ce système : adaptation d'une imprimante et possibilité de connexion en terminal sur réseau téléphonique.

American Computers and Engi-

115, bureaux de la Colline, 92213 Saint-Cloud.

Tél.: 602-41-41.

Pour plus d'informations cerclez 28.

#### Micro-communicateur

Le micro-communicateur 177 distribué par la Société Coserm est un outil à la fois de recherche et de développement, de maintenance et de démonstration pour la vente.

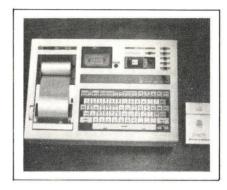
Son microprocesseur Z80 lui permet d'être utilisé comme système indépendant off-line aussi bien que relié à un ordinateur.

D'une taille très réduite (80 x 300 x 210 mm), il peut être transporté dans une petite mallette.

Il permet de réaliser sept fonctions: impression sur papier – lecture, écriture de PROM – saisie des données – affichage (LED 18 segments) – enregistrement manuel – édition – interface UART.

Le micro-communicateur 177 est fourni avec un rouleau de papier, une

mini-cassette, un câble de 3 mètres, un câble d'alimentation ainsi qu'un manuel d'utilisation.



Coserm

3, place de la Balance, 94533 Rungis.

Tél.: 686-64-75.

Pour plus d'informations cerclez 29.

## Micro-ordinateur 16 bits

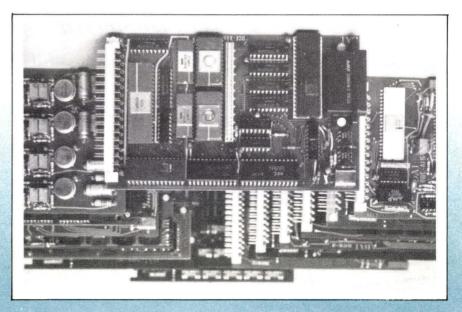
D.A.I. annonce un nouveau micro-ordinateur sur carte Europe le DCE-X 86.

Réalisé autour d'un microprocesseur 8086, sa capacité mémoire est de 4 K mots d'EPROM et d'1K mots de RAM. Il comprend une interface série à isolation optique, 3 ports parallèles 8 bits, un contrôleur d'interruption et deux timers programmables. Un connecteur situé sur la carte permet d'étendre la mémoire jusqu'à 64 K mots.

Une famille complète d'interfaces peut être reliée directement à la carte micro-ordinateur par l'intermédiaire du DCE-Bus.

Data Applications International Drève des Renards 6, Bte 8 1180 Bruxelles, Belgique. Tél.: (32)/2/375-11-14.

Pour plus d'informations cerclez 30.



# DRDINAT

## micro et mini-ordinateurs

Une gamme complète	de matériels :	Prix H.T.
SHARP MZ 80 K		5.795 F
• APPLE 2 - ITT 2020	- 16 K:	6.580 F
	- 48 K:	
* LOCATION (48 K)		AND DESCRIPTION OF THE PERSON
<b>在某种原理的现在分词</b>	- 1 mois :	950 F
	(Déduit en cas d'achat	)
	ale standard pour APPLE 2 isie des écritures au bilan fiable	
		7.500 F
• Les systèmes profe		
		34.500 F
	qu'à: - 4 écran-claviers (mult - 58 millions d'octets su dur	i-tâches)
	ues aux meilleurs prix mme complète d'imprimantes , àdaptables sur tout système,	

## Logiciels sur mesure pour:

- PME
- Magasins
- Laboratoires d'analyses médicales
- Médecins
- Dentistes
- Notaires
- Assureurs
- Agents immobiliers
- Traiteurs
- Toutes professions libérales
- SERVICE APRES VENTE **EFFICACE**

**ETUDE ET DEVIS GRATUITS** 

■ ENVOIS DANS TOUTE LA FRANCE

Résidence Aurélia 3 - Rue Jeanne Maillotte - 59110 LA MADELEINE - Tél. (20) 31.60.48 - TELEX 130960 NORTX Code 361

Pour plus de précision cerclez la référence 162 du « Service Lecteurs »

# le 6800 un tout petit... ONSTRE

MAELIG vous propose de le comprendre

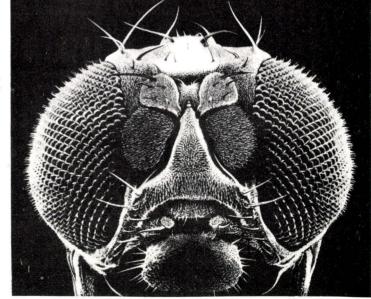
à partir de :

A DOMICILE : (MP1) - Cours complet destiné aux Étudiants, Enseignants, Micro-Amateurs, Techniciens supérieurs et Ingénieurs.

Comprend : Cours détaillé en 5 volumes dont 100 schémas et 50 manipulations - Carte MAZEL III prète à l'emploi.

- EN FORMATION CONTINUE: (MP2) C'est le MP1 avec un stage de 3 jours en RÉGION PARI-SIENNE.
- EN PRÉPARATION NIVEAU 1 :(MP3) Rappels de logique combinatoire et séquentielle en 5 jours (1 J. hebdomadaire)
- EN STAGE | 6800 NIVEAU 1 :(MP4) 10 journées (1 J. hebdomadaire) comprend un cours en 4 volumes restant acquis. Manipulation sur MAZEL III, pendant tout le STAGE. Utilisation de transparents, diapositives, banc complet avec extension.

★ NB - MP3 et MP4 se déroulent en INTER et ENTREPRISES. Actuellement en région parisienne et départements limitrophes.



ENVOYER A MAELIG: 6, av. Georges Clémenceau 7 (1) 011-62-62 91300 MASSY

# 

#### TRANSDATA TERMINAL PORTABLE Mod. 305

1

équipé d'un MODEM aux normes européennes, d'une imprimante 40 colonnes thermique et d'un clavier 65 touches, il permet d'entrer en contact par l'intermédiaire d'un téléphone et de communiquer avec une unité centrale, en particulier Chieftain III ou PROTEUS III F pour connaître immédiatement l'état d'un stock, la position d'un compte, etc. L'UC sera connectée de son côté à un MODEM réf. 307 A par sa sortie RS 232

#### SUPER BOARD de OHIO SCIENTIFIC

Système à base de 6502 avec 4 K de l (extension jusqu'à 8 K) 8 K de ROM (BASIC microsoft) sortie vidéo, matrice 24 x 24, permettant les caractères alphanumériques et graphiques. Interface K7. Clavier 53 touches.

#### AIM 65 de ROCKWELL

AIM 65 de ROCKWELL
Système à base de 6502 avec 1 k de
RAM (extension jusqu' 4 k) 8 K de ROM
(assembleur, éditeur). Affichage
alphanumérique 20 digit imprimate
thermique 20 colonnes, 16 lignes 1/0,
2 interfaces K7, clavier 54 touches.

MEK 6800 D2 de MOTOROLA Système à base de 6800 avec 384 octets de RAM, extension jusqu'à 642 octets Moniteur J-BUG, interface K7, clavier 24 touches et BUS « exorciser »

CLAVIER KEY TRONIC à 53 touches capacitives givé par microprocesseu alimentation 5 V

#### CARTE VISUALISATION MOSTER

interface ASC II série et // de 50 à 300 bauds. Alimentation 5 V, matrice 5 x 7, 1 K RAM (interfacé MEK 6800 D2 via PENTA BUG

MONITEUR VIDEO (carte MOSTEK) 12" blanc entrée composite Alimentation 220 V

CARTE BASIC pour MEK 6800 D2 par PROTEUS INT. 8 K étendu, RAM 4 K translatable

#### MICRO SYSTEME PROTEUS

Unité centrale à base de 6800 avec 16 ou 32 K de mémoire RAM, 8 K de BASIC résident, 1 sortie vidéo 16 lignes, 64 colonnes, interface K7, interface RS 232. Livré en kit, ce système est un des plus puissants micro-ordinateurs à monter soi-même et bénéficiant d'une garantie de bon fonctionnement par PENTA/SYSTEMES

Let ensemble equipe de l'extension FLOPPY PROTEUS III B possède une capacité disque de 320 à 480 K dans la version B 51 et de 680 à 960 K dans la version B 52 Ces floppy sont gérés en DMA et livrés montés, testés avec leur logiciel

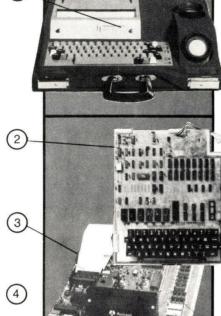
#### FLOPPY DISQUES « DYSAN » qualité professionnelle

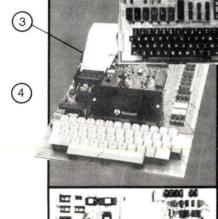
SOFT SECTOR

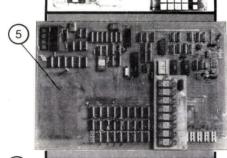
5" 1/4 simple face double densité 5" 1/4 double face double densité double face simple densité

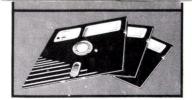
8" double face simple densité HARD SECTOR

5"1/4 simple face simple densité 5"1/4 simple face simple densité









MOD. 305 agréé P et T TTC

16290F

MODEM MOD. 307 A 2800F

MODEM MOD. 307 3796F

SUPER BOARD Livré monté testé TTC

2879F

AIM 65 TTC

3398 F

Extension BASIC 8 K

940 F

Extension MACRO assembleur

790 F

MEK 6800 D2 1912 F Livré en kit

CLAVIER Monté, testé 980 F

MOSTEK Montée, testée TTC

1584 F

MONITFUR VIDEO

260 F

BASIC Montée, testée TTC

1820 F

2495F

1152F

CI + composants Sauf 6844 TTC BASIC REV. 5.1 TTC COFFRET POUR L'ENSEMBLE TTC B 51. 2 Drives

495 F 11935F B 51. 3 Drives 15610F TTC B 52. 2 Drives 14 935 F

B 52. 3 Drives

19910F

. 104/1 I'un **49 F** par 10, I'un **41 F** , 104/2 I'un **51 F** par 10, I'un **43 F** . 3740/1 I'un **78 F** par 10, I'un **74 F** . 3740/2 I'un **81 F** par 10, I'un **77 F** 

10 secteurs. Réf. 107/1 ou 16 secteurs. Réf. 105/1 I'un **43 F**, par 10, I'un **36 F** 

## **SUPER IMPRIMANTE** «OKI 5200»

CHEZ

## PENTA 16

80 colonnes Papier normal Entraînement par friction ou ergots 1200 bauds Interface compatible Centronic Gérée par microproces-

> 4800 F TTC

## (suivant législation en vigueur)

Pour l'ouverture de votre dossier il suffit simplement d'une carte d'identité et d'une fiche de paye. Votre demande de crédit peut être acceptée immédiatement.

#### CRÉDIT PAR CORRESPONDANCE

Vous nous envoyez photocopie de votre carte d'identité et d'un bulletin de paye ainsi que le type de l'appareil choisi et la durée du crédit désiré. Un dossier rempli vous sera retourné pour accord sous 24 heures.

VENTE PAR CORRESPONDANCE TÉLÉPHONEZ ou ÉCRIVEZ

10, bd Arago, 75013 PARIS. Tél. 336.26.05

Joignez le paiement à la commande + 53 F) contre remboursement 78 F Nos appareils voyagent aux risques et périls de PENTASONIC

SERVICE CORRESPONDANCE **VENTE AU MAGASIN:** 

(6)

DEMONSTRATION MICRO VENTE AU MAGASIN

10, bd Arago, 75013 PARIS. Tél.: 336.26.05 Métro : Gobelins

5, rue Maurice-Bourdet, 75016 PARIS. Tél. : 524.23.16 Bus 70/72. Arrêt Maison de l'ORTF. Métro : Charles Michels

Pour plus de précision cerclez la référence 164 du « Service Lecteurs »



les applications industrielles, l'enseignement, les bureaux d'études

LE MICROORDINATEUR **CBM 3032** 

- 32 k octets de mémoire RAM disponible
- BASIC étendu avec grandes facilités d'édition, résident sur ROM

Le système CBM 3001 comprend

## UNE UNITE DE DOUBLE DISQUETTE

- capacité 2 x 180 000 octets
  enregistrement simple face simple densité

## L'IMPRIMANTE

- 90 caractères/seconde
- entraînement à traction

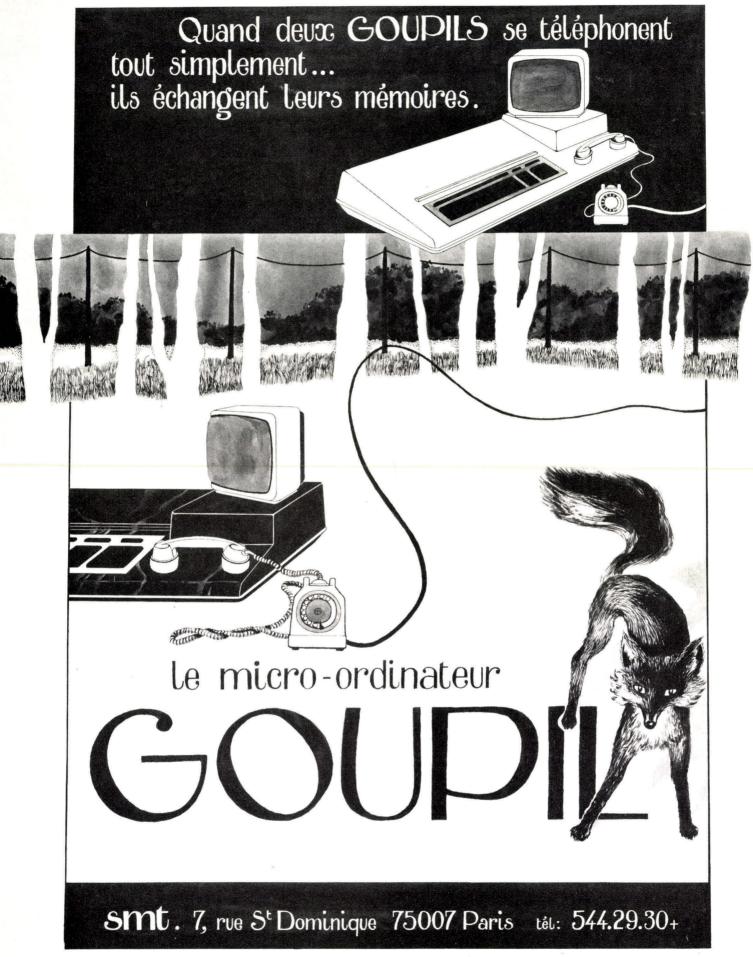
- Documentation en français
- bulletin P.E.T. / CBM
  - Réseau de distributeurs agréés

séminaires de formation

Pour tout renseignement complémentaire s'adresser à Procep ou aux distributeurs agréés



95-97, Rue de l'Abbé Groult 75015 PARIS Téléphone : 532 29 19 + Télex : 204 875 F



Pour plus de précision cerclez la référence 166 du « Service Lecteurs »

Pour nous communiquer vos annonces, remplissez la carte réponse en dernière page.

#### Ventes

Vds un **Chess Challenger** CCX 10:10 niveaux:1 300 F. Faire offre en écrivant à: Robert Turnelaire, 62, rue de Lannoy, 59800 Lille.

Vds **MKD2** avec doc. + 512 octets mémoire RAM complet en ordre de marche, état neuf. Paret Jean-Pierre, 7, place Cardinal-Mercier, 95880 Enghienles-Bains.

Vds **BASIC 8K** Programme sur 4 EPROM 2K pour **MS 1**, prix 50 % sous valeur réelle. Ch. pers. ou **club** intéressé par construction MS 1 pour échange idées ou recherche de solution face aux problèmes. Waymel J.-M., route de Sandillon, 45590 St-Cyr-en-Val.

Vds **APPLE II** 32 K état neuf, janv. 80 avec 1 mini floppy écran vidéo N/B prix à débattre. M. Desrues A., 1, rue Marc-Sangnier, 92290 Châtenay-Malabry. Tél.: 680.17.17, poste 37 H.B.

Vds **Revues mini / micros** (≈ 40 num. 79/80) prix: 150 F + revues électro. (Elektor, H.P.... etc.) ≈ 40 num. Prix: 100 F. + composants électro. (Cl, H.P., Résist., cond., micros, boutons, flashing-light... etc.). Blacque-Belair Yves, 12, bd de Port-Royal, 75005 Paris. Tél.: 331.26.81.

Vds ou éch. ctre mat. micro-inf. lot mat. émiss./récept. prof. 80 MHz 1 st. fixe + 3 st. mob. 12 V. Mixtes tubes/ trans. dont 1 st. mob. étanche. Transposables sur tte autre fréquence. Faire offre en écrivant av. descr. matériel à : M. Levasseur, Cidex 23, 90200 Giromagny.

Vds **UC EMR** sur châssis avec carte BUS + 512 oct. RAM + ROM gestion cassette + magnéto avec interface alim. 5 V 5 A + Mylars. Pour cartes entrées sorties + documentation très fournie. Le tout en parfait état. Prix: 1 600 F. Martinelli Pascal, tél.: 414.98.77.

Vds Apple 2, 48K carte RVB (ISTC) Mon. coul. Philips 46 cm, carte Apple soft, magn.-cass., progr. (Sargon, Organ, Talker, Lis'ner, Tic-Tac, Talker, Screen Machine), 10 cass. vierges. Et. neuf. 13 900 F. Joly Louis, La Vallée Ste Opportune La Mare, 27680 Quillebœut/ Seine.

Vds **KIM 1 6502** + alimentation 5 V 12 V + **carte à relais** + docum. anglais + **livre programmation** du 6502 + divers **programmes** commentés. Le tout : 1 750 F. Tél. :(7) 855.54.63 le soir. M. Freyer, Le Bresse 01700 Miribel.

Vds **HP 29C** cause double emploi, 1 mois d'utilisation. Prix: 600 F. Ecrire M. Garçon-Dufour, 26, rue de la Couture aux Huats, 77500 Chelles ou téléph. 421.40.92 (domicile: le matin ou après 18 h) ou 675.71.38 (bureau).

Vds 1 000 F. Programmable **TI 59** + access.: calc. scientifique à cartes magn. + biblio. base (100 mémoires ou 960 pas). **Très** bon état. Achat 4.7.78. M. Bernier, 01220 Divonne-les-Bains. Tél.: (50) 20,06,00.

Cause achat disque vds **Système cassette digitale** Phideck: contrôleur + 1 drive + coupleur bus. Etat neuf (06/79). Extensible à 4 drives. Prix à débattre. Pilois Didier, 14, rue G. de Nerval, 60560 Orry-la-Ville.

Vds CI divers supports CI, radiateurs, tête imprimante NIP 18 Olivetti, livres sur 6800 Motorola. Liste détaillée sur demande et oscilloscope HAMEG 307 neuf. Envoi gratuit avec sonde 1 000 F. Bonglet Christian, 3, grande Rue, 01600 Trevoux. Tél.: (16-74) 00,12,45.

Vds **Oscilloscope Harneg 512,** 2 x 50 MHz neuf. Prix avec deux sondes: 3 800 F. Badin, 17, place Castellane, 13006 Marseille.

Vds H.P. 67, access, TBE, plus de 100 PRGM en math., phys., jeux, stat. 1 600 F. Ecr. J. Reibel, 18, rue P.-Léautaud, 92260 Fontenay-aux-Roses.

Vds **calculateurs Compucorp 325 - 326 - 392** enregistreur lecteur sur cassettes - 395 interface V 24 très bon état. Alajouanine Yves, 108, rue Hénon, 69004 Lyon. Tél.: (78) 29.02.68.

Vds carte micro Mazel 2 identique au kit MK 2 mais sur une seule carte décrit dans Micro-Systèmes 8 avec alim. + doc. + L'emploi des microprocesseurs de Aumiaux. Prix: 1 300 F. Mevel 5233 Le Parc de Petit Bourg, 91000 Evry. Tél.: soir, 077.35.20. Bur. 941.20.51 p. 41.

Cause dble emploi vds micro PET-Commodore CBM 3032 + magnéto achat 1980. Prix: 8 500 F. + port. Motorola MEK D2 1200 F.: Micro Prof 6802 20 K de MEV + 1 K de MEM vidéo + 80 lignes es + 2 es série + Modem + cassette 2400 B 3 500 F. Carte Moto-Micro - Module 1 200 F. J.-P. Mallet, 65170 St-Lary-EDF.

Urgent vds **Nascom 1 monté** parfait état de marche + alim. cause om. Prix: 2 000 F. Adam Eric, 1, rue du Béarn, 57000 Metz Borny. Tél.: 775.04.49 le dimanche soir.

Vds **kit SDK 85 INTEL** avec extension RAM, entrées/sorties, timer + buffers de Bus. Prix: 1 600 F. Alim. 5 V. Prix: 250 F. Tél. Marty 828.30.87 le soir.

Vds **TI 57** avec chargeur, étuis, et livret de programmation. Bon état: 230 F. Tél.: M. Bertrem (7) 829.87.16 Lyon-Caluire.

**Carte PIA** pour MS 1 (sans C. INT) équipée de 5 supp. Cl et connect. mâles dorés. Rapport. 2 x 49 et 2 x 25 HE9. Prix: 100 F. connect. Fem. 2 x 25 P. 10 F. Vilette, 6, rue Moulin à Papier, 78450 Villepreux. Tél.: 462.33.35.

Vds **Micro-ordinateur Micral 80-20** R2E. Tél. 734.43.01 ou 755.91.61.

Vds **Nascom 1** + **alim.** le tout monté avec doc. en français + 4 program. Prix: 2 500 F. Matt J.-P. no 108 bis, 57116 Brouderdorff. Tél. 703.33.04 après 20 h.

Vds HP-67 avec programmes: maths, jeux, standard état neuf. Envoyer adresse et tél. à: Parronchi Marc, Mas D'Entraigues, rue Fontaube, 13480 Cabries.

Vds **Chess Challenger** 7 niveaux acheté 1 300 F, vendu sous garantie 1 000 F avec transfo 220 V. Cavret Serge, 18, chemin des Dames, 78400 Chatou.

Vds **TI 59** + imprimante PC 100 C + carte magn. excellent état(régin borde-laise) 2 800 F.F. Ecrire à : Vallée Thierry, 35e Cie de Champ, 23000 La Courtine.

Vds **PDP 8 L** déc. Mlle Bohers, tél.: 630.23.34 poste 3461 ou 87, route des Gardes. 92 Meudon.

Vds **TI 59** + PC 100 A + 40 cartes vierges + docum. en anglais. Prix: 2 200 F. Ecrire à Mario Lipsitz, 93, rue de Fontenay, 94300 Vincennes.

Vds **Ordinateur Multi 8** 16 K, lecteur cartes perforées, alimentation, fortran, assembleur, doc. compl. 2 000 F. (très intéres). M. Pinaud Dominique, 5, rés. des Violettes, 95230 Soisy. Tél.: 821.61.70 p. 4100.

Vds **TI 58** très bon état + accessoir. 500 F. franco. Nogatchewsky Gaston, 85, rue de l'Ourcq, 75019 Paris. Tél.: 239.39.03 après 19 h.

Vds **alim. pro neuves** et complètes 5 V/6 A ou 12 V/4 A 200 F pièce. Tél.: 494 23 71

Vds **TI 58 C + PC 100 B** état neuf Vareilles Pierre 65, rue François, 52100 St-Dizier. 1 800 F. s/s garantie.

Vds composants électroniques CI MOS LSI. Echange programmes PET et CBM. Turrel-Moutin Gérard, 22, rue de Lagourd, 77520 Donnemarie-Dontilly. Tél.: 401.44.53.

Vds série de 23 programmes TI 58 (et 59) au prix de la copie et du port: 300 F.B. Liste sur demande. De Mees Frédéric, 29, rue Puissant, B-6040 – Jumet Belgique.

Vds **HP-29C**, + maths, + jeux dont master-mind. Prix: 600 F. Vds **HP 25** prix: 200 F. A débattre. Ganter Claude, 15, route de Woippy, 57050 Metz. Tél.: (8) 731.21.49.

Urgent vds **Microsystèmes 1** complet avec alim. clavier et modulateur UHF. Très peu servi. 4 200 F (à débat.). Frédéric Mora, 9, av. du Moulin-de-France, 13500 Martigues. Tél. (42) 80.81.13. Le micro a 16 K de RAM – Interface sonore en option.

Vds **Machine Logabax** clavier imprimante (type 2010) + floppy double 2 à 170 K prix neuf: 70 000 F, vendu 35 000 F. Possibilité de racheter programmes de saisie sophistiquée. Tél.: M. Laffitte. 015.08.63 Hres bureaux.

Urgent vds **Calculatrice HP 25** avec housse + manuels + alimentation. Prix: 300 F. S'adresser à M. Passerie, 11, av. du Dr Lamaze, 93100 Montreuil. Tél.: 857.75.73 après 19 heures.

Vds d'occasion **jeux d'échec** électronique **Chess-challenger** voice + garantie. 2 400 F. Ahier, 15, résidence Les Gémeaux, 94260 Fresnes.

Vds MK 14-1 K RAM – Clavier externe. Moniteur – cassette 1 200 F. Segui Eric, 13510 Eguilles. Tél. (42) 21.58.16 apr. 18 heures.

Vds pièces + cartes micro-ordinateur. Liste contre T.P. Sor Frédéric, 27 Villa des Lilas, 75019 Paris.

Vds **mémoires RAM** dynamiques neuves, non servies, type 4116 (NEC) 200 NS. Utilisables sur APPLE et ITT 2020. Prix: 80 F l'unité ou 600 F les 8. Sorin Alain, 80, rue Rouget-de-l'Isle, 92000 Nanterre, ou tél.: 721.04.10 après 20 heures.

Vds **Micro-Systèmes 1-16 K** dans coffret terminal comprenant alim, clavier, visu + connecteur + carte à wrapper cause double emploi. Prix 5 000 F. Tél. après 20 hres: 763.03.63.

Vds **TRS-80** niveau 2,16 K RAM état neuf (déc. 79) + numéros **1 à 10** de M.S. Latouche Dominique, 7, rue Michel-Fourcade, 49000 Angers. Tél.: 68.44.51 (après 19 heures).

Vds **Système de calcul HP 41 C.** Imprimante, lecteur de cartes, 3 MODU-LES mémoires, nombreux prog., cartes magnétiques; papier pour imprimantes. Prix à débattre rendez-vous par tél.: 961.08.23.

Vds jeux d'échecs Challenger – 10.1979. P.A.: 2 200 F, P.V.: 800 F. T.B. état. Echange magnétoscope + caméra vidéo VT 120 complet contre micro-ordinateur type TRS 80. M. Bouvard Daniel, 16, rue Emile-Pierre-Casel, 75020 Paris. Tél.: 360.85.49.

Vds **« 6800 »** en fonctionnement. 1 300 F. Détails sur demande. M. Rilat, 80, rue Croix-Nivert, 75015 Paris.

Vds TI59 + imprimante PC 100 C + 100 cartes magnétiques dont 80 remplies de programmes (jeux, maths, etc.). Prix: 3 000 F. Schmidt Thomas, CH 487 Cité La Borie, rue Albert-Thomas, 87000 Limoges.

Cause dble emploi, vds **Nascom 1** + alim.; extension RAM 16 K + carte Buffer (cartes neuves), rack 19, EPROMS BASIC 3 K, carte graphique (+ EPROM car. échecs). Avec doc comp. et **prog.** Faire offre à P. Oros, 17, rue de Langelle, 65100 Lourdes.

Vds **Système de saisie** complet microprocesseur + clavier ASCII + moniteur vidéo + lecteur cassette alimentation 220 V, état neuf: 1 200 F. Ecrire à Anfossi Willy, La Campagne, Vieille route de Pélissanne, 13300 Salon.

Vds carte RAM 4 K mini Tavernier circuit FACIM sur supports, testée O.K. Prix: 600 F. Berget, 1, rue G.-Clemenceau, 60400 Noyon. Tél. (4) 444.44.84 après 20 h.

Vds PROTEUS III 32 K RAM + 8 K ROM (BASIC) avec vidéo et K7. Belli, 63, route de St-Germain, 78640 Neauphle. Tél.: 489.14.09.

Vds TI 59 + imprimente PC 100A. Accessoires + valise de rangement. 2 400 F. Ecrire M. Gasse, 14, rue Victor-Brochart, 59890 Quesnoy-sur-Deule.

Vds **TRS-80** (oct. 79) niveau II 4 K **manuels** en français 3 500 F. PC 100 A 900 F, HP 19 C 900 F. Mme Decadi, 140, bd Magenta, 75010 Paris. Tél.: 280 54 83

Vds **Sorcerer 32 K (Basic 8 KO) Bus** S 100, programmes manuels état neuf, 7 000 F. Gastine, J.-P. 31, rue de Caen, 92400 Courbevoie. Tél.: 333,50,44 après 19 h.

Vds MK-14 monté avec alim. 220 V et clavier sensitif pour 5 000 FB; Eurocom: 6802, 2K EPROM, 1K RAM, 2 PIA, Interface K7 pour 9 000 F.B. Daelen G., 15, rue Résistants 5128 Beez-Namur Belgique. Cherche Club micro région Namur.

Vds Micro AIM 65 Rockwell 4 K + alimentation + basic. En parfait état. Avec coffret et manuels. Lecteur K7 le tout: 4000 F. S'adresser Cronier 2B r. de la Beurrière, 49240 Avrille. Tél. 16 (41) 34.52.46.

Vds carte Micro-Systèmes 1 vierge avec supports I.C. + transfo alimentation le tout 500 F. Téléphoner JY Beugin 099.34.25 après 20 heures.

Vds **Apple II 32K** RAM interface Secam alimentation sur dimensionnnée 9000 F cause double emploi avec **Système Pisk 8"**. M. Lescanne, 18, rue de Chazelles, 75017. Tél. 763.76.77.

Vds kit MEK 6800D2 monté avec 512 octets de RAM et buffers de bus 1200 F. + carte 4K RAM 200 F. Tél. 547.31.79. De 18 à 20 heures.

Vds **Micro-Systèmes 1 :** 16K monté à 99 %. Il manque 4 circuits intégrés (350 F). Vendu dans boîtier avec clavier ROM : 3000 F cause double emploi. Laurent Weill, 8, rue E. Manuel, 75016. Tél. 647.53.52.

Vds Nanocalculateur NBZ 80 (SGS/ATES) + bâti/alimentation + doc. Moniteur 2K ROM, 4K RAM, 2 PIO, 1 sortie série TTY ou K7. 2200 F. Scarella-Clamart. Tél. 657.13.65, poste 2850 (de 9 à 17 heures).

Vds cause départ, **système ACORN** avec alimentation, documentation anglais-français 1K RAM... Le tout 1000 F. Passerie Michel, 11 avenue du Docteur Lamaze, 93100 Montreuil. Tél. 857.75.73. Système monté et testé.

Vds **« Système de saisie »** complet matériel professionnel. Micro-ordinateur + clavier ASCII 73K + Monit. Vidéo + lecteurs cassettes + alimen. 220 V. Pariati état de marche et neuf. 2000 F. Ecrire à : Anfossi « La campagne » vieille route de Pélissanne, 13300 Salon.

Micro-Systèmes 1 + vidéo + magnéto parfait état. Trainer ET 3400 + doc. Heathkit. J. Mauret. Tél. bureau 845.85.10. Domicile 867.32.21.

Vds parfait état **PET 2001** + magnéto cas. périph. sup. + 3 cas. utilitaires (renumérotation – sommaire – chaînage) + **2** jeux (échecs – scrabble) 4500 F. Murez, 2 rue R. Follereau, 45330 Malesherbes. 687.26.33 H.B.

## **Achats**

Ch. imprimante Texas Instruments PC100C ou A/B pour T159. J.-P. Balécn, 79 chemin de Chantegrillet, 69110 Ste-Foy-Lès-Lyon. Tél. 16 (78) 59.06.81 après 18 heures.

Rch. interfaces sortie et entrée T159/PC100C et renseignements sur les caractéristiques des contacts de liaison entre les 2. Ricque INSA A130 69621 Villeurbanne.

Rch. numéros 1 et 2 Micro-Systèmes pour études. Bon état souhaité. Écrire à : M. Didier Risser-Maroix, 121 rue Jeande-la-Fontaine, 31700 Blagnac.

Rch. numéros 1 et 2 Micro-Systèmes. Offre Claude Siomboing, 43, rue des Ardennes, Apt.15 Harnes, 62440.

**Belgique : ch. calculatrices HP55 et HP65,** même mauvais état. Patrick Mauhin, 160 bd Sylvain Dupuis, 1070 Bruxelles. Tél. 02/521 31.72.

Rch. **HP65**. Bon état. Zedet J.-Pierre, 2 rue Mirabeau, 90000 Belfort.

Rech. **numéro 2 de Micro-Systèmes.** M. Thierry Laulhé, 34, avenue de Lorraine, 78110 Le Vésinet. Tél. (3) 976.08.91.

Rch. numéros **2 et 8 de Micro-Systèmes**. Faire offre de prix à J. Deschaux 504D rue de Termerieu, 38500 Voiron. Tél. (76) 05.96.32 (avec répondeur).

Rch. **TRS80 ou APPLE II** avec manuels français ou anglais. Faire offre à M. William Benmaor, 22 avenue de Saint-Mande, 75012 Paris. Tél. 628.25.70.

Rch. **PET** ou équivalent **8K 16K ou 32K.** Sans périphérique. M. T. Flemal 8, rue Annexion, 74700 Sallanches. Merci.

Rch. exemplaire numéro 2 en bon état de **Micro-Systèmes**. Faire offre à P. Lhermite, 72 rue des Perrons, 78130 Les Mureaux.

Informaticien rech. micro type **TRS80 Level 2 16K** ou équivalent et **carte micro** air 65 ou équivalent. Faire offre: Krief J.-J., 81 avenue Secretan, Paris 75019.

Ch. **platine principale circuit imprimé de MS1.** Faire offre à Waynel Jean-Marie, rte de Sandillon, 45590 St-Cyr-en-Val.

Rch. Cl **Horloge Motorola** 6875. Faire offre à J. Israelian, 51240 Mairy-sur-Marne.

Étudiant rch. pour monter labo, un oscillo (simple ou double trace) en état de marche pour 500 F max. Région Poitiers Niort. Écrire Tanneau Dominique l'Étournelière, 86480 Rouille.

Ch. **micro-ordinateur** d'occasion ou neuf avec ses extensions et **software**. Peux le payer en lira turc ou en échange des objets de même prix. Sokullu Mustafa, Istasyon caddesi No 43/8 Celâl Bey apt. Göztepe, Istanbul-Turquie.

Informaticien rch. micro-ordinateur d'occasion **TRS80 level 1 ou 2.** Faire propositions pour d'autres matériels. M. Husson J.-Claude, 44 rue du Grand Verger, 54000 Nancy.

Possède **TRS80** level II + expansion + disk. Ach. d'occasion **imprimante** + **interface** en état de marche. Faire offres. **Éch.** nombreux **programmes**. Raedersdorf Guy, 30 bd Thierry d'Argenlieu, 29230 Landivisiau.

Ch. urgent **TRS80** level I 4K sans vidéo. Propose max 15000 FB ou **échange** avec chesschallenger 10. Peric Konstantin, avenue de l'Exposition 426/56 1090 Bruxelles.

ach. revues Micro-Systèmes numéros 1 à 7. Ecrire à Violette Éric, 20 rue de Chateaudun, 28800 Bonneval. Recherche aussi programmes TI58.

Ach. **circuits intégrés** pour jeux vidéo AY3 8500 AY3 8600 ou autres. Ach. **MK14** plus options. Bernard Van Der Noot, 9 rue du Maquis, 84110 Vaisonla-Romaine.

Ach. numéros 1 et 2 Micro-Systèmes. Écrire Philippe C. 27, rue Saint-André 72200 La Flèche.

Ach. numéros **1 et 2 Micro-Systèmes.** R. Ronsin, 164 rue Laurendeau, 80000 Amiens. Tél. (22) 95.77.30.

Ach. numéros 1 et 2 de Micro-Systèmes. Faire offre de prix à P. Charlet, 39 rue Gambetta, 62160 Bully-les-Mines.

Ach. schémas extensions (mémoire, vidéo, interface cassettes, etc.) pour TI58. Recherche programmes pour SYM1, et pour HP29C et HP41C. Gentil André Grande-rue 25 2400 Le Locle Suisse.

Rch. **carte circuit imprimé MS1** vierge (sans circuits). J.-J. Poubeau, résidence l'Angevine 2, 94470 Boissy-Saint-Léger. Tél. 569.47.02.

Ach. **traductrice FA300** très bon état : français anglais allemand. Propose 800 FF. Martin Louis Avrieux 73500 Modane. Tél. (79) 05.25.74 sauf heures bureau.

Ach. **numéros 1 à 8** de la revue **Micro-Systèmes.** Bon prix si état excellent. Faire offres à Zwick J.-C. 6, ch. Vieille Ferme, 1255 Veyrier, Suisse.

## **Programmes**

Ch. **possesseur Texas TI59** pour échange programmes et astuces, vends TI58. Henry, 3, rue des Marguerites, 67460 Reichstett (88). Tél. 20.56.17.

Echange **programmes** jeux mathématiques, électronique niveau débutant, pour **HP33E**. Ch. « **bricoleur** » ayant envisagé de doter le calculateur « d'interface de puissance ». Ecr. à M. Giraud Christian, QTR des Escouradières, campagne « le nid ». Le Beausset 83330.

Ech. prog., idées avec **poss. TRS80** ds ma région. Ecr. ou tél, après 20 h. Berlie-Sarrazin Maurice, 57, avenue d'Embrun, 05000 Gap (92) 51,34,45.

Ch. particulier ou **club** dans le 93 pour échange programmes. Etude en commun tout progs et automatisme. Etude extensions pour **TRS80**. Ch. **Schéma TRS**. Jourdain Stéphane, tél. 936.53.20., 127, Chemin de la Cote du Change 93370.

Rech. **club** ou particulier possédant **kim 1** pour échange idées de programmes. Si possible sur région Rhône Alpes. Bauchamp M., 12A, Citée Jalla, 42630 Regny.

Rech. programmes BASIC sur **jeux d'échecs** pour mini-ordinateur. Contacter Jean-Claude Leleu, Rose FR Atrium LE1 A12, 34, Avenue St-Augustin, 06200 Nice. Tél. (93) 80.96.30.

Ch. pers. ayant ou s'intéressant aux micro-ordinateurs en vue de travaux de programmation (Fortran, assembleur, Cobol, Basic) ou d'échange de programmes. Tél. ou écrire à Patrick Bestgen, 55, rue de Rhion 5040 Leuze (Belgique) 081/511833.

Rech. schémas extensions, HP 67 (vidéo, cassettes, interface, mémoire). Urgent aussi vends, achète, échange programmes jeux. Peric Konstantin, avenue de l'exposition 426/56 1090 Bruxelles Merci !

Leçons de programmation sur ts calculateurs programmables HP et TI à Marseille. Tél. 71.00.77.

Ch. Correspondants pour échange programmes calculatrices en particulier pour CASIO FX502P. Poiret Jean-Claude, 45, rue Albert Dhalenne, Porte 201, 93400 Saint-Ouen.

Rech. schémas extensions T158 (mémoire, vidéo, cassettes, etc.) et programmes de jeux. Ecr. à M. A. Obadi, N0 121, rue 9 Derb Keir Ain Chock, Casablanca (Maroc).

Débutant dans ce domaine rech. programmes pour **OC2000 hobby computer**. Jeux, musique, dessins. Merci à vous, réponse assurée. Ecr. à M. Have Philippe, 11, avenue Mireille le Camelia, 06100 Nice.

A Bordeaux, rech. possesseurs SHARP MZ-80K pour échanger idées et programmes. Possède aussi T159. Christian Boyer, 86, Avenue Vieille Tour, 33400 Talence. Tél. (56) 80.56.88.

Lycéen débutant sur **T159** aimerait échanger programmes (jeux, calcul, etc.), astuces, trucs. Lecointre Pierre, 4 bd des Belges, 69006 Lyon.

TI 57: Rech. ts programmes pour TI57 gratuits. Envoyer photocopies ou manuscrits à Fiequ PM Bringer, 5, rue Laugier, 75017 Paris.

Rech. schémas extensions et programmes (math., jeux) pour HP41C.

M. Gouttenègre, 92, chemin des Etangs, 1640 Rhode-St-Genèse (Belgique).

Rech. programme opérations aériennes FK-27 FK-28 DHC-6 BE99 pour HP 67 ou APPLE II. Gérard Florit, la Grande Molière, 73420 Le Viviers du Lac (France)

Ch. possesseur système 6800 pour programmer reprom 2708 contre échange de programme ou rémunération. Vellieux, 5, place Maréchal Foch, 42000 St- Etienne. Tél. (77) 74.60.07).

Rech. progr. (utilitaire-jeux-simulations, etc.) TRS80-LEVEL II, listing ou cassette. Ecr. Ozbolt, PLACE DE LA Mairie, 58450 Neuvy-sur-Loire.

Ch. documentation pour être en mesure **programmer jeu** TV coul. équipe 2650 2636 ROM moniteur 2K Langage hexa paru revue ELEKTOR NOV79 (CI RTC signetics). Pettmann Robert, 24, boulevard Ronsard, 67200 Strasbourg.

Programmes de fichier 6000 noms ou 3000 adresses minimum. Fonctionnant sur PET + computhink 800K. Pour STE ou particulier. Renseignement: M. Derreumaux, 10, avenue de la Porte Molitor, 75016 Paris.

Rech. programmes et schémas extensions T157 pour photocopies retour assuré + frais d'envoi. Ecr. à Bri-dron Jean, 42, rue des Marronniers à Nozay, 91620 La Ville du Bois.

## Clubs

HP41C rech. possesseur HP67-97, et TI58-58C-59. Possibilités création Club ou réseau d'utilisateurs, se servant de cartes magnétiques, modules et imprimantes. Vouille, 40, avenue P.V. Couturier, 93240 Stains.

Mons-Charleroi, étudiant ch. contact avec amateurs informatique en vue de créer un club et échanger expérience Dispose TI58C, PC100C, contacter Chiavarini Luigino, Chaussée de Binche 151, pav. 4 700 Omons-ou-rue Jacqmain 54 6040 Jumet 071.35.36.04.

Grenoble: Club Micro Médical et paraméd. accueille toute aide, suggestion, adhésion pour promouvoir utilisation micro électronique et informatique en médecine. Écrire: Dr J.-P. Bachy 37, avenue Marcelin Berthelot, 38100 Grenoble. Tél. 87.93.50.

Groupe de lycéens allemands utilisant PET cherche contact pour échanger idées et programmes avec jeunes français. Écrire à ou envoyer K7 (retour assuré) à Ekkehard Otto Ruhrgymna-sium Synagogenstrasse 1 D-5810 Wit-

Jeune électronicien ne restez plus isolé venez dans petit labo pour échanger nos idées et nous regrouper dans Club écrire avec enveloppe timbrée : Logist D Chée de Ninoue 597 1080 **Bruxelles.** 

Club de micro-informatique région Aixen-Provence venant d'être créé; rejoignez-nous! Contacter Eysseric J.-J. 36, Val Saint-Donat II 13100 Aix (42) 23.00.70 ou Hurard Alain, 3 rue du 11 Novembre, 13100 Aix (42) 27.19.58.

Belfort : création d'un club Micro-informatique. Tous bienvenus du néophyte complet au spécialiste. Réunion le vendredi: centre culturel Belfort-Nord, rue des Frères Lumière, à 21 heures.

Ch. Club Micro à Lyon. Tél. Bernard (50) 40.75.69 ou 12, avenue du Jura, Bâtiment B, 01210 Ferney-Voltaire.

Amateur débutant ch. pers. intéressées Limoges et env. pour fonder ou adhérer Club Micro. Veux construire MS1 mais pas seul. Poss, local 10 km nord Limoges. Écrire. Tél. Mayart Le Plequeix, 87570 Rilhac-Rançon. 39.92.29.

Ch. pers. intéressées par la micro-informatique région Chalon-sur-Saône (71) pour la création éventuelle d'un club Micro. Écrire à Didier Revillot, rue Mirande Cedex 1786 71240 Varennesle-Grand.

Ulises a anaya, Juncal 1305, Montevideo, Uruguay, desea crear el primer Club en el Uruguay. Pide a los lectores con experiencia que le envien informacion y consejos sobre co'mo comenzar y qué equipos utilizar.

Création Club Microtel Angoulême. Les pers. intéressées par la Micro-informatique peuvent contacter M. Antony (45) 38.98.99 ou M. Betoulle 95.17.36

CH. club d'informatique pour calculatrices (Texas, Hewlett...). Écrire à Robert Yves avenue Lambeau, 48 B 1200 Bruxelles. Merci.

Rch. ds le **89** club **Électronique ou Microprocesseur.** Tél. (86) 73.65.63 pour transmettre vos coordonnées.

Rch. possesseurs de Micro-ordinateurs qui mettraient leur matériel à ma disposition. Éventuellement possibilité de créer club Micro-informatique Eynard-Machet Jean-Paul, 2 chemin du Forezan, 73160 Cognin (79) 69.71.64.

Rech. possesseur KIM 1 ou SYM pour partager problèmes et échanger idées sur automatismes industriels. Limoge Jacky, 1, impasse Raspail, 18100 Vierzon.

Tahiti: un Club informatique est créé. Prêt à accueillir des initiés ou non pour **échanger des idées.** Contacter ASA BP1695 Papeete Tahïti.

Ch. contact avec possesseur calculateur canon SX300. Contacter caux (vocoder, synthe, délai) contrôlé par mini-ordinateur. M. Duffau, chemin Tombau, 06650 Opio. Tél. (93) 77.30.09. Région de Cannes ou Nice.

Ch. technicien microprocesseur intéressé par applications digitales sur ieux d'orque lumière théâtre et discothèques en vue échanger idées et expériences. Michel Hellawell 36, avenue Bel-Air 1180 Bruxelles Belgique. Tél. 343.45.90.

## **Divers**

Ch. des livres et des manuels sur l'informatique et sur les micro-ordinateurs en éch. de réponse-coupon. (Turquie).

copies Nº 1 et 2 de Micro-Systèmes. Suis aussi intéressé par BASIC 6800 sur cassette A. Regeffe 11, allée Vélléda 93250 Villemomble. Tél. 854.22.28.

Rech. TRS80 Level 24K manuel français. Dufetelle, 6, rue Fremiet Le Hamelet, 76360 Barentin.

Ch. mode d'emploi et doc. pour imprimante « olivetti TE300 ». A vendre 500 F. Le Tallec, 69, rue Saur-Tobelem, 13007 Marseille. Tél. (91) 52 39 43

Ch. schémas sur les circuits 8255, PIA. PIO. ACIA, etc. et leur brochage. Ecr. Tancré Pierre, 55, avenue du général Mordling, 93190 Livry Gargan.

Rech. schémas extension TI58/59 (interface cassettes, vidéo, mémoires, etc.). Paierai frais de photocopies et d'envoi. Ecr. à Baudoux E, 153, rue Chaussée, Belgique 6150 Forchies. Tél. 071/52.67.27.

Rech. schémas extensions TI59 (vidéo, mémoire, interface cassette...). Ecr. à Houet Jean-Paul, rue Oster 20, 6683 Manhay (Belgique).

Lycéen, rech. TS schémas extensions ou organisation interne (pour photocopies avec retour assure). Julliard Laurent, 1086, rue Poincaré, 60750 Choisy au Bac. Tél. 16 (4) 440.46.08.

Débutant informatique ch. réf. d'un compteur 8 bits ou plan de fabrication. Ch. connexions des cassettes ou vidéo jeu Hanimex SD050 (possibilité de photocopie) (56) 58.91.44. Lasserre Pascal, 33151 Lussac-Fort-Médoc

Sokullu Mustafa, Istasyon caddesi Nº 43/8 Celâl Bey apt. Göztepe Istanbul

Ch. qui pourrait me confier pour photo-

imprimés, parfait état, thermostatée, format max. 30 × 40 cm (matériel pro. Valeur 8 000 F) contre micro KIM 1. D. Launay, 75, route de Vaucelas, 91580 Etrechy. Tél.: 080.42.73 après 18 h.

Ch. pers. poss. micro 32 ou 64K pour

progr. rech. stat. sur événements

et hasard, forme mathématique sym-

boles et prog. fortr. à tester. Gerard

Levy, 2, avenue du Chesnay 78150 Le

Chesnay 954.51.53 soir ainsi que pour

programmat. BASIC scientifique et fortr.

Rech. schémas extensions TI59

(mémoire, vidéo, etc.) pour photocopies.

Frais d'envoi et retour assuré. Merci. Jaf-

frin Jean-Michel, 20, rue Domrémy,

Rech. schémas de micro-ordina-

teurs utilisant le 6502 EX AIM65

APPLE PET. R. Cosmao, chemin de Lanvil, 29100 Douarnenez.

Rech. schémas extensions TI58

(mémoire, vidéo, interface, cassette,

etc.). Merci à tous. Contacter : Krzywor-

zeka Jean-Michel, 2, rue de la Perdrix,

Ech. machine à graver les circuits

57100 Thionville. Tél. 234.56.36.

Lyon 69003

Rech. photocopies des manuels livrés avec le proteus III. Indiquer S.V.P. le prix demandé. F. Cravayat, 19, square Monsoreau, 75020 Paris. Merci.

Urgent: jeune ch. ttes pages du HP concernant le mini-ordinateur HP (ou numéros entiers. Ch. doc. sur petits analyseurs d'images et synthét. de paroles. Xavier Lebegue, 19, rue St-Pierre, 16100 Cognac.

Rech. qui pourrait me vendre ou me prêter les numéros 1 à 7 de Micro-Systèmes ainsi que pers. ayant déjà construit MS1 et passionnées d'électronique dans ma région. Ecr. Trotin Daniel, 21, rue de la Grande Anguille, 35400 St-

Fana d'informatique et d'électronique, rech. moyens de faire des études poussées dans ces domaines. Acceuille ttes propositions. Spieldenner Fabien, 16, rue Drogon, 57000 Metz

A louer: temps mach, sur PET 20018. Possède progr. BASIC à échanger: tir sur cible, alunissage, breakout, etc. Possède livres et tous les numéros  $\mu$ s. Pourrait **enseigner** le **BASIC** (sous conditions). Pour rens. tél. après 20 h (76) 34.07.83. C. Fixot La Croix Portier, 38650 Sinard.

Ech. agrandisseur DURST M605 No + B obj. NIKON 2,8 50 + CP + pose + margeur + papier. Le tout état neuf. Contre MEKD2 6800 ou clavier ASC II + 8 RAM 4116 ou moniteur vidéo ou autre proposition: J.P. Yonderweidt, 25, avenue de Loverchy, 74000 Annecy. Tél. (50) 57.29.53 de 8 à 16 h.

Ch. TRS80 niveau 1 ou 2 à échanger contre matériel électronique divers. G. Blanc, 43, avenue Pierre Brossolette, 94000 Créteil. Tél. 207.17.55 (ou 500.41.11 heures bureau).

Ch. amateur électronique et informatique sur région Menton. Ch. T158 occasion. Ecr. Scalèse G., 15, rue de l'Agriculture, 06500 Menton.

## **Petites Annonces**

Exclusivement réservées aux particuliers, nos petites annonces sont gratuites. Envoyez-nous votre texte en complétant la carte-réponse en dernière page.

Robert Sirac, 12, rue Mary-Lafon, 82000 Montauban. Tél. (63) 63.05.76.

Technicien rech. pers. intéressées (collaboration) par conception et financement d'effets spéciaux musi-

Etudiant architecture rech. sur Lyon architecte intéressé par l'informatique (persp., fichier clients...). Qui peut m'aider à faire des extensions sur ma **TI.** Ecr. à Pascal Paour, 4, rue de La Bourse 69001 Lyon. Tél. semaine (7) 824.81.74 WE: (74) 00.15.68.



SIVEA S.A. Département Micro - Informatique

20, rue de Leningrad 75008 Paris - France de démonstration et de vente sera Librairie - Matériels - Logiciels

transféré au 31, bd des Batignolles, 75008 Paris.

Tél. 522.70.66 MÉTRO :

Place Clichy, Europe, Liège

CENTRE DE DÉMONSTRATION ET DE VENTE OUVERT DU LUNDI AU SAMEDI DE 9 H 30 A 18 H 30 SANS INTERRUPTION

CRÉDIT - LEASING - VENTE PAR CORRESPONDANCE

## présente en exclusivité



Après le succès de Microchess et de Sargon 1 et 2, les amateurs français et européens étaient en droit d'attendre un jeu de dames aux règles françaises et internationales pour disposer en permanence avec leur micro-ordinateur PET, APPLE II, TRS 80, d'un partenaire rapide, puissant et toujours d'égale humeur !

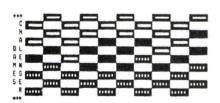
SIVEA S.A., société leader en France et en Europe dans la commercialisation des logiciels de grande diffusion, a soutenu des mois d'efforts, de travail et de recherches d'une petite équipe d'ingénieurs (Most).

Alain Rossmann (Polytechnicien) a concu pour vous ce programme; grâce à ses travaux de recherches tant mathématiques qu'informatiques, avant suivi de près les travaux et les techniques d'algorithmes efficaces dans les jeux de stratégie (Méthode, Alpha-Beta pruning et fonction d'évaluation. travaux de Spracklen - qui ont donné naissance au Sargon), il a pu mettre au point ce très bon programme de jeux de dames.

#### SES PERFORMANCES

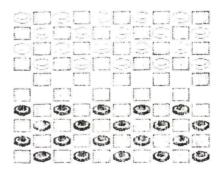
- Entièrement en langage machine;
- Il possède 10 niveaux de jeu;
- Il respecte les règles de la Fédération française et internationale;
- Il résout les problèmes ;
- II compte les coups :
- Il compte les pièces restantes;
- Il se présente dans la plus belle représentation graphique de votre machine.

Que le meilleur gagne !

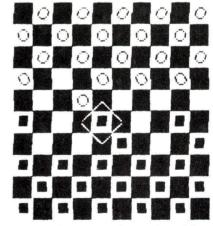


NIVERU: 81 COUP 1 85 BLANCS: 18 NOIRS : 19 A VOLS

Version TRS 80 16 K Level II. Réf. 04 01 0036 ..... 195 F



16 K Cassette - 32 K Disk Version Apple II et Apple II plus. Réf. 02 01 0091 ...... 195 F Cas. Réf. 02 01 0092 ...... 220 F Disk



Version CBM - Pet. 8 K - 16 K - 32 K. Réf. 03 01 0079 ..... 195 F

BON DE COMMANDE DAMES CHALLEN	GER-VERSION :	Réf. :
Nom :	Prénoms :	
Adresse:		
Code postal :	Ville :	
Ci-joint mon règlement de F :		Ajouter 10 F pour frais de poste.

# SIVEA S.A.

20, rue de Léningrad 75008 PARIS METRO: Place Clichy, Europe, Liège

## DEPARTEMENT MICRO-INFORMATIQUE - Tél. 522.70.66 CENTRE DE DEMONSTRATION ET DE VENTE

OUVERT DU LUNDI AU SAMEDI DE 9 H 30 A 18 H 30 SANS INTERRUPTION

CREDIT ● LEASING

VENTE PAR CORRESPONDANCE



A compter du 1-7-80, le Centre de démonstr vente sera transféré au 31, bd des Batigno Paris.	ration et de Iles, 75008	IMPRIMANTE MICROLINE 80 64-80 132 caractères 3 tailles de carac- tères 80 c/s graphiques du TRS 80. Majus. Minus.
<b>EXTENSION</b> 16 K pour TRS 80 LEVEL II Pose gratuite dans nos locaux. Kit avec explications pour VPC	700 F TTC	PICOT, FRICTION, TRACTION
SORTIE SON	135 F TTC 300 F TTC	MANUEL EN FRANÇAIS DOS ET NEW- DOS + (100 pages)
PROGRAMME MAILING	250 F TTC	PROGRAMME COMPTABILITÉ PME 650 FTTC TRS 80 16 K LEVEL II 1 DRIVE. Création des comptes, saisie des écritures compta- bles, balances des comptes, etc.
FORTRAN 3.9	1 200 F TTC	TINY PASCAL 16 au 32 K cassettes
MACRO-ASSEMBLEUR et Text editor	600 F TTC	met de programmer en Pascal votre
PASCAL USCD	1 500 F TTC	NOMBREUSES NOUVEAUTÉS CHAQUE SEMAINE
COURS DE BASIC		LOGICIELS JEUX SARGON CHESS LEVEL II 16 K
En français 10 leçons en 2 parties et 10		Meilleur programme d'échecs.
questionnaires. Manuel et 3 cassettes ou 1 disquette. Votre TRS 80 vous apprendra lui-même comment dialoguer avec lui, et		DAMES-CHALLENGER LEVEL II 16 K. Programme français
comment le programmer. Sur cassette Sur Disk	300 F TTC 350 F TTC	machine. 10 niveaux de jeu. Résout les problèmes. Meilleur programme de Dames.
LIVRES :		ENVAHISSEURS LEVEL II 16 K 110 F TTC
EN FRANÇAIS :		Programme français en langage machine, beau graphisme, sonore.
LA PRATIQUE DU TRS 80 Vol. I	50 F TTC	GUERRE DES ÉTOILES LEVEL II 16 K
	70 F TTC	
	60 F TTC	Programme en français 110 F TTC
LA PRATIQUE DU TRS 80 Vol. II LA PRATIQUE DU TRS 80 Vol. III	60 F TTC	POKER 90 FTTC LIBRAIRY 100
LA PRATIQUE DU TRS 80 Vol. III EN ANGLAIS : Z 80 INSTRUCTION SET Z 80 ASSEMBLY LANGUAGE PROGRAM-	26 F TTC	POKER
LA PRATIQUE DU TRS 80 Vol. III	26 F TTC 97 F TTC	POKER
LA PRATIQUE DU TRS 80 Vol. III	26 F TTC	POKER
LA PRATIQUE DU TRS 80 Vol. III	26 F TTC 97 F TTC 113 F TTC 95 F TTC 190 F TTC	POKER
LA PRATIQUE DU TRS 80 Vol. III	26 F TTC 97 F TTC 113 F TTC 95 F TTC	POKER
LA PRATIQUE DU TRS 80 Vol. III	26 F TTC 97 F TTC 113 F TTC 95 F TTC 190 F TTC	POKER

Pour toute commande inférieure à 300 F, ajouter 20 F de port.



#### **POUR MS1**

Carte à wrapper pour ext Carte bus 6 connecteurs				40F
	une			50F
l	avec conn	ecteurs		320F
Connecteurs 98 c				50F
Basic 8 EPROM 2708				890F
Circuit 8×2708				1090F
Circuit 4×2716				1190F
Circuit de remplacement	6875			150F
Clavier complet MS n°5			kit	480F
Carte puissance MS n°8		k 360F	cablé	480F
Carte PIA MS n°9		k 180F	С	280F
Carte clavier digital		k 360F	С	480F
Carte caractères couleur	sortie RVB	k 580F	С	700F
I				

#### **ALIMENTATION**

5V 3A, -5, -12, +12,/1A	K	370F	C	480F
5V/1A	k	65F	С	95F
5V/8A	k	320F	С	430F

#### **MEMOIRES EPROM**

2708	85F
2716 Tri	180F
2716 Mono	220F
2732	530F

#### PROGRAMMATION et DUPLICATION

de vos mémoire PROM et EPROM

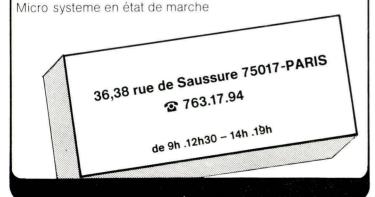
#### **ETUDE et REALISATION de VOS SYSTEMES**

d'après cahier des charges.

CONSULTEZ notre bureau d'étude Prototypes petites et moyennes séries

#### **LOCATION de MATERIEL**

Machine à programmer les PROM et EPROM Machine à effacer les EPROM Moniteurs couleur PHILLIPS prise RVB



Pour plus de précision cerclez la référence 168 du « Service Lecteurs »

# Service « Lecteurs »

Pour obtenir des informations supplémentaires sur les publicités et nouveaux produits parus dans MICRO-SYSTÈMES, utilisez notre carte « Service Lecteurs » ci-contre. Indiquez vos coordonnées et cerclez les numéros des publicités que vous avez sélectionnées dans la liste suivante :

	In	dex des a	nnonceu	rs	
Pages	Noms	Cercler	Pages	Noms	Cercler
29	Almex	118	34	Mekereile	119
118	Alti	160	49	Microdis	124
27	Auctel	116	28	Micromatique	117
98	Chemimetal	143	64	M.I.D.	130
10	Codelec	109	74	Morineau	132
57	Composants S.A.	127	83	M.P.U.	137
4	E.F.Í.	104	5	Network	105
130	Ercee	168	76	Occitane	134
107	Europe		75	Omnibus	133
	Electronique	152	121	Ordinat	162
94	E.T.S.F.	140	99	P.A. Informatique	
41	Flagelectric	120	2, 96	Pentasonic	101, 142,
113	F.M.I.	155	122	Pentasonic	164
21	Gedis	114	88, 123	Procep	139, 165
133	Haut-Parleur	102	83	Provence	
56, 57	Heathkit	125, 126		Système	136
105	Hewlett Packard	149	104	SAARI	148
22	I.C.D.	115	76	SAPF	135
7	I.C.S.	107	95	Selfco	141
11, 12	Illel	110, 111	42	Serec	123
13, 14	Illel	112, 113	58	Sideg	128
114	Infotechnic	158	108	Sivéa	153
113	Info-Center	156	128, 129		167
42	I.S.S.	122	124	S.M.T.	166
118	I.S.T.I.	161	74	Soamet	131
110	I.T.T.	154	102, 107	Symag	146, 151
114	Jaxton	157	6	Tandy	106
8, 9	J.C.S.	108	84	Tekelec	138
41	K.A.	121	106, 117	Transcom	150, 159
134	Locasyst	103	100, 101	Triangle	145
121	Maelig	163	103	Triangle	147

Ce numéro de Micro-Systèmes a été tiré à 86 000 exemplaires.

## Résultat Bonus: Nº 11 Mai/Juin 1980

**1<sup>er</sup> Prix :** Unité de mémoire à disque souple. Périphérique Assistance qui recevra 500 F.

tance qui recevia 500 1.

2e prix : Carte mémoire dynamique. D.J. David qui recevra

250 F

Nous vous donnons rendez-vous en septembre pour notre prochain BONUS.

## Erratum publicité MAELIG

A la demande de la Société **MAELIG**, nous signalons à nos lecteurs qu'une erreur s'est glissée dans leur publicité parue dans le Nº 11 de Micro-Systèmes, p. 108.

Le numéro de téléphone est le :

**011.62.62** et non le 355.63.40.



## Service Lecteurs

Ce service "lecteurs" permet de recevoir de la part des fournisseurs et annonceurs, une documentation complète sur les publicités et "nouveaux produits" publiés dans MICRO-SYSTÈMES.

Il vous suffit pour cela, de cercler sur la carte "Service lecteurs" le numéro de code correspondant à l'information souhaitée et d'indiquer très lisiblement vos coordonnées.

Adressez cette carte affranchie à MICRO-SYSTÈMES qui transmettra toutes les demandes et vous recevrez rapidement la documentation.

La liste des annonceurs, l'emplacement de leur publicité et leurs numéros de code, sont référencés dans l'index ci-contre.

Pour remplir la ligne "secteur d'activité" et "fonction," indiquez simplement les numéros correspondants en vous servant du tableau reproduit au verso.

## **Petites Annonces**

Lecteur de MICRO-SYSTÈMES qui désirez échanger vos idées, vos programmes, acheter ou vendre du matériel d'occasion ou bien encore vous regrouper en club, nos annonces sont à votre service.

Envoyez-nous votre texte en complétant la carte-réponse "Petites Annonces" ci-contre.

## Abonnement

Pour vous abonner à MICRO-SYSTÈMES, utilisez notre carte d'abonnement.

MICRO-SYSTÈMES est là pour vous conseiller et vous informer sur tout ce que la micro-informatique peut constituer de nouveau pour

Ne manquez plus votre rendezvousavecMICRO-SYSTEMES. Abonnez-vous dès maintenant et profitez decetteréduction qui vous est offerte.

> 1 an - 6 numéros France: 75 F Etranger: 100 F



## Service Lecteurs (IIICRI) SYSTEMES N°

Pour être rapidement informé sur nos publicités et "nouveaux produits", remplissez cette carte. (Ecrire en capitales).

	Nom	ı : L_						1					Prér	nom	: L			1							
,	Adre	esse	: 1							1								1	LL						
	Cod	e po	stal	: [	1 1	1		Vill	e:L	1	1 1					1 1	1	1		Ĺ	1 1	1	1	1 1	
	Pavs	1.50	1	1 1	1	1	1	1	1 1	Se	cte	ır d'a	activ	ité :	1	I F	onc	tion	. [						
	۵, ۱	W 18.00.00	EVALUATION.	The Cold	SERVICE STATES	7883	W. Asten	excess:	THE STA			Legiola .			e di la							Z 100 II	10.0		
N	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25
RÉDACTION	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50
DAC	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75
RÉ	76	77	78	79	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	96	97	98	99	100
	101	102	103	104	105	106	107	108	109	110	111	112	113	114	115	116	117	118	119	120	121	122	123	124	125
·w	126	127	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	144	145	146	147	148	149	150
CI	151	152	153	154	155	156	157	158	159	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
BLI	126 151 176 201	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	192	193	194	195	196	197	198	199	200
3	201	202	203	204	205	206	207	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	224	225
	226	227	228	229	230	231	232	233	234	235	236	237	238	239	240	241	242	243	244	245	246	247	248	249	250



Affranchir ici



**Petites Annonces** 15. rue de la Paix 75002 Paris

France





## Bulletin d'abonnement à l'IIICIRI 545TEILES 1 an - 6 numéros

Ecrire en CAPITALES, n'inscrire qu'une lettre par case. Laisser une case entre deux mots. Merci  Nom, Prénom	<ul> <li>Je m'abonne pour la 1<sup>re</sup> fois à partir du prochain numéro à paraître.</li> <li>Je renouvelle mon abonnement.</li> </ul>
Complément d'adresse (Résidence, Chez M., Bâtiment, Escalier, etc.)	☐ Je joins à ce bulletin la somme de :
N° et Rue ou Lieu-Dit	<ul><li>☐ 75 F pour la France</li><li>☐ 100 F pour l'étranger par :</li></ul>
Code Postal Ville	☐ chèque postal ☐ chèque bancaire ☐ mandat-lettre
Dépt Cne Qtier	à l'ordre de MICRO-SYS- TÈMES.
Ne rien inscrire dans ces cases	mettre une croix dans la case correspondante.

Affranchir ici



S.P.E. Publicité 2 à 12, rue de Bellevue 75940 Paris Cedex 19 - France



## Petites Annonces (IIICRI) 545TEMES

Exclusivement réservées aux particuliers, ces annonces sont **GRATUITES**, mais ne peuvent être utilisées à des fins professionnelles ou commerciales.

Votre texte ne doit pas dépasser 7 lignes de 32 caractères, adresse comprise, et doit être écrit lisiblement en lettres d'imprimerie.

						1		1									_				1_					
L	Ī	Î			Ĺ	Ĩ				1																Ш
							1		1		1	1		1	L	<u></u>		1	1_	1_	1_	1	1	1		
L						1	1	1	L	1															L	Ш
L	Ĺ											Ĺ							L							
L				1			1								1											
L		1		1	L	1	L		1			L									I					

La rédaction de MICRO-SYSTEMES se réserve le droit de refuser un texte et ne s'engage pas sur sa date de parution.



Carte à joindre au règlement et à adresser à :

MICRO-SYSTÈMES
Service des abonnements
2 à 12, rue de Bellevue
75940 Paris Cedex 19 - France





## **Service Lecteurs**

	eu				

Recherche:

Divers:

Enseignement:	1
Informatique - Microinformatique:	2
Electronique - Electrotechnique -	
Automatique:	3
Automobile:	4
Aéronautique :	5
Fabrication d'équipements	
ménagers:	6
Profession libérale :	7
Profession médicale ou	
paramédicale:	8
Autre secteur:	9
Fonctions:	
Direction:	0
Cadre supérieur :	1
Ingénieur:	2
Technicien:	3
Employé:	4
Etudiant:	5

## **Petites Annonces**

Lecteur de MICRO-SYSTÈMES qui désirez échanger vos idées, vos programmes, acheter ou vendre du matériel d'occasion ou bien encore vous regrouper en club, nos annonces sont à votre service.

Envoyez-nous votre texte en complétant la carte-réponse "Petites Annonces" ci-contre.

## **Abonnement**

Pour vous abonner à MICRO-SYSTÈMES, utilisez notre carte d'abonnement.

MICRO-SYSTÈMES est là pour vous conseiller et vous informer sur tout ce que la micro-informatique peut constituer de nouveau pour vous.

Ne manquez plus votre rendezvousavec MICRO-SYSTÈMES. Abonnez-vous dès maintenant et profitez de cetteréduction qui vous est offerte.

> 1 an - 6 numéros France : 75 F Etranger : 100 F

# ami ficele.

L'ami fidèle, le conseiller écouté, l'informateur objectif de l'amateur et du professionnel.



CE MOIS-CI, en Bancs-d'essai:

L'AMPLI DE PUISSANCE POUR VOITURE PIONEER AD 305 ■

LA CHAÎNE SANYO + 55 ■■



## DISTRIBUTEUR NORTH-STAR

33 BIS. RUE DE MOSCOU. 75008 PARIS - TÉL. : 522.79.50

## RECHERCHONS REVENDEURS SUR LA PROVINCE



- ☆ Systèmes complets de gestion avec logiciel
- ☆ Ordinateur Horizon II de NORTH-STAR
- ☆ Terminaux SOROC
- ☆ Imprimantes ANADEX, TEXAS INSTRUMENTS configuration de base (32 K) avec 2 diskettes (360 K) et visu à partir de 24 500,00 F Prix OEM sur demande
- ☆ Logiciel: NORTH-STAR BASIC 10, 12, 14 Digits, CPM, C-BASIC
- ☆ Produits Micro-Pro, traitement de textes, WORDMASTER, WORD STAR, TEX-WRITER, SUPER SORT I, II, III
- ☆ Produits LOCASYST, gestion, comptabilité, stocks.

#### DISTRIBUTEURS RÉGIONAUX

#### AC SYSTÈMES

79170 Brioux sur Boutonne Tel. (49) 27.20.54

#### CYBERAL

24, Place Kléber, Maison Rouge 67000 Strasbourg - Tél. (88) 22.01.02

#### BOOLE INFORMATIQUE

«Les Facultés», Av. de l'Europe 13090 Aix en Provence - Tel. (42) 59.14.83

## SYSTÈMES SPÉCIAUX POUR GÉOMÈTRES MESCHENMOSER - TOPOSERVICE 35-37, rue du Vieux Marché aux Vins 67000 Strasbourg - Tél. (88) 32.47.71

## MIDI-MICRO-INFORMATIQUE

26, rue Maurice Fonvieille 31000 Toulouse - Tel. (61) 23.68.50

## NORD-MICRO-SYSTÈMES

25, rue St-Jacques 59000 Lille